RESETN _	
CFG_CLK _	
CFG_RX _	ADCT_ADC CHARAC<1>CHARAC<0> BUFRES<1> BUFRES<0> CYCLE6 PULSE DYNTEST SD_noreset SD_swincmg SAR_async SAR_quad<1 SAR_quad<0>
CFG_TX _	(ADCT_A
CFG_VALID	
.	
Configuration	on Verification
<u>-</u>	on Verification
RESETN _	On Verification // // // // // // // // // // // // //
RESETN _ CFG_CLK _	