

① (2.5 pontos) Utilizando associação de decodificadores, crie um decodificador de 16 saídas utilizando o decodificador mostrado abaixo.

② (2.5 pontos) Projete um decodificador de display de 7 segmentos. Ou seja, um dispositivo que receba 4 entradas e produza as saídas necessárias para representar os números de 0 ... 9 e as letras A... F . Não é necessário simplificar as equações.

③ (2.5 pontos) Utilizando um multiplexador de 3 linhas de seleção e 8 entradas (74LS151), implemente a função lógica, $f(A,B,C,D) = (A+C+D)(\overline{C}+\overline{D})(\overline{B}+\overline{D})(\overline{B}+\overline{C})$

4 (2.5 pontos) Crie as equações lógicas para um somador que recebe como entrada duas palavras A e B de 2 bits cada (A_1 , A_0 , B_1 , B_0), mais um bit de carry de entrada C e produz como saída dos bits para a soma e um bit de carry D. Não é necessário simplificar.

4LS83A

Court





