Pontifícia Universidade Católica de Minas Gerais

Disciplina: Arquitetura de Computadores I

Reconhecedores de sequência 1101 (JFLAP)

Máquinas de estados finitos (FSM = Finite State Machines)

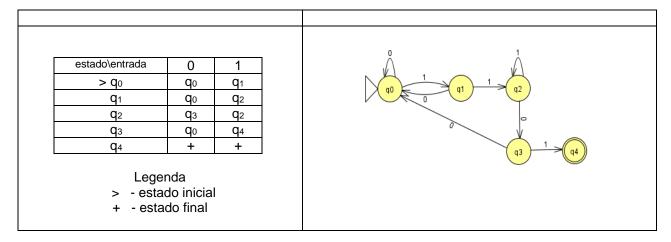


Figura 01 - Máquina de estados finitos (FSM).

Máquinas de Mealy

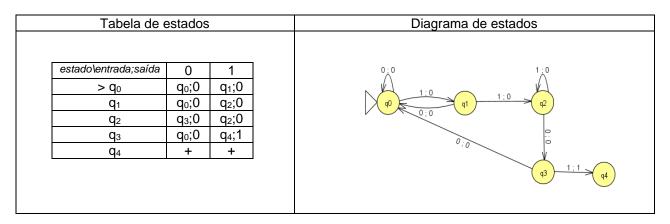


Figura 02. Máquina de Mealy.

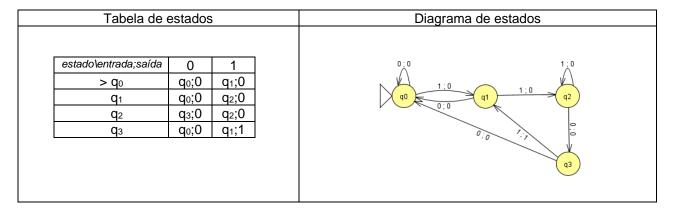


Figura 03. Máquina de Mealy com repetição e com interseção.

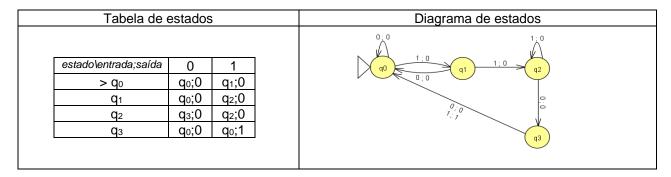


Figura 04. Máquina de Mealy com repetição e sem interseção.

Máquinas de Moore

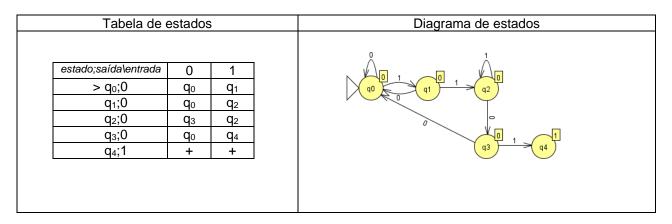


Figura 05. Máquina de Moore.

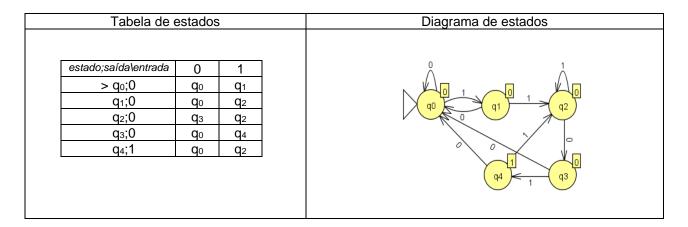


Figura 06. Máquina de Moore com repetição e com interseção.

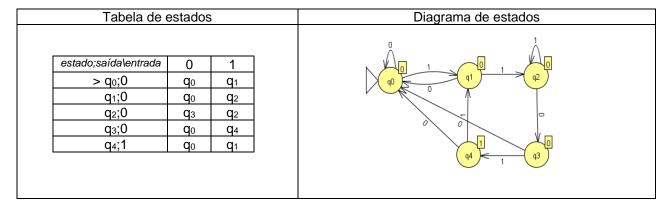


Figura 07. Máquina de Moore com repetição e sem interseção.

Autômato de pilha (*PDA* = *PushDown Automata*)

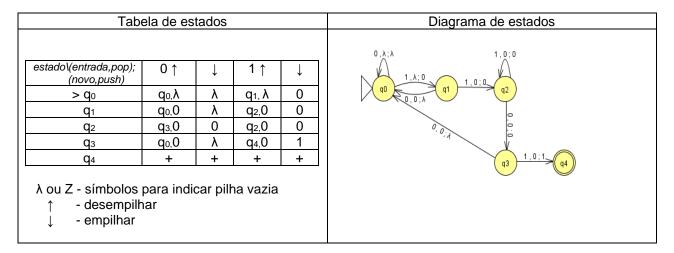


Figura 08. Autômato de pilha (PDA).

Máquina de Turing (TM = Turing Machine)

Tabela de estados		Diagrama de estados
estado\entrada; 0 (saída,ação) > q0 qo;(0,R) q1 qo;(0,R) q2 q3;(0,R) q3 q0;(0,R) q4 + Acões L - mover para esquerda	1 q _{1;} (0,R) q _{2;} (0,R) q _{2;} (0,R) q _{4;} (1,R)	0;0,R 1;0,R 1;0,R 1;0,R 0;0,R 1;1,8 q3
R - mover para direita S - parar		

Figura 09. Máquina de Turing (TM).