

Ficha de identificação da obra elaborada pelo autor,
através do Programa de Geração Automática da Biblioteca Universitária da UFSC.

Spader Simon, Luis Antonio
Exploração de Espaço de Projeto Automatizado para
Arquiteturas Aceleradoras de Redes Neurais / Luis Antonio
Spader Simon ; orientador, Héctor Pettenghi Rodán,
coorientador, Mateus Grellert da Silva, 2023.
82 p.

Trabalho de Conclusão de Curso (graduação) -
Universidade Federal de Santa Catarina, Centro Tecnológico,
Graduação em Engenharia Eletrônica, Florianópolis, 2023.

Inclui referências.

1. Engenharia Eletrônica. 2. Redes Neurais Artificiais.
3. Hardware. 4. framework. 5. ASIC. I. Pettenghi Rodán,
Héctor. II. Grellert da Silva, Mateus. III. Universidade
Federal de Santa Catarina. Graduação em Engenharia
Eletrônica. IV. Título.