

Relatório Final
Projeto em Eletrônica I - EEL7801

Universidade Federal de Santa Catarina - UFSC
Professora: Daniela Ota Hisayasu Suzuki

Luiz Augusto Frazatto Fernandes: *17202752*
Leonardo José Held: *17203984*

6 de Julho de 2019

Chapter 1

Amplificadores e teste

1.1 Lorem

1.1.1 title

Chapter 2

Implementação Digital

2.1 Lorem

2.1.1 title

Chapter 3

Implementação Algorítmica

3.1 Modulação em baixo nível (C/C++)

A modulação é realizada através de duas Look Up Tables (LUT) contendo valores de duas funções seno (cada um com uma frequência diferente). Resumidamente: a informação (convertida em binário) é transformada num sinal modulado por FSK.

3.1.1 Estrutura do código
