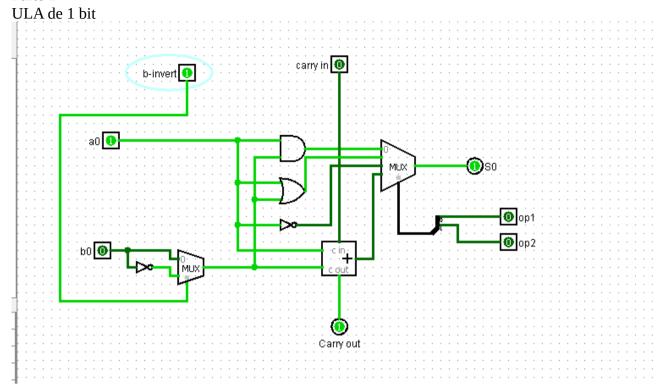
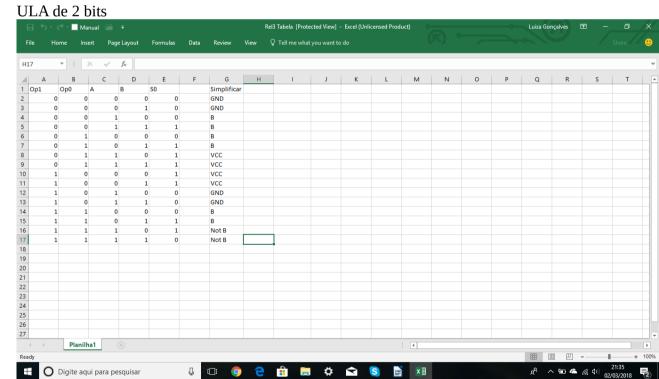
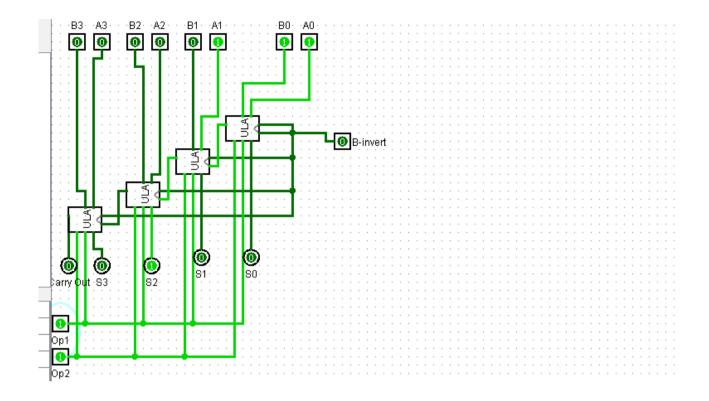
Luiza Ávila Defranco Gonçalves -587490

Parte 1

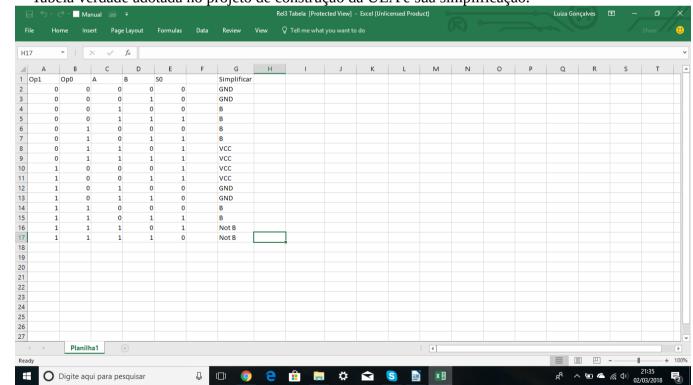




ULA de 4 bits

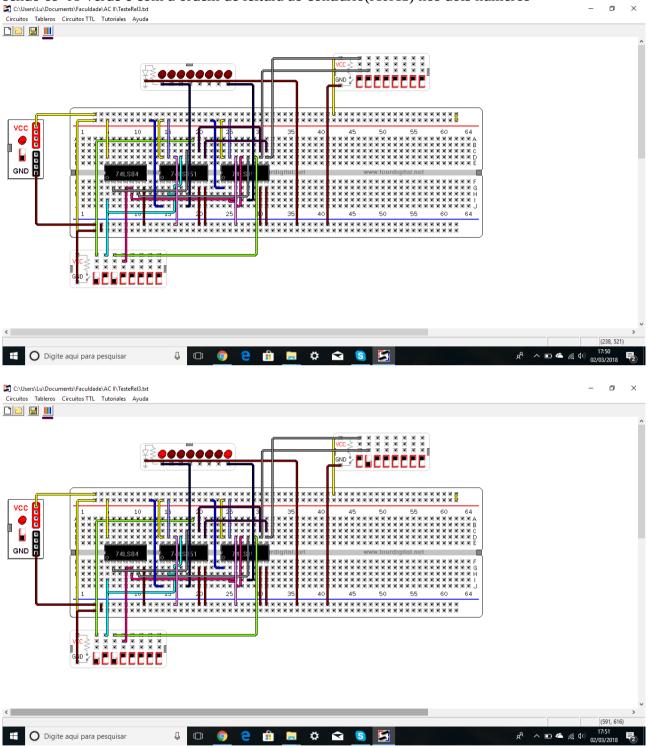


Parte 2 Tabela verdade adotada no projeto de construção da ULA e sua simplificação.



Simulação no Simulador 97

Obs.: No canto superior direito estão os ops, e no inferior esquerdo estão os números A1A0 e B1B0, sendo os 'A' verde e com a ordem de leitura ao contrário(A0A1) nos dois números



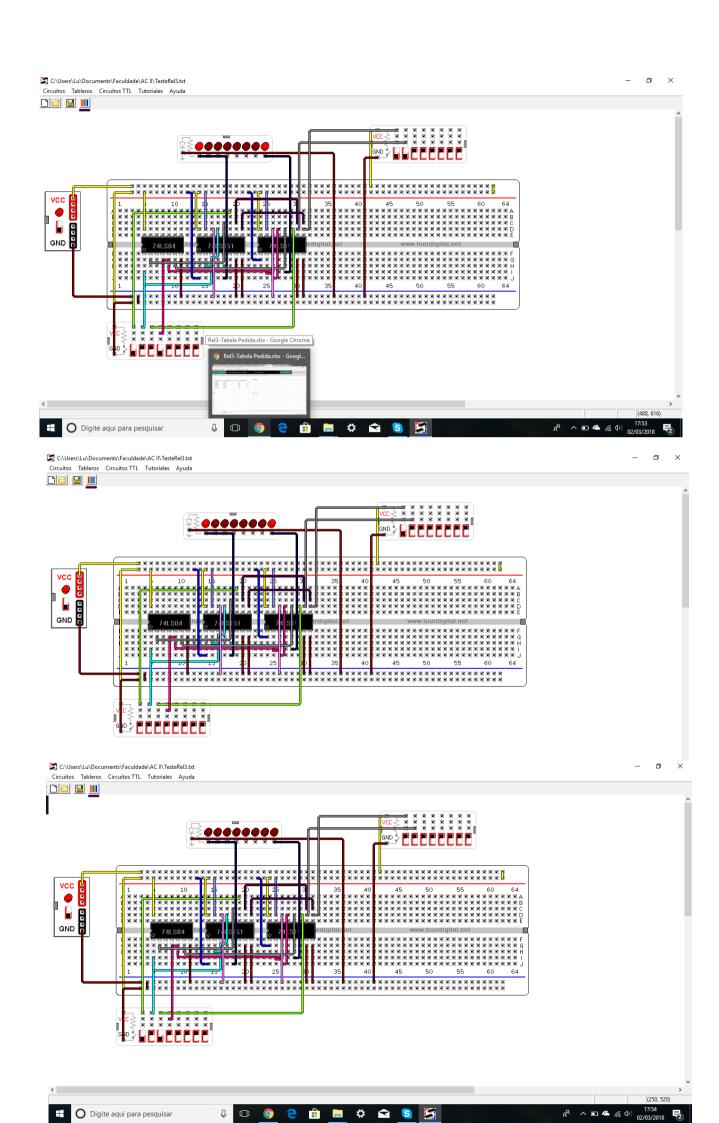


Tabela para os testes da simulação

Α	В	С	D
Intrução realizada	Binário(A,B,Op.Code)	Valor em Hexa	Resultado Binário
And(a,b)	10 01 00	24	0
Or(a,b)	10 01 01	25	11
Soma(a,b)	10 01 11	27	11
Not (a)	11 01 10	31	0
And (b,a)	01 10 00	18	0