

## Desempenho do crivo usando a ferramenta Perf

	Sequencial	Paralelo
CPUs utilized	0,969	1,648
Frontend cycles idle	49%	75%
Backend cycles idle	8%	54%
IPC	0,34	0,19
LL-cache hits	10,61%	20,52%
Time elapsed	5,46s	6,27s

### Gargalos:

Número de ciclos ociosos aumentou, IPC diminuiu e a taxa de falta na cache L3 aumentou.

Uma solução viável seria a paralelização dos dados do crivo. O primeiro processador encontra o próximo primo e envia para todos os outros.