



EM 235 AI4 / AQ1 x 12 Bit

Người vẽ	Lương Tiểu Ngọc	28/12	Bản vẽ chi tiết Môn học: Scada PLC S7-200 (CPU224) với module EM235 đọc tín hiệu analog	
Kiểm Tra				
Trường Đại Học Nông Lâm TP.HCM Khoa: Cơ khí & Công nghệ Lớp: DH22TD				2:1
				CT-03