

TÕNIS LUSMÄGI

ELEKTRI- JA ARVUTISÜSTEEMIDE INSENER

PROFIIL

30-aastane elektri- ja arvutisüsteemide insener Tallinnast, 6 aastat erialast kogemust.

KONTAKT

5455 6942 tonis.lusmagi@gmail.com lusberg.ee Nõmme, Tallinn, Estonia

KOOD

С

VHDL

SYSTEMVERILOG

HARIDUS

MA - ARVUTISÜSTEEMIDE INSENER @ TALTECH

September 2017 - Juuni 2019

Lõpetasin TalTechi Arvutisüsteemide magistriõppe. Arvutisüsteemide insenerina tegelen digitaal- ja kiipsüsteemide arendamise, testimise, valideerimise ja verifitseerimisega. Arvutiriistvara arendamise kõrvalt olen treenitud ka automaatikas, tarkvara arendamises ja masinõppes. Mu põhilised programmeerimiskeeled on C, C++, Java, Python ja VHDL. Kirjutasin enda magistritöö Intel SGX jõudlusest ja turvalisusest, avastades iseseisvalt MDS (Microarchitectural Data Sampling) spekulatiivse turvavea tuntud kui RIDL (Rogue In-Flight Data Load).

BA - **ELEKTRIINSENER** @ TALLINNA TEHNIKAKÕRGKOOL

September 2013 - Juuni 2017

Lõpetasin TTK Elektriinseneri rakenduskõrgharidusõppe *Cum Laude* diplomiga. Õppisin juhtimis- ja elektrisüsteemide projekteerimist elektroonikast kõrgepingeni. Läbisin elektriku A-klassi pädevuskoolituse (luba töötada kõrgepinge paigaldistega). Ühtlasi oman Elektriinseneri 6. taseme Euroopa kvalifikatsiooni. Diplomitöö kirjutasin akusüsteemidest elektriõhusõidukitele.

OSKUSED

- Operatsioonisüsteemid: Windows, Linux
- Kontor: Microsoft Office, LibreOffice, WPS Office
- Programmeerimine: C, C++, C#, Python, Java, VHDL, SystemVerilog, SystemC, SQL
- Programmeerimine (omandamisel): Rust, Go
- EDA tööriistad: Xilinx Vivado, Mentor Graphics ModelSim/QuestaSim, KiCad
- Elektroonika CAD: Autodesk EAGLE
- 2D CAD: Autodesk AutoCAD, CADS Planner
- 3D CAD: Autodesk Fusion 360, Solid Edge, Rhino
- Arendusplaadid: AVR, FPGA
- Meediatöötlus: Adobe Premiere, Adobe Photoshop, GIMP
- Keeled: eesti keel (emakeel), inglise keel (C1), saksa keel (A1), vene keel (A1)
- Isikutevahelised oskused: kompetentne suhtleja, meeskonnatöö oskus
- Juhtimisoskused: tarkvara projektijuhtimine, ärijuhtimine, tiimi juhtimine

TÖÖKOGEMUS

TEADUS- JA ARENDUSTEGEVUSE PRAKTIKA @ NIXOR

September 2018 - Oktoober 2018

Elektroonika disain ja programmeerimine.

ELEKTRIINSENERI PRAKTIKA @ ELEKTRILEVI

Juuni 2016 - August 2016

Jaotusvõrgu kõrgepingepaigaldiste CAD-skeemilehtede- ja tehnilise dokumentatsiooni koostamine. Töövahendid: CADS Planner, Microsoft Office, Võrgu Infosüsteem (NIS).

ELEKTRIMONTÖÖRI PRAKTIKA @ ABB

Juuni 2015 - August 2015

Madalpingepaigaldiste koostamine, viimistlemine ning automaatika- ja jõuahela ehitus. Skeemide lugemine, elektrikilpide ehitus, audit ja kvaliteedikontroll.