Operação/Bits	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	
	Op.					RD	R	S1	R	S2		on't car			Op. Ext.		
ADD	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	. 0	0	
SUB	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	0	1	
AND	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	1	0	
OR	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	1	1	
XOR	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	1	0	0	
NAND	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	1	0	1	
NOR	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	1	1	0	
XNOR	0	0	0	0	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	1	1	1	
RTR	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	0	0	
RTL	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	0	1	
SLL	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	1	0	
SRL	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	RS2,1	RS2,0	Х	Х	Х	0	1	1	
	Op. Code			е	R	RD.	R	S1		D	on't car	on't care			Op. Ext.		
SWAP	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	Х	Х	Х	Х	X	1	0	0	
COM	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	Х	Х	Х	Х	Х	1	0	1	
NEG	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	Х	Х	Х	Х	Х	1	1	0	
MOV	0	0	0	1	RD,1	RD,0	RS1,1	RS1,0	Х	Х	Х	Х	Х	1	1	1	
MIR	0	0	1	0	RD,1	RD,0	RS1,1	RS1,0	Х	Х	Х	Х	Х	1	0	1	
	Op. Code				R	D			W						Op. Ext.		
SBR	0	0	1	0	RD,1	RD,0	W,6	W,5	W,4	W,3	W,2	W,1	W,0	0	0	0	
CBR	0	0	1	0	RD,1	RD,0	W,6	W,5	W,4	W,3	W,2	W,1	W,0	0	0	1	
SER	0	0	1	0	RD,1	RD,0	W,6	W,5	W,4	W,3	W,2	W,1	W,0	0	1	0	
CLR	0	0	1	0	RD,1	RD,0	W,6	W,5	W,4	W,3	W,2	W,1	W,0	0	1	1	
INC	0	0	1	0	RD,1	RD,0	W,6	W,5	W,4	W,3	W,2	W,1	W,0	1	1	0	
DEC	0	0	1	0	RD,1	RD,0	W,6	W,5	W,4	W,3	W,2	W,1	W,0	1	1	1	
	Op. Code				W										Op. Ext.		
CFR	0	0	1	0	W,8	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	1	0	0	
NOP	0	0	1	1	W,8	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	0	0	0	
JMPR	0	0	1	1	W,8	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	0	0	1	
	Op. Code								W								
JMPI	0 1 1 1			1	W,11 W,10 W,9 W,8				W,7 W,6 W,5 W,4 W,3					W,2	W,1	W,0	
	(Op.	Cod	е	R	D	R	S1				1	N				
ADDI	0	1	0	0	RD,1	RD,0	RS1,1	RS1,0	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	
SUBI	0	1	0	1	RD,1	RD,0	RS1,1	RS1,0	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	
XORI	0	1	1	0	RD,1	RD,0	RS1,1	RS1,0	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	
BEQ	1	0	0	0	RD,1	RD,0	RS1,1	RS1,0	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	
BLT	1	0	0	1	RD,1	RD,0	RS1,1	RS1,0	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	
LD	1	0	1	0	RD,1	RD,0	RS1,1	RS1,0	W,7	W,6	W,5	W,4	W,3	W,2	W,1	W,0	
	Op. Code				R	S1	R	RS2 W									
ST	1 0 1 1				RS1,1	RS1,0	RS2,1 RS2,0 W,7 W,6 W,5 W,4 W,3 W,2								W,1	W,0	
	Op. Code					D		P							Don't	care	
IN	1 1 0 0			0	RD,1	RD,0	P,7	P,6 P,5 P,4 P,3 P,2 P,1 P,0						P,0	X	X	
	Op. Code					S1		P						Don't			
OUT	1	1	0	1	RS1,1	RS1,0	P,7	P,6	P,5	P,4	P,3	P,2	P,1	P,0	X	Х	
	Op. Code					w			Р						Don't care		
SBI	1	1	1	0	W,2	W,1	W,0	P,7	P,6	P,5	P,4	P,3	P,2	P,1	P,0	Χ	
CBI	1	1	1	1	W,2	W,1	W,0	P,7	P,6	P,5	P,4	P,3	P,2	P,1	P,0	Х	