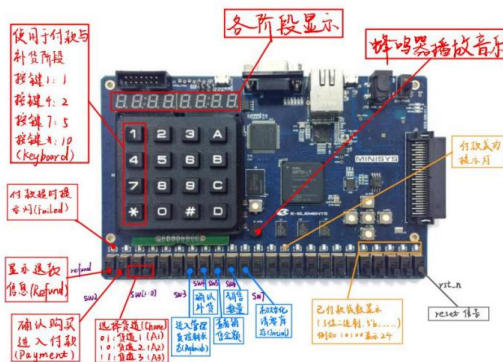


数字逻辑 project 报告要求

1. 开发计划（小组选题、成员分工及贡献百分比、进度安排及执行记录）
2. 设计
 - 2-1) 需求分析（系统功能、端口规格、开发板上使用到的输入输出设备）
 - 2-2) 系统结构设计（各模块接口及功能、状态迁移\事务处理流程图）
 - 2-3) 详细设计（核心代码及说明）、约束文件（就主要的输入输出端口分开进行描述）
3. 行为级仿真（非必须，仅未能实现上板测试才需提供）
 - 3-1) test-bench 代码及相应注释
 - 3-2) 仿真波形及说明
4. 板上测试（非必须。该项描述最终实现的功能点及板上测试结果，如有视频，此处可忽略）
5. 总结及优化（问题及解决方案，系统特色，优化方向）

示例 1: 开发板上使用到的输入输出设备

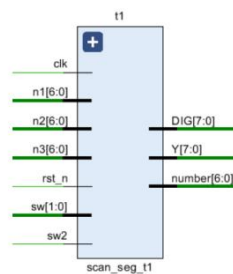
注：对应功能与接口如图



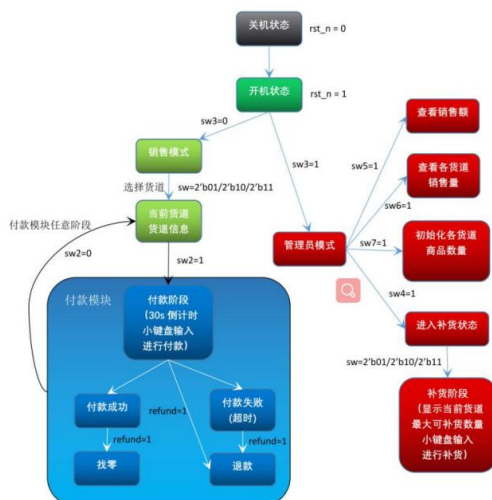
示例 2：子模块接口及功能描述

① 查询模块:

输入接口 n1,n2,n3 为三个货道中商品的数量, sw[1:0]用于切换货道, sw2 与购买模块连接, rst_n 为当前模块的复位信号, 输出接口为 DIG, Y, number 均用于商品信息的



示例 3: 状态流程图



关于演示视频的录制说明：

仅对 1) 争取 **bonus** 的小组以及 2) **project** 报告中不含板上测试内容的小组有要求, 对于其他小组无视频录制的强制要求。