**Любимова Вероника**, тест по теме:

ЭВМ и периферийные устройства\_Практика 5, Любимова Вероника, тест

1. Какой блок формирует физический адрес?

* ***Адресный***
* Командный
* Шинный
* Исполнительный

1. Какой блок проводит считывание из памяти и портов ввода/вывода?

* Адресный
* Командный
* ***Шинный***
* Исполнительный

1. Какой блок занимается дешифровкой команд?

* Адресный
* ***Командный***
* Шинный
* Исполнительный

1. Отслеживание результата спекулятивно выполненных микроопераций относится к функциям какого блока?

* Блок исполнительных устройств
* Блок резервирования
* ***Блок удаления***
* Блок предсказания ветвлений

1. Благодаря какому блоку возможно выполнение инструкций, следующих за условными переходами?

* Блок исполнительных устройств
* Блок резервирования
* Блок удаления
* ***Блок предсказания ветвлений***

Какой блок способен выбирать инструкции из пула в любом

1. порядке?

* ***Блок исполнительных устройств***
* Блок резервирования
* Блок удаления
* Блок предсказания ветвлений

1. Какой блок постоянно отслеживает в пуле инструкций те микрооперации, которые готовы к исполнению и направляет их на свободное исполнительное устройство соответствующего типа?

* Блок исполнительных устройств
* ***Блок резервирования***
* Блок удаления
* Блок предсказания ветвлений

1. Глубокое предсказание ветвлений, анализ потока данных, опережающее исполнение команд – это …

* Статическое исполнение
* ***Динамическое исполнение***
* Попарная обработка команд
* Конвейеризация

1. Как называется архитектурное решение, позволяющее нескольким внутренним блокам МП работать одновременно, совмещая дешифрование команды, операции АЛУ, вычисление эффективного адреса и циклы шины нескольких команд?

* Статическое исполнение
* Динамическое исполнение
* Попарная обработка команд
* ***Конвейеризация***

1. Суперскалярность подразумевает …

* ***Наличие более одного конвейера для обработки команд***
* Наличие одного конвейера для обработки команд
* Наличие ровно трех конвейеров для обработки команд

1. Микрооперации выполняются пятью параллельными исполнительными устройствами: два для целочисленной арифметики, два для вещественной арифметики и блок …

* Блок резервирования
* Блок удаления
* Блок предсказания ветвлений
* ***Блок интерфейса с памятью***

1. Сколько внутренних регистров общего назначения предназначены для освобождения регистров?

* 10
* 32
* ***40***
* 80
* Где содержатся как не выполненные пока микрооперации, так и уже выполненные, но еще не повлиявшие на состояние процессора?
* Командный блок
* Буфер обмена
* ***Буфер переупорядочивания***
* Блок удаления

1. «Если микрооперация более не зависит от других микроопераций, ее результат переносится на состояние процессора, и она удаляется из буфера переупорядочивания.

… подтверждает выполнение инструкций в порядке их следования в программе, принимая во внимание прерывания, исключения, точки останова и промахи предсказания переходов.»

Функции какого блока тут описаны?

* Блок исполнительных устройств
* Блок резервирования
* ***Блок удаления***
* Блок предсказания ветвлений

1. Одна из главных особенностей шестого поколения микропроцессоров архитектуры IA32 – это …

* Суперскалярность
* ***Динамическое исполнение***
* Попарность обработки команды