**Любимова Вероника**, тест по теме:

ЭВМ и периферийные устройства\_Практика 6

1. Сколько уровней кэш-памяти у процессоров Pentium?

* 1
* ***2***
* 3
* 4

1. Сколько конвееров включает в себя суперскалярная структура?

* ***2***
* 4
* 5
* 8

1. За сколько тактов суперскалярная структура позволяет выполнить более одной команды?

* ***1***
* 2
* 3
* 4

1. Какой размер имеет вторичный кэш?

* 32 Кбайт
* 64 Кбайт
* 128 Кбайт
* ***256 Кбайт***

1. Какой размер имеет первичный кэш?

* ***8 Кбайт***
* 32 Кбайт
* 64 Кбайт
* 1 Кбайт

1. Сколько этапов имеет гиперковеер?

* 1
* 10
* ***20***
* 32

1. Инструкции ММХ оперируют х-битными типами данных, где х =

* 32
* ***64***
* 128
* 256

1. Где хранится БИОС?

* Жесткий Диск
* Оперативная память
* ***Специальная микросхема флэш-памяти***
* Кэш-память

1. Специализированная память, в которой содержаться данные о запуске компьютера, используемые BIOS – это...

* Кэш-память
* ОП
* ***CMOS***
* Флэш-память

1. Где хранятся последовательности микроопераций, в которые декодированы инструкции?

* Вторичный Кэш
* ***Кэш трассы***
* Первичный Кэш
* Нет правильного ответа

1. К модулям расширения относятся:

* ***Контроллеры накопителей***
* Контроллер клавиатуры
* Часы реального времени
* Операционная Система

1. Какой этап является завершающим в «механизме пробуждения» ПК?

* Ввод пароля
* ***Загрузка Операционной Системы***
* Загрузка драйверов
* Включение экрана

1. На что направлена микроархитектура NetBurst?

* На опережающее исполнение команд
* ***На работу с сетевыми приложениями***
* На оптимизацию приложений

1. Высокопроизводительная архитектура двойной независимой шины состоит из системной шины и..

* Шины управления
* ***Шины Кэш***
* Главной шины
* Нет правильного ответа

1. Распараллеливание, когда одна операция может выполняться параллельно над несколькими числами, называется …

* SIMD
* Статическое исполнение
* Динамическое исполнение
* Попарная обработка команд