



- ۱- عدد 53+ را بر عدد 13+ تقسیم کنید.
- ۲- معادل ممیزشناور عدد حقیقی 43.625- را در استاندارد IEEE-754 با دقت ساده به دست آورید.
- ۳- تابع زیر را برای تولید عدد n ام فیبوناچی به زبان برنامه نویسی C بنویسید. این برنامه را به زبان اسمبلی MIPS تبدیل کنید.


```
int fib(int n)
{
    ...
}
```
- ۴- با کمترین تغییرات در مسیر داده و کنترلر در پیاده سازی تک مرحله ای (Single Cycle) پردازنده ی MIPS امکان اجرای دستورات زیر را ایجاد کنید.
الف- دستور `Rt, adr(Rs), sw++`: این دستور مانند دستور `sw` عادی عمل می کند فقط در انتها محتویات رجیستر `Rs` را واحد اضافه می کند. قالب این دستور دقیقا مانند قالب دستور `sw` است.
ب- دستور `Rt wai`: این دستور آدرس دستور جاری (PC) را در رجیستر مقصد `Rt` قرار می دهد. قالب دستور را به نحو مناسب انتخاب کنید.