

به نام خدا



دانشگاه تهران دانشکده مهندسی برق و کامپیوتر معماری کامپیوتر

> پروژه ۱ ضرب کننده(Booth)

محمد مشرقی — علی قنبری	نام و نام خانوادگی
810199492 - 810199473	شماره دانشجویی
	تاریخ ارسال گزارش

توضيح عملكرد:

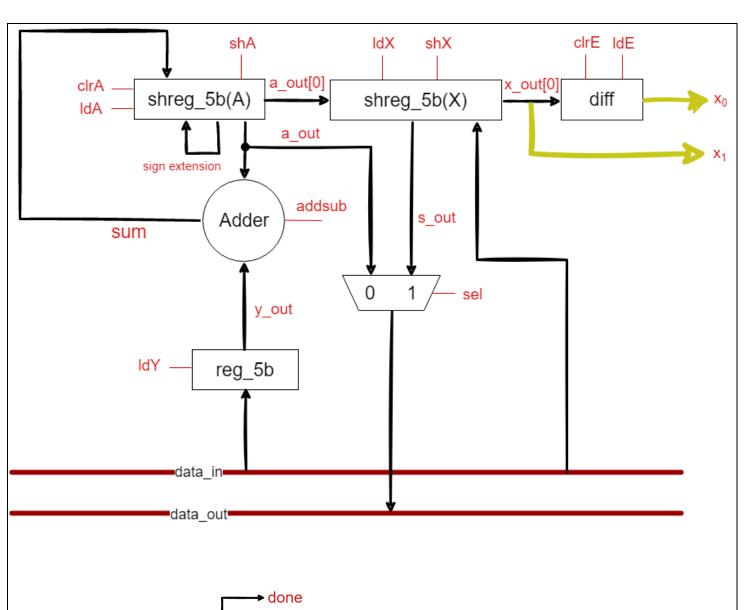
ورودی ها را روی data_in قرار می دهیم ورودی اول وارد (multiplicand(reg 5_bit Y) قرار می دهیم ورودی دوم وارد (multiplier(shreg 5_bit X) قرار می دهیم.

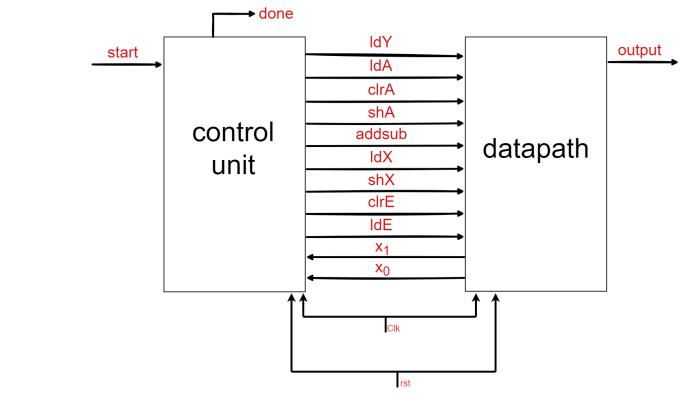
و بعد از آن A و x1 را رست می کنیم بعد میایم و شروع می کنیم و بیت های x1 و x0 را بررسی می کنیم و بعد در A می نویسیم.

- اگر یکسان بودن هیچ کاری نمی کنیم
 - اگر 01 بودن جمع می کنیم
 - اگر 10 بودن تفریق می کنیم

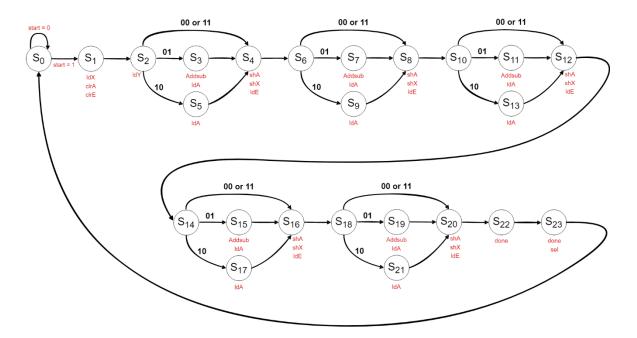
بعد برای جمع اعداد برا اینکه اعداد متناظر عدد خود جمع شن یه شیفت به راست هم می دهیم.

و بعد از اینکه کار تموم شد ابتدا ۵ بیت پر ارزش و سپس ۵ بیت کم ارزش در خروجی data_out فروجی کم ارزش در خروجی نشان داده می شود آن هم وقتی مقدار done برابر یک هستش.





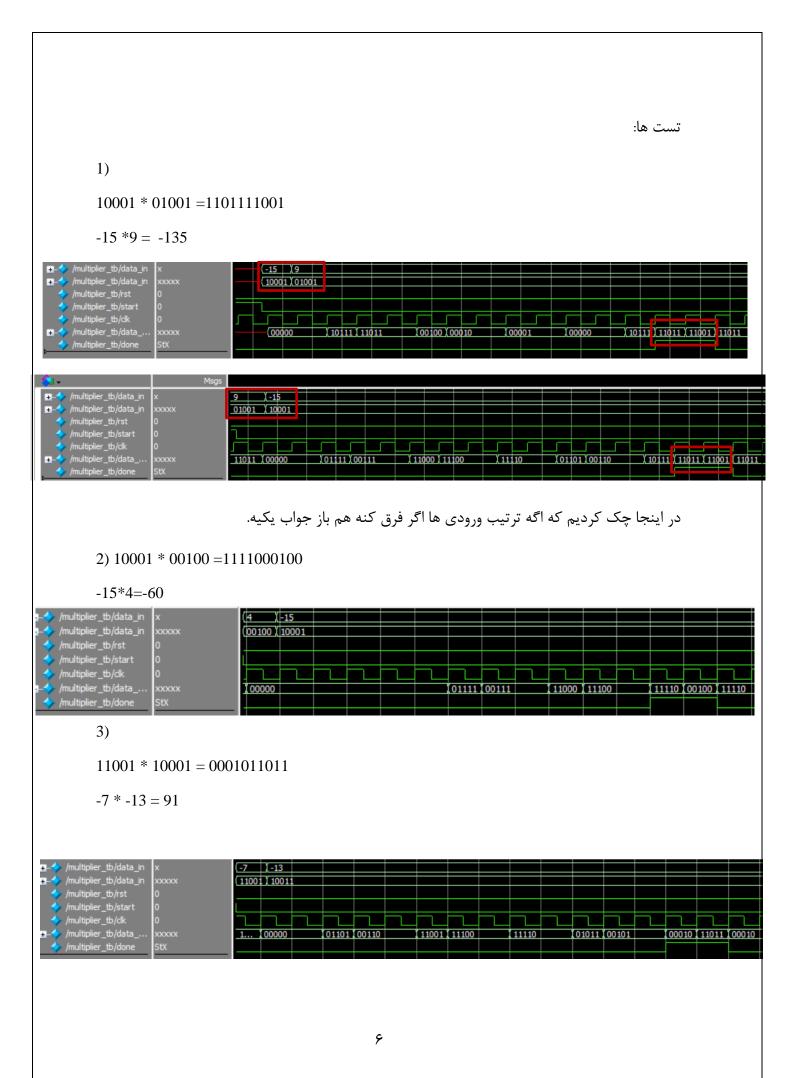
State Machine:



ماژول های استفاده شده:

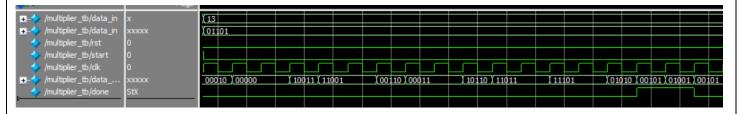
```
adder add_4b (a_out, y_out, 1'b0, addorsub , cout, sum);
reg_5b Y(data_in, ldY, clk, y_out);
dff E(x1 , clrE, ldE, clk, x0);
shreg_5b A(sum, a_out[4], clrA, ldA, shA, clk, a_out);
shreg_5b X(data_in, a_out[0], 1'b0, ldX, shX, clk, x_out);
mux_2_to_1 mux(a_out, x_out, sel , data_out);
```

- يه ماژول جمع يا تفريق ()
 - رجیستر ۵ بیتی
 - رجیستر یک بیتی
- دو تا شیفت رجیستر ۵ بیتی
 - مولتی پلکسر دو به یک





01101 * 01101 = 0010101001



5)

$$-11 * -14 = 151$$

10101 * 10010 = 0010010111

