

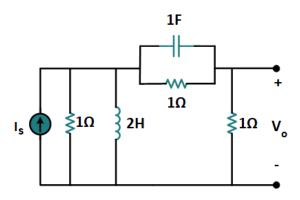
به نام خدا

تمرین مدارهای الکتریکی ۲- شماره ۲

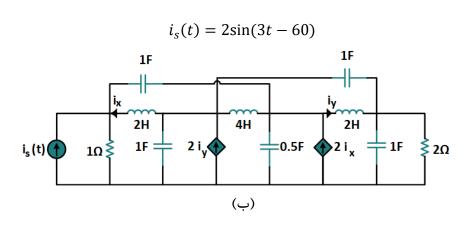


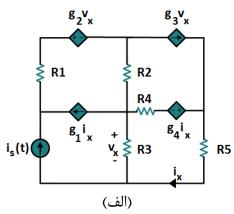
مهلت تحویل: ۱۴۰۰/۱۲/۲۱

اورید. $i_s(t)$ مرتبط میسازد را بدست آورید. که خروجی $V_o(t)$ را به ورودی $i_s(t)$ مرتبط میسازد را بدست آورید.

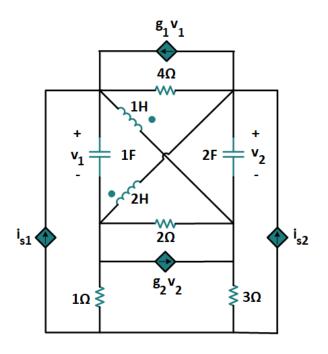


۲- معادلات گره مدارهای زیر را با روش نظری بنویسید.





M- مدار شکل زیر در حالت دائمی سینوسی قرار دارد. با فرض سلف تزویج متقابل M: معادلات گره را به شکل نظری بنویسید.



 $(M \neq 0)$ مدار شکل زیر، $(M \neq 0)$

الف) اگر $e_s(t)$ و $e_s(t)$ سیگنالهای سینوسی با فرکانس برابر باشند، معادلات گره را در حالت دائمی سینوسی بنویسید. (ب معادلات انتگرال برای $i_s(t)$ و $i_s(t)$ و $i_s(t)$ با شکل موجهای کلی و شرایط اولیهٔ $i_s(t)=I_{01}$, $i_{L2}(0)=I_{02}$ و شرانسیلی گره را بنویسید. شرایط اولیه را مشخص کنید.

