

دانشگاه صنعتی امیرکبیر (پلی تکنیک تهران) دانشکده مهندسی کامپیوتر

گزارش تحقیق درس طراحی و مدلسازی سیستمهای نهفته

مدیریت انرژی در شبکه های حسگر بی سیم با استفاده از فناوری های برداشت انرژی محیطی

نگارش رضا آدینه پور

استاد درس جناب آقای دکتر صدیقی



سپاس

از استاد گرانقدر خود، جناب آقای دکتر صدیقی، به خاطر راهنماییهای بینظیر، تشویقها و حمایتهای بیدریغ ایشان در طول این پروژه تحقیقاتی، صمیمانه تشکر و قدردانی مینمایم. بازخوردهای سازنده و تعهد بیپایان ایشان نقش بسزایی در شکلگیری این پژوهش داشته است.

از صبر و درک ایشان که مرا به تلاش برای برتری و غلبه بر چالشهای متعدد الهام بخشیدند، بسیار سپاسگزارم. دانش عمیق و تخصص ایشان در این حوزه، تجربه تحقیقاتی و رشد علمی مرا به طور قابل توجهی غنی تر ساخته است.

در دنیای امروز بحث IoT یکی از مسائل رو به رشد در زندگی بشر میباشد. سرعت این رشد خصوصاً در سالهای اخیر بسیار زیاد بوده و پیش بینی میگردد که این پیشرفت با گامهای بزرگتری در آینده نیز دنبال گردد. مسئله توان و انرژی در سیستمهای IoT یکی از مسائل مهم در راستای استفاده مناسب از آنها میباشد. بسیاری از کاربردهای IoT در صنایع مختلف، به دلیل مسئله تامین توان مورد نیاز جهت عملکرد، علی رغم وجود راه حل برای باقی چالشهای به کارگیری هنوز به صورت تجاری به بازار معرفی نشده اند. با حل مسئله تامین توان، بازار بزرگی در انتظار لوازم IoT خواهد بود. این موضوع با بهرهگیری از تحقیقات و مقالات اخیر و مقایسه مدلهای مختلف تامین توان با استفاده از روشهای برداشت توان از محیط در این تحقیق مورد بررسی قرار گرفته است.

کلیدواژهها: اینترنت اشیاء، سیستمهای توان پایین، برداشت توان از محیط، ذخیرهسازی انرژی، تبدیل انرژی

فهرست مطالب

١		مقدم	١
١	تعریف مسئله	1-1	
٢	اهمیت پژوهش	Y-1	
۲	اهداف پژوهش	۳-۱	
٣	ساختار پژوهش	4-1	
۴	بم اوليه	مفاهب	۲
۴	معماری کلی سیستمهای IoT با نگرش به مصرف توان	1-7	
۶	انتخاب سیستم پردازشی ۲۰۰۰، ۲۰۰۰، ۱۰۰، ۱۰۰، ۱۰۰۰، ۱۰۰، ۱۰۰۰، ۱۰۰،	7-7	
٩	مدارات تغذیه	٣-٢	
١.	مدارات ارتباطی	4-4	
۱۱	تامین توان و ذخیرهسازی انرژی	۵-۲	
11	سفت افزار	9-4	
۱۳	ت توان از محیط	برداش	٣
۱۳	مقدمه	1-4	
18	روشهای برداشت توان از محیط	۲-۳	
۱۷	ر و مقایسه مقالات	یو ر سے	۴

۱۸ نتیجهگیری و جمع بندی مراجع

فهرست جداول

فهرست تصاوير

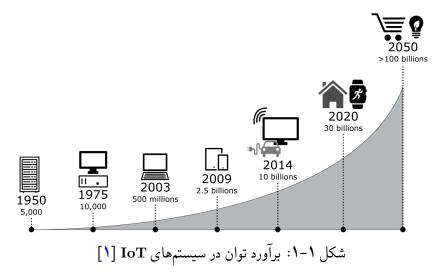
١	برآورد توان در سیستمهای IoT [۱] میکند	1-1
۵	معماری یک سیستم IoT [۲] معماری یک سیستم	1-7
	طبقهبندی سیستمهای IoT از نظر توان و منابع [۳]	
	مشخصات تراشه STM32L552xx [۴] مشخصات تراشه	
	روش قطع کلاک	
	روش قطع توان	
	تراشه TPS783	
١.	تراشه TPS62743 تراشه	V- Y
14	بلوک دیاگرام یک سیستم برداشت توان از محیط [۵]	1-4
۱۵	مبدلهای سوئیچینگ [۶]	
	منابع مختلف برداشت توان [۷]	

فصل ۱

مقدمه

۱-۱ تعریف مسئله

ابزارهای IoT و تکنولوژیهای وابسته به آن در حال پیشرفت سریع و ورود به زندگی روزمره بشر هستند. سرعت این امر به قدری بالا است که در آینده نزدیک تقریباً تمامی لوازم به شبکه اینترنت متصل خواهند بود و مفهومی با نام IoET در زندگی بشر ایجاد خواهد شد. این مسئله در شکلی زیر نمایش داده شده است.



نیازهای کلی این لوازم از دیدگاه طراحی از زوایای مختلف قابل بررسی میباشند، اما به طور کلی میتوان موارد زیر را به صورت خلاصه بیان کرد:

• سیستم پردازش

¹Internet of Things

²Internet of Every Things

- روشهای انتقال اطلاعات
 - تامین توان مورد نیاز

در تمامی موارد ذکر شده استفاده از روشهایی جهت بهینه سازی در راستای افزایش کارایی و در دسترس بودن سیستم انجام پذیرفته است. این موضوع به دلیل رشد کندتر قطعات با قابلیت ذخیره انرژی مانند ابرخازنها و باتریها با سرعت کمتری انجام شده است. لذا یکی از مهمترین مسائل در سیستمهای IoT خصوصاً نمونههای بدون دسترسی مستقیم به شبکه برق، تامین پایدار توان مصرفی آنها میباشد. این موضوع از جهات دیگری نیز قابل بررسی است، به عنوان مثال با رشد کاربرد سیستمهای IoT و کاربرد وسیع آنها، در صورت وجود توان مصرفی بالا و نیاز به تعویض سریع باتریها، مشکلات تولیدی و زیست محیطی فراوانی ایجاد خواهد گردید. همچنین قابلیت اطمینان چنین سیستمهایی به دلیل مشکل تامین توان پایدار مورد نیاز بسیار پایین خواهد بود.

۲-۱ اهمیت پژوهش

بدون شک، بحث توان در سیستمهای IoT از اهمیت ویژهای برخوردار است. با توجه به رشد روزافزون فناوریهای اینترنت اشیا و نیاز مبرم به دستگاههای کممصرف[†] و خودمختار^۵، استفاده از منابع انرژی محیطی برای تأمین انرژی این دستگاهها نقش حیاتی دارد. این امر نه تنها به کاهش هزینههای عملیاتی و افزایش طول عمر مفید[†] شبکههای حسگر بیسیم کمک میکند، بلکه باعث کاهش اثرات زیستمحیطی ناشی از استفاده از باتریهای سنتی میشود. پژوهش در این زمینه میتواند به توسعه راهکارهای نوآورانه برای افزایش بهرهوری انرژی، بهبود پایداری و کارایی سیستمهای IoT و در نهایت ارتقای کیفیت زندگی انسانها منجر شود.

۱-۳ اهداف پژوهش

در این نوشته سعی میگردد که در ابتدا مسائل موجود در سیستمهای IoT که مرتبط با توان مصرفی هستند مورد بررسی کوتاهی قرار گیرد و سپس راهحل های موجود برای هر مورد معرفی گردند. سپس به مسئله اصلی تامین توان مصرفی سیستمهای IoT و قابل حمل با استفاده از تکنیکهای برداشت انرژی از محیط پرداخته میشود و با مقایسه روشهای موجود و بهرهوری هر یک نتایج حاصله ارائه میگردد. در انتها نیز به چند روش جدیدتر

³Supercapacitor

⁴Low Power

 $^{^5 {\}rm Autonomous}$

⁶Remaining Useful Life

تامین توان با استفاده از برداشت انرژی از محیط پرداخته می شود. برخی راهکارهای پیشنهادی و نمونههای عملی حاصل از تحقیق در این خصوص نیز ارائه می گردد.

۱-۴ ساختار پژوهش

اینن پژوهش در ۵ فصل انجام شده است. در فصل ۱ به مقدمه و اهمیت موضوع پژوهش پرداخته شده است. در فصل ۲ به مفاهیم اولیه و پیشنیاز ها پرداخته شده است. در ادامه در فصل ۶؟ پژوهش به بررسی کارهای پیشین انجام شده در این زمینه پرداخت شده است. در فصل ۴ به بررسی دقیق و جزئی مقالات مطالعه شده در این پژوهش پرداخته شده است و در فصل پایانی، جمع بندی و نتیجه گیری پژوهش ارائه شده است.

فصل ۲

مفاهيم اوليه

۱-۲ معماری کلی سیستمهای IoT با نگرش به مصرف توان

به طور کلی سیستمهای IoT اطلاعاتی را از محیط برداشت و پس از پردازش اولیه (و یا بهصورت خام در برخی موارد) نتایج را از طریق یک کانال ارتباطی به خدمات دهنده ارسال می کنند و سپس با توجه به کاربرد سیستم ممکن است در پاسخ عملی را نیز در محیط انجام دهد. در حقیقت یک سیستم نهفته می باشد که به شبکه اینترنت متصل است و از طریق آن، به رد و بدل اطلاعات با خدمات دهنده می پردازد. چنین سیستمهایی کاربردهای بالقوه فراوانی را در زمینه های مختلف دارند که می توان به موارد زیر به عنوان برخی از کاربردهای گسترده آن اشاره نمود:

- لوازم متصل سلامتي شخصي
 - كشاورزى هوشمند متصل
- سیستمهای مدیریت هوشمند ساختمان
- سیستمهای متصل مدیریت مصرف منابع (مانند آب و برق و گاز)
 - ذخیرهسازی تامین هوشمند
 - خودروهای متصل
 - صنايع متصل

 $^{^{1}}$ Embedded

لایههای معماری یک سیستم IoT در شکل زیر آمده است.

IoT World Forum Reference Model



شکل ۲-۱: معماری یک سیستم IoT [۲]

آنچه در این پژوهش مورد بحث و بررسی قرار میگیرد قسمت مربوط به Physical Device ها در سیستم IoT میباشد. در Physical Device با توجه به محدودیتهای حجم، وزن، قیمت و کاربری آن، توان در دسترس برای سیستم میتواند محدود باشد، لذا استفاده بهینه از توان در هر بخش بسیار مورد توجه است.

در شکل زیر به انواع مختلف سیستمهای IoT مورد استفاده با توجه به میزان منابع و همچنین مصرف توان آنها اشاره شده است:

	Architecture option							
Feature	No OS or RTOS	Language runtime	Full OS	App OS	Server 0S	Container OS		
Typical devices	Simple sensor devices, heartbeat sensors, lightbulbs, and so on	Feature watches, more advanced sensing devices	"Maker" devices, generic sensing solutions	High-end smartwatches	Solutions benefiting from a portable webserver and edge-computing capabilities	Solutions benefiting from fully isomorphic apps—that is, code that can be migrated between the cloud and the edge		
Minimum required RAM	Tens of kilobytes	Hundreds of kilobytes	A few megabytes	Hundreds of megabytes	Tens of megabytes	Gigabytes		
Typical communication protocols	Constrained (MQTT, LWM2M, CoAP)	Constrained (MQTT, LWM2M, CoAP)	Standard Internet protocols (HTTP, HTTPS)	Standard Internet protocols (HTTP, HTTPS)	Standard Internet protocols (HTTP, HTTPS)	Standard Internet protocols (HTTP, HTTPS)		
Typical development language	C or assembly	Java, JavaScript, Python	C or C++	Java, ObjectiveC, Swift	JavaScript	Various		
Libraries	None or system- specific	Language- specific generic libraries	OS libraries, generic UI libraries	Platform libraries	Node.js npm modules	Various		
Dynamic software updates	Firmware updates only	Yes	Yes	Yes	Yes	Yes		
Third-party apps supported	No	Yes	Yes	Yes	Yes	Yes		
Isomorphic apps possible	No	Yes	Only if the hardware architectures are binary compatible	Yes	Yes	Yes		

^{*}RTOS = real-time operation system VM = virtual machine_MOTT = MO Telemetry Transport_IWM2M = Lightweight Machine_In_Machine_and CoAP = Constrained Application Protocol

شکل ۲-۲: طبقهبندی سیستمهای IoT از نظر توان و منابع [۳]

موارد آورده شده در قسمت ۱ و ۲ شکل دارای مصرف توان بسیار پایین هستند و از تکنیکهای مختلف

جهت کاهش مصرف استفاده می کنند و در لایه ارتباطی نیز از روشهای مبتنی بر ارتباطات با توان پایین استفاده مے نمایند. [۳]

استفاده از پردازندههای با توان پایین و همچنین مدارات تغذیه با جریان نشتی کا حالت خاموشی بسیار کم نیز از الزامات طراحی چنین سیستمهایی میباشد. [۸]

سختافزار مورد استفاده در این لوازم بایستی برای حداکثر کاهش مصرف توان بهینه شده باشد که یکی از مهمترین بخشهای سیستم میباشد و میتواند کارایی یک سختافزار خوب را در صورت عدم کارکرد صحیح به شدت تحت تاثیر قرار دهد. در ادامه نکات استخراج شده از تحقیقات مختلف در خصوص هر بخش به صورت جداگانه مورد بررسی قرار میگیرد.

انتخاب سيستم پردازشي

در خصوص پردازنده سیستم، میبایست نکاتی از قبیل قابلیت انجام فعالیتهای مورد نظر با سرعت مناسب و توان مصرفی پایین برای اجرای هر بخش از کد توسط طراح رعایت گردند. در سیستمهای IoT با توان بسیار پایین، به دلیل اینکه زمان کاری سیستم در حالت idle میباشد، کم بودن توان Static در پردازنده ضروری است. [۹] به عنوان مثال در پردازندههای مدرن کم مصرفی همچون خانواده STM32L552xx توان مصرفی در حالتهای مختلف کاهش توان به صورت زیر است.

Features

Ultra-low-power with FlexPowerControl

- 1.71 V to 3.6 V power supply
- -40 °C to 85/125 °C temperature range
- · Batch acquisition mode (BAM)
- 187 nA in VBAT mode: supply for RTC and 32x32-bit backup registers
- 17 nA Shutdown mode (5 wakeup pins)
- 108 nA Standby mode (5 wakeup pins)
- · 222 nA Standby mode with RTC
- 3.16 µA Stop 2 with RTC
- 106 μA/MHz Run mode (LDO mode)
- 62 µA/MHz Run mode @ 3 V (SMPS step-down converter mode)
- 5 µs wakeup from Stop mode
- Brownout reset (BOR) in all modes except Shutdown

LQFP48 (7 x 7 mm) LQFP64 (10 x 10 mm) LQFP100^(*) (14 x14 mm) LQFP144 (20 x 20mm) UFQFPN48 (7 x 7 mm) UFBGA132 (7 x 7 mm) WLCSP81 (4.36 x 4.07 mm) (*): Silhouette shown above

Memories

- · Up to 512-Kbyte Flash, two banks read-while-
- 256 Kbytes of SRAM including 64 Kbytes with hardware parity check
- External memory interface supporting SRAM, PSRAM, NOR, NAND and FRAM memories
- · OCTOSPI memory interface

شكل ٢-٣: مشخصات تراشه STM32L552xx [۴]

Core

²Quiescent Current

³Firmware

همانگونه که مشاهده میشود این مقدار بسیار نسبت به پردازندهها و میکروکنترلرهای قدیمیتر کاهش یافتهاست که بهبود پروسه تولید، کاهش سایز ترانزیستورها، بهبود پیادهسازیهای سختافزاری، کاهش ولتاژ کاری و قابلیت کار در محدوده فرکانسی وسیع سیستم از دلایل این امر میباشد. [۱۰]

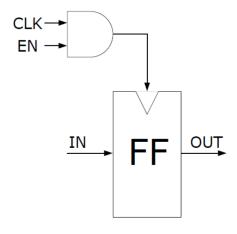
همچنین پشتیبانی از مواردی همچون DVFS^{*}، وجود حالتهای مختلف Power، وجود کامپایلر با دید به محدودیت توان میتواند بسیار در مصرف توان محصول نهایی موثر باشد. [۹]

نکته بسیار مهم در انتخاب یک پردازنده در سیستم های نهفته مورد استفاده در کاربردهای IoT زمان خروج پایین از حالت های با مصرف کاهش یافته به حالت عملکرد کامل میباشد.

در سیستم های مورد بررسی در این پژوهش فرض بر این است که نیازی به MMU جهت مدیریت حافظه نمی میریت حافظه نمی باشد و توان میکروکنترلرهای فاقد این واحد را برای ایجاد سفت فزار، بدون RTOS و یا RTOSهای ساده ای مانند FreeRTOS استفاده نمود. دلیل این امر پیچیدگی زیاد و وجود این بخش در تحلیل و بررسی حالتهای مختلف بوجود آمده در سیستم می باشد.

پردازنده انتخابی بایستی قابلیت قطع تغذیه و کلاک بخشهایی که در فعالیت انجامی مورد استفاده نیستند را دارا باشد. به عنوان مثال در صورت عدم نیاز به بخش ADC بتوان کلاک و توان تحویلی به آن را در میکروکنترلر قطع نمود. در اکثر میکروکنترلرها این امر با قطع کلاک صورت میپذیرد اما در مواردی نیز قطع کامل توان نیز وجود دارد.

دو روش قطع کلاک و قطع توان به ترتیب در اشکال زیر نمایش داده شدهاند. [۱]



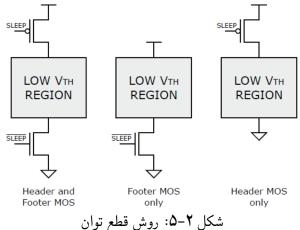
شكل ٢-٢: روش قطع كلاك

در صورتی که کاربری مورد نظر دارای زمان های idle طولانی باشد بایستی میکروکنترلر و یا پردازنده انتخابی دارای مدهای خواب عمیق باشد تا در این صورت بتوان به حداکثر میزان کاهش مصرف دست یافت.

⁴Dynamic Voltage Frequency Scaling

⁵Memory Management Unit

⁶Real-Time Operating System



در این حالت معمولاً پردازنده توسط یک تحریک خارجی و یا زمانبندی ۲RTC از این حالت خارج شده و پس از انجام عمل مورد نیاز که بایستی تا حد ممکن کوتاه باشد، مجدداً به حالت خواب عمیق بازمی گردد. مسئله مهم دیگر در انتخاب یک پردازنده مناسب وجود حافظه کافی با قابلیت مصرف کم انرژی میباشد. نسلهای حدید حافظه مانند Reram، مهمانند PCM RAM، و PCM RAM نیز در این خصوص با دارا بودن مصرف کم و قابلیت نگهداری اطلاعات بدون نیاز به منبع بسیار در کاهش مصرف موثر خواهند بود. [۱]

در صورتی که کاربری مورد نظر دارای زمان های idle طولانی باشد بایستی میکروکنترلر و با پردازنده انتخابی دارای مدهای خواب عمیق باشد تا در این صورت بتوان به حداکثر میزان کاهش مصرف دست یافت.

در این حالت معمولاً پردازنده توسط یک تحریک خارجی و یا زمانبندی ۱RTC از این حالت خارج شده و يس از انجام عمل مورد نياز كه بايستى تا حد ممكن كوتاه باشد، مجدداً به حالت خواب عميق بازمى گردد.

مسئله مهم دیگر در انتخاب یک پردازنده مناسب وجود حافظه کافی با قابلیت مصرف کم انرژی میباشد. نسلهای جدید حافظه مانند MRAM ،PCRAM ،FeRAM ،ReRAM نیز در این خصوص با دارا بودن مصرف کم و قابلیت نگهداری اطلاعات بدون نیاز به منبع بسیار در کاهش مصرف موثر خواهند بود.[1] در صورتی که کاریری مورد نظر دارای زمان های idle طولانی باشد بایستی میکروکنترلر و یا پردازنده انتخابی دارای مدهای خواب عمیق باشد تا در این صورت بتوان به حداکثر میزان کاهش مصرف دست یافت.

در این حالت معمولاً پردازنده توسط یک تحریک خارجی و یا زمانبندی ۱RTC از این حالت خارج شده و

⁷Real Time Clock

⁸Resistive RAM

⁹Ferroelectric RAM

¹⁰Phase-Change RAM

¹¹Magnetic RAM

پس از انجام عمل مورد نیاز که بایستی تا حد ممکن کوتاه باشد، مجدداً به حالت خواب عمیق بازمه گردد. مسئله مهم دیگر در انتخاب یک پردازنده مناسب وجود حافظه کافی با قابلیت مصرف کم انرژی میباشد. نسلهای حدید حافظه مانند MRAM ،PCRAM ،FeRAM ،ReRAM نیز در این خصوص با دارا بودن مصرف کم و قابلیت نگهداری اطلاعات بدون نیاز به منبع بسیار در کاهش مصرف موثر خواهند بود.[1] وجود یا عدم وجود قسمتهای سختافزاری برای عملکردهای خاص همچون شتابدهی به رمزنگاری و رمزگشایی نیز میتواند در عملکرد کلی سیستم از نظر مصرف توان بسیار موثر باشد. [۱۱]

مدارات تغذبه ٣-٢

مدارات مربوط به بخش تغذیه نقش عمدهای در مصرف توان Static مدار دارند. تکنیکهای Power_Gating مشابه آنچه در میکروکنترلرها شاهد آن بودیم در سطح مدار نیز میتواند برای قطع توان به قسمتهایی که مورد نیاز نمی باشد مورد استفاده قرار گیرد. همچنین مدارات تنظیم ولتاژ مورد استفاده می بایست از نوع با جریان نشتی بسیار پایین انتخاب گردند ۱۲. در صورتی که بتوان از اتصال مستقیم باتری به مدار استفاده کرد این روش به دلیل عدم وجود توان تلفاتی در رگلاتور بیشترین عمر باتری را خواهد داشت.

همچنین رگلاتورهای خطی و غیرخطی با جریان نشتی حالت خاموشی بسیار یایین وجود دارند که در شکلهای بعدی به دو نمونه از آنها اشاره شده است:



TPS783

TPS783xx 500-nA I_Q, 150-mA, Ultralow Quiescent Current Low-Dropout Linear Regulator

Features

- Input Voltage Range: 2.2 V to 5.5 V
- Low Quiescent Current (I_Q): 500 nA 150-mA, Low-Dropout Regulator
- Low-Dropout at 25°C, 130 mV at 150 mA
- Low-Dropout at 85°C, 175 mV at 150 mA 3% Accuracy Over Load, Line, and Temperature
- Stable with a 1.0-µF Ceramic Capacitor
- Thermal Shutdown and Overcurrent Protection
- CMOS Logic Level-Compatible Enable Pin
- DDC (SOT-5) Package

2 Applications

- TI MSP430 Attach Applications Wireless Handsets and Smartphones
- MP3 Players
- Battery-Operated Handheld Products

3 Description

The TPS783 family of low-dropout regulators (LDOs) offers the benefits of ultralow power and miniaturized

This LDO family is designed specifically for battery-powered applications where ultralow quiescent current is a critical parameter. The TPS783, with ultralow l_o (500 nA), is ideal for microprocessors, microcontrollers, and other battery-powered applications.

The absence of pulldown circuitry at the output of the LDO provides the flexibility to use the regulator output capacitor as a temporary backup power supply (for example, during battery replacement).

The ultralow power and miniaturized packaging allow designers to customize power consumption for specific applications. Consult with your local factory representative for exact voltage options and ordering information; minimum order quantities may apply.

The TPS783 family is compatible with the TI MSP430 The IPS/83 family is compatible with the II MSP430 and other similar products. The enable pin (EN) is compatible with standard CMOS logic. This device allows for minimal board space because of miniaturized packaging and a potentially small output capacitor. The TPS/83 family also features thermal

شكل ٢-۶: تراشه TPS783

 $^{^{12}} Paidimarri 2017$



TPS62743 TPS627431 300/400 mA High Efficiency Buck Converter with Ultra-low **Quiescent Current**

1 Features

- Input voltage range V_{IN} from 2.15 V to 5.5 V Input voltage range down to 2.0 V once started
- output current TPS62743 300 mA
- TPS627431 400 mA
- 360-nA operational quiescent current
- Up to 90% efficiency at 10-μA output current Power save mode operation
- Selectable output voltages
- Eight voltage options between 1.2 V to 3.3 V
- Output voltage discharge
- Low output voltage ripple
 Automatic transition to no ripple 100% mode
 RF friendly DCS-Control™

- Total solution size < 10 mm² Small 1.6-mm × 0.9-mm, 8-ball WCSP package

2 Applications

- Wearables Fitness tracker Smartwatch
- Health monitoring

3 Description

The TPS62743 is a high efficiency step down converter with ultra low quiescent current of typical 360 nA. The device is optimized to operate with a 2.2µH inductor and 10µF output capacitor. The device uses DCS-Control™ and operates with a typical switching frequency of 1.2 MHz. In Power Save Mode the device extends the light load efficiency down to a load current range of 10-µA and below. TPS62743 provides an output current of 300 mA. Once started the device operates down to an input voltage range of 2.0 V. This allows to operate the device directly from a single Li-MnO₂ coin cell.

The TPS62743 provides 8 programmable output voltages between 1.2V and 3.3V selectable by three selection pins. The TPS62743 is optimized to provide a low output voltage ripple and low noise using a small output capacitor. Once the input voltage comes close to the output voltage the device enters the No Ripple 100% mode to prevent an increase of output ripple voltage. In this operation mode the device stops switching and turns the high side MOSFET switch on.

شكل Y-Y: تراشه TPS62743

مدارات ارتباطي 4-4

قسمت ارتباطات یکی از قسمتهایی است که در هنگام کارکرد بسته به روش ارتباطی انتخابی، توان به نسبت بالایی را مورد استفاده قرار میدهد. انتخاب این بخش میتواند بر کارایی سیستم تاثیر فراوانی داشته باشد. این تاثیر از دو جهت توان مصرفی و دسترسی مناسب به اطلاعات سیستم، قابل بررسی است و معمولاً یک سیستم مخابراتی با برد بلند توان مصرفی بیشتری نسبت به سیستم مشابه با برد کمتر را دارد، لذا میبایست در طراحی سیستم موارد مربوط به برد بهینه مدار مخابراتی و همچنین نحوه عملکرد آن مانند ارتباط مستقیم نقطه به نقطه، ارتباط به صورت Mesh نوع مدولاسیون و ... مورد توجه قرار گیرد.

بخش عمدهای از توان در بخش سیستم مخابراتی در زمانی سیستم در حالت گیرندگی قرار دارد استفاده می گردد. در صورتی که بتوان الگوریتم ارتباطی را به صورتی ایجاد نمود که تنها نیاز به روشن بودن گیرنده رادیویی در مدت کوتاهی باشد و یا به طور کلی نیازی به استفاده از این حالت نباشد، توان مصرفی تا حد زیادی کاهش خواهد یافت. علت این امر نامعلوم بودن زمان ارسال توسط فرستنده در شبکه میباشد. استفاده از تکنیکهای گیرندههای خودبیدار^{۱۳} شونده نیز از روشهای موثر در کاهش مصرف این بخش میباشد. [۱۲]

¹³Wake-Up-Ratio

۵-۲ تامین توان و ذخیرهسازی انرژی

تامین توان سیستم می تواند به صورت متصل و یا غیر متصل به شبکه برق باشد. در حالت غیر متصل جهت تامین توان مصرفی سیستم، استفاده از باتری با ظرفیت بالا و یا برداشت انرژی از محیط می تواند مورد استفاده قرار گیرد. در صورت انتخاب باتری برای تامین توان بدون منبع خارجی جهت شارژ، بایستی توجه داشت که جریان دشارژ خود به خودی باتری یک عامل مهم در کاهش زمان مفید عملکرد سیستم است، لذا برای حل این مشکل بایستی از انواعی از باتری که جریان دشارژ خود به خودی پایینی دارند استفاده نمود.

عمر مفید باتری نیز نکته مهم دیگری در انتخاب باتری خصوصاً در سیستمهای با تامین توان خارجی ناپایدار و شارژ های متعدد است. این امر در سیستمهای با برداشت توان از محیط که با توجه به نوع سیستم مورد استفاده، دائماً باتری بین حالت شارژ و دشارژ سوئیچ مینماید بسیار مهم میباشد زیرا که این امر میتواند باعث کاهش عمر مفید باتری و یا کاهش ظرفیت آن گردد. در این گونه موارد استفاده از ابر خازنها نیز میتواند مفید باشد [۱۳].

۲-۶ سفت افزار

مواردی همچون نحوه عملکرد پردازنده در سیستم در هنگام خروج از حالت خواب عمیق میزان زمان خواب عمیق و نحوه خروج از آن، چگونگی به کارگیری مدارات مختلف پردازش داده ها، ارتباط با سرور و بسیاری موارد دیگر توسط سفت افزار یک سیستم مدیریت می گردد.

نحوه مدیریت Process ها و Task ها نیز در سفت افزار بنا بر وجود و یا عدم وجود یک RTOS به روشهای مختلف انجام میپذیرد. نکته مهم در خصوص سفت افزار وابستگی شدید توان مصرفی به نحوه انجام یک عمل میباشد. به گونه ای که ممکن است یک کد نامناسب در سفت افزار باعث عدم عملکرد صحیح سیستم گردد و با ورود سیستم به حالت Deadlock باعث عدم پاسخ سیستم و تخلیه باتری گردد. در این حالت، به کارگیری Watchdog می تواند کمک کننده باشد لذا در انتخاب میکروکنترلر بایستی موردی انتخاب گردد که دارای واحد Watchdog سخت افزاری باشد. بایستی توجه داشت که اکثر میکروکنترلرهای کنونی دارای این واحد میباشند اما تفاوت آنها در قابلیتها و درجه استقلال اجرایی میباشد. استفاده و یا عدم استفاده صحیح از یک بخش مدار توسط سفت افزار می تواند باعث ایجاد توان تلفاتی در مدار گردد. به عنوان مثال روشن نمودن قسمتهای بدون استفاده در میکروکنترلر و یا عدم استفاده از واحد شتاب دهنده سخت افزاری [۱۱] می تواند مثالی از این موارد باشد.

پس از بررسی اولیه بخشهای مختلف به بررسی دقیقتر بحث توان با رویکرد برداشت توان از محیط پرداخته

میشود و انواع مختلف انجام این روش و همچنین مزایا و معایب هر یک مورد بررسی قرار میگیرد.

فصل ۳

برداشت توان از محیط

۱–۳ مقدمه

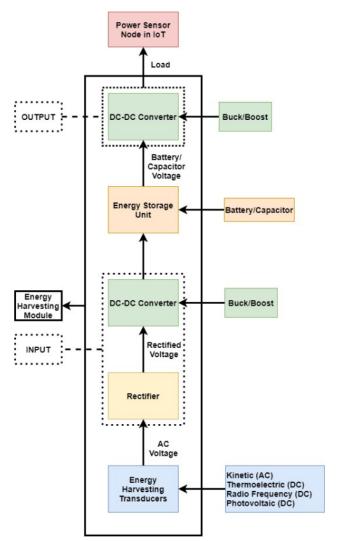
یک روش برای تامین توان سیستمهای IoT غیر متصل به شبکه برق استفاده از سیستم برداشت توان از محیط میباشد. در این روش با توجه به وجود انرژی غیر الکتریکی در محیط و تبدیل این انرژی به روشهای گوناگون به انرژی الکتریکی، میتوان یک سیستم IoT بدون نیاز به تغذیه را طراحی نمود.

در تمامی سیستمهای با قابلیت برداشت توان از محیط، یک بخش مربوط به مدیریت توان و تبدیل سطوح وجود دارد. طراحی این قسمت باتوجه به نوع سیستم برداشت توان از محیط و سطح ولتاژ و جریان آن و همچنین توان مورد نیاز سیستم استفاده کننده توان متفاوت است اما به طور کلی میتوان چنین سیستمی را مطابق شکل «۲-۱» نمایش داد:

طبق شکل «۱-۳» با توجه به اینکه سطح ولتاژ دریافتی از محیط و پایداری آن معمولاً مناسب تغذیه مدار پردازنده و باقی قسمتهای مدار نیست در ابتدا با استفاده از یک مبدل DC/DC سطح ولتاژ به سطح مناسب تبدیل میگردد و سپس توسط یک رگلاتور ولتاژ، به ولتاژ پایدار و مناسب برای استفاده باقی مدار تبدیل میگردد.

در میان قسمت مبدل DC/DC و رگلاتور، ممکن است یک عنصر قابل شارژ با ظرفیت بالا وجود داشته باشد (تقریباً در تمامی سیستمها یک خازن برای پایدارسازی در برابر تغییرات وجود دارد)، که ممکن است از نوع باری قابل شارژ و یا ابرخازن باشد. با توجه به وجود یا عدم وجود این بخش دو دسته

۱. دارای عنصر ذخیرهساز



شکل ۳-۱: بلوک دیاگرام یک سیستم برداشت توان از محیط [۵]

۲. بدون عنصر ذخيرهساز

در سیستمهای برداشت توان از محیط تعریف میگردند. سیستمهای بدون عنصر ذخیرهساز در کاربردهای بسیار کمتوان زمان و یا قیمت کم مورد استفاده قرار میگیرند.

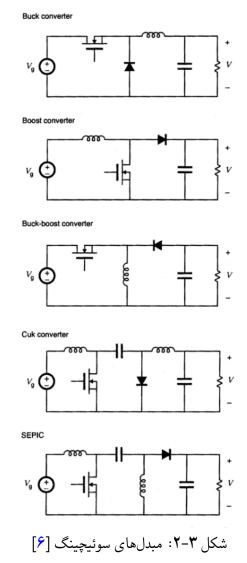
در صورت برداشت توان به صورت AC از محیط بایستی توجه داشت که در قسمت یکسوساز ورودی سیستم با توجه به نوع روش برداشت، پهنای باند سیگنال آن از چند هرتز تا چندین گیگاهرتز میتواند باشد و لذا برای هر مدل برداشت میبایست طراحی منحصر به فردی برای قسمت یکسوساز وجود داشته باشد. ؟؟

به عنوان مثال در برداشت توان از محیط با استفاده از حرکت افراد، فرکانس ولتاژ ایجاد شده در حد چند هرتز میباشد اما در خصوص برداشت توان از سیستم RF این فرکانس برابر با چندین گیگاهرتز میباشد.

برخی از روشها در برداشت توان از محیط ولتاژ را به صورت DC ایجاد مینماید که در این حالت احتیاجی

به قسمت یکسوساز ورودی نمیباشد. به عنوان مثال میتوان به پنلهای خورشیدی اشاره نمود که خروجی آنها به صورت DC میباشد.

در خصوص قسمت DC/DC انواع مختلفی از مبدلهای سوئیچینگ وجود دارند که مفصلا در ؟؟ به آنها اشاره شده است. در شکل «۲-۲» انواع مختلف مبدلهای سوئیچینگ آورده شده است که موارد Buck، آنها اشاره شده است. در شکل «۲-۲» انواع مختلف مبدلهای Boost و Boost پرکاربردتر آنها هستند. به طور کلی میتوان به این نکته اشاره کرد که مبدلهای Buck_Boost و Boost کارایی بالاتری را دارا میباشند و لذا بایستی در صورت امکان خروجی قسمت برداشت توان از محیط ولتاژ بالاتری را از ولتاژ مورد نیاز مدار داشته باشد تا بتوان با استفاده از مدل Buck از بهرهوری بیشتری آن استفاده نمود.



استفاده از رگلاتورهای خطی^۳ معمول، به غیر از موارد با جریان نشتی بسیار پایین و مصرف کم مدار به دلیل اتلاف بالا توصیه نمی *گردد*.

¹Solar Panel

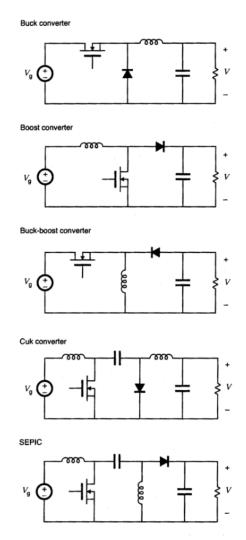
²Switching Regulator

 $^{^3}$ Linear Regulator

۲-۳ روشهای برداشت توان از محیط

با توجه به محیط کاری یک سیستم و توان در دسترس از پارامترهای مختلف محیطی انواع مختلفی از روشهای برداشت توان از محیط وجود دارد که هر یک مزایا و معایب مربوط به خود را دارا هستند و هیچ یک از روشها به طور مطلق برتری کامل به روشهای دیگر نداشته و هر یک بنا به شرایط کاری سیستم میتوانند برای تامین تغذیه سیستم به کار روند.

منابع مختلف جهت برداشت توان از محیط در شکل زیر آورده شدهاند:



شكل ٣-٣: منابع مختلف برداشت توان [٧]

در جدول زیر یه مقایسه از پارامترهای مختلف هریک از روشها گرد آوری شده است و برای هریک میزان چگالی توان و همچنین میزان توان معمول قابل برداشت آورده شده است:

فصل ۴

بررسی و مقایسه مقالات

فصل ۵

نتیجهگیری و جمع بندی

Bibliography

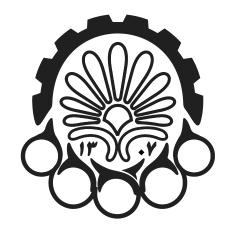
- [1] M. Capra, R. Peloso, G. Masera, M. Ruo Roch, and M. Martina. Edge computing: A survey on the hardware requirements in the internet of things world. *Future Internet*, 11(4):100, 2019.
- [2] A. El Hakim. Internet of things (iot) system architecture and technologies. White Paper, 10, 2018.
- [3] A. Taivalsaari and T. Mikkonen. A taxonomy of iot client architectures. *IEEE Software*, 35(3):83–88, 2018.
- [4] Stm32l552re. https://www.st.com/content/st_com/en/products/microcontrollers-microprocessors/stm32-32-bit-arm-cortex-mcus/stm32-ultra-low-power-mcus/stm32l5-series/stm32l5x2/stm32l552re.html. Accessed: 2020-07-11.
- [5] H. Elahi, K. Munir, M. Eugeni, S. Atek, and P. Gaudenzi. Energy harvesting towards self-powered iot devices. *Energies*, 13(21):5528, 2020.
- [6] B. Briones. Wiley encyclopedia of electrical and electronics engineering. *The Charleston Advisor*, 21:51–54, 2019.
- [7] B. Maamer, A. Boughamoura, A. M. Fath El-Bab, L. A. Francis, and F. Tounsi. A review on design improvements and techniques for mechanical energy harvesting using piezoelectric and electromagnetic schemes. *Energy Conversion and Manage*ment, 199:111973, 2019.
- [8] A. Paidimarri and A. P. Chandrakasan. A wide dynamic range buck converter with sub-nw quiescent power. *IEEE Journal of Solid-State Circuits*, 52(12):3119–3131, 2017.
- [9] R. Chéour, S. Khriji, M. abid, and O. Kanoun. Microcontrollers for iot: Optimizations, computing paradigms, and future directions. In 2020 IEEE 6th World Forum on Internet of Things (WF-IoT), pages 1-7, 2020.

- [10] J. L. Hennessy and D. A. Patterson. Computer Architecture, Sixth Edition: A Quantitative Approach. Morgan Kaufmann Publishers Inc., San Francisco, CA, USA, 2017.
- [11] L. Baldanzi, L. Crocetti, S. Di Matteo, L. Fanucci, S. Saponara, and P. Hameau. Crypto accelerators for power-efficient and real-time on-chip implementation of secure algorithms. In 2019 26th IEEE International Conference on Electronics, Circuits and Systems (ICECS), pages 775–778, 2019.
- [12] V. Mangal and P. R. Kinget. Sub-nw wake-up receivers with gate-biased self-mixers and time-encoded signal processing. *IEEE Journal of Solid-State Circuits*, 54(12):3513–3524, 2019.
- [13] R. A. Kjellby et al. Self-powered iot device based on energy harvesting for remote applications. In 2018 IEEE International Conference on Advanced Networks and Telecommunications Systems (ANTS), pages 1–4, 2018.

Abstract

In today's world, the discussion of IoT is one of the growing issues in human life. The speed of this growth has been particularly significant in recent years, and it is predicted that this progress will continue with even greater strides in the future. The issue of power and energy in IoT systems is one of the important issues in the proper use of them. Many IoT applications in various industries, due to the issue of power supply required for operation, despite the existence of solutions for other challenges, have not yet been commercially introduced to the market. By solving the power supply issue, a large market awaits IoT devices. This topic has been examined in this research by leveraging recent studies and articles, comparing different power supply models, and using energy harvesting methods from the environment.

Keywords: Internet of Things, Low Power Systems, Environmental Energy Harvesting, Energy Storage, Energy Conversion



Amirkabir University of Technology (Tehran Polytechnic)

Department of Computer Engineering

Embedded Systems Final Research Report Thesis

Energy Management in Wireless Sensor Networks Using Environmental Energy Harvesting Technologies

By:

Reza Adinepour

Supervisor:

Prof. Sedighi

Jul 2024