

∴ $K_{\text{eff}} = \frac{1}{\frac{1}{K_1} + \frac{1}{K_2} + \frac{1}{K_3}}$

Power wall in chip

چپ های آینه و صاف کننده در اختیارشون هست از اون مقداری سه سه تون روشن باشه میخای بگیری و چون کدوم
 Subject: Power wall
 Year: _____ Month: _____ Day: _____
Power wall

Subject:

Year: _____ Month: _____ Day: _____

Subject: Electricity

در سیستم architecture های heterogeneous استفاده کنیم این روشی برای task های مختلف
 core های مختلف داشته باشیم ولی برای شرایط مختلف optimize نیست درای شرایط average case
 ممکن است. اگر سیستم از این توانایی بهره‌مندی استفاده کنیم و توانایی دسترسی به Area های استفاده
 core های مختلفی را داشته باشیم و هر یک از این شرایط مختلف است efficient نیست
 Dynamic resource allocation و on-demand و روشی باین طریق وجود دارد
 multiplier تخصیص allocate می‌دهد برای هر یک از core های این سیستم برای تعیین

:- पाठ्य

future High speed

این extra Area به عنوان فضای اختصاص داده شده برای resource overhead در نظر گرفته می شود.
reconfigurable وجود دارد به دلیل فضای اختصاص داده شده در این area.
بیشتر استفاده کنیم و برای دسترس بیشتر این performance را بهبود می دهیم و ...
در یک reconfigurable chip به راحتی reliable و application for reconfiguration.

ॐ नमः!

Reliability

برای سئوژری سخت chip و size feature کم است reliability پایین به چه چون ابعاد کوچک شد احتمال failure بالا میرود
- تعداد device های که در همان سطح تراشه قرار می گیرند زیاد می شود چون وقتی سئوژری سخت می شود
yield پایین می آید چون تعدادی از سئوژهای بیشتری در chip جا داده می شود پس احتمال failure تراشه

aging (انجینگ) = سن سے بڑھ کر جسم کی حالت کا بدتر ہونا۔

CACTUS

most important salt error

سید الشہید شہزادہ ولی اللہ علیہ الرحمہ کی قابلیت و صلاحیتوں کا یہاں سے

reconfigurable system advantage

reconfigurable device برای عمل بر روی اشیا قابل ساختن می باشد. اطلاعات کلی در device ها

Year: _____ Month: _____ Day: _____

Subject:

reconfigurable device ها می توانند fault را handle کنند

این امکانی که در اختیار ما را می دهد

۱) fault ها می توانند aging می باشد و می توانند خود را adapt کنند چون device قابل تغییر است
می توان عبارت در حال adapt کردن را تصور کرد

۲) با استفاده از reconfigurable device می توان defect ها را isolate کرد و این عمل را می توان
که fault شده را با نام جزئی تر از آن تعریف کرد و این عمل را می توان

۳) از logic و dsp block های دیگر استفاده کنیم و می توانیم defect ها را select کنیم و درست
correct کنیم

در تمام این قابلیت ها می توانیم fault را handle کنیم و در درازنیم

اسلام ۳۳

یک نمونه از قابلیت reconfigurable device ها این است که در FPGA حالت استفاده از simulation
مطلوبه از rapid prototyping این است که designer ها می توانند در این زمینه کار کنند
که به سرعت می توانند تغییرات را در سیستم اعمال کنند و این کار را می توان

مانند صورت شبیه سازی از simulation استفاده می کنند و می توانند این کار را در حالت simulation
کنند و در هر وقت که می خواهند می توانند آن را اجرا کنند و اگر نیاز به mask ها
برای انجام استفاده کنیم هزینه بالایی دارد.
فرا simulation

- حجم زیادی داده و می توانیم زمان را به صرفه بکنیم

- و در آن simulator ها می توانیم level های مختلف را تعریف کنیم

برای این منظور می توانیم hardware یا software استفاده می کنیم و design را اول روی
FPGA پیاده سازی می کنیم و بعد از آن test tor های زیادی می توانیم داشته باشیم و در وقت

بالا می رود

objective را تغییر می دهیم و سعی می کنیم optimize کنیم
 - یعنی وقت ما محدود می شه و می خایم در هر امری که می تونیم کار کنیم و سعی می کنیم در هر امری که می تونیم کار کنیم
 Year: _____ Month: _____ Day: _____
 و این کار رو می تونیم با design کنیم
 خط میزنیم و می بینیم که این کار رو می تونیم

« sample research papers »

فکری که می خایم در مورد این performance و FPGA کار کنیم

changing Technology :

در 60nm در دردی که می خایم performance بهتر است به تنه کاره (هر چه دردی کمتر)
 بیشتر شود performance (هر چه دردی کمتر) Area در دردی کمتر

است این 60nm در دردی که می خایم performance بهتر است به تنه کاره (هر چه دردی کمتر)

در دردی که می خایم delay کمتر است به تنه کاره (هر چه دردی کمتر) cluster ها

intra cluster delay و در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر)

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance بهتر است

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

در دردی که می خایم intra cluster delay کمتر است به تنه کاره (هر چه دردی کمتر) performance advantage

∴ $\frac{1}{2} \times 100 = 50$

Subject:

30 June!

کتابت حصہ 6 (6/1)

(CGRA)

Prüfung

CCRA introduction

App (دائریہ domain مشخص نام)