## Programação Paralela: das threads aos FPGAs

C++ Single-source Heterogeneous Programming for Acceleration Offload (SYCL)

Prof. Ricardo Menotti menotti@ufscar.br

Prof. Maurício Acconcia Dias macccdias@gmail.com

Prof. Helio Crestana Guardia helio.guardia@ufscar.br

Departamento de Computação Universidade Federal de São Carlos

Atualizado em: 13 de junho de 2020





#### Conteúdo

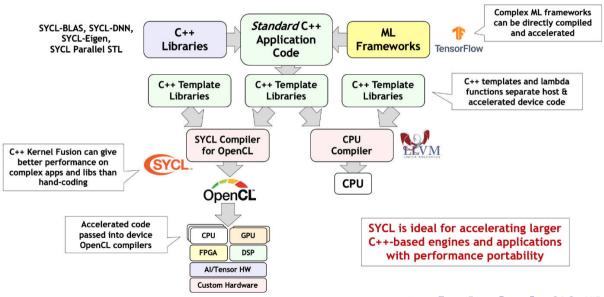
Introdução

Revisão C++

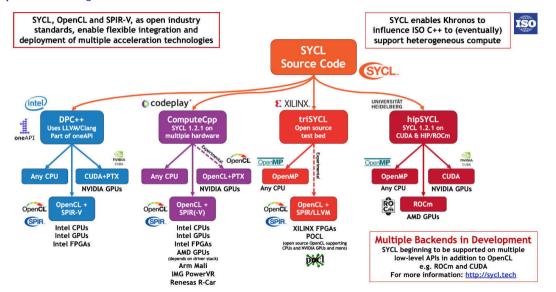
Linguagem

Bibliografia

#### **Ecosistema**



### Implementações



# C++ moderno [11, 14, 17, 20]

- ► Mais 'restrito' do que C (tipos, constantes etc.)
- Programação genérica (templates)
- ► Funções anônimas/oclusão (*lambdas*)
- ► Inferência de tipos na inicialização (auto)

Mais 'restrito' do que C (tipos, constantes etc.)

Programação genérica (templates)

#### Funções anônimas/oclusão (lambdas)

- Cria uma função anônima que pode capturar variáveis do escopo
  - [] não captura nada
  - [&] captura por referência
  - ► [=] captura por valor (cópia)
  - ► [a, &b] captura variáveis explicitamente

```
void func (std::function<void(int)> f) { int x = 6; f(x); }

{
   int a = 6;
   func([&](int q) { if (q == a) std::cout << "success"; });
}</pre>
```

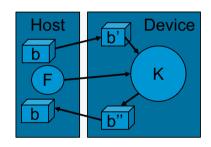
Inferência de tipos na inicialização

```
std::map<std::pair<std::string,std::string>,std::vector<int>>>::iterator iter;
iter = mymap.begin();

auto iter = mymap.begin();
```

#### Pseudo-código

```
selector = default selector()
   q = queue(selector)
   b = buffer (double, 1000)
   q.submit (
       F() {
            a = accessor(b, READ_AND_WRITE)
            K (i) {
                a[i] = a[i] * 2
10
11
   q.wait_and_throw()
12
   a2 = accessor(b, READ_ONLY) printf("%f", a2[0])
13
```



#### Kernels

- ▶ Três tipos de kernels:
  - single\_task: roda um instância do kernel;
  - parallel\_for: roda várias instâncias, baseado no intervalo definido;
  - parallel\_for\_work\_[group|item]: roda várias instâncias, permite paralelismo herárquico

## Operadores de intervalo (range)

- SYCL possui sete classes para decomposição de dados:
  - range, nd\_range, id, item, nd\_item, group, h\_item
- range<dimensions>(<size of dimension>)
  - range<1>(128)
  - range<2>(640, 480)
- ▶ id<dimensions> fornece o índice no intervalo
  - id<1>a; size\_t index = a[0];
  - id<2>b; size\_t x = b[0]; size\_t y = b[1];
- nd\_range<dimensions>(range<dimension> global\_size, range<dimension> local\_size)
  - nd\_range<1>(range<1>(256), range<1>(128))
- nd\_item<dimensions> fornece o índice no intervalo, com mais funcionalidades
  - nd\_item<1>a;
  - size\_t global\_index = a.get\_global\_id(0);
  - size\_t local\_index = a.get\_local\_id(0);

Hello, World! (1/3)

```
#include <iostream>
   #include <CL/svcl.hpp>
3
   class vector_addition;
4
5
   int main(int, char**) {
6
      cl::svcl::float4 a = \{ 1.1, 2.2, 3.3, 4.4 \};
      cl::svcl::float4 b = { 4.4, 3.3, 2.2, 1.1 };
      cl::sycl::float4 c = { 0.0, 0.0, 0.0, 0.0 };
10
      cl::sycl::default_selector device_selector;
11
12
      cl::sycl::queue queue(device_selector);
13
14
      std::cout << "Running on "
                 << queue.get_device().get_info<cl::sycl::info::device::name>()
15
                 << "\n";
16
```

Hello, World! (2/3)

```
17
     cl::sycl::buffer<cl::sycl::float4, 1> a sycl(&a, cl::sycl::range<1>(1));
18
     cl::sycl::buffer<cl::sycl::float4, 1> b_sycl(&b, cl::sycl::range<1>(1));
19
     cl::svcl::buffer<cl::svcl::float4, 1> c svcl(&c, cl::svcl::range<1>(1));
20
21
22
     queue.submit([&] (cl::sycl::handler& cgh) {
23
         auto a_acc = a_sycl.get_access<cl::sycl::access::mode::read>(cgh);
24
         auto b acc = b sycl.get access<cl::sycl::access::mode::read>(cgh);
         auto c_acc = c_sycl.get_access<cl::sycl::access::mode::discard_write>(cgh);
25
26
        cgh.single_task<class vector_addition>([=] () {
27
28
        c_{acc[0]} = a_{acc[0]} + b_{acc[0]};
29
         });
30
      });
31
```

Hello, World! (3/3)

```
std::cout << " A { " << a.x() << ", " << a.y() << ", "
32
                << a.z() << ", " << a.w() << " }\n"
33
                << "+ B { " << b.x() << ", " << b.y() << ", "
34
                << b.z() << ", " << b.w() << " \n"
35
36
                << "----\n"
                << "= C { " << c.x() << ", " << c.y() << ", "
37
                << c.z() << ", " << c.w() << " }"
38
39
                << std::endl;
40
41
      return 0;
42
```

## Bibliografia

- ► SYCL Overview The Khronos Group Inc
- ► Intel(r) oneAPI Toolkits (Beta)
- ► SYCL and DPC++ for Aurora
- ▶ Training examples for SYCL
- ▶ ComputeCpp Guide
- ► Introdução ao SYCL
- ► Deep C (and C++)
- ► Referência C++

## Programação Paralela: das threads aos FPGAs

C++ Single-source Heterogeneous Programming for Acceleration Offload (SYCL)

Prof. Ricardo Menotti menotti@ufscar.br

Prof. Maurício Acconcia Dias macccdias@gmail.com

Prof. Helio Crestana Guardia helio.guardia@ufscar.br

Departamento de Computação Universidade Federal de São Carlos

Atualizado em: 13 de junho de 2020



