

TP FreeRTOS

L'objectif de ce TP sur cinq séances est de mettre en place quelques applications sous FreeRTOS en utilisant la carte STM32f746-Discovery conçue autour du microcontrôleur STM32F746ng.

Tout au long du TP, la fonction `printf()` sera beaucoup utilisée. Pour rendre cela possible, il faut ajouter les lignes suivantes, dans le fichier `main.c`, avant la fonction `main()` :

```
int __io_putchar(int ch) {  
    HAL_UART_Transmit(&huart1, (uint8_t *)&ch, 1, HAL_MAX_DELAY);  
    return ch;  
}
```

0 (Re)prise en main

L'objectif de ce premier TP est double. D'une part vous familiariser avec la couche d'abstraction matérielle (HAL pour *Hardware Abstraction Layer*). Cette couche permet de programmer à plus haut niveau, et de perdre moins de temps à chercher les adresses des registres... Vous constaterez néanmoins que pour programmer les périphériques, il faut quand même comprendre leur fonctionnement. Le second objectif est de vous apprendre à lire cette @&#\$! de documentation (ces @&#\$!s de documentations, pour être précis).

0.1 Premiers pas

Créez un projet pour la carte STM32F746G-DISCO. À la fin de la création du projet, une pop-up vous demande "Initialize all peripherals with their default Mode?" : Répondez "No".

Une fois le projet créé, dans l'onglet "Pinout & Configuration" :

- Configurez le quartz de l'horloge :
System Core > RCC > High Speed Clock (HSE) = Crystal/Ceramic Resonator
- Configurez le système de programmation et de debug :
System Core > SYS > Debug = Serial Wire

(Notez l'utilisation des broches sur le microcontrôleur)

Configurez la broche PI1 en sortie (c'est la LED!). Vous pouvez la renommer avec un clic droit, ce sera pratique pour la suite.

- Le plus simple c'est d'utiliser la vue "Pinout view" et d'utiliser l'outil de recherche :
PI1 > GPIO Output

Configurez ensuite l'horloge du microcontrôleur. Pour cela, aller dans l'onglet "Clock Configuration". Mettez HCLK à 216MHz

Enfin, configurez le projet pour éviter d'avoir un `main.c` de 14km de long. Dans l'onglet Projet Manager :

- Dans "Code Generator", cliquez sur "Generate peripheral initialization as a pair of '.c/.h' files peripheral"

Sauvegardez et générez le code.

1. Où se situe le fichier `main.c` ?
2. À quoi servent les commentaires indiquant BEGIN et END (appelons ça des balises) ?

On pourrait compiler et programmer la carte, mais il ne se passerait rien de très palpitant.

Pour rendre ce TP plus excitant, faisons clignoter une LED ! Ce n'est pas écrit dans la doc, mais elle est connectée à la broche PI1. Deux fonctions à utiliser :

- `HAL_Delay`
- `HAL_GPIO_WritePin`

3. Quels sont les paramètres à passer à `HAL_Delay` et `HAL_GPIO_WritePin` ? Maintenez Ctrl et cliquez sur le nom d'une fonction pour voir son code.
4. Dans quel fichier les ports d'entrée/sorties sont-ils définis ?
5. Écrivez un programme simple permettant de faire clignoter la LED.
6. Modifiez le programme pour que la LED s'allume lorsque le bouton USER est appuyé. Le bouton est sur PI1.

1 FreeRTOS, tâches et sémaphores

Pour la création d'un projet, référez-vous à la vidéo suivante : <https://youtu.be/GUb9vWhQjj4>.

1.1 Tâche simple

1. Créez un projet dans STM32CubeIDE. N'oubliez pas d'activer l'oscillateur externe, l'interface de debug ainsi que l'USART1. La fréquence de fonctionnement sera configurée à 216MHz. L'interface de Debug sur *Serial Wire* et l'USART1 sur les broches PB7 et PA9. Activez FreeRTOS et notez les paramètres qui vous paraissent pertinents. En quoi le paramètre `TOTAL_HEAP_SIZE` a-t-il de l'importance ?
Observez l'impact de votre configuration sur le fichier `FreeRTOSConfig.h`
2. Créez une tâche permettant de faire changer l'état de la LED toutes les 100ms et profitez-en pour afficher du texte à chaque changement d'état. Quel est le rôle de la macro `portTICK_PERIOD_MS` ?

1.2 Sémaphores pour la synchronisation

3. Créez deux tâches, **taskGive** et **taskTake**, ayant deux priorités différentes. **TaskGive** donne un sémaphore toutes les 100ms. Affichez du texte avant et après avoir donné le sémaphore. **TaskTake** prend le sémaphore. Affichez du texte avant et après avoir pris le sémaphore.
4. Ajoutez un mécanisme de gestion d'erreur lors de l'acquisition du sémaphore. On pourra par exemple invoquer un *reset software* au STM32 si le sémaphore n'est pas acquis au bout d'une seconde.
5. Pour valider la gestion d'erreur, ajoutez 100ms au délai de **TaskGive** à chaque itération.
6. Changez les priorités. Expliquez les changements dans l'affichage.

1.3 Notification

7. Modifiez le code pour obtenir le même fonctionnement en utilisant des *task notifications* à la place des sémaphores.

1.4 Queues

8. Modifiez **TaskGive** pour envoyer dans une *queue* la valeur du timer. Modifiez **TaskTake** pour réceptionner et afficher cette valeur.

1.5 Réentrance et exclusion mutuelle

9. Récupérez le projet à l'adresse suivante : https://github.com/lfiack/tp_freertos_reentrance
10. Importez le projet, compilez, exécutez.
11. Observez attentivement la sortie dans la console. Expliquez d'où vient le problème.
12. Proposez une solution en utilisant un sémaphore Mutex.

2 On joue avec le Shell

Attention ! Pour ce TP, il y a une petite subtilité. Seules les interruptions dont la priorité est supérieure à la valeur `configLIBRARY_MAX_SYSCALL_INTERRUPT_PRIORITY` (définie à 5 par défaut) peuvent appeler des primitives de FreeRTOS. On peut soit modifier ce seuil, soit modifier la priorité de l'interruption de l'USART1 (0 par défaut). Dans l'exemple montré en Figure 1, la priorité de l'interruption de l'USART1 est fixée à 5.

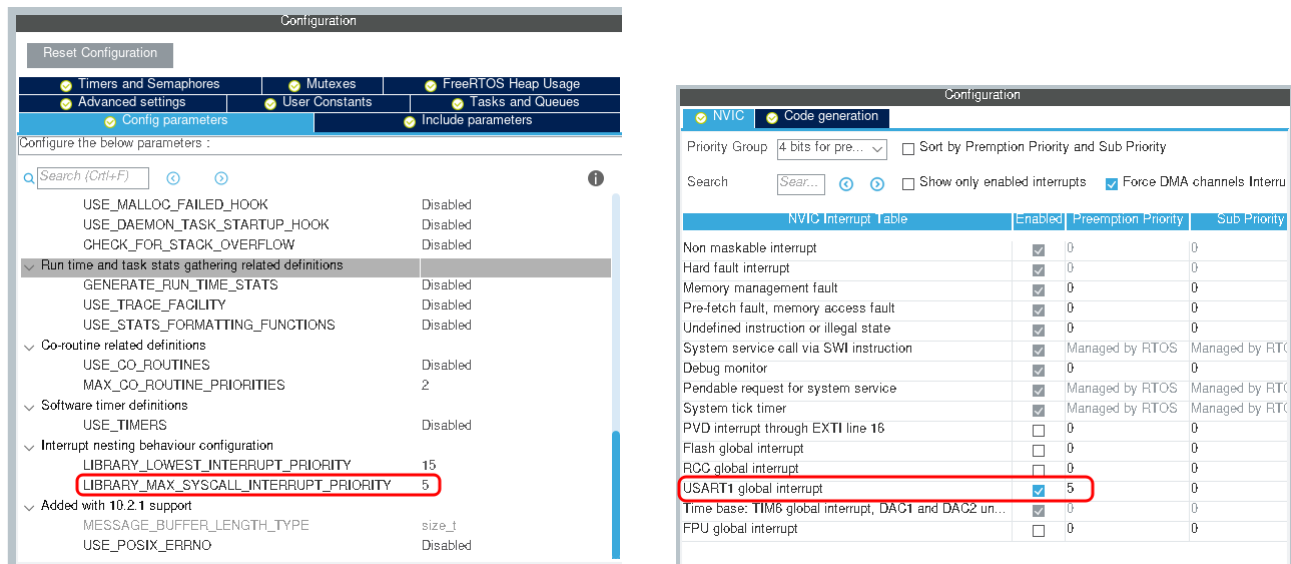


Figure 1 – Priorité maximale définie dans FreeRTOS (à gauche) et priorité à définir pour l'USART1 dans le NVIC (à droite)

1. Terminer l'intégration du shell commencé en TD. Pour mémoire, les questions du TD sont rappelées ci-dessous :
 1. Créer le projet, compiler et observer. Appeler la fonction depuis le shell. Les fichiers sont disponibles sur moodle, dans la section TD.
 2. Modifier la fonction pour faire apparaître la liste des arguments.
 3. Expliquer les mécanismes qui mènent à l'exécution de la fonction.
 4. Quel est le problème ?
 5. Proposer une solution
2. Que se passe-t-il si l'on ne respecte pas les priorités décrites précédemment ?
3. Écrire une fonction `led()`, callable depuis le shell, permettant de faire clignoter la LED (PI1 sur la carte). Un paramètre de cette fonction configure la période de clignotement. Une valeur de 0 maintient la LED éteinte. Le clignotement de la LED s'effectue dans une tâche. Il faut donc trouver un moyen de faire communiquer ***proprement*** la fonction `led` avec la tâche de clignotement.
4. Écrire une fonction `spam()`, semblable à la fonction `led()` qui affiche du texte dans la liaison série au lieu de faire clignoter les LED. On peut ajouter comme argument le message à afficher et le nombre de valeurs à afficher. Ce genre de fonction peut être utile lorsque l'on travaille avec un capteur.

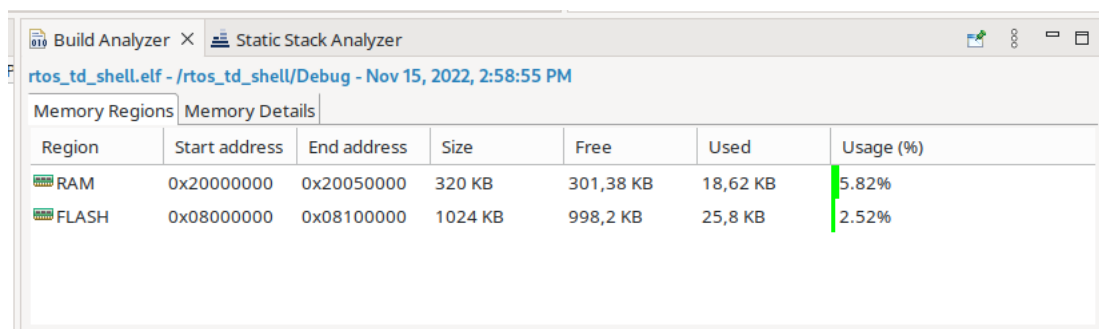
3 Debug, gestion d'erreur et statistiques

Ce TP se réalise dans le même projet, à la suite du TP précédent. On part donc du principe que le shell est fonctionnel et utilise un mécanisme d'OS (sémaphore, queue ou notification) pour la synchronisation avec une interruption.

3.1 Gestion du tas

Un certain nombre de fonctions de l'OS peuvent échouer. Les fonctions finissant par `Create` font de l'allocation dynamique et peuvent échouer s'il n'y a plus assez de mémoire.

1. Quel est le nom de la zone réservée à l'allocation dynamique ?
2. Est-ce géré par FreeRTOS ou la HAL ?
3. Si ce n'est déjà fait, ajoutez de la gestion d'erreur sur toutes les fonctions pouvant générer des erreurs. En cas d'erreur, affichez un message et appelez la fonction `Error_Handler()` ;
4. Notez la mémoire RAM et Flash utilisée, comme dans l'exemple ci-dessous



The screenshot shows the 'Static Stack Analyzer' window for the file 'rtos_td_shell.elf'. It displays a table of memory regions with their start and end addresses, sizes, and usage percentages. The RAM region is 320 KB in size, with 18.62 KB used (5.82% usage). The FLASH region is 1024 KB in size, with 25.8 KB used (2.52% usage).

Region	Start address	End address	Size	Free	Used	Usage (%)
RAM	0x20000000	0x20050000	320 KB	301,38 KB	18,62 KB	5.82%
FLASH	0x08000000	0x08100000	1024 KB	998,2 KB	25,8 KB	2.52%

5. Créez des tâches bidons jusqu'à avoir une erreur.
6. Notez la nouvelle utilisation mémoire.
7. Dans CubeMX, augmentez la taille du tas (`TOTAL_HEAP_SIZE`). Générez le code, compilez et testez.
8. Notez la nouvelle utilisation mémoire. Expliquez les trois relevés.

3.2 Gestion des piles

Dans cette partie du TP, vous allez utiliser un *hook* (une fonction appelée par l'OS, dont on peut écrire le contenu) pour détecter les dépassements de pile (*Stack Overflow* en anglais).

1. Lisez la doc suivante :
<https://www.freertos.org/Stacks-and-stack-overflow-checking.html>
2. Dans CubeMX, configurez `CHECK_FOR_STACK_OVERFLOW`
3. Écrivez la fonction `vApplicationStackOverflowHook`. (Rappel : C'est une fonction appelée automatiquement par FreeRTOS, vous n'avez pas à l'appeler vous-même).

4. Débrouillez vous pour remplir la pile d'une tâche pour tester. Notez que, vu le contexte d'erreur, il ne sera peut-être pas possible de faire grand chose dans cette fonction. Utilisez le debugger.
5. Il existe d'autres *hooks*. Expliquez l'intérêt de chacun d'entre eux.

3.3 Statistiques dans l'IDE

On peut afficher un certain nombre d'informations relatives à FreeRTOS dans STM32CubeIDE en mode debug.

1. Dans CubeMX, activez les trois paramètres suivants :
 - GENERATE_RUN_TIME_STATS
 - USE_TRACE_FACILITY
 - USE_STATS_FORMATTING_FUNCTIONS
2. Générez le code, compilez et lancez en mode debug
3. Pour ajouter les statistiques, cliquez sur Window > Show View > FreeRTOS > FreeRTOS Task List. Vous pouvez aussi afficher les queues et les sémaphores.
4. Lancez le programme puis mettez-le en pause pour voir les statistiques.
5. Cherchez dans CubeMX comment faire pour afficher l'utilisation de la pile. En mode debug, cliquez sur Toggle Stack Checking (dans l'onglet FreeRTOS Task List en haut à droite).
6. Pour afficher le taux d'utilisation du CPU, il faut écrire les deux fonctions suivantes :

```
void configureTimerForRunTimeStats(void);  
unsigned long getRunTimeCounterValue(void);
```

La première fonction doit démarrer un timer, la seconde permet de récupérer la valeur du timer. Si vous utilisez un timer 16 bits, il faudra peut-être bricoler un peu.

Encore une fois, ce sont des *hooks*, elles sont donc automatiquement appelées par l'OS.

7. Affichez les sémaphores et les queues.
8. Si vous n'en utilisez pas dans votre projet, créez deux tâches qui se partagent une queue ou un sémaphore.
9. Pour leur donner un nom compréhensible, utilisez la fonction `vQueueAddToRegistry`.

3.4 Affichage des statistiques dans le shell

Vous pouvez vous référer à la documentation de FreeRTOS en suivant ce lien : <https://www.freertos.org/rtos-run-time-stats.html>. Deux fonctions seront utiles à cette partie du TP :

```
void vTaskGetRunTimeStats(char * pcWriteBuffer);  
void vTaskList(char * pcWriteBuffer);
```

1. Écrire une fonction appellable depuis le shell pour afficher les statistiques dans le terminal.

4 Écriture d'un driver

Ce TP se fait à la suite du TP précédent, dans le même projet. L'objectif est d'écrire un driver réutilisable pour l'accéléromètre ADXL345.

4.1 Interfacer l'ADXL345

1. Dans le fichier ioc, configurez les pins suivantes :
 - PB14 : SPI2_MISO
 - PB15 : SPI2_MOSI
 - PI1 : SPI2_SCK
 - PG7 : GPIO_EXTI7 (nommez le INT)
 - PB4 : GPIO_Output (nommez le NSS), doit être à *High* par défaut.
2. Configurez le SPI2 en Mode Full-Duplex Master, puis configurez :
 - Frame Format : Motorola
 - Clock Polarity : High
 - Clock Phase : 2 Edge
 - CRC Calculation : Disabled
 - NSS Signal Type : Software
 - Prescaler : Valeur permettant d'avoir un Baud Rate compatible avec le composant (voir datasheet ADXL345)
 - Pour le reste, voir la datasheet.
3. Câblez le composant sur la carte Discovery :
 - VCC sur le 5V
 - GND sur GND
 - CS sur D3
 - SDO sur D12
 - SDA sur D11
 - SCL sur D13
 - INT1 sur D4
 - INT2 non connectée.

4.2 Premiers tests

L'ADXL345, comme beaucoup de capteurs, est constitué de plusieurs registres. Ces registres sont accessibles à travers un bus SPI.

1. Créez une fonction callable depuis le shell pour faire vos tests.

Le registre DEVID (adresse 0x00) est une constante qui permet de tester la communication SPI. Pour lire un registre, il faut d'abord écrire l'adresse, puis lire la valeur, dans la même trame SPI. Inspirez vous de l'exemple ci-dessous.

```
HAL_GPIO_WritePin(NSS_GPIO_Port, NSS_Pin, GPIO_PIN_RESET);
HAL_SPI_Transmit(&hspi2, &address, 1, HAL_MAX_DELAY);
HAL_SPI_Receive(&hspi2, p_data, size, HAL_MAX_DELAY);
HAL_GPIO_WritePin(NSS_GPIO_Port, NSS_Pin, GPIO_PIN_SET);
```

2. Dans la fonction shell, écrivez un code permettant de récupérer la valeur du DEVID, et vérifiez si elle est correcte.
3. Quelles sont les valeurs à mettre dans les registres INT_ENABLE et POWER_CTL pour démarrer la mesure et déclencher une interruption à chaque mesure ?
4. À la suite du code précédent, dans la fonction shell, écrivez un code permettant de lire 4 valeurs consécutives. Utilisez du *polling* pour attendre que la broche INT1 passe à *High*.
5. Faites la moyenne de ces quatre valeurs, mettez les accélérations en forme, et affichez-les à travers l'UART.

4.3 Driver SPI

1. Créez un dossier adxl345 à la racine.
2. Ajoutez le dossier au path (Click droit > Add/Remove include path...)
3. Project > Properties, puis C/C++ General > Paths and Symbols > Source Location, cliquez sur Add Folder... et choisissez le dossier adxl345.
4. Dans ce dossier, créez deux fichiers drv_spi.c et drv_spi.h
5. Créez également deux fichiers adxl345.c et adxl345.h
6. Dans drv_spi.h, écrivez le prototype des trois fonctions suivantes :

```
int drv_spi_init(void);
int drv_spi_write(uint8_t address, uint8_t * p_data, uint16_t size);
int drv_spi_read(uint8_t address, uint8_t * p_data, uint16_t size);
```
7. Écrivez le contenu des fonctions dans le fichier drv_spi.c. La fonction d'initialisation ne fait rien pour l'instant. Les fonctions read et write utilisent les fonctions de la HAL. Pour l'instant vous n'utiliserez pas d'interruption.
8. Testez le driver dans le code précédent.

4.4 Squelette du driver