# Aula 08

# **Aula 08** Circuitos Combinacionais – 2ª Parte

- Códigos
- Codificadores e Decodificadores

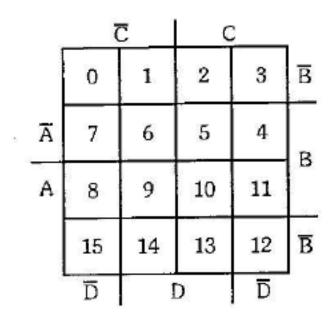
# Códigos

- Código BCD 8421
- Código Excesso 3
- Código Gray

# Códigos

Código Gray

Decimal		Gr	ay	
	A	В	C	D
0	0	0	0	0
1	0	0	0	1
2	0	0	1	1
3	0	0	1	0
4	0	1	1	0
5	0	1	1	1
6	0	1	0	1
7	0	1	0	0
8	1	1	0	0
9	1	1	0	1
10	1	1	1	1
11	1	1	1	0
12	1	0	1	0
13	1	0	1	1
14	1	0	0	1
15	1	0	0	0



# Códigos (outros)

Outros Código BCD de 4 bits

Decimal	BCD 7421	BCD 5211	BCD 2421
0	. 0000	0000	0000
I	0001	0001	0001
2	0010	0011	0010
3	0011	0101	0011
4	0100	0111	0100
5	0101	1000	1011
6	0110	1001	1100
7	1000	1011	1101
8	1001	1101	1110
9	1010	1111	1111

# Códigos (outros)

O Código de 5 bits: 2 entre 5

Decimal		2	entre	5	i ine
	A	В	C	D	E
0	0	0	0	1	1
1	0	0	1	0	1
2	0	0	1	1	0
3	0	1	0	0	1
4	0	1	0	1	0
5	0	1	1.	0	0
6	1	0	0	0	1
7	1	0	0	1	0
8	1	0	1	0	0
9	1	1	0	0	0

# Códigos (outros)

Código de 5 bits: 2 entre 5

Decimal		2	entre	5	e une
	A	В	C	D	E
0	0	0	0	1	1
1	0	0	1	0	1
2					
3					
4	8				
5					
6					
7					
8					
9					

# Códigos (outros)

Código Johnson

Decimal		J	ohnso	n	
	A	В	C	D	E
0	0	0	0	0	0
1	0	0	0	0	1
2	0	0	0	1	1
3	0	0	1	1	1
4	0	1	1	1	1
5	1	1	1	1	1
6	1.	1	1	1	0
7	1	1	1	0	0
8	1	1,	0	0	0
9	1	0	0	0	0

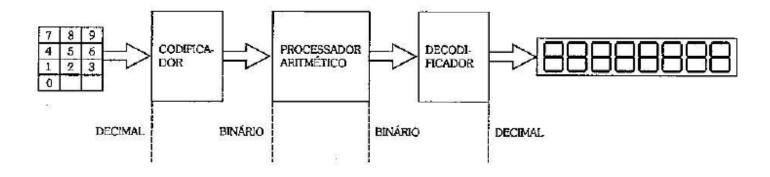
# Códigos (outros)

o Código 9876543210

Decimal	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	0	0	0	1
1	0	0	0	0	0	0	0	0	1	0
2	0	0	0	0	0	0	0	1.	0	0
3 *	0	0	0	0	0	0	1	0	0	0
4	0	0	0	0	0	1.	0	0	0	0
5	0	0	0	0	1	0	0	0	0	0
6	0	0	0	1	0	0	0	0	0	0
7	0	0	1	0	0	0	0	0	0	0
. 8	0	1	0	0	0	0	0	0	0	0
9	1	0	0	0	0	0	0	0	0	0

### Codificadores

- Circuito combinacional que torna possível a passagem de um código conhecido para um desconhecido.
- Como exemplo, podemos citar o circuito inicial de uma calculadora que transforma uma entrada decimal, através do sistema de chaves de um teclado, em saída binária para que o circuito interno processe e faça a operação.



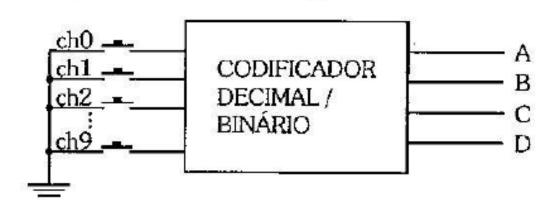
## Codificadores

Codificador Decimal/Binário



## Codificadores

Codificador Decimal/Binário

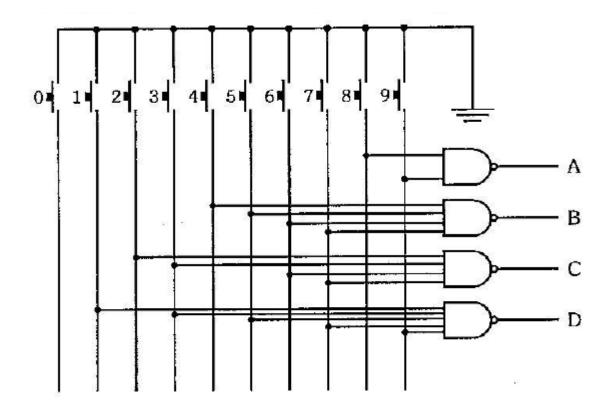


Chave -	A	В	- C	D.
Ch0	0	0	0	0
Ch1	0	0	0	1
Ch2	0	0	1	0
Ch3	0	0	1	1
Ch4	0	1	0	0
Ch5	0	1	0	1
Ch6	0	1	1	0
Ch7	0	1	1	1
Ch8	1	0	0	0
Ch9	1	0	0	1

## Codificadores

Codificador Decimal/Binário

Chave	A	В	C	D
Ch0	0	0	0	0
Ch1	0	0	0	1
Ch2	0	0	1	0
Ch3	0	0	1	1
Ch4	0	1	0	0
Ch5	0	1	0	1
Ch6	0	1	1	0
Ch7	0	1	1	1
Ch8	1	0	0	0
Ch9	1	0	0	1



## Codificadores

Decodificador Binário/ Decimal



# Codificadores

Decodificador Binário/ Decimal

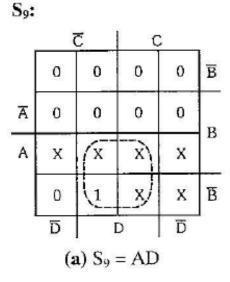
	BCD	842.	<b>(</b>		i i i Calendario	ri ili Marti	Códi	go 98	7654	3210		1 1	1.
A	В	C	D	S9	S8	<b>S</b> 7	S6	<b>S5</b>	S4	S3	<b>S2</b>	S1	SO
0	0	0	0	0	0	O	0	O	0	0	O	O	1
0	0	0	1	0	0	0	0	0	0	0	0	1	0
0	0	1	0	0	0	0	0	0	0	0	1	0	0
0	0	1	1	0	0	0	0	0	0	1	0	0	0
0	1	0	0	0	0	0	0	0	1	0	0	0	0
0	1	0	1	0	0	0	0	1	0	0	0	0	0
0	1	1	0	0	0	0	1	0	0	0	0	0	0
0	1	1	1	0	0	1	0	0	. 0	0	0	0	0
1	0	0	0	0	1	0	0	0	0	0	0	0	0
1	0	0	1	1	0	0	0	0	0	0	0	0	0

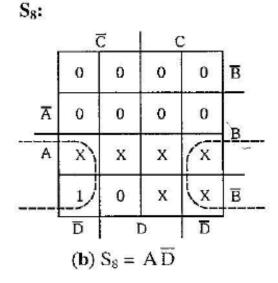
### Codificadores

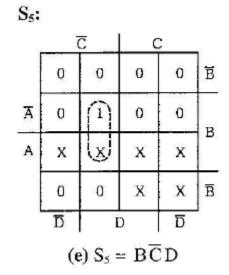
- Decodificador Binário/ Decimal
  - O código BCD 8421 não possui números maiores que 9, logo, tanto faz o valor assumido nas possibilidades excedentes, visto que, quando passarmos o código BCD 8421 para o código 9876543210 estas não irão ocorrer.
  - Nos diagramas de Veitch-Karnaugh, consequentemente, consideraremos estes casos como condições irrelevantes.

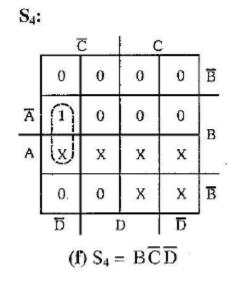
### Codificadores

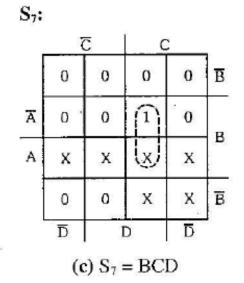
Decodificador Binário/ Decimal

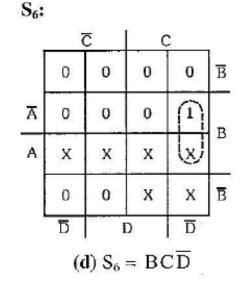








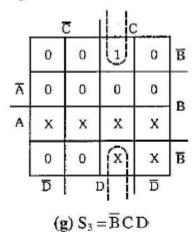


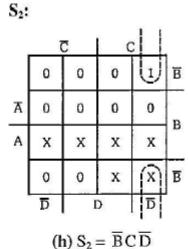


## Codificadores

Decodificador Binário/ Decimal

 $S_3$ :





 $S_1$ :

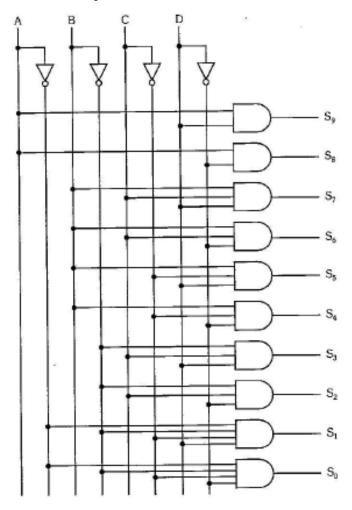
	7	5	C		21
	0	①	0	0	B
Ā	0	0	0	0	
Α	Х	Х	х	Х	В
	0	0	х	Х	В
	D	I	)	D	
	(i	) S <sub>1</sub> =	AB	СD	

 $S_0$ :

		5			_
	Θ	0	0	0	B
Ā	0	0	0	0	В
Α	х	х	х	Х	1
	0	0	х	Х	B
	D	1		D	•
	(j	) S <sub>0</sub> =	$= \overline{A} \overline{B}$	$\overline{C}\overline{D}$	

# Codificadores

Decodificador Binário/ Decimal



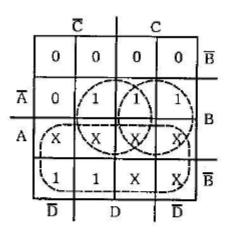
# Projeto de decodificadores

- Elaborar um decodificador de BCD 8421 para Excesso 3.
  - Montar tabela verdade
  - Simplificar através de Karnaugh
  - Desenhar o circuito

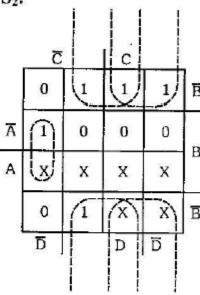
# Resposta

	BCD	842.		-170 Hill -120 Hill	Exce	sso 3	1230 Wood
A	В	C	D	$S_3$	$S_2$	$S_1$	$S_0$
0	0	0	0	0	0	1	1
0	0	0	1	0	1	0	0
0	0	1	0	0	1	0	1
0	0	1	1	0	1	1	0
0	1	0	0	0	1	1	1
0	1	O	1	1	0	0	0
0	1	1	0	1	0	0	1
0	1	1	1	1	0	1	0
1	0	0	0	1	0	1	1
1	0	0	1	1	1	0	0

 $S_3$ :



 $S_2$ :



Agrupamentos: 1 oitava A e 2 quadras BD e BC,

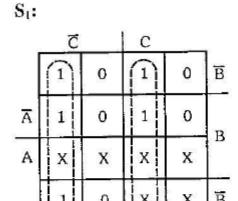
$$\therefore S_3 = A + BD + BC$$

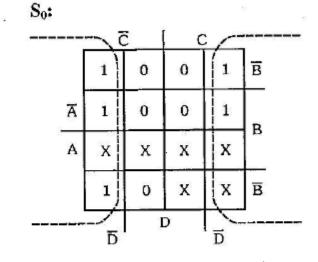
Agrupamentos: 2 quadras BD, BC e 1 par BCD,

$$\therefore S_2 = \overline{B}D + \overline{B}C + B\overline{C}\overline{D}$$

# Resposta

	BCD	842.		Excesso 3						
A	В	C	D	$S_3$	$S_2$	$S_1$	$S_0$			
0	0	0	0	0	0	1	1.			
0	0	0	1	0	1	0	0			
0	0	1	0	0	1	0	1			
0	0	1	1	0	1	1	0			
0	1	0	0	0	1	1	1			
0	1	O	1	1	0	0	0			
0	1	1	0	1	0	0	1			
0	1	1	1	1	0	1	0			
1	0	0	0	1	0	1	1			
1	0	0	1	1	1	0	0			





Agrupamentos: 2 quadras  $\overline{\text{CD}}$  e CD.

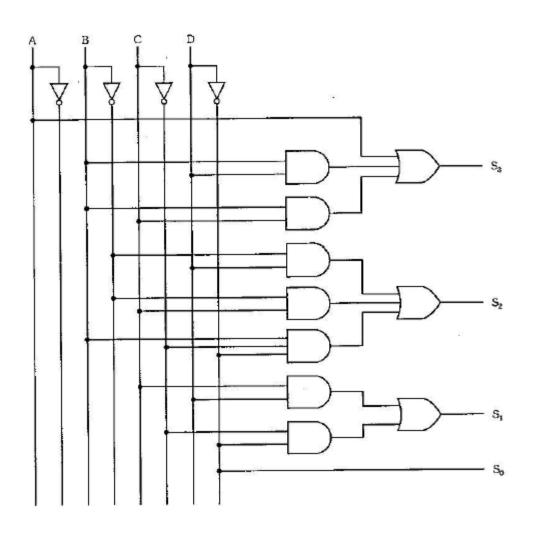
D

$$\therefore S_1 = \overline{CD} + \overline{CD}$$
 ou  $S_1 = \overline{CO}D$ 

Agrupamento: 1 oitava  $\overline{D}$ .

$$\therefore S_0 = \overline{D}$$

# Resposta



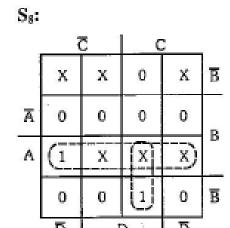
# Projeto de decodificadores

- Elaborar um decodificador inverso, ou seja, de Excesso 3 para BCD 8421.
  - Montar tabela verdade
  - Simplificar através de Karnaugh
  - Desenhar o circuito

# Resposta

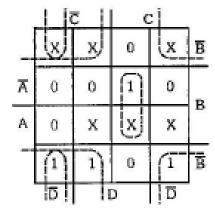
	Exce	sso :		BCD 8421				
Α	В	C	D	$S_8$	$S_4$	$S_2$	$\mathbf{S}_1$	
0	0	1	1	0	.0	0	0	
0	1	0	0	0	0	0	1	
0	1	0	1	0	0	1	0	
0	1,	1	0	0	0	1	1	
0	1	1	1	0	1	0.	0	
1	0	0	0	0	1,	0	1	
1	0	0	1	0	1	1	0	
1	0	1	0	0	1	1	1	
1	0	1	1	1	0	0	0	
_1	1	0	0	1	0	0	1	

## Resposta



$$S_8 = AB + ACD$$

 $S_4$ :



$$\therefore S_4 = \overline{BD} + \overline{BC} + BCD$$

 $S_2$ :

	9	3	م ا		
		<i>2</i>	C	/CN	l
	X	1×	0	[X]	В
Ā	0	1	0	1	В
Α	0	x	х	х	
	0	U	0		В
	Đ	I	)	D	

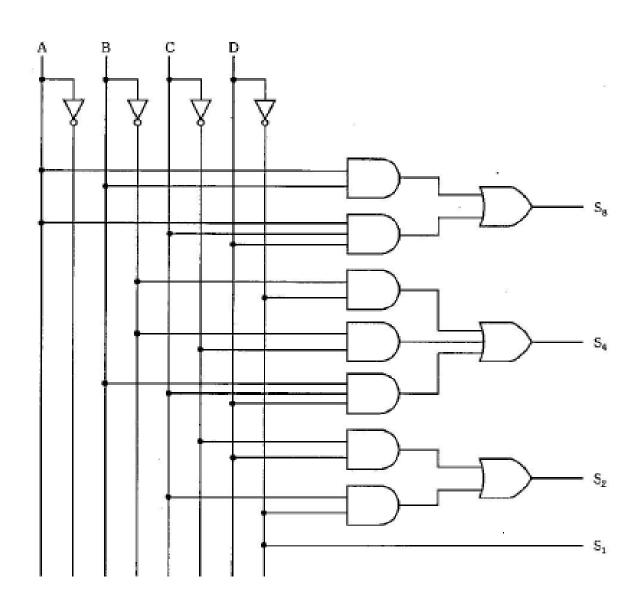
$$S_1$$
:

-		\	C	C/						
		х	X	0	х	В				
1	٩	1	0	0	1	В				
-	4	1	х	х	х					
		1	0	0	1	В				
3-1		D	I	)	<u>ā</u>					

$$\therefore S_2 = \overline{C}D + C\overline{D} \text{ ou } S_2 = C \oplus D$$

$$: S_1 = \overline{D}$$

# Resposta

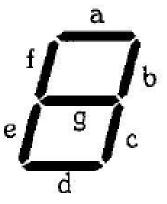


# Display de 7 segmentos

 O display de 7 segmentos possibilita escrevermos números decimais de 0 a 9 e alguns outros símbolos que podem ser letras ou sinais.

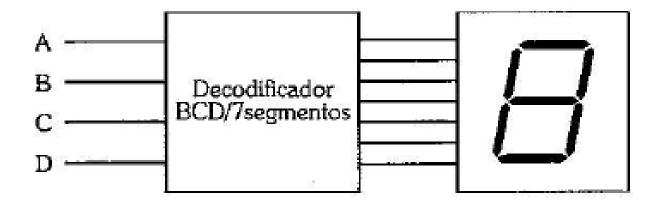
# Display de 7 segmentos

 Representação da unidade do display genérica com nomenclatura de identificação dos segmentos usual em manuais práticos.

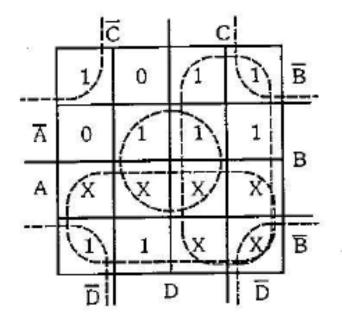


- Entre as tecnologias de fabricação das unidades de display usaremos o mais comum que é o display de led, que possui cada segmento composto por um led, existindo um tipo denominado catodo comum e outro anodo comum.
- O display tipo catodo comum é aquele que possui todos os catodos dos led's interligados, sendo necessário aplicar nível 1 no anodo respectivo, para acender cada segmento.
- Já o de anodo possui todos os anodos interligados, sendo preciso aplicar o nível 0 ao catodo respectivo.

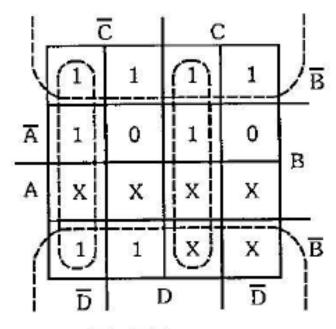
- Vamos elaborar um decodificador para a partir de um código binário BDC 8421 escrever a sequencia de 0 a 9 em um display de 7 segmentos catodo comum.
- O esquema geral deste decodificador é visto na figura:



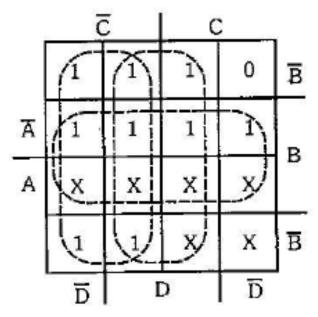
Characteres	Display	B	BCD 8421			C	idiş Seğ	00.1 me	not o	n 7	1	
		A	B	C	Đ	a	Ь	e.	d	X	£	8
. 4	<u>.</u>	0	0	D	D	1	1	1	τ	τ	1	0
, 1	/h	0	0	0	1	0	1	τ	0	0	0	0
2	ر ئے۔	0	٥	1	0	1	1	0	τ	τ	0	1
. 3	<u>.</u>	0	0		1	1	1	Т	1	o	a	n
4	¹ <u>L₃</u> ∫₀	0	1	01	0	0	1	11	0	0	1	t
5	5	0	1	01	1	e e	10	7	1	0	1	τ
6	5	a	1.	1	0	1	Ю	1	1	1	1	1
7	7	a	ī	ī	ı	1	1	1	D	D	o	a
В		1	O.	0	ō	4	1	1	9	1	1	1
0		1	D	ū	1	1	1	1	1.	0	3.	1



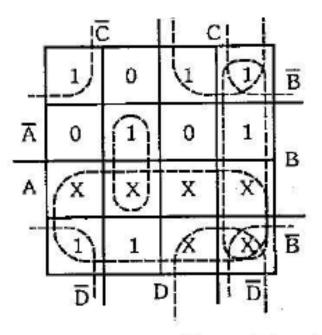
(a) 
$$a = A + C + BD + \overline{B}\overline{D}$$
  
ou  $a = A + C + B \overline{O}D$ 



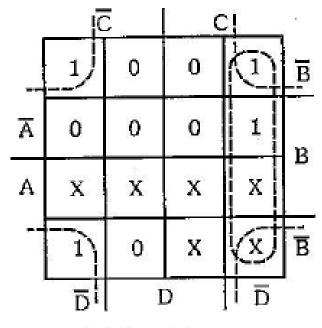
(b) 
$$b = \overline{B} + \overline{CD} + \overline{CD}$$
  
ou  $b = \overline{B} + \overline{CO}D$ 



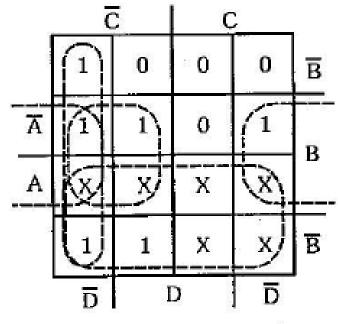
(c) 
$$c = B + \overline{C} + D$$



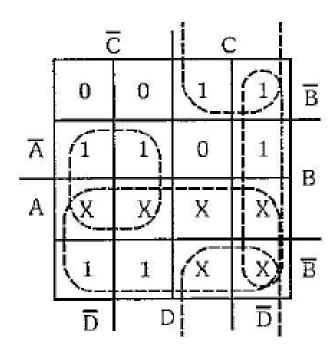
(d) 
$$d = A + \overline{BD} + \overline{BC} + C\overline{D} + B\overline{CD}$$



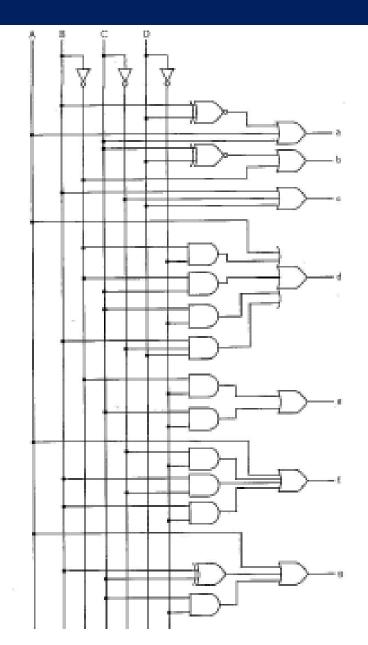
(e) 
$$c = \overline{BD} + C\overline{D}$$



(f) 
$$f = A + \overline{CD} + B\overline{C} + B\overline{D}$$



(g) 
$$g = A + B\overline{C} + \overline{B}C + C\overline{D}$$
  
ou  $g = A + B \oplus C + C\overline{D}$ 



# Display de 7 segmentos

Exemplo de outras possibilidades de caracteres:

Н	Ь		Ъ	E/P	F
G/9	H	//		L	П
П		Р	9	۲	5
E	U	П	Э	-	ב

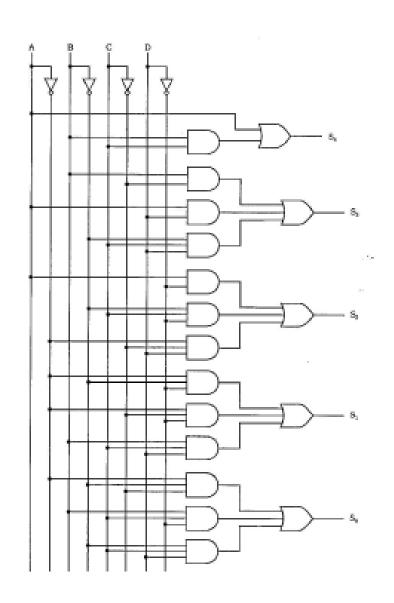
## Exercícios

Elaborar o decodificador BDC 8421 para 2 entre 5

# Exercícios

## o Resposta:

	3CD	8421	L j		2 -	entre	5	)
Α	В	C	D	S <sub>4</sub>	$S_3$	$S_2$	$S_1$	$S_0$
0	0	0	0	0	0	0	1	1.
0	0	0	1	0	0	1	0	1
0	0	1	0	0	0	1	1	0
0	0	1	1	0	1	0	0	1
0	1	0	0	0	1	0	1	0
0	1	0	1	0	1	1	0	0
0	1	1	0	1	0	0	0	1
0	1	1	1	1	0	0	1	0
1	0	0	0	1	0	1	0	0
1	0	0	1	1	1	0	0	0



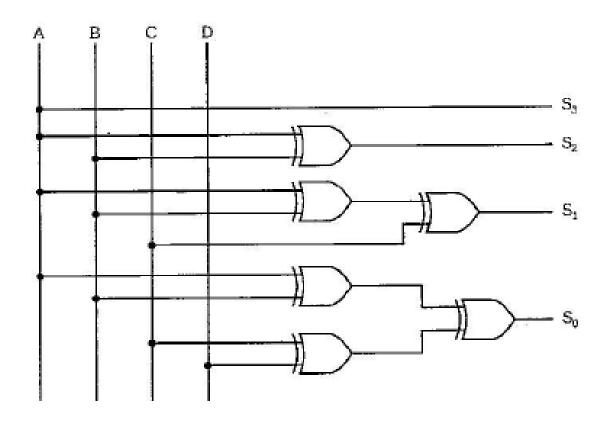
## Exercícios

- Projete um decodificador que transforme do código Gray para o sistema binário comum.
- Projete um decodificador para, a partir de um código binário, escrever a sequencia da figura em um display de 7 segmentos catodo comum.

CARACTERE	5	E	0	P	_	Ε	L	8
CASO	0	1	2	3	4	5	6	7

# Exercícios

$\mathbf{c}$	ódige	o Gra	ıy	Binário						
A	В	C	D	$S_3$	$S_2$	$\mathbf{S}_{1}$	$S_0$			
0	0	0	0	0	0	0	0			
0	0	0	1	0	0	0	1			
0	0	1	1.	0	0	1	0			
0	0	1	0	0	0	1	1			
0	1	1	0	0	1	0	0			
0	1,	1	1	0	1	0	1			
0	1	0	1	0	1	1	0			
0	1	0	0	0	1	1	1			
1	1 .	0	0	1	0	0	0			
1	1	0	1	1	0	0	1			
1	1	1	1	1	0	1	0			
1	1	1	0	1	0	1	1			
1	0	1	0	1	1	0	0			
1	0	1	1	1	1	0	1			
1	0	0	1	1	1	1	0			
1	0	0	0	1	1	1	1			



# Exercícios

	A	В	$\mathbf{C}$	а	b	¢	d	e	f	g
	0	0	0	1	0	1	1	0	L	1
	0	0	1	0	0	0	1	1	1	1
a	0	1	0	0	0	1	1	1	0	1
1 g 6	0	1.	1	1	1	0	0	1	1.	1
e d c	1.	0	0	0	0	0	0	0	0.	1
	1	0	1	1	0	O	1	1	$1_n$	1
	1	1.	0	0	0	0	0	1	0	1
5	1	1	1	1	1	1	1.	1	1	1

