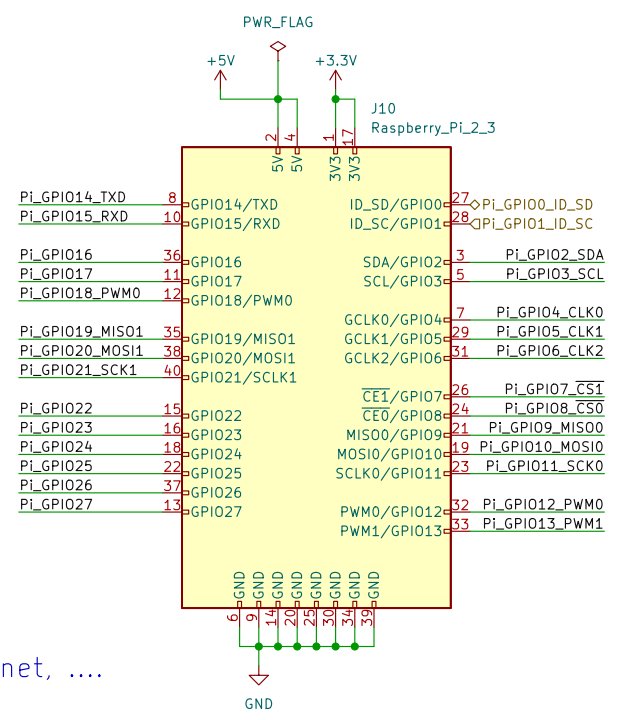




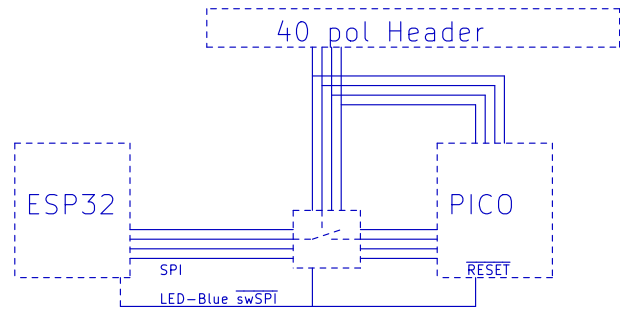
Rev: 3
Id: 2/4

- H1
- MH
- H2
- MH
- H3
- MH
- H4
- MH



Master hat keine IO Platine,
Master hat nur EtherSIB Einschub
Master speisst 24V ein

Slave ist nur IO Board
Slave hat nur EtherSIB Einschub
oder RS485/Modbus(TCP), oder Profinet,
Slave konsumiert 24V



1. ESP32 is SPI Master, Pico is SPI Slave
2. ESP32 tell over SPI to PICO:
---> SPI will be disconnected
3. Pico will set IO12, IO13, IO14, IO15 to high-imp
- Oder
1. Nach booten ist swSPI HIGH, Pico kontrolliert 40 pol, ESP<-->SPI<-->Pico ON
2. ESP setzt swSPI LOW, Pico reseted=OFF, ESP kontrolliert 40 pol HAT SPI

