



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO  
FACULTAD DE INGENIERÍA - DIVISIÓN DE INGENIERÍA ELÉCTRICA



# Proyecto Final del Primer Parcial:

## Traductor de Binario a Exceso 3 y BCD empleando un Latch S-R

Diseño Digital Moderno, Grupo 04, Equipo 3

Entrega: Jueves 4 de abril del 2024

### Integrantes:

- Calderón Monroy Emily
- Carandia Lorenzo Brenda Fernanda
- González Arredondo Rafael
- Morales Díaz José Antonio
- Silva Castro Francisco Javier

# Introducción

Este proyecto tiene como objetivo principal la creación de un traductor de binario a dos sistemas numéricos adicionales: exceso 3 y BCD (Binary Coded Decimal). La implementación se llevará a cabo utilizando componentes electrónicos básicos y una estructura sencilla, con el fin de facilitar su comprensión y utilidad como herramienta didáctica en el ámbito de la lógica digital. Se emplearán dos compuertas lógicas NOR para permitir al usuario seleccionar el sistema de traducción deseado. La entrada será controlada mediante un latch S-R equipado con dos botones, mientras que la salida se visualizará mediante LEDs, todo ello ensamblado en una protoboard.

## Antecedentes

El Latch SR es un elemento básico en la electrónica digital, utilizado para almacenar información y controlar el flujo de datos en sistemas secuenciales. Se construye a partir de puertas lógicas NOR o NAND, y puede tener varios estados dependiendo de las señales de entrada.

- **Latch SR:**
  - El Latch SR es un tipo de latch lógico que tiene dos entradas principales: Set (S) y Reset (R). Dependiendo de las combinaciones de estas entradas, el latch puede estar en uno de varios estados: 'set', 'reset', 'hold' o en un estado indeseado que causa oscilaciones.

### Sistemas Numéricos:

- **BCD (Binary Coded Decimal):**
  - El código BCD es un sistema de codificación numérica que representa cada dígito decimal (0 a 9) con su equivalente binario de 4 bits. Este sistema es útil para la manipulación de números decimales en circuitos digitales, ya que permite una representación eficiente y precisa de los mismos.
- **Exceso a 3:**
  - El código Exceso-3 es otro sistema de codificación numérica en el que cada dígito decimal se representa sumándole 3 y luego convirtiéndolo en binario. Este sistema puede ser útil en aplicaciones donde se requieren operaciones aritméticas simples, como sumas y restas.

# Requerimientos

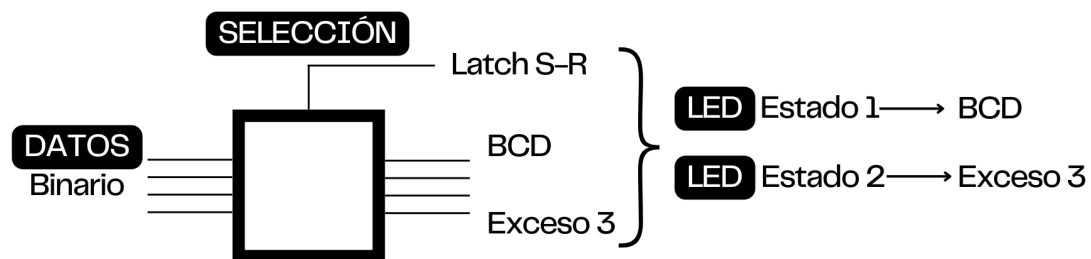
## Objetivo del proyecto:

Desarrollar un traductor de **binario** a **exceso 3** y **BCD** que sirva como herramienta didáctica para comprender los fundamentos de la lógica digital y la conversión entre sistemas numéricos.

## Funcionalidades requeridas:

- Convertir números binarios a exceso 3 y BCD.
- Permitir al usuario seleccionar el sistema de traducción mediante dos compuertas lógicas NOR.
- Capturar la entrada a través de un latch S-R con dos botones.
- Visualizar los resultados de la conversión mediante LEDs.

## Diagrama de Bloques



## Material

Para el Latch SR:

- Latch SR
- Pulsadores (2)
- Resistencias de  $1k\Omega$  (2)
- Resistencias de  $330\Omega$  (2)
- Leds (2)
- Regulador de voltaje (LM7805)
- Pila de 9V

Para BCD:

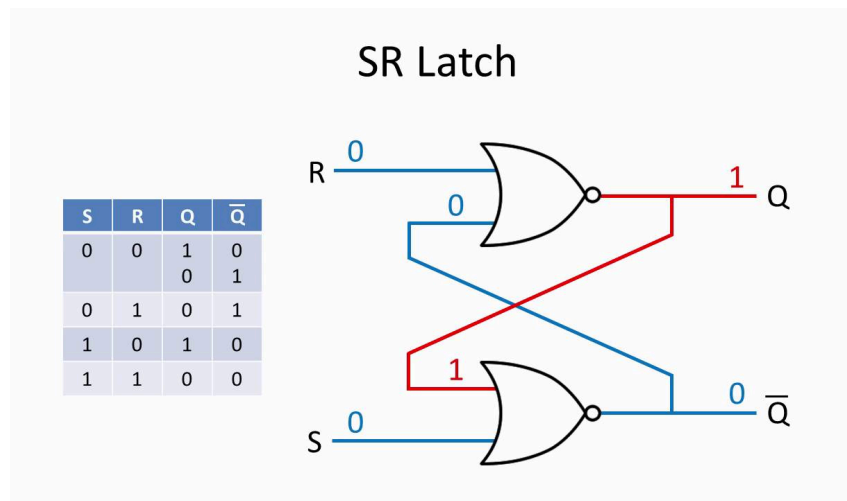
- Conmutadores DIP de 4 switches (1)
- Puerta AND cuádruple (1)
- Puerta OR cuádruple (1)
- Resistencias de  $1k\Omega$  (5)
- Leds (5)

- Inversor Hexagonal (1)

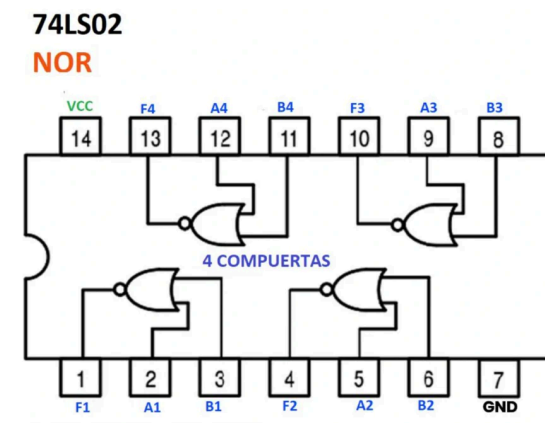
Para Exceso a 3:

- Resistencias de  $1k\Omega$  (4)
- Leds (4)
- Inversor Hexagonal (1)
- Puerta OR cuádruple (1)
- Puerta XOR cuádruple (1)
- SPST de conmutadores DIP de 4 Switches (1)
- Puerta AND cuádruple (1)

## Tablas de verdad y diagramas



<https://es.stackoverflow.com/questions/452628/se-puede-crear-un-sr-latch-en-c>



<https://www.google.com/url?sa=i&url=https%3A%2F%2Felectrocrea.com%2Fproducts%2Fcompuerta-nor-74ls02&psig=AOvVaw1DNjifHrdzhTxDg4cDOFWZ&ust=1712382725057000&source=images&cd=vfe&opi=89978449&ved=0CA8QjRxqFwoTCCKiz7vmwqoUDFOAAAAAdAAAAABAE>

Binary Code	Decimal	BCD Code
A B C D	Number	B <sub>5</sub> B <sub>4</sub> B <sub>3</sub> B <sub>2</sub> B <sub>1</sub>
0000	0	0 0 0 0 0
0001	1	0 0 0 0 1
0010	2	0 0 0 1 0
0011	3	0 0 0 1 1
0100	4	0 0 1 0 0
0101	5	0 0 1 0 1
0110	6	0 0 1 1 0
0111	7	0 0 1 1 1
1000	8	0 1 0 0 0
1001	9	0 1 0 0 1
1010	10	1 0 0 0 0
1011	11	1 0 0 0 1
1100	12	1 0 0 1 0
1101	13	1 0 0 1 1
1110	14	1 0 1 0 0
1111	15	1 0 1 0 1

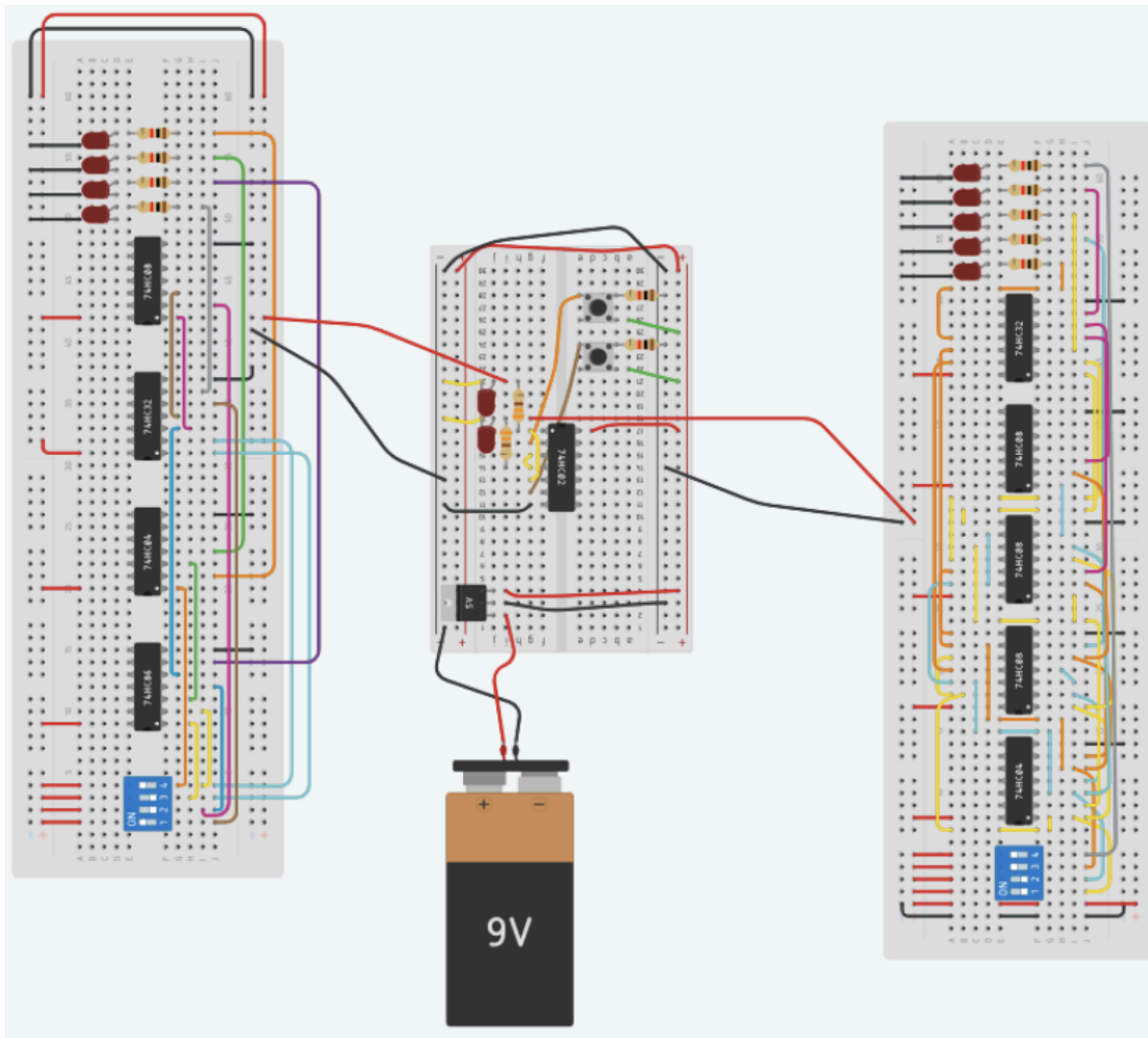
<https://www.google.com/url?sa=i&url=https%3A%2F%2Fwww.electronicafacil.top%2Fcircuito-combinacional%2Fconvertidor-de-codigo-binario-a-bcd%2F&psig=AOvVaw3Dj2EXfKxjkCg3RC1ZzkOJ&ust=1712382785580000&source=images&cd=vfe&opi=89978449&ved=OCBIQjRxqFwoTCPjY8pGxqoUDFQAAAAAdAAAAABAE>

DECIMAL	BCD	Exceso 3
	<b>8 4 2 1</b>	
0	0000	0011
1	0001	0100
2	0010	0101
3	0011	0110
4	0100	0111
5	0101	1000
6	0110	1001
7	0111	1010
8	1000	1011
9	1001	1100

www.unicrom.com

<https://www.google.com/url?sa=i&url=https%3A%2F%2Funicrom.com%2Fcodigo-bcd-aiken-codigo-bcd-exceso-3%2F&psig=AOvVaw1LgTq-X6Go4PT3UYgNADNr&ust=1712382841674000&source=images&cd=vfe&opi=89978449&ved=OCBIQjRxqFwoTCLiryKuxqoUDFQAAAAAdAAAAABAE>

## Diagrama del circuito



# Circuito armado

EN PROCESO, TUVIMOS FALLAS AL ARMAR PERO ESTAMOS SOLUCIONÁNDOLO E INCLUIREMOS LOS RESULTADOS LO ANTES POSIBLE.

# Conclusiones

A pesar de algunos contratiempos que retrasaron la finalización del proyecto, hemos logrado completarlo con éxito, alcanzando los objetivos planteados inicialmente. Desde la introducción, donde se destacó la importancia de explorar la conversión de datos binarios a sistemas numéricos utilizando un Latch SR, hasta la conclusión, hemos profundizado en conceptos clave de la electrónica digital.

Los antecedentes proporcionaron una base sólida, abordando la relevancia del Latch SR en sistemas secuenciales y la utilidad de los sistemas numéricos como BCD y exceso a 3 en aplicaciones específicas. Además, hemos explorado la estructura interna del Latch SR y su funcionamiento en diferentes estados, lo que nos permitió comprender mejor su aplicación práctica.

Durante la fase de implementación, nos enfrentamos a desafíos técnicos que causaron retrasos en el cronograma previsto. Sin embargo, gracias a la dedicación y el esfuerzo del equipo, logramos superar estos obstáculos y completar el proyecto de manera satisfactoria.

La sección de materiales proporcionó una lista exhaustiva de componentes necesarios, lo que facilitó la adquisición y preparación para la construcción del circuito. Durante el proceso de implementación, adquirimos una comprensión más profunda de la interacción entre los componentes y su papel en la conversión de datos binarios a sistemas numéricos.

En resumen, este proyecto no solo nos brindó la oportunidad de aplicar conceptos teóricos en un entorno práctico, sino que también nos permitió desarrollar habilidades de resolución de problemas y trabajo en equipo. A pesar de los desafíos encontrados, hemos demostrado nuestra capacidad para superar obstáculos y alcanzar nuestros objetivos. Este proyecto ha sido una experiencia valiosa que nos ha enriquecido tanto académica como profesionalmente.