به نام خدا



فاز سوم پروژه

طراحی سیستم های دیجیتال

استاد فلاحتى

اعضای تیم:

سهيل نظري

عليرضا حقى

مهدی سعادت بخت

نیمسال دوم سال تحصیلی ۱۴۰۰–۱۴۰۱ دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

فهرست مطالب

3	توضيحات پروژه
3	چکیده
	مقدمه
4	کاربردهای ضرب دو ماتریس
4	روشهای ضرب دو عدد
4	تقسيم و غلبه
5	درخت والاس
6	ضربکننده بران (آرایهای)
7	FSM and ASM
9	الگوريتم ضرب ماتريس
يز np * np)	مرحله اول و دوم (پارتیشن بندی ماتریس به ساببلاکهای سا
هم)(مهم)	مرحله سوم (ضرب ساببلاکها در هم و سپس جمع آنها با
پایین)	مرحله چهارم (شیفت دادن ماتریس a به راست و ماتریس b به
11	ضرب ماتريس
12	ضرب ماتریس
12	RTL Schematic
	Synthesis schematic

توضيحات پروژه

یک واحد پردازشی ضرب دو ماتریس را با استفاده از الگوریتم تقسیم و حل پیاده سازی کردهایم. در این طراحی مولفههای ماتریس مطابق با استاندارد IEEE754 دریافت می شوند. این طراحی با استفاده از تقسیم و حل به گونهای انجام شده که انجام عملیات ضرب ماتریس به صورت موازی و بهینه انجام شود.

چکیده

با توجه به محاسبات سنگین محاسباتی ماتریسی در حوزههای مختلف، پردازش موازی ضرب ماتریسها در راستای کمینه کردن میزان انرژی و مساحت مورد استفاده اهمیت ویژهای پیدا کرده است.

در این پروژه، بنابر دغدغهی الزام ضرب موازی ماتریسها، به طراحی یک مدل تقریباً بهینه با استفاده از زبان برنامهنویسی Verilog بر اساس مساحت و تعداد ماژولها رسیدهایم. در مدل ما از $\frac{n^3}{p}$ واحدهای محاسباتی استفاده شده است که قادر است در (p) کلاک محاسبات موازی دو ماتریس را انجام دهد که در این جا بیانگر مجذور تعداد واحدهای پردازش موازی است. کدهای ما کاملا قابل سنتز است و این امر بهوسیلهٔ نرمافزار سنتز Vivado صورت گرفته است. همچنین صحت کد و کارایی آن توسط آزمایش کنندهای توسط verilator صورت گرفته است. نکته ی حائز اهمیت دیگر مدل ما، پارامتریک بودن است که می توان بهوسیلهٔ آن برای هر ابعاد دلخواه و هر تعداد دلخواه پردازنده آن را در نظر گرفت که در آن تعداد پردازنده مربع کامل است و ابعاد بر مجذور پردازنده ها بخش پذیر است.

مقدمه

کاربردهای ضرب دو ماتریس

ضرب دو ماتریس در علوم کامپیوتر کاربردهای گستردهای دارد و از اساسی ترین دلایلی که سعی داریم تا این عمل را در پایین ترین سطح پردازشی، یعنی سطح ترانزیستور و چیپ انجام دهیم و از انجام آن به صورت نرمافزاری خودداری کنیم، کاربردهای گسترده آن است. از گسترده ترین استفاده های ضرب دو ماتریس می توان در گرافیک یاد کرد. هر تصویر دیجیتالی را می توان با یک ماتریس مدل کرد (همانطور که در حال حاضر نیز این امر صورت می پذیرد). هر خانه از این ماتریس را می توان حاوی اطلاعات یکی از پیکسلهای این عکس در نظر گرفت که عدد آنها نشان دهنده ترکیب رنگی آن پیکسل است. حال برای مثال، برای دیکود کردن یک ویدیو دیجیتالی، نیاز به ضرب ماتریسها داریم. بسیار دیده ایم که برای مثال یک ویدیو را می توان از فرمت 254 به کردن یک ویدیو دا می توان از فرمت (ASIC) و (ASIC) و (ASIC) و (ASIC) و (ASIC) و (ASIC) و (می کردن ویدیوها که در تلویزیونهای با کیفیت بالا استفاده می شود را با استفاده از بهینه سازی ضرب ماتریسها خلق کرده این زمینه می توان به تصویربرداری دیجیتال، پردازش سیگنالها و چندرسانه ای اشاره کرد. همچنین در کاربردهای خدیدتر برای در این زمینه می توان به تصویربرداری دیجیتال، پردازش سیگنالها و چندرسانه ای اشاره کرد. همچنین در کاربردهای جدیدتر برای استفاده می شود.

روشهای ضرب دو عدد

برای ضرب دو عدد، روشهای متعددی وجود دارد و انتخاب هر کدام از آنها، مسئله انتخاب بین سرعت و استفاده از سختافزاری سختافزار کمتر است. به طوری که برخی از روشها با وجود سرعت بالا در محاسبه، نیازمند تعداد بالایی منابع سختافزاری هستند، اما برخی دیگر میتوانند این کار را در زمانی طولانی تر اما با منابع سختافزاری محدود تر انجام دهند. ۳ روش معروف برای این کار که به بررسی آنها خواهیم پرداخت عبارتند از:

- تقسيم و غلبه (Conquer & Divide)
 - درخت والاس (Tree Wallace)
- ضرب کننده بران (Multiplier Braun)

تقسيم و غلبه

این روش بیشتر در FPGAها به کار میرود که همین امر باعث سرعت بیشتر می شود. به دلیل موازی سازی های که در این روش انجام می شود، مساحت به کار رفته در آن و همچنین قطعات مورد استفاده می توانند بیشتر شوند. این روش به روش کاراتسوبا نیز معروف است. طرز کار این الگوریتم به این صورت است که ابتدا هر کدام از دو عدد را به نیم تقسیم کرده. بر اساس تقسیم بندی ای که کردیم، عبارت نهایی پس از ضرب باید به شکل زیر باشد:

Ah. Bh.
$$10^n$$
 + AlBl + AhBl $10^{\frac{n}{2}}$ + AlBh $10^{\frac{n}{2}}$

سپس ۳ عبارت زیر را محاسبه میکنیم:

1. Ah. Bh

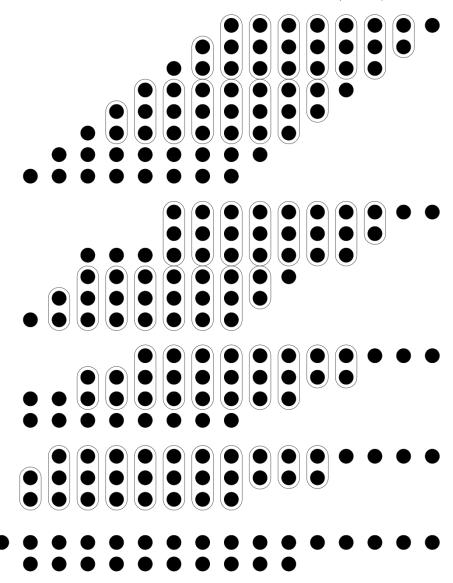
2. *Al. Bl*

3. $(Ah + Al) \cdot (Bh + Bl)$

بعد از محاسبه این m عبارت، می توانیم به سادگی عبارت نهایی را محاسبه کنیم. پیچیدگی زمانی نهایی این محاسبات برای رسیدن به جواب نهایی، از مرتبه زمانی $O(n^{\log(3,2)})$ خواهد بود.

درخت والاس

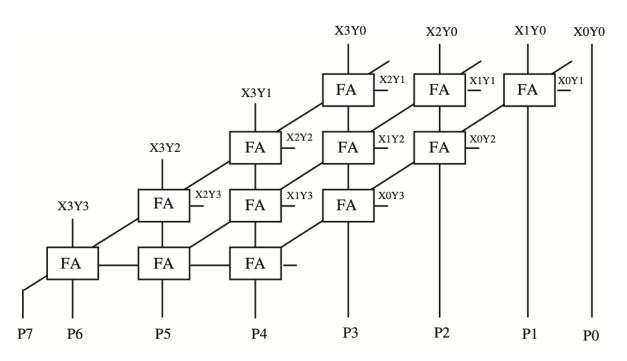
درخت والاس در هر سطح از ضرب، تعداد بیتهای کمتری دارد ولی تاخیر به صورت موازی تقسیم نمی شود. با توجه به ارتباطات میانی بسیاری که درخت والاس دالاس دارد، مساحت این روش زیاد می شود. صورت کلی انجام این روش برمی گردد به جمع ریز-ضربهایی که انجام می دهیم. شکل کلی آن در زیر قابل مشاهده است:



تصویر بالا مربوط به یک درخت والاس ۸*۸ است که ۴ لایه از آن کاهش یافته است. هر کدام از نقطه ها نمایانگر یک بیت باارزش وزن یکسان هستند. این عمل کاهشی با استفاده از ۴ adder-half و ۳۸ adder-full شده که adder-half با یکیج کردن دو نقطه نشان داده شده و adder-full ها با پکیج کردن سه نقطه. همان طور که در ابتدای این بخش نیز بیان شد، کاهش زمانی انجام یک عملیات (که در اینجا با کاهش لایه ها قابل مشاهده است)، به قیمت افزایش استفاده از منابع سختافزاری است.

ضرب کننده بران (آرایهای)

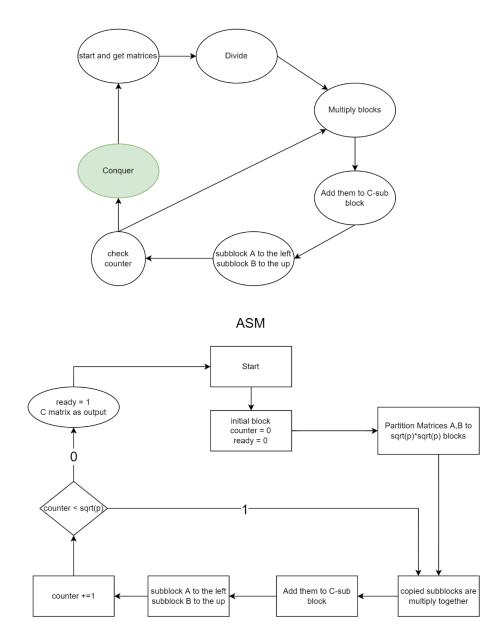
این روش برخلاف روش قبل، توزیع تاخیر یکسانی برای تمام سطوح دارد. این روش در اصل همان ضرب آرایهای است که از دوران مدرسه آن را آموختهایم. شکل آن به صورت زیر است:



این روش از بدترین پیچیدگی زمانی با مرتبه زمانی $O(n^3)$ برخوردار است. اما مزیت استفاده از این روش، کاهش پیچیدگی پیاده سازی و استفاده از منابع سخت افزاری خواهد بود.

FSM and ASM

در این بخش ما شمایی کلی از حالت و وضعیتهای محاسباتی ممکن برای ماژول ضربکننده نشان میدهیم که از ۷ حالت تشکیل شده است:



با استفاده از طراحی FSM انجام شده یک ماژول کنترلر تعریف کرده ایم که به وسیله آن استیتهای مختلف ماشین ما تغییر کرده و سه بیت کنترلی برای خواندن، جمع کردن و شیفت دادن در اختیار داریم که میان استیتها مقادیرشان را تنظیم میکنیم. نکتهٔ دیگر این است که ماشین کنترلی مد نظر از نوع Moore است. بنابراین به ورودی برای حرکت بین حالات حساس نیست.

تکه کد ریست و استارت در استیت صفر:

```
always @(posedge clk, posedge reset)
begin
    if (state == 0)
    begin
        nx_state = 1;
        enable_read = 1;
    end
    if(reset == 1)
        | state <= 0;
    else
        | state <= nx_state;
end</pre>
```

تكه كد انتقال ميان استيتها و ست كردن بيتهاى كنترلى:

```
always @(state)
always
begin
if(!reset)
begin
if(enable)
case(s
                   case(state)
0:
                                      nx_state = 1;
enable_read = 1;
                                      enable_read = 1;
nx_state = 2;
                                enable_read = 0;
enable_sum = 1;
nx_state = 3;
end
                                    enable_sum = 0;
enable_shift = 1;
                                      nx_state = 4;
                                begin
                                     nx_state = 5;
shifted = shifted + 1;
                                      out_ready = 1;
nx_state = 6;
                               begin

out_ready = 0;

nx_state = 0;
                          default:
begin
                                    out_ready = 0;
enable_shift = 0;
enable_sum = 0;
enable_read = 0;
                                      nx_state = 0;
                   nx_state = state;
```

الگوريتم ضرب ماتريس

الگوریتم کلی بدین شکل است که هر دو ماتریس n * n را به p^2 ماتریس با ابعاد $\frac{n}{p} * \frac{n}{p}$ تقسیم میکنیم. سپس در طی p مرحله با استفاده از شیفت و ضرب اجزای متناظر ماتریسهای به دست آمده و در نهایت جمع آنها جواب نهایی حاصل می شود. در عکس پایین نیز شبه کدی برای الگوریتم ارائه شده است p^2 را تعداد پردازنده ها است).

عملیاتهای ضرب دو ماتریس به شکل تقسیم و حل به ۵ مرحله تقسیم میشود که به شکل زیر است.

Implementation

- Consider two square matrices A and B of size n that have to be multiplied:
 - 1. Partition these matrices in square blocks p, where p is the number of processes available.
 - Create a matrix of processes of size p^{1/2} x p^{1/2} so that each process can maintain a block of A matrix and a block of B matrix.
 - 3. Each block is sent to each process, and the copied sub blocks are multiplied together and the results added to the partial results in the C sub-blocks.
 - 4. The A sub-blocks are rolled one step to the left and the B sub-blocks are rolled one step upward.
 - 5. Repeat steps 3 y 4 sqrt(p) times.

ما در یک ماژول به اسم array-divider این مراحل را با استفاده از جنریتورها پیادهسازی کردهایم. تکهکد مراحل مختلف به ترتیب آمدهاند. در این بخش به واسطهٔ جنریتورها توانستیم برنامهٔ کاملا کارا و پارامتریک که هیچ وابستگی به متغیر و عدد ثابتی ندارد را پیادهسازی کنیم که هر چند منجر به پیچیدگیهای قابل ملاحظهای در پیادهسازی کند شد.

مرحله اول و دوم (پارتیشن بندی ماتریس به ساب بلاکهای سایز $\frac{n}{p} * \frac{n}{p}$)

```
generate
for (1 = 6; 1 < sqrt_p; j = j + 1)
for (2 = 6; 1 < sqrt_p; j = j + 1)
for (3 = 6; 1 < sqrt_p; j = j + 1)
for (4 = 6; 1 < sqrt_p; j = j + 1)
for (5 = 6; 1 < sqrt_p; j = j + 1)
for (6 = 6; 1 < sqrt_p; j = j + 1)
for (7 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (9 = 6; 1 < sqrt_p; j = j + 1)
for (9 = 6; 1 < sqrt_p; j = j + 1)
for (1 = 6; 1 < sqrt_p; j = j + 1)
for (1 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = j + 1)
for (8 = 6; 1 < sqrt_p; j = 2 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8 = 6; 1 < sqrt_p; j = 3 + 1)
for (8
```

مرحله سوم (ضرب ساببلاکها در هم و سپس جمع آنها با هم)

مرحله چهارم (شیفت دادن ماتریس a به راست و ماتریس b به پایین)

مرحله پنجم نیز در تصاویر نشان داده است. همانdور که می بینید داخل یک حلقه به اندازه \sqrt{p} قرار دارند.

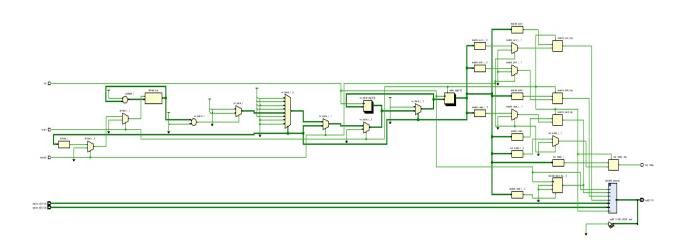
ضرب ماتریس

یکی دیگر از بخشهای مورد نیاز برای پیاده سازی ضرب موازی ماتریسها، ضرب دو ماتریس با ابعاد دلخواه است که در آن برای ضرب دو ماتریس n*n از $O(n^3)$ واحد ضرب و واحد جمع استفاده شده است که delay که در این عملیات وجود دارد برابر است با n برابر delay یک واحد جمع کننده به علاوهٔ یک واحد ضرب کننده. هر چند اگر بهینه تر پیاده سازی کرد، می توان این delay را به $O(\log(n))$ بار delay جمع کننده و یک delay ضرب کننده رساند که با توجه به بزرگ تر شدن n می توان به شکل قابل توجهی سرعت کلاک را کمتر کرد و در غیر این صورت می توان سرعت کلاک را پایین نگه داشت ولی تعداد دورهایی که کلاک در استیت ضرب کردن است بنابر آزمایشات زمانی به دست آورد.

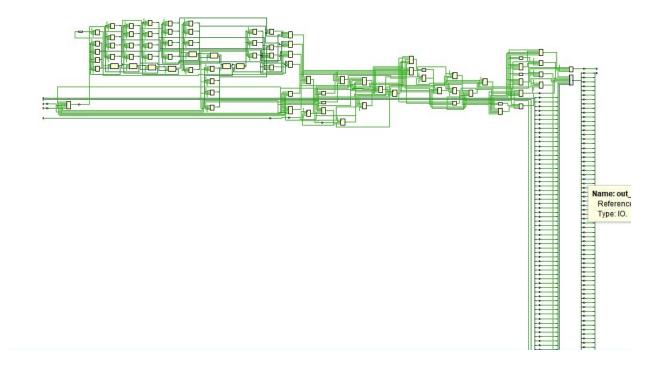
سنتز

ما با استفاده از ابزار سنتز Vivado طراحی خود در وریلاگ را سنتز کرده و کدهای ماکاملا سنتزپذیر بوده و خروجیهای آن به شکل زیر میباشد.

RTL Schematic



Synthesis schematic



ما با استفاده از روش تقسیم و حل و همچنین موازیسازی عملیاتهای پیدا کردن هر یک از درایههای ماتریس خروجی در توان مصرفی نهایی قطعه خود صرفه جویی بسیاری انجام داده ایم. طبق آزمایشها و محاسباتی که بر روی این قضیه انجام شده است، جدولهای زیر برای سه الگوریتم مختلف انجام این کار نشان داده شده است.

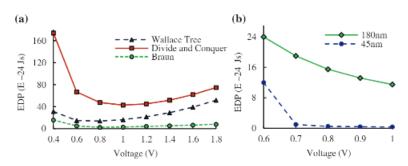


Fig. 4 a EDP of different multipliers at 180 nm technology node. b EDP comparison of Barun multiplier at 180 and 45 nm technology nodes

EDP

The proposed work uses energy-delay product (EDP), where energy the total energy consumption of cores and delay is the amount of time for executing applications.