Si Vi aumenta VD se hace menor a cero y evita que el transistor modifique la distribución de cargas internamente de modo que al restablecerse la Vi a valores para los cuales el transistor vuela a MAD lo pueda hacer rápidamente .

La secuencia indicada en el gráfico indica lo siguiente :

1.-Limite de saturation para el transistor y el diodo en directa con corriente

2.-La juntura VBC pierde tensión IC disminuye al igual que la corriente en el diodo

3.-VCE cernada a cero y la juntura VBC con valores en directa por lo tanto la IC disminuyo mucho y la corriente en el diodo también generando una caída en el potencial del diodo

4.-Corriente IC cercana a cero y tensión VCE también al igual que la corriente y la tensión en el diodo

5.-Vi sigue aumentando y la tensión en el diodo acompaña el incremento pero de tal modo que VCE será cero por lo tanto la tensión en el diodo se invierte