2024-27759 인문대학 언어학과 장효형

- 1 Compilation Process
 - 1.1 Preprocessing
 - (a) /usr/include/math.h와 /usr/include/stdio.h에 있다. 라인 수는 각각 1342, 876줄이다.(#endif 이후 빈 줄 하나가 더 있음)
 - (b)

```
extern int printf (const char *_restrict __format, ...);

# 5 "sqrt.c"
void fallback_print_usage() {
    printf("Usage: ./sqrt number\n");
    printf("Example: ./sqrt 2\n");
    exit(0);
}

void print_sqrt(double number) { printf("%.8lf\n", sqrt(number)); }

int main(int argc, char *argv[]) {
    if (argc != 2) {
        fallback_print_usage();
    }
    print_sqrt(atof(argv[1]));
    return 0;
}

extern int scanf (const char *_restrict __format, ...);

extern int scanf (const char *_restrict __format, ...) __asm__ ("" "__isoc99_scanf")

# 3 "sqrt.c" 2
```

1 "/usr/include/x86_64-linux-gnu/bits/libc-header-start.h" 1 3 4

1 "/usr/include/stdlib.h" 1 3 4
25 "/usr/include/stdlib.h" 3 4

26 "/usr/include/stdlib.h" 2 3 4

```
extern double sqrt (double _x) _attribute_ ((_nothrow_ , _leaf_)); extern double _

(sou

# 4 "sqrt.c" 2

# 5 "sqrt.c"

void fallback_print_usage() {
   printf("Usage: ./sqrt number\n");
   printf("Example: ./sqrt 2\n");
   exit(0);
}

void print_sqrt(double number) { printf("%.8lf\n", sqrt(number)); }
```

(c) 포함되어 있지 않다. printf, scanf, sqrt 함수는 extern이라는 키워드로 선언되고 있는데, extern은 외부에서 정의된 값을 불러 오는 키워드이다. 즉 외부 어느 파일에 실제로 printf, scanf, sqrt가 정의되어 있고, sqrt.p는 해당 파일에서 정의된 세 함수를가져오는 역할만 한다.

1.2 Compilation

- (a) gcc -c sqrt.c
- (b) object file contains bytecodes(machine codes) which a machine can read, as well as metadata.(source: Object file Wikipedia, What is the difference between assembly code and bytecode? Stack Overflow)
- 1.3 linking
- (a) 이유: math.h library는 실행파일을 만들 때 링커를 통해서 링킹해야 한다. 링커는 Object file과 외부 library를 연결해서 하나의 실행파일을 만드는 역할을 한다.

명령어: gcc sqrt.c -o sqrt.o -lm

```
shpc125@elogin3:~/hw1$ gcc sqrt.c -o sqrt.o -lm
shpc125@elogin3:~/hw1$ ./sqrt.o
Usage: ./sqrt number
Example: ./sqrt 2
shpc125@elogin3:~/hw1$ ./sqrt.o 4
2.000000000
shpc125@elogin3:~/hw1$ ./sqrt.o 3
1.73205081
```

2 C programming

- 2.1 Shift
- (a) 1111 1111 1111 1111 1111 1111 1111 0000
- (b) 1111 1111 1111 1111 1111 1111 1100
- (c) 0011 1111 1111 1111 1111 1111 1110 1110
- 2.2 Convert: 파일 제출로 대체
- 3 클러스터 사용 연습

```
shpc125@elogin3:~/hw1$ sinfo
 PARTITION AVAIL TIMELIMIT NODES STATE NODELIST
 class1
                       2:00
                                      mix a04
              up
                                 1
                       2:00
                                 3 alloc a[00-02]
 class1
              up
 class1
                       2:00
                                     idle a[03,05-11]
              up
                                 8
○ shpc125@elogin3:~/hw1$ 📙
```

설명: node 정보를 확인한다. Alloc은 전체 CPU가, Mix는 일부 CPU만 node에 allocated되어 있다는 것을 말하며, idle은 하나도 할당되지 않은 것을 의미한다.

```
shpc125@elogin3:~/hw1$ squeue

JOBID PARTITION NAME USER ST TIME NODES NODELIST(REASON)
824029 class1 hostname shpc084 R 0:01 2 a[05-06]
shpc125@elogin3:~/hw1$ []
(b)
```

설명: 어떤 작업이 진행중인지를 알려준다.

```
• shpc125@elogin3:~/hw1$ srun -N 2 hostname
    srun: job 824030 queued and waiting for resources
    srun: job 824030 has been allocated resources
    a06
    a05
• shpc125@elogin3:~/hw1$
(c)
```

설명: -N은 사용하고자 하는 노드 개수를 의미한다. Srun으로 hostname 커맨드를

실행시키는데, hostname 커맨드는 자신이 힐당된 노드의 이름을 반환한다.

```
shpc125@elogin3:~/hw1$ lscpu
Architecture:
CPU op-mode(s):
Byte Order:
                                                                                                                                                                    x86_64
32-bit, 64-bit
Little Endian
                                                                                                                                                                     46 bits physical, 48 bits virtual
                              Address sizes:
                             CPU(s):
On-line CPU(s) list:
                              Thread(s) per core:
Core(s) per socket:
Socket(s):
                             NUMA node(s):
Vendor ID:
CPU family:
                                                                                                                                                                      _
GenuineIntel
                                                                                                                                                                    79
Intel(R) Xeon(R) CPU E5-2620 v4 @ 2.10GHz
                             Stepping:
CPU MHz:
CPU max MHz:
                                                                                                                                                                     1200.660
3000.0000
                                                                                                                                                                    1200.0000
4199.96
                              CPU min MHz:
                              BogoMIPS:
Virtualization:
                                                                                                                                                                    VT-x
512 KiB
512 KiB
                             L1d cache:
L1i cache:
                           L2 cache:

L3 cache:

A MiB

L3 cache:

A0 MiB

NUMA node0 CPU(s):

0-7,16-23

NUMA node1 CPU(s):

Wilnerability L1ff:

Winerability Mits:

Wulnerability Mits:

Wulnerability Meltdown:

Wiligation; Clear CPU buffers; SMT vulnerable

Wulnerability Spects visuality Spectave visual
                              L2 cache:
                                                                                                                                                                    fpu vme de pse tsc msr pae mce cx8 apic sep mtrr pge mca cmov pat pse36 clflush ts acpi mmx fxsr sse sse2 ss ht tm pbe syscall nx pdpe1gb rdtscp lm constant_tsc
                              Flags:
(d)
                               shpc125@elogin3:~/hw1$ srun -N 1 lscpu
srun: job 824032 queued and waiting for resources
srun: job 824032 has been allocated resources
                                Architecture:
                                                                                                                                                                        x86 64
                               CPU op-mode(s):
Byte Order:
                                                                                                                                                                        32-bit, 64-bit
Little Endian
                                                                                                                                                                         46 bits physical, 48 bits virtual
64
                               Address sizes:
CPU(s):
                               CPU(s):
On-line CPU(s) list:
Thread(s) per core:
Core(s) per socket:
Socket(s):
NUMA node(s):
Vendor TP:
                                                                                                                                                                          0-63
                               Vendor ID:
CPU family:
                                                                                                                                                                        GenuineIntel
                                Model:
                                Model name:
Stepping:
                                                                                                                                                                          Intel(R) Xeon(R) Silver 4216 CPU @ 2.10GHz
                               CPU MHZ:
CPU max MHZ:
                                                                                                                                                                          800.665
                                CPU min MHz:
                                                                                                                                                                          800,0000
                                BogoMIPS:
Virtualization:
                                                                                                                                                                          4200.00
VT-x
                                L1d cache:
L1i cache:
                                                                                                                                                                          1 MiB
1 MiB
                               L2 cache:
L3 cache:
                                                                                                                                                                           32 MiB
                                                                                                                                                                          44 MiB
0-15,32-47
                            NUMA node0 CPU(s):

NUMA node1 CPU(s):

Vulnerability Itlb multihit:

Vulnerability Ltf:

Not affected

Vulnerability Meltdown:

Vulnerability Spec store bypass:

Mitigation; Split huge pages

Not affected

Vulnerability Meltdown:

Not affected

Vulnerability Spec store bypass:

Mitigation; Speculative Store Bypass disabled via prctl and seccomp

Vulnerability Spectre V1:

Mitigation; Speculative Store Bypass disabled via prctl and seccomp

Vulnerability Spectre V2:

Mitigation; Speculative Store Bypass disabled via prctl and seccomp

Mitigation; Speculative Store Bypass disabled via prctl and seccomp

Vulnerability Spectre V2:

Mitigation; Enhanced IBRS, IBPB conditional, RSB filling

Not affected

Vulnerability Tsx async abort:

Mitigation; TSX disabled
                                NUMA node0 CPU(s):
```

설명: Iscpu는 cpu 정보를 출력한다. Iscpu와 srun -N 1 Iscpu의 값이 다른 것은 srun -N 1을 통해 node로 들어갔고, 해당 node가 가지고 있는 cpu info가 뜨기 때문이다.