

Моделирование периферийных устройств

Григорий Речистов
grigory.rechistov@intel.com

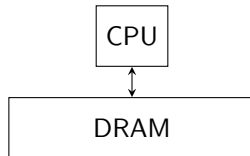
26-28 августа 2014 г.



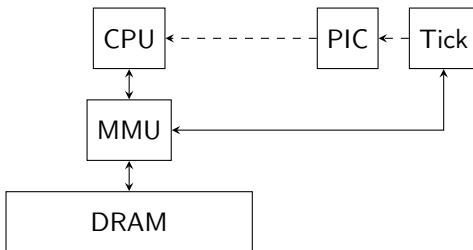
- 1 «Полная» платформа
- 2 Периферийные устройства
- 3 Литература
- 4 Конец



Что у нас есть



Что хочется



Устройства

- Пишутся на DML или на C.
- `tick` — на DML.
- `joy16` — на C.






Что ещё потребуется

- Обработка прерываний в ЦПУ
- Код, реагирующий на прерывания.
- Соединение всех устройств в платформу.



Литература I

-  Open Cores OpenRISC 1000 Architecture Manual.
Architecture Version 1.0 Document Revision 0. — 2012. —
URL: [http://opencores.org/websvn,filedetails?
repname=openrisc&path=/openrisc/trunk/docs/
openrisc-arch-1.0-rev0.pdf](http://opencores.org/websvn,filedetails?repname=openrisc&path=/openrisc/trunk/docs/openrisc-arch-1.0-rev0.pdf)
-  Simics Model Builder User Guide 4.6 / Wind River. — 2014.
-  Simics DML Reference Guide 4.6 / Wind River. — 2014.

Спасибо за внимание!

Слайды и материалы курса доступны по адресу
<http://bit.ly/1y1lZF1>

Замечание: все торговые марки и логотипы, использованные в данном материале, являются собственностью их владельцев. Представленная точка зрения отражает личное мнение автора.

