

Activities Firefox Web Browser mar 16:25

Examen final

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

Grade Not yet graded

Question 1
Partially correct
Mark 1.67 out of 2.50
Flag question

Los estados en los que se puede encontrar el hardware son:

Select one or more:

- ☐ a. Desocupado y listo
- ☒ b. Desocupado ✓
- ☐ c. Listo
- ☒ d. Ocupado ✓

Respuesta parcialmente correcta.
You have correctly selected 2.
The correct answers are: Desocupado, Ocupado, Listo

Question 2
Correct
Mark 2.50 out of 2.50
Flag question

El ancho de banda en un canal serial, es la velocidad en baudios dividido 10

Select one:

- ☒ True ✓
- ☐ False

Show one page at a time
Finish review

Activities Firefox Web Browser mar 16:25

Examen final

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

Question 4
Correct
Mark 1.50 out of 1.50
Flag question

Seleccione la o las características del CPSR

Select one or more:

- ☐ a. Tienen este registro todos los modos excepto User y System
- ☐ b. Contiene una copia cuando se encuentra en modo privilegiado
- ☒ c. Accesible en todos los modos de funcionamiento ✓
- ☒ d. Contiene las banderas de condición ✓

Respuesta correcta
The correct answers are: Accesible en todos los modos de funcionamiento, Contiene las banderas de condición

Question 5
Partially correct
Mark 0.38 out of 1.50
Flag question

Los registros internos del microcontrolador se pueden agrupar en los siguientes grupos

Select one or more:

- ☒ a. Banked registers ✓
- ☐ b. Unbanked registers
- ☐ c. Banked physical registers extras

Activities Firefox Web Browser mar 16:25

Examen final

(64) WhatsApp Examen final Meet - bkc-qgha-pbb Documento sin título - D Electrónica 5 1s20 N

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

JOSÉ RODOLFO ZÚÑIGA BARILLAS

Question 5
Partially correct
Mark 0.38 out of 1.50
Flag question

Los registros internos del microcontrolador se pueden agrupar en los siguientes grupos

Select one or more:

- ☒ a. Banked registers ✓
- ☐ b. Unbanked registers
- ☐ c. Banked physical registers extras
- ☐ d. Banked physical registers

Respuesta parcialmente correcta.
You have correctly selected 1.
The correct answers are: Unbanked registers, Banked registers, Banked physical registers, Banked physical registers extras

Question 6
Complete
Marked out of 5.00
Flag question

En pocas palabras describa cómo se activa un puerto

Inicialmente se tiene que activar el puerto que se necesita, posteriormente debemos deshabilitar la función analítica; luego de eso se configura como GPIO, se limpian los bits y finalmente se habilita como puerto digital.

Activities Firefox Web Browser mar 16:25

Examen final

(64) WhatsApp Examen final Meet - bkc-qgha-pbb Documento sin título - D Electrónica 5 1s20 N

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

JOSÉ RODOLFO ZÚÑIGA BARILLAS

Question 6
Complete
Marked out of 5.00
Flag question

En pocas palabras describa cómo se activa un puerto

Inicialmente se tiene que activar el puerto que se necesita, posteriormente debemos deshabilitar la función analítica; luego de eso se configura como GPIO, se limpian los bits y finalmente se habilita como puerto digital.

Question 7
Correct
Mark 1.50 out of 1.50
Flag question

La latencia de software cuando se usa un ADC, es cuando se supone que el ADC inicia y cuando realmente inicia a trabajar

Select one:

- ☒ True ✓
- ☐ False

The correct answer is 'True'.

Question 8
Correct
Mark 1.50 out of 1.50

Seleccione la o las características que describen al LR

Select one or more:

Activities Firefox Web Browser mar 16:25

Examen final

(64) WhatsApp Examen final Meet - bkc-qgha-pbb Documento sin título - D Electrónica 5 1s20 N

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

JOSÉ RODOLFO ZÚÑIGA BARILLAS

Question 8 Correct Mark 1.50 out of 1.50 Flag question

Seleccione la o las características que describen al LR

Select one or more:

- ☒ a. Proporciona un retorno rápido ✓
- ☒ b. Evita almacenamiento del contador de programa en la pila ✓
- ☒ c. Permite almacenar la dirección de retorno en una llamada a una rutina ✓
- ☒ d. Existe uno para cada modo de direccionamiento ✓

Respuesta correcta

The correct answers are: Existe uno para cada modo de direccionamiento, Evita almacenamiento del contador de programa en la pila, Proporciona un retorno rápido, Permite almacenar la dirección de retorno en una llamada a una rutina

Question 9 Correct Mark 2.50 out of 2.50 Flag question

Seleccione el/los modos de funcionamiento de un microcontrolador

Select one or more:

- ☒ a. User ✓
- ☒ b. Undefined ✓

Activities Firefox Web Browser mar 16:25

Examen final

(64) WhatsApp Examen final Meet - bkc-qgha-pbb Documento sin título - D Electrónica 5 1s20 N

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

JOSÉ RODOLFO ZÚÑIGA BARILLAS

Question 9 Correct Mark 2.50 out of 2.50 Flag question

Seleccione el/los modos de funcionamiento de un microcontrolador

Select one or more:

- ☒ a. User ✓
- ☒ b. Undefined ✓
- ☒ c. FIQ ✓
- ☒ d. System ✓

Respuesta correcta

The correct answers are: FIQ, User, Undefined, System

Question 10 Correct Mark 1.50 out of 1.50 Flag question

Se conoce como bound cuando el ancho de banda se ve limitado por la velocidad del hardware I/O

Select one:

- ☒ True ✓
- ☐ False

Activities Firefox Web Browser mar 16:25

Examen final

(64) WhatsApp Examen final Meet - bkc-qgha-pbb Documento sin título - D Electrónica 5 1s20 N

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

JOSÉ RODOLFO ZÚÑIGA BARILLAS

Question 10 Correct Mark 1.50 out of 1.50 Flag question

Se conoce como bound cuando el ancho de banda se ve limitado por la velocidad del hardware I/O

Select one:

☒ True ✓

☐ False

The correct answer is 'True'.

Question 11 Partially correct Mark 0.83 out of 2.50 Flag question

Los threads comparten acceso con:

Select one or more:

☐ a. Recursos del sistema

☐ b. Variables globales

☐ c. Memoria

☒ d. Dispositivos I/O ✓

Respuesta parcialmente correcta.

Activities Firefox Web Browser mar 16:25

Examen final

(64) WhatsApp Examen final Meet - bkc-qgha-pbb Documento sin título - D Electrónica 5 1s20 N

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60552&cmid=31085#q3

Campus Virtual UEDI Mis Cursos English (en)

JOSÉ RODOLFO ZÚÑIGA BARILLAS

The correct answer is 'True'.

Question 11 Partially correct Mark 0.83 out of 2.50 Flag question

Los threads comparten acceso con:

Select one or more:

☐ a. Recursos del sistema

☐ b. Variables globales

☐ c. Memoria

☒ d. Dispositivos I/O ✓

Respuesta parcialmente correcta.

You have correctly selected 1.

The correct answers are: Variables globales, Dispositivos I/O, Recursos del sistema

◀ Zonas

Jump to...

Reclas v directivas en Ensamblador ▶

Finish review

Segundo Intento

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezeer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Finalizado
Puntúa como 5,00
Marcar pregunta

Primero se tiene que activar el reloj de puerto, seguido se activa el pin a utilizar. Se desactiva la función analítica, luego se configura el GPIO, se limpian los Bits, y por último se tiene que habilitar como puerto digital

Pregunta 7
Parcialmente correcta
Puntúa 0,50 sobre 1,50
Marcar pregunta

Los threads comparten acceso con:

Seleccione una o más de una:

- ☒ a. Dispositivos I/O ✓
- ☐ b. Memoria
- ☐ c. Recursos del sistema
- ☐ d. Variables globales

Respuesta parcialmente correcta.
Ha seleccionado correctamente 1.
Las respuestas correctas son: Variables globales, Dispositivos I/O, Recursos del sistema

meet.google.com is sharing a window. Stop sharing Hide

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezeer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Respuesta correcta
Las respuestas correctas son: FIQ, User, Undefined, System

Pregunta 5
Correcta
Puntúa 1,50 sobre 1,50
Marcar pregunta

Los registros internos del microcontrolador se pueden agrupar en los siguientes grupos

Seleccione una o más de una:

- ☒ a. Banked physical registers extras ✓
- ☒ b. Banked registers ✓
- ☒ c. Banked physical registers ✓
- ☒ d. Unbanked registers ✓

Respuesta correcta
Las respuestas correctas son: Unbanked registers, Banked registers, Banked physical registers, Banked physical registers extras

Pregunta 6
Finalizado
Puntúa como

En pocas palabras describa cómo se activa un puerto.

Primero se tiene que activar el reloj de puerto, seguido se activa el pin a utilizar. Se desactiva la

meet.google.com is sharing a window. Stop sharing Hide

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezeer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Respuesta parcialmente correcta.
Ha seleccionado correctamente 1.
Las respuestas correctas son: Variables globales, Dispositivos I/O, Recursos del sistema

Pregunta 8
Correcta
Puntúa 1,50 sobre 1,50
Marcar pregunta

Los estados en los que se puede encontrar el hardware son:

Seleccione una o más de una:

- ☒ a. Desocupado ✓
- ☒ b. Ocupado ✓
- ☒ c. Listo ✓
- ☐ d. Desocupado y listo

Respuesta correcta
Las respuestas correctas son: Desocupado, Ocupado, Listo

Pregunta 9
Correcta

Seleccione la o las características del R15

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezeer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Las respuestas correctas son: Desocupado, Ocupado, Listo

Pregunta 9
Correcta
Puntúa 2,50 sobre 2,50
Marcar pregunta

Seleccione la o las características del R15

Seleccione una o más de una:

- ☒ a. Contiene la dirección de la instrucción que se va a ejecutar ✓
- ☒ b. Su escritura provoca un salto a la dirección cargada ✓
- ☒ c. Debe tenerse en cuenta para realizar direccionamientos relativos ✓
- ☒ d. Se puede emplear como cualquier otro registro de propósito general, salvo en determinadas excepciones ✓

Respuesta correcta
Las respuestas correctas son: Se puede emplear como cualquier otro registro de propósito general, salvo en determinadas excepciones, Contiene la dirección de la instrucción que se va a ejecutar, Debe tenerse en cuenta para realizar direccionamientos relativos, Su escritura provoca un salto a la dirección cargada

Pregunta 10
Correcta
Puntúa 1,50

Seleccione el/los periféricos que se le pueden conectar a un microcontrolador ARM

Seleccione una o más de una:

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezeer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Pregunta 10 Correcta Puntúa 1,50 sobre 1,50 Marcar pregunta

Seleccione el/los periféricos que se le pueden conectar a un microcontrolador ARM

Seleccione una o más de una:

- ☒ a. UART ✓
- ☒ b. AACI ✓
- ☒ c. Controlador Vector de Interrupciones ✓
- ☒ d. DRAM Controller ✓

Respuesta correcta

Las respuestas correctas son: DRAM Controller, Controlador Vector de Interrupciones, UART, AACI

Pregunta 11 Correcta Puntúa 2,50 sobre 2,50 Marcar pregunta

Enable (disable) permite una interrupción a la vez, esto se logra cuando se coloca en 1 el bit I de PRIMEMASK

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezeer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Respuesta correcta

Las respuestas correctas son: DRAM Controller, Controlador Vector de Interrupciones, UART, AACI

Pregunta 11 Correcta Puntúa 2,50 sobre 2,50 Marcar pregunta

Enable (disable) permite una interrupción a la vez, esto se logra cuando se coloca en 1 el bit I de PRIMEMASK

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

La respuesta correcta es 'Verdadero'

◀ Zonas Ir a... Reglas y directivas en Ensamblador Finalizar revisión ▶

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Pregunta 2
Parcialmente correcta
Puntúa 0,63 sobre 2,50
Marcar pregunta

Para implementar una operación atómica se debe:

Seleccione una o más de una:

- ☐ a. Ejecutar la operación
- ☐ b. Reestablecer el PRIMEMASK al valor previo
- ☒ c. Guardar el valor actual de PRIMEMASK ✓
- ☐ d. Deshabilitar las interrupciones

Respuesta parcialmente correcta.
Ha seleccionado correctamente 1.
Las respuestas correctas son: Deshabilitar las interrupciones, Reestablecer el PRIMEMASK al valor previo, Guardar el valor actual de PRIMEMASK, Ejecutar la operación

Pregunta 3
Correcta
Puntúa 2,50 sobre 2,50
Marcar pregunta

Seleccione el/los métodos para sincronizar el microcontrolador con los puertos

Seleccione una o más de una:

- ☒ a. Blind cycle ✓
- ☒ b. DMA ✓

meet.google.com is sharing a window. Stop sharing Hide

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

Meet - bkc-qgha x (2) WhatsApp x Examen final x Documento sin título x Electrónica 5 1s20 N x los estados en que se x +

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Apps como subir mi pag... Electronica final Iniciar sesión Renacimiento - Wi... https://www.rgp.o... informe de entrevi... dezer crack >>

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

empleado

Calificación Sin calificar aún

Pregunta 1
Parcialmente correcta
Puntúa 0,63 sobre 2,50
Marcar pregunta

Para un dispositivo de entrada:

Seleccione una o más de una:

- ☐ a. Cuando el dato está ocupado, se crea una nueva entrada
- ☐ b. Cuando el dato está listo, el nuevo dato está disponible
- ☐ c. El software inicia esperando a esa entrada
- ☒ d. Cuando un dispositivo de entrada hace la transición de ocupado a listo, el software sigue adelante ✓

Respuesta parcialmente correcta.
Ha seleccionado correctamente 1.
Las respuestas correctas son: Cuando el dato está ocupado, se crea una nueva entrada, Cuando un dispositivo de entrada hace la transición de ocupado a listo, el software sigue adelante, El software inicia esperando a esa entrada, Cuando el dato está listo, el nuevo dato está disponible

Pregunta 2
Parcialmente correcta

Para implementar una operación atómica se debe:

meet.google.com is sharing a window. Stop sharing Hide

https://uedi.ingenieria.usac.edu.gt/campus/mod/quiz/view.php?id=31085

Chrome File Edit View History Bookmarks People Tab Window Help Tue 4:40 PM

uedi.ingenieria.usac.edu.gt/campus/mod/quiz/review.php?attempt=60619&cmid=31085

Campus Virtual UEDi Mis Cursos Español - Internacional (es) JOSE DANIEL CAMPOS POL

Pregunta 3 Correcta Puntúa 2,50 sobre 2,50 Marcar pregunta

Seleccione el/los métodos para sincronizar el microcontrolador con los puertos

Seleccione una o más de una:

- ☒ a. Blind cycle ✓
- ☒ b. DMA ✓
- ☒ c. Polling ✓
- ☒ d. Interrupción ✓

Respuesta correcta

Las respuestas correctas son: DMA, Polling, Interrupción, Blind cycle

Pregunta 4 Correcta Puntúa 1,50 sobre 1,50 Marcar pregunta

Seleccione el/los modos de funcionamiento de un microcontrolador

Seleccione una o más de una:

- ☒ a. FIQ ✓
- ☒ b. System ✓
- ☒ c. Undefined ✓

meet.google.com is sharing a window. Stop sharing Hide

Las respuestas correctas son: DMA, Polling, Interrupción, Blind cycle

Pregunta 4 Correcta Puntúa 1,50 sobre 1,50 Marcar pregunta

Seleccione el/los modos de funcionamiento de un microcontrolador

Seleccione una o más de una:

- ☒ a. FIQ ✓
- ☒ b. System ✓
- ☒ c. Undefined ✓
- ☒ d. User ✓

Respuesta correcta

Las respuestas correctas son: FIQ, User, Undefined, System

Pregunta 5 Correcta Puntúa 1,50 sobre 1,50 Marcar pregunta

Los registros internos del microcontrolador se pueden agrupar en los siguientes grupos

Seleccione una o más de una:

- ☒ a. Banked physical registers external ✓
- ☒ b. Banked registers ✓

meet.google.com is sharing a window. Stop sharing Hide

Tercer intento:

Pregunta **1**

Correcta

Puntúa 2,50
sobre 2,50

🚩 Marcar
pregunta

Seleccione la o las características que describen al LR

Seleccione una o más de una:

- ☒ a. Evita almacenamiento del contador de programa en la pila ✓
- ☒ b. Permite almacenar la dirección de retorno en una llamada a una rutina ✓
- ☒ c. Existe uno para cada modo de direccionamiento ✓
- ☒ d. Proporciona un retorno rápido ✓

Respuesta correcta

Las respuestas correctas son: Existe uno para cada modo de direccionamiento, Evita almacenamiento del contador de programa en la pila, Proporciona un retorno rápido, Permite almacenar la dirección de retorno en una llamada a una rutina

Pregunta **2**

Correcta

Puntúa 2,50
sobre 2,50

🚩 Marcar
pregunta

Se conoce como bound cuando el ancho de banda se ve limitado por la velocidad del hardware I/O

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta **3**

Correcta

Puntúa 2,50
sobre 2,50

🚩 Marcar
pregunta

Para implementar una operación atómica se debe:

Seleccione una o más de una:

- ☒ a. Reestablecer el PRIMEMASK al valor previo ✓
- ☒ b. Deshabilitar las interrupciones ✓
- ☒ c. Ejecutar la operación ✓
- ☒ d. Guardar el valor actual de PRIMEMASK ✓

Pregunta **4**

Correcta

Puntúa 1,50
sobre 1,50

🚩 Marcar
pregunta

En la tiva, existe únicamente 1 bit de inicio, de 5 a 8 bits de datos, y para el bit de parada pueden ser de 1 a 2 bits

Seleccione una:

- ☒ Verdadero ✓
☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta **5**

Correcta

Puntúa 1,50
sobre 1,50

🚩 Marcar
pregunta

Enable (disable) permite una interrupción a la vez, esto se logra cuando se coloca en 1 el bit I de PRIMEMASK

Seleccione una:

- ☒ Verdadero ✓
☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta **6**

Finalizado

Puntúa como
5,00

🚩 Marcar
pregunta

En pocas palabras describa cómo se activa un puerto

- 1- Activar puerto que se necesita
- 2- Deshabilitar función analítica
- 3- Configurar como GPIO
- 4- Limpiar los bits
- 5- Habilitar como puerto digital.

Pregunta **7**

Correcta

Puntúa 1,50
sobre 1,50

🚩 Marcar
pregunta

El ancho de banda en un canal serial, es la velocidad en baudios dividido 10

Seleccione una:

- ☒ Verdadero ✓
☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta **8**

Correcta

Puntúa 1,50
sobre 1,50

🚩 Marcar
pregunta

Para un dispositivo de salida, la latencia es el tiempo entre que el software envía el dato y es recibido por el dispositivo exterior

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta **9**

Correcta

Puntúa 2,50
sobre 2,50

🚩 Marcar
pregunta

Los estados en los que se puede encontrar el hardware son:

Seleccione una o más de una:

- ☒ a. Ocupado ✓
- ☒ b. Desocupado ✓
- ☒ c. Listo ✓
- ☐ d. Desocupado y listo

Respuesta correcta

Las respuestas correctas son: Desocupado, Ocupado, Listo

Pregunta **10**

Correcta

Puntúa 1,50
sobre 1,50

🚩 Marcar
pregunta

Los threads comparten acceso con:

Seleccione una o más de una:

- ☒ a. Variables globales ✓
- ☒ b. Dispositivos I/O ✓
- ☒ c. Memoria ✗
- ☒ d. Recursos del sistema ✓

Respuesta correcta

Las respuestas correctas son: Variables globales, Dispositivos I/O, Recursos del sistema

Pregunta **11**

Correcta

Puntúa 2,50
sobre 2,50

🚩 Marcar
pregunta

Seleccione el/los modos de funcionamiento de un microcontrolador

Seleccione una o más de una:

- ☒ a. User ✓
- ☒ b. System ✓
- ☒ c. FIQ ✓
- ☒ d. Undefined ✓