Universidad de San Carlos de Guatemala. Facultad de Ingenieria Electronica 5 Estudiante: Sersio Augusto Lean Urrutia Carnet: 201700722

Tarea 1

1) Complète la tabla con la información vecesaria.

Carry Flag	Indica si el resultado de la operación excede los bits necesarios para representar el número.
	O-DNO hay Acarreo 1-0 Existe un Acarreo
Parity Flag	Indica si un númerolbinario) es par o impar Contando el número de unos del número O-D Numero par 1 D Número impar.
Auxilian Flag	Indica si exister dos o más accarreos. Oto No hax doble Acarreo 1-05 hay doble A.
Zero Florg	establece si el resultado es igual a cero o no. O-D Diferente de Ø 1-D Igual a Ø
Sign Flag	Judica el signo del número 0-> Positivo 1-> Negativo.
Tramp Flag	Indica si existe trampa o no (Paso único) O+Nohay trampa (Normal) 1-651 hay trampa (Pap
Interrupt Flag	Indica si hay una interrupción del procesodor en determinado puerto o Si hay interrupción.
Direction Flag	O-> Conteu Ascendente 1-> Conteu descendente
over Flow Flag	Indica si una operación avitmetica como suma o resta Produce un sobrefluão ONO hay Sobrefluão 1-6 Si hay Sobrefluão

2) d'ave es un registro y mencione tos tipos de registros que exister?

Un registro es una colección de flip-flops y son una Porción de memoria Ultra rapida que sirve Para Controlar instrucciónes de ejecución, Para direcciónamiento y proporcionar la capacidad aritmética.

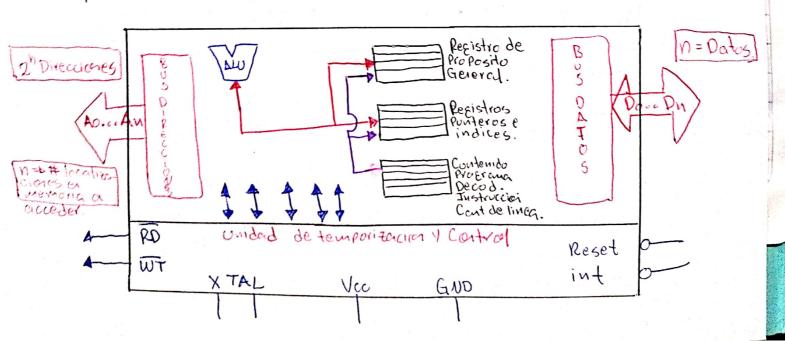
Tipos de vegistros

- · Registros de Segmento
- · Registros de apuntador de instrucciones
- · Registros apuntadores
- · Registro de Proposito general
- · Registros indice
- · Legistro de benderas.

3) Équé es la ALU?

Es la unidad aritmética y logica del Microprocesador y es la encargada de realizar todas las tareas aritméticas como somas, restas y multiplicaciones y las tareas logicas como AND, OR, NOR, etc.

4) Elabore el diagrama interno del microprocesador Intel



5) Explique que es el pipeline y además Consus Palabras indique d'Por qué over que es un avance importante?

Es una tecnica para implementar el paralelismo a la hora de ejecutar instrucciones, haciendo que el procesador mantersa ocupada sus partes en tareas diferentes de procesa miento, dividiendo las instrucciones en una serie de pasos secuenciales.

Sí es un gran avance, porque permite sacarle el máximo partido al procesador y aumenta la eficiencia. Seguramente si no existiera esta arquitectura no podriamos realizar las tareas que hacemos hoy en día a tan altas velocidades.

6) bos registos de Proposito general (ARMI San 31, de los cuales 16 son visibles y son 13 de estos san utilizables, indique que pasa con los otros tres registros visibles, pero que no san utilizables.

Registro R13 ó SP (Stack Pointer): Se emplea Para el manejo de pila y no tiene instrucciones especificas, excepto en modo Thumb.

Registro RI4 à LR (Linked Register): Permite almaceror la dirección de retorno de una llamada a una rutiva, ademas que evita el almaceramiento del Contador del Prugrama en la Pira y Proporciona un retorno rápido. Registro RIS Ó PC (Progran Counter): Contiere la dirección de las instrucciones que se va a ejecutar, la lectura de PC mediante una instrucción, devuelve el valor dirección actual +8 bites.

F) Utilice esta Pasina Para hacer una Comparación entre los Procesadores Intely AMD. Debe incluir avapoitecturas, desempero, set de instruccionos, entre otros que usted considere.