SOI PROJEKT

Maciej Kaczkowski 300660

Weyfikacja formalna

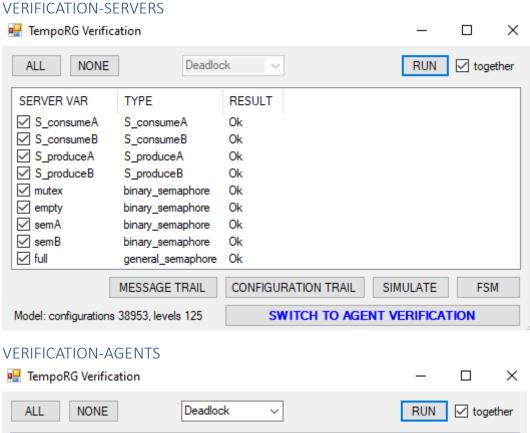
Wykonano weryfikację formalną systemu współbieżnego przy pomocy narzędzi Rybu oraz DEDAN. Został porównany system poprawnie i błędnie zaprojektowany (z możliwością wystąpienia zakleszczenia, ze względu na nieprawidłową kolejność operacji p na semaforach – proces przebywający poza sekcją krytyczną mógł zablokować proces będący w sekcji krytycznej.

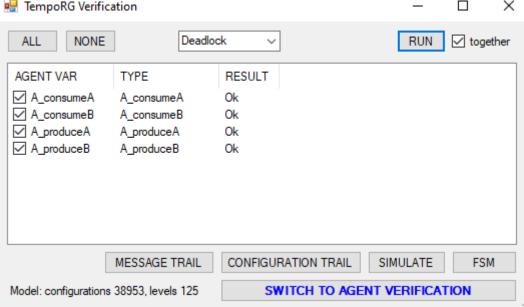
Spis treści

| System poprawny | 2 |
|----------------------|---|
| VERIFICATION-SERVERS | 2 |
| VERIFICATION-AGENTS | |
| System niepoprawny | |
| VERIFICATION-SERVERS | |
| VERIFICATION-AGENTS | 3 |

System poprawny

- Plik wejściowy: input_correct.txt
- Plik wynikowy: outpu correct.txt
- Modele IMDS poniżej



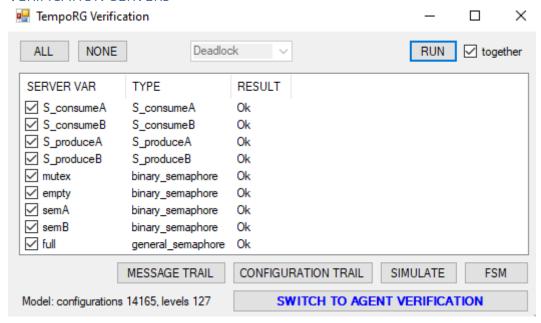


Zakleszczenia nie występują. Jest to zgodne z przewidywaniami.

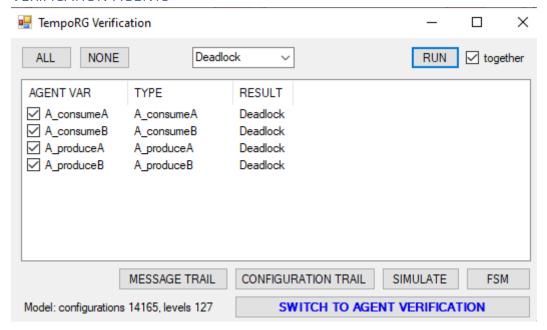
System niepoprawny

- Plik wejściowy: input_incorrect.txt
- Plik wynikowy: outpu incorrect.txt
- Modele IMDS poniżej

VERIFICATION-SERVERS



VERIFICATION-AGENTS



Zakleszczenia występują. Kontrprzykład wykazujący wystąpienie zakleszczenia poniżej.

