SOI PROJEKT

Maciej Kaczkowski 300660

*Weyfikacja formalna*

Wykonano weryfikację formalną systemu współbieżnego przy pomocy narzędzi Rybu oraz DEDAN. Został porównany system poprawnie i błędnie zaprojektowany (z możliwością wystąpienia zakleszczenia, ze względu na nieprawidłową kolejność operacji p na semaforach – proces przebywający poza sekcją krytyczną mógł zablokować proces będący w sekcji krytycznej.

Spis treści

[System poprawny 2](#_Toc138887369)

[VERIFICATION-SERVERS 2](#_Toc138887370)

[VERIFICATION-AGENTS 2](#_Toc138887371)

[System niepoprawny 3](#_Toc138887372)

[VERIFICATION-SERVERS 3](#_Toc138887373)

[VERIFICATION-AGENTS 3](#_Toc138887374)

# System poprawny

* Plik wejściowy: input\_correct.txt
* Plik wynikowy: outpu\_correct.txt
* Modele IMDS poniżej

## VERIFICATION-SERVERS

Obraz zawierający tekst, zrzut ekranu, wyświetlacz, oprogramowanie

Opis wygenerowany automatycznie

## VERIFICATION-AGENTS

Obraz zawierający tekst, elektronika, zrzut ekranu, wyświetlacz

Opis wygenerowany automatycznie

Zakleszczenia nie występują. Jest to zgodne z przewidywaniami.

# System niepoprawny

* Plik wejściowy: input\_incorrect.txt
* Plik wynikowy: outpu\_incorrect.txt
* Modele IMDS poniżej

## VERIFICATION-SERVERS

Obraz zawierający tekst, zrzut ekranu, wyświetlacz, oprogramowanie

Opis wygenerowany automatycznie

## VERIFICATION-AGENTS

Obraz zawierający tekst, elektronika, zrzut ekranu, wyświetlacz

Opis wygenerowany automatycznie

Zakleszczenia występują. Kontrprzykład wykazujący wystąpienie zakleszczenia poniżej.

Obraz zawierający tekst, linia, diagram, Wykres

Opis wygenerowany automatycznie