# Árpád GELLÉRT Rodica BACIU

# PROGRAMARE ÎN LIMBAJ DE ASAMBLARE - Îndrumar de laborator -

TECHNO MEDIA 2010

# **CUPRINS**

PREFAȚĂ	5
Lucrarea nr. 1	7
Tipuri de date	7
Definirea și inițializarea datelor	9
Registrele procesorului 8086	11
Moduri de adresare	11
Etapele generării executabilului	14
Lucrarea nr. 2	17
Etichete	
Instrucțiuni de transfer	18
Aplicații	24
Lucrarea nr. 3	27
Instrucțiuni aritmetice și logice	
Aplicații	
Lucrarea nr. 4	35
Instrucțiuni de apel de procedură și de salt	
Aplicații	40
Lucrarea nr. 5	43
Instrucțiuni pentru operații cu șiruri	
Aplicații	
Lucrarea nr. 6	47
Forma completă de definire a segmentelor	
Forma simplificată de definire a segmentelor	
Definirea structurilor. Operații specifice	
Definirea înregistrărilor. Operații specifice	
Macroinstrucțiuni	
Aplicații	
Lucrarea nr. 7	55
Întreruperi	
Redirectarea întreruperii de pe nivelul 0	

Lucrarea nr. 8	58
Transferul parametrilor către proceduri	
Întoarcerea datelor de către proceduri	
Aplicații	
Lucrarea nr. 9	65
Proceduri recursive	
Aplicații	70
Lucrarea nr. 10	71
Aplicații mixte C-ASM	71
Aplicații	
Bibliografie	76

# **PREFAȚĂ**

Acest îndrumar de laborator se adresează studenților din anul 2 de la specializările "Calculatoare", "Tehnologia informației" și "Ingineria sistemelor multimedia". Îndrumarul este aferent cursului "Introducere în organizarea calculatoarelor și limbaje de asamblare". Îndrumarul este rodul unei activități, ce se întinde pe mai mulți ani, de întocmire a unor lucrări de laborator care să vină în sprijinul studenților în efortul lor de a învăța să programeze în limbaje de asamblare. Lucrările de laborator sunt însoțite de aplicații scrise în limbajul 8086. Alegerea limbajului 8086 ca suport pentru învățarea limbajului de asamblare s-a bazat pe următoarele considerente: limbajul 8086 poate fi rulat pe oricare microprocesor superior lui 8086, mediul Borland C oferă utilitare pentru dezvoltarea programelor în limbaj de asamblare 8086.

Printre avantajele limbajului de asamblare se numără viteza ridicată de execuție a programelor, spațiul de memorie consumat relativ redus dar si accesul la anumite resurse hardware. Un motiv în favoarea programării în limbaj de asamblare îl reprezintă amploarea dezvoltării sistemelor dedicate (microcontrolere, procesoare de semnal, aparate foto si camere video, aparate electrocasnice, telefoane mobile, jocuri electronice, switch-uri pentru rețele, etc), caracterizate în principal de consumuri reduse de putere și memorii de capacități relativ reduse. De asemenea, medii integrate de programare-dezvoltare și compilatoare de limbaje de nivel înalt (C, Pascal, etc.) prezintă facilități de inserare în codul sursă de nivel înalt a liniilor scrise direct în limbaj de asamblare sau link-editarea într-un singur modul a mai multor module obiect provenite de la compilarea unor coduri sursă, scrise în limbaje de programare diferite (C, asamblare). În cazul aplicațiilor ample, modulele care necesită structuri de date complexe, tehnici de programare sau algoritmi complicați, sunt scrise în limbaje de nivel înalt, iar cele care sunt critice din punct de vedere al timpului de executie si al resurselor utilizate sunt implementate în limbaj de asamblare specific procesorului pe care se execută aplicația. Un alt aspect care recomandă studiul limbajelor de asamblare îl reprezintă caracterul său formativ: o cunoaștere și o mai bună înțelegere a modului de lucru al procesorului, a organizării memoriei, a lucrului cu stiva, a transferului de parametri la nivelul procedurilor, conduce în final la scrierea de programe mai eficiente în limbajele de nivel înalt.

Îndrumarul este structurat după cum urmează. Prima lucrare de laborator prezintă arhitectura microprocesorului 8086. Lucrările 2-5 prezintă instrucțiunile limbajului de asamblare 8086. Lucrarea 6 prezintă directivele limbajului 8086. Lucrarea 7 prezintă mecanismul de întreruperi la 8086. Lucrările 8 și 9 prezintă tehnicile de lucru cu proceduri în limbaj de asamblare. Lucrarea 10 prezintă metode de implementare a aplicațiilor mixte C-Asamblare.

### Lucrarea nr. 1

În această lucrare este prezentată arhitectura 8086 [1, 2, 3]. Alte arhitecturi de calcul, cum ar fi MIPS și DLX, sunt prezentate în [4]. De asemenea, alte limbaje de asamblare sunt prezentate în [4, 5].

Pe lângă arhitectura 8086 această lucrare urmărește descrierea etapelor necesare generării executabilului unui program pornind de la sursa sa scrisă în limbaj de asamblare [5]. Instrumentul software care realizează acest lucru se numește asamblor. Acesta transformă instrucțiunile scrise în limbaj de asamblare în instrucțiuni scrise în limbaj mașină (succesiune de 0 și 1). Procesul de asamblare realizează o corespondență între fiecare simbol (element de limbaj asamblare) și setul de instrucțiuni specificat de ISA-ul mașinii hardware pe care se execută programul. Mnemonicile (MOV, ADD, MUL, etc.) sunt înlocuite cu biții câmpului de opcode, etichetele – nume simbolice (START, STOP, PRINT, etc.) – sunt înlocuite cu adresele reale ale locațiilor de memorie. Suplimentar, datorită directivelor de asamblare se fac operații de alocare de memorie și inițializare date. Trebuie adăugat că unei instrucțiuni dintr-un limbaj de nivel înalt (ex: C, Pascal, etc.) îi corespunde o secvență de instrucțiuni mașină.

# Tipuri de date

#### **BYTE**

Acest tip de date ocupă un octet și poate fi reprezentat în memoria internă sau într-un registru de 8 biți al procesorului. Poate fi:

- întreg pe 8 biţi cu sau fără semn;
- caracter ASCII

Directiva pentru definirea acestui tip de date este DB (Define Byte).

#### WORD

Ocupă doi octeți și poate fi reprezentat în memoria internă sau într-un registru de 16 biți al procesorului. Poate fi:

- întreg pe 16 biţi cu sau fără semn;
- secvență de două caractere ASCII;
- adresă de memorie de 16 biti.

Directiva pentru definirea acestui tip de date este DW (Define Word). Partea mai puțin semnificativă este memorată la adrese mici iar partea mai semnificativă la adrese mari. De exemplu dacă presupunem întregul 1122H la adresa 100H, atunci octetul 22H se va găsi la adresa 100H, iar octetul 11H la adresa 101H.

#### DOUBLE-WORD

Ocupă patru octeți și poate fi reprezentat atât în memorie, cât și într-o pereche de registre de 16 biți sau într-un registru de 32 de biți (în cazul procesoarelor de 32 de biți). Poate fi:

- întreg pe 32 de biţi cu sau fără semn;
- număr real în simplă precizie;
- adresă de memorie de 32 de biţi.

Directiva pentru definirea acestui tip de date este DD (Define Double-Word). În cazul adreselor pe 32 de biţi, adresa de segment este memorată la adrese mari, iar deplasamentul (offset-ul), la adrese mici.

#### **QUAD-WORD**

Acest tip de date ocupă 8 octeți și poate fi reprezentat atât în memoria internă cât și într-o pereche de registre de 32 de biți (la procesoarele de 32 de biți). Poate fi:

- întreg pe 64 de biţi cu sau fără semn;
- număr real în dublă precizie;

Directiva pentru definirea datelor de acest tip este DQ (Define Quad-Word).

#### **TEN-BYTES**

Ocupă zece octeți și poate fi reprezentat atât în memorie sau într-unul din registrele coprocesoarelor matematice. Poate fi:

- număr întreg reprezentat ca secvență de cifre BCD (împachetate), cu semn memorat explicit;
- număr real în precizie extinsă.

Directiva pentru definirea acestui tip de date este  $\mathsf{DT}$  (Define Ten-Bytes).

# Definirea și inițializarea datelor

#### Constante

O constantă este un simplu nume asociat unui număr și nu are caracteristici distinctive.

Tip	Reguli	Exemple
binare	secvențe de 0, 1 urmate de B sau b	11B, 1011b
octale	secvențe de 0÷7 urmate de ○ sau Q	777Q, 5670
zecimale	secvențe de 0÷9 opțional urmate de	3309,
	D sau d	1309D
hexazecimale	secvențe de 0÷9 și A÷F urmate de	55H, 0FEh
	Н sau h	
ASCII	şir de caractere	<b>'</b> BC <b>'</b>

Tabelul 1. Constantele

Pentru definirea unei constante simbolice se folosește directiva equ. Forma generală:

#### nume const equ val

#### Exemplu:

```
Five equ 5
```

#### **Variabile**

Variabilele identifică datele manipulate, formând operanzi pentru instrucțiuni. Se definesc utilizând directivele DB, DW, DD, DQ, DT. Aceste directive alocă și inițializează memoria în unități de octeți, cuvinte, dublu cuvinte, etc.

Numelui variabilei i se asociază următoarele atribute:

- segment: variabilă asociată cu segmentul curent (unitate logică de memorie care poate avea cel mult 64 KB.
- offset: variabilă asignată offset-ului curent față de începutul segmentului
- tip: 1 octet pentru DB, 2 octeți pentru DW, etc.

Lista de valori poate cuprinde:

- expresie constantă
- caracterul ? pentru inițializări nedeterminate
- expresie de tip adresă
- un şir ASCII cu mai mult de două caractere (doar cu directiva DB)
- expresie DUP (expresie1 [, expresie2, ...])

#### Exemple:

```
v1 db 12h ;12

v2 dw 3456h ;56 34

v3 dd 7890ABCD ;CD AB 90 78

t1 db 11h, 22h, 33h, 44h, 55h ;11 22 33 44 55

t2 dw 6677h, 3 dup (88AAh) ;77 66 AA 88 AA 88 AA 88
```

# Registrele procesorului 8086

Registrele procesorului 8086 sunt de 16 biţi. Registrele AX, BX, CX, DX pot fi accesate şi la nivel de octet, părţile mai semnificative fiind AH, BH, CH şi DH, iar cele mai puţin semnificative AL, BL, CL şi DL. Denumirile registrelor sunt: AX-registru acumulator, BX-registru de bază general, CX-registru contor, DX-registru de date, BP-registru de bază pentru stivă (base pointer), SP-registru indicator de stivă (stack pointer), SI-registru index sursă, DI-registru index destinație. Registrul FLAGS cuprinde flagurile procesorului şi ale bistabililor de condiţie, iar registrul IP (instruction pointer) este contorul program.

Registrele de segment sunt: CS-registru de segment de cod (code segment), DS-registru de segment de date (data segment), SS-registru de segment de stivă (stack segment), ES-registru de segment de date suplimentar (extra segment). Perechea de registre (CS:IP) va indica adresa următoarei instrucțiuni, iar perechea (SS:SP) indică adresa vârfului stivei. Registrele DS și ES sunt folosite pentru a accesa date.

#### Moduri de adresare

Modurile de adresare specifică modul în care se determină adresa fizică a operandului aflat în memorie. Adresa fizică (AF) se calculează utilizând:

- adresa de segment (AS) adică adresa de început a segmentului în care se află operandul;
- adresa efectivă (AE) adică deplasamentul sau offset-ul operandului în cadrul segmentului.

#### Adresarea imediată

Operandul apare explicit în instrucțiune.

#### Exemplu:

```
mov ax, 1539h ; pune în AX valoarea 1539h add ax, 2 ; adună la AX valoarea 2, AX = 153Bh
```

#### Adresare directă

Adresa efectivă a operandului este furnizată printr-un deplasament. Se consideră registru de segment implicit registrul DS, în cazul în care nu se face o explicitare a registrului de segment.

#### Exemplu:

```
.data
v dw 1234h
.code

mov bx, v ; pune în registrul bx valoarea 1234h
add bx, [100] ; adună la registrul bx ceea ce se
; află în memorie, în segmentul
; de date, la offset-ul 100.
```

La asamblare v se va înlocui cu deplasamentul în cadrul segmentului de date. Valoarea 100 este offset explicit.

#### Adresare indirectă (prin registre)

Adresa efectivă a operatorului este dată de registrele BX, SI sau DI. Registrul de segment implicit este DS.

#### Exemplu:

```
mov ax, [bx] ; pune în AX conținutul locației de ; memorie de la adresa dată de BX mov [BX], cx ; memorează conținutul lui CX la ; adresa dată de registrul BX add byte ptr [BX], 2 ; adună valoarea 2 la octetul ; aflat la adresa dată de BX
```

La ultima instrucțiune, operatorul byte ptr este absolut necesar altfel nu s-ar cunoaște tipul operandului (octet, cuvânt) la care se adună valoarea 2

#### Adresare bazată sau indexată

Adresa efectivă a operandului din memorie se obține adunând la unul din registrele de bază (BP sau BX) sau la unul din registrele index (SI sau DI) un deplasament constant de 8 sau 16 biți. Registrul de segment implicit este DS (pentru BX, SI, DI) și SS (pentru BP).

Exemplu:

```
.data
tab dw 1234h, 5678h, 90ABh ;34 12 78 56 AB 90
.code

mov bx, 3
mov ax, tab[bx] ;AX = AB56h
mov ax, bx[tab]
mov ax, [bx+tab]
mov ax, [bx].tab
```

Ultimele patru instrucțiuni au același efect: pun în registrul AX cuvântul din memorie aflat la offset-ul tab+3, adică valoarea AB56h.

#### Adresare bazată şi indexată

Adresa efectivă este determinată prin adunarea unui registru de bază (BX sau BP) cu un registru index (SI sau DI) și cu un deplasament de 8 sau 16 biți. Registrele de segment implicite sunt DS pentru BX cu SI sau DI și SS pentru BP cu SI sau DI.

Exemplu:

```
mov ax, [bx][si]

mov ax, [bx+si+3]

mov ax, [bx+si].3

mov ax, [bx][di][3]
```

#### Observații:

La toate modurile de adresare se poate utiliza un registru de segment explicit, în felul următor:

```
mov ax, ds:[bp+3] ; adresare bazată
mov ax, cs:[si][bx+3] ; adresare bazată și indexată
mov ax, ss:[bx] ; adresare indirectă.
```

# Etapele generării executabilului

Pentru obținerea fișierului executabil se va utiliza mediul Borland C sau Borland Pascal de dezvoltare a programelor. Fazele de obținere a programului executabil din fișierul ASCII salvat cu extensia \*.asm sunt\*

- asamblarea: tasm \*.asm/zi/la
  - zi este folosită pentru includerea opțiunilor de depanare;
  - *la* este folosită pentru obținerea unui fișier listing util în depanare;
- linkeditarea: tlink \*.obj/v
  - v este folosită pentru includerea opțiunilor de depanare;
- depanarea: td \*.exe



Figura 1. Fazele de generare a programului executabil

După obținerea fișierului executabil acesta va fi executat pas cu pas în mediul de depanare. Se va vizualiza conținutul memoriei (View/Dump) și al registrelor (View/Registers) înainte și după executarea fiecărei instrucțiuni. Se va verifica pentru fiecare dată definită numărul octeților alocați în memorie și respectarea convenției Intel pentru memorarea acestora.

#### **Aplicaţii**

1. Se cere obținerea fișierului executabil pentru următoarea porțiune de cod și rularea apoi pas cu pas.

```
.model small
.stack 100
.data
tabel db 1, 2, 3, 4, 5, 10 dup(?)
tabel1 dw 1, 2, 3, 12H, 12
tabel2 dd 1, 2, 1234H
tabel3 dg 1, 2, 12345678H
tabel4 dt 1, 2,, 1234567890H
.code
start:
 mov ax, @data
 mov ds, ax
 mov ax, 14h
                    ;adresare imediată
 mov ax, 14
 mov al, tabel
                           ;adresare directă
 mov al, tabel[1]
 mov al, tabel[1] ;adresare directă mov ax, word ptr tabel ;adresare directă - operatorul
                           ;ptr este necesar, tabel fiind
 mov ax, word ptr tabel[2]
                           ;definit cu directiva DB
 mov bx, offset tabel
 mov al, [bx+1]
                          ;adresare indirectă
  mov al, [bx]
                           ;adresare indirectă
  mov bx, 5
  mov al, tabel[bx] ;adresare bazată
  mov si, 1
  mov al, [bx][si] ;adresare bazată și indexată
  mov si, 6
  mov byte ptr [bx][si],2 ;adresare bazată și indexată
  mov bp, offset tabel
  mov al, [bp]
                        ;adresare bazată cu deplasament nul
  mov byte ptr ds:[bp][si][1], 7
  mov word ptr ds:[bp][si][1], 19H
                           ;adresare bazată și indexată
  mov ah, 4ch
  int 21h
end start
```

- 2. În aplicația de mai sus, care sunt instrucțiunile care modifică conținutul unei locații de memorie?
- 3. În aplicația de mai sus să se determine care este adresa la care se încarcă segmentul de date. Pentru aceasta se vor executa primele două instrucțiuni ale programului.
- 4. Pentru aplicația de mai sus să se specifice pentru fiecare zonă a programului (date, cod, stivă) care este adresa de segment și care este adresa de offset la începutul execuției programului.
- 5. Pentru aplicația de mai sus să se determine care este adresa fizică a locației de memorie la care se memorează valoarea 5 din tabel. Fiecare student va determina această adresă pentru contextul de pe calculatorul pe care lucrează.
- 6. Pentru aplicația de mai sus să se determine câți octeți s-au alocat pentru memorarea datelor. Să se verifice și numărând octeții în fereastra Dump.
- 7. Specificați adresa efectivă și adresa fizică a locației de memorie modificată de instrucțiunile:

```
mov byte ptr [bx][si], 2
mov byte ptr ds:[bp][si][1], 7
mov word ptr ds:[bp][si][1], 19H
```

8. Motivați apariția valorii 00H (în loc de 01H) în registrul AL, în urma execuției instrucțiunii:

```
mov al, [bp]
```

## Lucrarea nr. 2

#### **Etichete**

Etichetele identifică cod executabil, formând operanzi pentru CALL, JMP sau salturi condiționate. O etichetă poate fi definită:

• prin numele etichetei urmat de caracterul : - se definește astfel o etichetă de tip near

#### nume etichetă:

#### Exemplu:

```
eticheta: mov ax, bx
```

prin directiva LABEL, cu forma generală

```
nume label tip
```

Dacă ceea ce urmează reprezintă instrucțiuni, tipul etichetei va fi NEAR sau FAR și eticheta va fi folosită ca țintă în instrucțiuni de tip JMP/CALL. Dacă ceea ce urmează reprezintă definiții de date, tipul etichetei va fi BYTE, WORD, DWORD, etc.

#### De exemplu, în urma definiției:

```
valb label byte
valw dw 12ABh
```

#### o instrucțiune de forma

```
mov al, valb
```

va pune în AL octetul mai puțin semnificativ al cuvântului, adică ABh.

• prin directiva PROC, numele procedurii fiind interpretat ca o etichetă cu tipul derivat din tipul procedurii (NEAR sau FAR). Forma generală a unei proceduri este:

```
nume_proc proc tip
...
nume_proc endp
```

# Instrucțiuni de transfer

#### Instrucțiuni de transfer generale

#### Instructiunea MOV

Forma generală este:

```
mov dest, sursa ; dest \leftarrow src
```

Următoarele operații sunt ilegale:

- sursa și destinația nu pot fi ambele operanzi în memorie;
- nu pot fi folosite registrele FLAGS și IP;
- operanzii nu pot avea dimensiuni diferite;
- registrul CS nu poate apărea ca destinație;
- nu pot fi transferate date imediate într-un registru de segment;
- operanzii nu pot fi simultan registre de segment

#### Exemple:

```
mov ax, bx
mov al, dh
mov [bx], al
mov byte ptr [bx+5], 12h
```

#### Instrucțiunea mov din:

```
.data
v db 2
.code
mov al, v
```

încarcă în AL valoarea variabilei v. Dacă se dorește încărcarea adresei efective a variabilei v, se poate folosi operatorul OFFSET:

```
mov bx, offset v
```

#### Instrucțiunea XCHG

Forma generală este:

```
XCHG dest, sursa ; sursa ↔ dest
```

#### Restricții:

- cel puţin un operand trebuie să fie în registru;
- registrele de segment nu pot fi operanzi.

#### Exemple:

```
xchg ax, bx
```

Secvență de instrucțiuni pentru schimbarea conținutului a două locații de memorie:

```
mov ax, alfa1
xchg ax, alfa2
mov alfa1,ax
```

#### Instrucțiunea PUSH

Forma generală:

```
push sursa

SP ← SP-2
SS: [SP+1] ← high(sursa)
SS:[SP] ← low(sursa)
```

Sursa poate fi un operand pe 16 biţi aflat în:

- registru general de 16 biţi
- registru de segment
- locație de memorie

#### Exemple:

```
push bx ; SS:[SP] ← BX

push beta ; conţinutul memoriei de la adresa beta

; se memorează în stivă

push [bx] ; SS:[SP] ← DS:[BX]

push [bp+5] ; SS:[SP] ← SS:[BP+5]
```

#### Instrucțiunea POP

#### Forma generală:

```
pop dest

high(dest) ← SS: [SP+1]
low(sursa) ← SS:[SP]
SP ← SP+2
```

Destinația pote fi un operand pe 16 biți aflat în:

- registru general de 16 biți
- registru de segment
- locație de memorie

#### Exemple:

```
      pop cx
      ; CX ← SS:[SP]

      pop es:[di]
      ; ES:DI ← SS:[SP]

      pop [bp+5]
      ; SS:[BP+5] ← SS:[SP]
```

Accesul la informațiile memorate în stivă se poate face fără descărcarea acesteia, utilizând adresarea bazată:

```
mov bp, sp ; baza stivei

push ax ; SP ← BP-2

push bx ; SP ← BP-4

mov ax, [bp-2]

mov bx, [bp-4]
```

De asemenea, conținutul stivei poate fi modificat prin adresare bazată:

```
mov ax, 1234h
push ax
mov bx, 5678h
push bx
mov bp, sp
mov cx, 90ABh
push cx
mov byte ptr [bp], 11h
```

```
mov word ptr [bp+2], 2233h

mov word ptr [bp-1], 4455h

pop cx ;CX = 55ABh

pop bx ;BX = 5644h

pop ax ;AX = 2233h
```

Figura următoare reprezintă imaginea stivei pentru exemplul prezentat:

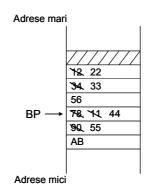


Figura 2. Imaginea stivei înainte de instrucțiunile pop

#### Instrucțiuni de transfer specifice acumulatorului

#### Instrucțiunea IN

Forma generală este:

#### in dest, port

Instrucțiunea transferă un octet sau un cuvânt de la un port de intrare în acumulator (AL sau AX). Port poate fi registrul DX, sau o constantă în intervalul 0÷255.

#### Instrucțiunea OUT

Forma generală este:

```
out port, sursa
```

Instrucțiunea transferă un octet sau un cuvânt din registrul AL sau AX la un port de ieșire.

#### *Exemple* [1]:

```
in al, 0f8h ; citire stare de la un echipament in al, 0f9h ; citire date de la același echipament
```

#### Instrucțiunea XLAT

Instrucțiunea nu are operanzi, iar semnificația este translatarea:

```
AL \leftarrow DS:[BX+AL]
```

adică aduce în AL conținutul octetului de la adresa efectivă [BX+AL].

#### Instrucţiuni de transfer specifice adreselor

#### **Instrucțiunea LEA (Load Effective Address)**

Forma generală este:

```
LEA registru, sursa
```

Încarcă adresa efectivă a operandului sursă în registrul specificat. Sursa este un operand aflat în memorie.

#### Exemple:

```
lea bx, alfa ; echivalentă cu instr. mov bx, offset alfa lea di, alfa[bx][si]
```

# Instrucțiunile LDS (Load Data Segment) și LES (Load Extra Segment)

Forma generală este:

```
lds reg, sursa
les reg, sursa
```

în care *reg* este un registru general de 16 biţi, iar sursa este un operand de tip double-word aflat în memorie, care conţine o adresă completă de 32 de biţi. Această adresă se încarcă în perechea *DS:reg*, respectiv *ES:reg*, astfel încât cuvântul mai puţin semnificativ (adresa efectivă) va fi în registrul *reg*, iar cuvântul mai semnificativ (adresa de segment) va fi în DS (ES).

#### *Exemple* [1]:

# Instrucţiuni de transfer specifice indicatorilor de condiție

#### Instrucțiunea LAHF (Load AH with FLAGS)

```
AH ← FLAGS<sub>0.7</sub>
```

#### Instrucțiunea SAHF (Store AH into FLAGS)

```
FLAGS_{0.7} \leftarrow AH
```

#### Instrucțiunea PUSHF (Push Flags)

```
SP ← SP-2
SS: [SP+1] ← high(FLAGS)
SS: [SP] ← low(FLAGS)
```

#### Instrucțiunea POPF (Pop Flags)

```
high(FLAGS) ← SS: [SP+1]
low(FLAGS) ← SS:[SP]
SP ← SP+2
```

# **Aplicații**

1. Se cere rularea pas cu pas a următorului program:

```
.model small
.stack 100
.data
    tabc db '0123456789ABCDEF'
.code
start: mov ax,@data
   mov ds,ax
   mov al,0
                           ;inițializează AL
repet: mov bx,offset tabc ;pune în BX adresa efectivă tabc
   push ax
                            ;salvează AL în stivă
   xlat ; pune în AL octetul de la adresa efectivă [BX+AL]
    call afisare
                           ;apelul procedurii afisare
   pop ax
   inc al
    cmp al, 10H
      ;se verifică dacă s-au afișat toate caracterele
    jz sfarsit
    jmp repet
```

```
afisare proc
  mov dl,al
  ;pune în DL codul caracterului care trebuie afișat
  mov ah,2h
  ;funcția DOS pentru afișarea caracterului din DL
  int 21h
  mov dl,''
  mov ah, 2h
  int 21h
  ret
  afisare endp
  sfarsit: mov ax,4c00h
  ;funcția DOS de ieșire în sistemul de operare
  int 21h
  end start
```

- 2. De ce este necesară salvarea în stivă a registrului AX, iar apoi restaurarea lui?
- 3. Modificați programul de mai sus pentru afișarea pătratului unui număr din intervalul 0-15.

4. Se cere rularea pas cu pas a următorului program:

```
.model small
.stack 100
.data
      adr1 dw 1234h
      adr2 dw 5678h
      adr3 dw 9012h
      adr4 dw 3456h
      tabela dd adr1, adr2, adr3, adr4
.code
start: mov ax, @data
      mov ds, ax
      mov cx, 1
      mov bx, cx
      add bx, bx
      add bx, bx
      les di, tabela[bx]
      mov ax, es:[di]
      mov ah, 4ch
      int 21h
end start
```

5. Modificați programul de mai sus astfel încât să fie pusă în AX valoarea care se află la adr4.

6. Care din instrucțiunile următoare sunt corecte?

```
mov al, si
mov ds, es
mov ax, ip
mov bl, al
mov cs, 23H
```

7. Care este efectul următoarei secvențe de instrucțiuni?

8. Care este conținutul locației alfa după executarea următoarei secvențe de instrucțiuni?

```
.data
alfa db 23h
beta db 43h
.code
.mov al, alfa
xchg al, beta
mov alfa, al
```

## Lucrarea nr. 3

# Instrucțiuni aritmetice și logice

#### Instrucţiuni specifice adunării

Instrucțiunea ADD

ADD dest, sursa

dest ← dest + sursa

Instructiunea ADC (Add with Carry)

ADC dest, sursa

dest ← dest + sursa + CF

**Instrucțiunea INC (Increment)** 

INC dest

dest ← dest + 1

#### **Instrucțiunea DAA (Decimal Adjust for Addition)**

Instrucțiunea nu are operanzi și efectuează corecția zecimală a acumulatorului AL, după o adunare cu operanzi în format BCD împachetat. Să considerăm, de exemplu, adunarea valorilor BCD 19 și 12. Aceste valori se reprezintă prin octeții 19H și 12H. În urma adunării, se obține rezultatul 2BH, care este incorect ca rezultat BCD. Operația de corecție conduce la rezultatul 31H, ceea ce reprezintă suma BCD a celor două valori.

#### Instrucțiunea AAA (ASCII Adjust for Addition)

Instrucțiunea nu are operanzi și efectuează corecția acumulatorului AX, după operații de adunare cu operanzi BCD despachetați (o cifră BCD pe un octet). Să considerăm, de exemplu, adunarea valorilor 0109H și 0102H, care ar corespunde valorilor BCD despachetate 19 și 12. În urma adunării, se obține rezultatul 020BH. Instrucțiunea AAA corectează acest rezultat la 0301H care este suma BCD a celor două valori

#### Instrucţiuni specifice scăderii

#### Instrucțiunea SUB (Substract)

```
SUB dest, sursa
```

dest ← dest - sursa

#### **Instructiunea SBB (Substract with Borrow)**

```
SBB dest, sursa
```

dest ← dest - sursa - CF

#### **Instrucțiunea DEC (Decrement)**

DEC dest

dest ← dest - 1

#### Instrucțiunea NEG (Negate)

NEG dest

 $dest \leftarrow 0 - dest$ 

#### **Instrucțiunea CMP (Compare)**

CMP dest, sursa

Execută scăderea temporară dest - sursa fără a modifica vreun operand, dar cu poziționarea bistabililor de condiție (FLAGS).

#### **Instrucțiunea DAS (Decimal Adjust for Substraction)**

Instrucțiunea nu are operanzi și efectuează corecția zecimală a acumulatorului AL, după o scădere cu operanzi în format BCD împachetat. Să considerăm, de exemplu, scăderea valorilor BCD 32 și 14. Operația de corecție conduce la rezultatul 18H (32–14=18).

#### **Instrucțiunea AAS (ASCII Adjust for Substraction)**

Instrucțiunea nu are operanzi și efectuează corecția acumulatorului AX, după operații de scădere cu operanzi BCD despachetați (o cifră BCD pe un octet). Să considerăm, de exemplu, scăderea valorilor 0302H și 0104H. Instrucțiunea AAS corectează rezultatul la 0108H.

#### Instrucţiuni specifice înmulţirii

#### Instrucțiunea CBW (Convert Byte to Word)

Extinde bitul de semn din AL la întreg registrul AH, obținându-se astfel o reprezentare a lui AL pe 2 octeti.

#### Instrucțiunea CWD (Convert Word to DoubleWord)

Extinde bitul de semn din AX la întreg registrul DX, obținându-se astfel o reprezentare a lui AX pe 4 octeți.

#### Instrucțiunea MUL (Multiply)

MUL sursa

```
AH:AL ← AL * sursa (dacă sursa este pe octet)

DX:AX ← AX * sursa (dacă sursa este pe 2 octeți)
```

#### **Instrucțiunea IMUL (Integer Multiply)**

IMUL sursa

Este similară cu instrucțiunea MUL. Deosebirea este că operația de înmulțire se face considerând operanzii numere cu semn.

#### Instructiunea AAM (ASCII Adjust for Multiply)

Instrucțiunea nu are operanzi și efectuează corecția acumulatorului AX, după o înmulțire pe 8 biți cu operanzi BCD despachetați (o cifră BCD pe un octet). Să considerăm, de exemplu, înmulțirea valorilor 5 și 9. Instrucțiunea AAM corectează rezultatul 2DH la 0405H.

#### Instrucţiuni specifice împărţirii

#### Instrucțiunea DIV (Divide)

DIV sursa

Dacă sursa este pe octet:

 $AL \leftarrow AX / sursa$  $AH \leftarrow AX \mod sursa$ 

Dacă sursa este pe 2 octeți:

 $AX \leftarrow DX:AX / sursa$  $DX \leftarrow DX:AX \mod sursa$ 

#### **Instrucțiunea IDIV (Integer Divide)**

IDIV sursa

Este similară cu instrucțiunea DIV. Deosebirea este că operația de împărțire se face considerând operanzii numere cu semn.

#### Instrucțiunea AAD (ASCII Adjust for Division)

Instrucțiunea nu are operanzi și efectuează corecția acumulatorului AX. Operația de corecție trebuie făcută înainte de împărțirea unui număr BCD pe 2 octeți la un număr BCD pe un octet.

#### Instrucțiuni logice

#### Instrucțiunea NOT

NOT dest

#### Instrucțiunea AND

AND dest, sursa

#### Instrucțiunea TEST

TEST dest, sursa

Efectul este execuția unei operații AND între cei doi operanzi, fără a se modifica destinația, dar cu poziționarea flagurilor la fel ca la instrucțiunea AND.

#### Instrucțiunea OR

OR dest, sursa

#### Instrucțiunea XOR

XOR dest, sursa

#### Instrucțiuni de deplasare

#### Instrucțiunea SHL/SAL (Shift Logic/Arithmetic Left)

SHL operand, contor SAL operand, contor

Bitul cel mai semnificativ trece în CF, după care toți biții se deplasează la stânga cu o poziție. Bitul cel mai puțin semnificativ devine 0. Numărul operațiilor este dat de contor.

#### **Instructiunea SHR (Shift Logic Right)**

SHR operand, contor

Bitul cel mai puţin semnificativ trece în CF, după care toţi biţii se deplasează la dreapta cu o poziţie. Bitul cel mai semnificativ devine 0. Numărul operaţiilor este dat de contor.

#### Instrucțiunea SAR (Shift Arithmetic Right)

SAR operand, contor

Singura diferență față de instrucțiunea SHR, este că se conservă bitul de semn, mai precis, completarea dinspre stânga se face cu bitul de semn.

#### Instrucţiuni de rotire

#### Instrucțiunea ROL (Rotate Left)

ROL operand, contor

Bitul cel mai semnificativ trece atât în CF, cât și în bitul cel mai puțin semnificativ, după ce toți biții s-au deplasat la stânga cu o poziție. Numărul operațiilor este dat de contor.

#### Instrucțiunea RCL (Rotate Left through Carry)

RCL operand, contor

Bitul cel mai semnificativ trece în CF, toți biții se deplasează la stânga cu o poziție, iar CF original trece în bitul cel mai puțin semnificativ. Numărul operațiilor este dat de contor.

#### Instrucțiunea ROR (Rotate Right)

```
ROR operand, contor
```

Bitul cel mai puțin semnificativ trece atât în CF, cât și în bitul cel mai semnificativ, după ce toți biții s-au deplasat la dreapta cu o poziție. Numărul operațiilor este dat de contor.

#### **Instrucțiunea RCR (Rotate Right through Carry)**

```
RCR operand, contor
```

Bitul cel mai puțin semnificativ trece în CF, toți biții se deplasează la dreapta cu o poziție, iar CF original trece în bitul cel mai semnificativ. Numărul operațiilor este dat de contor.

# **Aplicaţii**

1. Care este conținutul registrului AL după executarea următoarei secvențe de instrucțiuni:

```
mov al, 10011110b
mov cl, 3
rol al, cl
```

2. Care va fi conținutul registrului CX după executarea următoarei secvențe de instrucțiuni:

```
mov bx, sp

mov cx, 2134H

push cx

mov byte ptr ss:[bx-2], 22H

pop cx
```

3. Care este conținutul registrului AX după executarea următoarei secvențe de instrucțiuni:

```
mov cl, 4
mov ax, 0702H
shl al, cl
shr ax, cl
```

4. Care este conținutul registrului AX după executarea următoarei secvențe de instrucțiuni:

```
mov cx, 1234H
push cx
mov bx, 2359H
push bx
mov ax, 4257H
mov bp, sp
mov byte ptr [bp], al
pop ax
```

- 5. Să se scrie un program care adună numerele 145A789FH şi 92457ABCH, afisând rezultatul pe ecran.
- 6. Să se scrie un program care adună două numere în format BCD împachetat. Fiecare din cele două numere are 4 cifre. Numerele sunt memorate în zona de date. Programul afișează rezultatul adunării.
- 7. Să se scrie un program care adună două numere în format BCD despachetat. Fiecare din cele două numere are 4 cifre. Numerele sunt memorate în zona de date. Programul afișează rezultatul adunării.
- 8. Să se scrie un program care afișează pe ecran pătratul unui număr. Se va folosi instrucțiunea XLAT.

#### Observații:

- citirea unui caracter de la tastatură se realizează folosind funcția 01H a întreruperii 21H. Se încarcă în registrul AH valoarea 01H, se apelează întreruperea 21H, care va pune codul ASCII al caracterului citit în AL;
- afișarea unui caracter pe ecran se realizează folosind funcția 02H a întreruperii 21H. Se încarcă în registrul AH valoarea 02H. Se încarcă în DL codul ASCII al caracterului și apoi se apelează întreruperea 21H, care va afisa caracterul pe ecran;
- Coduri ASCII utile: '0'=30h, 'A'=41h, 'a'=61h, ENTER=13.

## Lucrarea nr. 4

# Instrucțiuni de apel de procedură și de salt

Forma generală pentru definirea unei proceduri este:

```
nume_proc PROC [FAR | NEAR]
.......
RET
nume_proc ENDP
```

unde nume\_proc este numele procedurii, iar parametrii opționali FAR sau NEAR reprezintă tipul procedurii. Procedurile sunt de două tipuri: FAR și NEAR. O procedură FAR poate fi apelată și din alte segmente de cod decât cel în care este definită, în timp ce o procedură NEAR poate fi apelată doar din segmentul de cod în care este definită. Dacă se omite tipul procedurii, acesta este dedus din directivele simplificate de definire a segmentelor (modelul de memorie folosit). De exemplu, modelul LARGE presupune că procedurile sunt implicit de tip FAR.

Apelurilor de procedură de tip FAR sau NEAR le corespund instrucțiuni de revenire de tip FAR, respectiv NEAR. Instrucțiunea RET (Return) provoacă revenirea în programul apelant; tipul instrucțiunii este dedus din tipul procedurii (NEAR sau FAR). Putem folosi o instrucțiune de revenire explicită: RETN (Return Near) sau RETF (Return Far).

#### Apelul procedurilor şi revenirea din proceduri

#### Instrucțiunea CALL

```
CALL nume_proc
CALL FAR PTR nume_proc
CALL NEAR PTR nume proc
```

Dacă nu se precizează explicit tipul apelului (FAR sau NEAR), acesta este dedus din tipul procedurii. Tipul apelului trebuie să coincidă cu tipul procedurii și cu tipul instrucțiunilor Return din procedură, altfel se ajunge la funcționări defectuoase ale programului. În cazul unui apel de procedură de tip NEAR, se salvează în stivă conținutul registrului IP, care reprezintă adresa de revenire, iar apoi în IP se încarcă adresa primei instrucțiuni din procedură. În cazul unui apel de tip FAR, se salvează în stivă CS:IP, adresa completă de revenire (pe 32 de biți), iar apoi în CS:IP se încarcă adresa primei instrucțiuni din procedură.

#### Instrucțiunea RET (Return)

RET RETF RETN

În primul caz, tipul instrucțiunii este dedus din tipul procedurii. În cazul unei reveniri de tip NEAR, se reface registrul IP din stivă, astfel se transferă controlul la instrucțiunea care urmează instrucțiunii CALL care a provocat apelul procedurii. În cazul unei reveniri de tip FAR, se reface din stivă perechea de registre CS: IP.

#### Instrucțiunea JMP (Jump)

JMP	tinta	
JMP	SHORT PTR	tinta
JMP	NEAR PTR	tinta
JMP	FAR PTR	tinta

În primul caz, tipul saltului este dedus din atributele expresiei care precizează ținta. Ținta specifică adresa de salt și poate fi o etichetă sau o expresie. Există trei tipuri de instrucțiuni de salt:

- SHORT adresa țintă se află la o adresă în domeniul [-127, +127] fată de adresa instrucțiunii de salt;
- NEAR adresa țintă este în același segment de cod cu instrucțiunea de salt;
- FAR adresa țintă poate fi în alt segment de cod față de instrucțiunea de salt.

## Tipuri de salt şi apel

### JMP/CALL direct

Operandul care se află în formatul instrucțiunii este o etichetă care identifică adresa țintă. Poate fi de două tipuri:

- salt/apel direct intrasegment (NEAR) eticheta se află în același segment de cod cu instrucțiunea JMP/CALL;
- salt/apel direct intersegment (FAR) eticheta poate fi definită și în alt segment de cod decât cel în care se află instrucțiunea JMP/CALL.

### JMP/CALL indirect

Operandul din formatul instrucțiunii reprezintă o adresă de memorie. Poate fi de două tipuri:

• salt/apel indirect intrasegment (NEAR), cu forma generală

JMP/CALL expr

în care expr precizează adresa efectivă a țintei și poate fi un registru, o variabilă de tip WORD, sau un cuvânt din memorie;

• salt/apel indirect intersegment (FAR), cu forma generală

JMP/CALL expr

în care expr precizează adresa completă a țintei și poate fi o variabilă de tip DWORD, sau un dublu-cuvânt din memorie.

## Instrucțiuni de salt condiționat

Aceste instrucțiuni efectuează salturi condiționate de valoarea unor bistabili (FLAGS). Dacă condiția nu este îndeplinită, saltul nu are loc, deci execuția continuă cu instrucțiunea următoare. Toate instrucțiunile de salt condiționat sunt de tip SHORT, ceea ce înseamnă că adresa țintă trebuie să fie la o distanță cuprinsă între -127 și +127 de octeți față de instrucțiunea de salt. În tabelul următor se prezintă instrucțiunile de salt condiționat:

Instrucțiune	Condiție de salt	Interpretare
JE, JZ	ZF = 1	Zero, Equal
JL, JNGE	SF≠OF	Less, Not Greater or Equal
JLE, JNG	$SF \neq OF$ sau $ZF = 1$	Less or Equal, Not Greater
JB, JNAE, JC	CF = 1	Below, Not Above or
		Equal, Carry
JBE, JNA	CF = 1 sau $ZF = 1$	Below or Equal, Not Above
JP, JPE	PF = 1	Parity, Parity Even
JO	OF = 1	Overflow
JS	SF = 1	Sign
JNE, JNZ	ZF = 0	Not Zero, Not Equal
JNL, JGE	SF = OF	Not Less, Greater or Equal
JNLE, JG	SF = OF	Not Less or Equal, Greater
JNB, JAE,	CE = 0	Not Below, Above or
JNC		Equal, Not Carry
JNBE, JA	CF = 0 și $ZF = 0$	Not Below or Equal, Above
JNP, JPO	PF = 0	Not Parity, Parity Odd
JNO	OF = 0	Not Overflow
JNS	SF = 0	Not Sign

Tabelul 2. Intrucțiunile de salt condiționat

La comparațiile cu semn folosim GREATER și LESS, iar la comparațiile fără semn folosim ABOVE și BELOW.

Uneori este necesar să folosim instrucțiuni de salt condiționat la etichete care ies în afara domeniului [-127, +127] față de instrucțiunea curentă. În această situație înlocuim saltul pe o condiție

directă "departe" cu un salt pe condiția negată "aproape" și cu un salt necondiționat "departe". În următorul exemplu [1], eticheta et1 se află în afara domeniului, astfel instrucțiunea:

```
JE et1
se înlocuiește cu:

JNE et2
JMP et1
et2:
```

## Instrucțiuni pentru controlul buclelor de program

### Instrucțiunea JCXZ (Jump if CX is Zero)

```
JCXZ eticheta
```

Eticheta trebuie să se afle în domeniul [-127, +127] față de instrucțiunea curentă. Se face salt la eticheta specificată dacă CX conține valoarea 0.

### Instrucțiunea LOOP

```
LOOP eticheta
```

Această instrucțiune este, de fapt, un salt condiționat de valoarea registrului CX. Cu alte cuvinte, se decrementează CX și, dacă acesta este diferit de zero, se sare la eticheta specificată. Eticheta trebuie să se afle în domeniul [-127, +127] față de instrucțiunea curentă.

## Instrucțiunea LOOPZ/LOOPE (Loop While Zero/Equal)

```
LOOPZ eticheta
LOOPE eticheta
```

Se decrementează CX și, dacă acesta este diferit de zero și ZF este 1 (rezultatul ultimei operații a fost zero), se sare la eticheta specificată.

### Instrucțiunea LOOPNZ/LOOPNE (Loop While Not Zero/Equal)

```
LOOPNZ eticheta
LOOPNE eticheta
```

Se decrementează CX și, dacă acesta este diferit de zero și ZF este 0 (rezultatul ultimei operații a fost zero), se sare la eticheta specificată.

# **Aplicaţii**

1. Rulați pas cu pas următorul program:

```
.model small
.stack 512
.data
  tab proc dw proc 1
         dw proc 2
          dw proc 3
 tab_procf dd procf 1
           dd procf 2
           dd procf 3
 intra dw etich1
       dw etich2
       dw etich3
  inter dd etif1
       dd etif2
.code
proc 1 proc
 push dx
 pop dx
 ret
proc 1 endp
proc_2 proc
 push dx
 pop dx
 ret
proc 2 endp
proc 3 proc
 push dx
 pop dx
 ret
proc 3 endp
procf 1 proc far
  push dx
```

```
pop dx
 ret
procf 1 endp
procf 2 proc far
 push dx
 pop dx
 ret
procf 2 endp
procf 3 proc far
 push dx
 pop dx
 ret
procf 3 endp
start: mov ax, @data
 mov ds, ax
 mov si, 0
 jmp inter[si]
etif2 label far
  jmp intra
proced: lea bx, proc 1
 call bx
 call tab_proc
 mov si, 2
 call tab proc[si]
 lea bx, tab proc
 call word ptr [bx]
 mov si, 4
 call word ptr [bx][si]
  call tab procf
 mov si, 4
  call tab procf[si]
  lea bx, tab procf
  call dword ptr [bx]
 mov si, 4
  call dword ptr [bx][si]
  jmp sfarsit
etich1: mov si, 2
 jmp intra[si]
etich3 label near
  jmp proced
etich2 label near
 lea bx, intra
  jmp word ptr [bx+4]
etif1 label far
 lea bx, inter
 mov si, 4
 jmp dword ptr [bx][si]
sfarsit: mov ah, 4ch
 int 21h
end start
```

- 2. Să se scrie un program care să afișeze rezultatul obținut în urma conversiei unui număr hexazecimal în zecimal.
- 3. Să se scrie un program care să calculeze factorialul unui număr și apoi să afișeze rezultatul.
- 4. Care este conținutul registrului AL după executarea următoarei secvențe de instrucțiuni:

```
mov al, 'A'
mov bl, 'B'
cmp al, bl
jne et1
et2: mov al, 1
jmp sfarsit
et1: mov al, 0
jmp sfarsit
```

5. Care este conținutul registrului AL după executarea următoarei secvențe de instrucțiuni:

```
masca equ 01000000b
mov al, 10110101b
test al, masca
jz et1
et2: mov al, 1
jmp sfarsit
et1: mov al, 0
jmp sfarsit
```

## Lucrarea nr. 5

# Instrucțiuni pentru operații cu șiruri

Șirul este o secvență de octeți sau de cuvinte, aflate la adrese succesive de memorie. Setul de instrucțiuni cuprinde operații primitive (la nivel de octet sau cuvânt) și prefixe de repetare, care pot repeta operațiile primitive pe baza unui contor sau până la îndeplinirea unei condiții. Denumirea instrucțiunilor fără operanzi la nivel de octet se termină cu litera B, iar a celor la nivel de cuvânt cu litera W. Aceste instrucțiuni folosesc registrele DS:SI ca adresă sursă și ES:DI ca adresă destinație. Există și variantele cu operanzi ale acestor instrucțiuni, și ele se folosesc în situația în care se utilizează alt segment pentru șirul sursă, decât segmentul de date implicit (DS). Toate aceste instrucțiuni incrementează (dacă DF este 0) sau decrementează (dacă DF este 1) în mod automat adresele (registrele SI, DI) cu 1 sau cu 2, după cum operația este la nivel de octet sau de cuvânt. Starea flagului DF poate fi modificată prin instrucțiunile CLD (Clear Direction) și STD (Set Direction), care șterg, respectiv setează acest bistabil

## Operații primitive

## Instrucțiunile MOVSB, MOVSW (Move String)

MOVSB MOVSW

ES:DI ← DS:SI
SI ← SI + delta
DI ← DI + delta

### **Instrucțiunile CMPSB, CMPSW (Compare String)**

# CMPSB

```
DS:SI - ES:DI
SI ← SI + delta
DI ← DI + delta
```

### **Instrucțiunile LODSB, LODSW (Load String)**

LODSB

```
acumulator ← DS:SI (acumulator este AX sau AL)
SI ← SI + delta
```

### **Instructiunile STOSB, STOSW (Store String)**

STOSB

```
ES:DI \leftarrow acumulator (acumulator este AX sau AL)
DI \leftarrow DI + delta
```

## Instrucțiunile SCASB, SCASW (Scan String)

SCASB SCASW

```
acumulator - ES:DI (acumulator este AX sau AL)
DI ← DI + delta
```

## Prefixe de repetare

Prefixele de repetare permit execuția repetată a operațiilor primitive. Numărul de execuții se precizează printr-un contor de operații sau printr-un contor și o condiție logică. Aceste prefixe de repetare participă la formarea unor instrucțiuni compuse, alături de operațiile primitive descrise mai sus.

### Prefixul de repetare REP (Repeat)

### REP op primitiva

Repetă operația primitivă și decrementează CX, cât timp conținutul registrului CX este diferit de zero. De obicei se folosește la primitivele de tip MOVS, LODS și STOS.

## Prefixul de repetare REPE/REPZ (Repeat While Zero/Equal)

### REPE/REPZ op primitiva

Repetă operația primitivă și decrementează CX, cât timp conținutul registrului CX este diferit de zero și rezultatul operației primitive este 0. De obicei se folosește la primitivele de tip CMPS și SCAS.

### Prefixul REPNE/REPNZ (Repeat While Not Zero/Equal)

### REPNE/REPNZ op primitiva

Repetă operația primitivă și decrementează CX, cât timp conținutul registrului CX este diferit de zero și rezultatul operației primitive este de asemenea diferit de 0. De obicei se folosește la primitivele de tip CMPS și SCAS.

## Observație:

Numărul elementelor unui șir se poate calcula folosind contorul de locații. În exemplul următor, expresia \$-text reprezintă numărul octeților de la adresa text până la adresa curentă:

```
text db 'A B C D E F G H J K L M N O P Q R'
ltext equ $-text
```

De asemenea, operatorul LENGTH întoarce numărul de elemente, iar operatorul SIZE întoarce dimensiunea în octeți a unei variabile.

## Astfel, pentru definiția:

```
tab dw 100 dup(?)
```

expresia length tab are valoarea 100. Pentru aceeași definiție, expresia size tab are valoarea 200.

# **Aplicaţii**

- 1. Să se scrie un program care copiază un şir într-un alt şir.
- 2. Căutarea unui anumit caracter într-un șir. Se va afișa pe ecran poziția caracterului în șir.
- 3. Să se scrie un program care dă indicele caracterului începând de la care două șiruri diferă.
- 4. Să se scrie un program care afișează pe ecran numărul de apariții a unui sir într-un alt sir.
- 5. Să se scrie un program care adună două şiruri de cifre zecimale aflate în zona de date. Rezultatul este un şir care conține pe fiecare poziție suma cifrelor de pe pozițiile corespunzătoare din cele două şiruri.
- 6. Precizați care este efectul următoarei secvențe de instrucțiuni:

```
mov al, 'D'
mov cx, 12
rep stosb
```

## Lucrarea nr. 6

# Forma completă de definire a segmentelor

Se utilizează o declarație de forma:

```
nume_seg SEGMENT [tip_aliniere][tip_combinare][clasa_seg]
...
nume_seg ENDS
```

Inițializarea unui registru de segment (DS, ES sau SS) cu un segment declarat trebuie făcută de utilizator în mod explicit în cadrul programului, utilizând pentru aceasta numele segmentului respectiv:

```
mov ax, nume_seg
mov ds, ax
```

- tip\_aliniere poate fi BYTE, WORD, PARA, PAGE (implicit este PARA), și arată că adresa de început a zonei de memorie rezervată segmentului este divizibilă cu 1/2/16/256.
- tip\_combinare este o informație pentru editorul de legături care indică raportul dintre acest segment și segmente definite în alte module obiect. Acest parametru poate fi:
  - PUBLIC arată că acest segment va fi concatenat cu alte segmente cu același nume, din alte module obiect, rezultând un singur modul cu acest nume;

COMMON - precizează că acest segment și alte segmente cu același nume din alte module vor fi suprapuse, deci vor începe de la aceeași adresă. Lungimea unui astfel de segment va fi lungimea celui mai mare segment dintre cele suprapuse; AT <expresie> - segmentul va fi încărcat în memorie la adresa fizică absolută de memorie reprezentată de valoarea expresiei, care este o valoare de 16 biţi;

MEMORY - segmentul curent de acest tip va fi așezat în memorie în spațiul rămas disponibil după așezarea celorlalte segmente;

STACK - va concatena toate segmentele cu același nume, pentru a forma un segment unic; referirea acestui segment se va face prin SS:SP. Registrul SP va fi inițializat automat cu lungimea stivei.

 clasa\_seg - este un nume cuprins între apostrofuri. Rolul este de a permite stabilirea modului în care se așează în memorie segmentele unui program. Două segmente cu aceeași clasă vor fi așezate în memorie la adrese succesive.

Asocierea segmentelor cu registrele de segment se realizează cu pseudoinstrucțiunea ASSUME:

```
ASSUME reg seg : nume seg
```

Unde reg\_seg poate fi unul dintre registrele CS, DS, ES sau SS, iar nume\_seg este numele unui segment sau al unui grup de segmente, care va fi adresat de registrul respectiv.

Definirea grupurilor de segmente se realizează cu directiva GROUP, care are următoarea formă:

```
nume_grup GROUP lista_nume_segmente
```

unde nume\_grup este numele grupului de segmente, ce va fi folosit pentru a determina adresa de segment utilizată pentru referirea în cadrul grupului de segmente, iar lista\_nume\_segmente poate conține nume de segmente sau expresii de forma:

```
SEG nume_variabila
SEG nume_eticheta
```

Într-o astfel de listă nu poate să apară numele unui alt grup.

### Exemplu:

```
data1 segment
      v1 db 5
data1 ends
data2 segment
     v2 dw 25
data2 ends
data3 segment
      v3 dw 100
data3 ends
dgrup group data1, data2
cod seament
      assume cs:cod, ds:dgrup, es:data3
      start: mov ax, dgrup
             mov ds, ax
             mov ax, data3
             mov es, ax
              ;referiri la date
              mov bx, v1 ;se utilizează DS (asociat cu dgrup)
              add v3, bx ;se utilizează ES (asociat cu data3)
cod ends
end start
```

# Forma simplificată de definire a segmentelor

Această modalitate de definire a segmentelor respectă același format ca și la programele dezvoltate în limbaje de nivel înalt.

```
.MODEL tip_model
```

Prin această directivă se specifică dimensiunea și modul de dispunere a segmentelor în memorie. Modelul de memorie poate fi:

- tiny toate segmentele (date, cod, stivă) formează un singur segment de cel mult 64KB. Apelurile de procedură şi salturile sunt de tip NEAR şi se folosesc adrese efective (offset) pentru accesarea datelor;
- small datele și stiva formează un segment și codul un alt segment. Fiecare din acestea va avea dimensiunea maxima de

- 64KB. Apelurile de procedură și salturile sunt de tip NEAR și se folosesc adrese efective (offset) pentru accesarea datelor;
- medium datele şi stiva sunt grupate într-un singur segment (cel mult egal cu 64KB), dar codul poate fi în mai multe segmente, deci poate depăşi 64KB. Apelurile de procedură şi salturile sunt implicit de tip FAR şi se folosesc adrese efective (offset) pentru accesarea datelor;
- compact codul generat ocupă cel mult 64KB, dar datele și stiva pot fi în mai multe segmente (pot depăși 64KB). Apelurile de procedură și salturile sunt de tip NEAR și se folosesc adrese complete (segment și offset) pentru accesarea datelor aflate în alte segmente;
- large atât datele cât şi codul generat pot depăşi 64KB.
   Apelurile de procedură şi salturile sunt implicit de tip FAR şi se folosesc adrese complete (segment şi offset) pentru accesarea datelor aflate în alte segmente;
- huge este asemănător modelului large, dar structurile de date pot depăși 64KB. La modelele compact și large, o structură compactă de date (de tip tablou) nu poate depăși limitele unui segment fizic (64KB); la modelul huge, această restricție dispare.

### .STACK [dimensiune]

Această directivă alocă o zonă de memorie de dimensiune specificată pentru segmentul de stivă. Dacă nu se specifică parametrul dimensiune, aceasta va fi implicit de 1KB.

### .CODE [nume]

Această directivă precede segmentul de cod. Încărcarea adresei acestui segment în registrul CS se face automat de către sistemul de operare, la încărcarea segmentului pentru execuție. Opțional se pot asocia nume (maxim 6 caractere) pentru segmentele de cod.

#### . DATA

Această directivă precede segmentul de date. Utilizatorul trebuie să inițializeze, în mod explicit, registrul de segment DS, cu adresa segmentului de date. Simbolul @data primește adresa segmentului de date după linkeditare.

# Definirea structurilor. Operaţii specifice

Structura este o colecție de date plasate succesiv în memorie, grupate sub un unic nume sintactic. Dimensiunea unei structuri este suma dimensiunilor câmpurilor componente. Forma generală este:

```
nume_structura STRUC
nume_membru definitie_date
nume_structura ENDS
```

Tipul structurii se definește fără a se rezerva spațiu de memorie. Numele membrilor structurii trebuie să fie distincte, chiar dacă aparțin unor structuri distincte. Un exemplu de definiție a unei structuri [1]:

```
alfa struc
a db ?
b dw 1111H
c dd 1234
alfa ends
```

O structură definită este interpretată ca un tip nou de date, care poate apoi participa la definiții concrete de date, cu rezervare de spațiu de memorie. De exemplu, putem defini o structură de tipul alfa, cu numele x:

```
x alfa <, , 777>
```

în care alfa este tipul de date, x este numele variabilei, iar între paranteze unghiulare se trec valorile inițiale ale câmpurilor structurii x. Prezența virgulelor din lista de valori inițiale precizează că primii doi membrii sunt inițializați cu valorile implicite de la definiția tipului

alfa, iar al treilea membru este inițializat cu valoarea 777. Astfel, definiția variabilei x este echivalentă cu secvența de definiții:

```
a db ?
b dw 1111H
c dd 777
```

Principalul avantaj al structurilor este accesul la membri într-o formă asemănătoare limbajelor de nivel înalt. De exemplu, pentru a încărca în SI câmpul b al structurii x, putem scrie:

```
mov si, x.b
```

Putem acum defini un tablou de tip alfa:

```
tab alfa <11h, 2233h, 44556677h>, <12h, 3456h, 7890ABCDh>
```

Având în vedere că ordinea octeților din tab este 11 33 22 77 66 55 44 12 56 34 CD AB 90 78 și un element de tip alfa ocupă 7 octeți:

- tab[0].a se referă la valoarea 11h;
- tab[7].c se referă la 7890ABCDh;
- tab[1].a se referă la octetul 33h;
- tab[1].b se referă la cuvântul 7722h.

# Definirea înregistrărilor. Operaţii specifice

Înregistrarea este o definiție de câmpuri de biți de lungime maximă 8 sau 16. Forma generală este:

```
nume_inregistrare RECORD nume_camp:valoare [= expresie],...
```

unde valoare reprezintă numărul de biți pe care se memorează câmpul respectiv. Opțional poate fi folosită o expresie a cărei valoare să fie asociată câmpului respectiv, pe numărul de biți precizat. La fel

ca la structuri, numele câmpurilor trebuie să fie distincte, chiar dacă aparțin unor înregistrări diferite.

Să considerăm un exemplu [1]:

```
beta record x:7, y:4, z:5
```

prin care se definește un șablon de 16 biți, x pe primii 7 biți (mai semnificativi), y pe următorii 4 biți, și z pe ultimii 5 biți (mai puțin semnificativi). La fel ca la structuri, putem acum defini variabile de tipul înregistrării beta:

```
val beta <5, 2, 7>
```

în care valorile dintre parantezele unghiulare inițializează cele trei câmpuri de biți. Această definiție este echivalentă cu definiția explicită:

```
val dw 0000101001000111B
```

Operatorul MASK primește un nume de câmp și furnizează o mască cu biții 1 pe poziția câmpului respectiv și 0 în rest. Astfel, expresia MASK y este echivalentă cu constanta binară 0000000111100000B.

Operatorul WIDTH primește un nume de înregistrare sau un nume de câmp și întoarce numărul de biți ai înregistrării sau ai câmpului respectiv. De exemplu, secvența:

```
mov al, width beta
mov bl, width y
```

va încărca în AL 16 și în BL valoarea 4.

# Macroinstrucţiuni

Prin macroinstrucțiuni se pot defini simbolic secvențe de program (instrucțiuni, definiții de date, directive, etc.), asociate cu un nume. Folosind numele unei macroinstrucțiuni în program, se va genera

întreaga secvență de program asociată macroinstrucțiunii respective, printr-un proces de substituție care are loc înainte de asamblarea programului. Spre deosebire de proceduri, macroinstrucțiunile sunt expandate la fiecare utilizare. Forma generală a unei macroinstrucțiuni este:

```
nume_macro MACRO [p1, p2, ...,pn]
...
ENDM
```

Opțional, macroinstrucțiunile pot avea parametri, în acest caz, p1, p2, ..., pn sunt identificatori care specifică parametrii formali. Apelul unei macroinstrucțiuni constă în scrierea în program a numelui macroinstrucțiunii. Dacă macroinstrucțiunuea are parametri, apelul se face prin specificarea numelui, urmată de o listă de parametri actuali:

```
nume_macro x1, x2, ..., xn
```

La expandarea macroinstrucțiunii, pe lângă expandarea propriu-zisă, se va înlocui fiecare parametru formal cu parametrul actual corespunzător.

# **Aplicații**

1. Se consideră următoarea definiție de date:

```
alfa struc
    al db ?
    a2 db 21H
    a3 dw 5176H
    alfa ends
    tab alfa 10 dup (<3H, ?, 2252H>)
```

Care va fi conținutul registrului AL după executarea următoarelor instrucțiuni?

```
a) mov al, byte ptr tab[12].a2b) mov al, byte ptr tab[11].a2
```

 Să se definească o macroinstrucțiune care realizează adunarea a două valori pe 32 de biți. Să se scrie şi un exemplu de apelare al macroinstrucțiunii definite.

## Lucrarea nr. 7

# Întreruperi

Noțiunea de întrerupere se referă la întreruperea programului în curs de execuție și transferul controlului la o rutină de tratare. Mecanismul de transfer al controlului la rutina de tratare a întreruperii este de tip apel de procedură, ceea ce înseamnă revenirea în programul întrerupt, după terminarea rutinei de tratare. Pe lângă rutinele de tratare ale sistemului de operare, pot fi folosite și propriile rutine. Întreruperile software apar ca urmare a execuției unor instrucțiuni, cum ar fi INT, INTO, DIV, IDIV. Întreruperile hardware externe sunt provocate de semnale electrice care se aplică pe intrările de întreruperi ale procesorului, iar cele interne apar ca urmare a unor condiții speciale de funcționare a procesorului (cum ar fi execuția pas cu pas a programelor).

Într-un sistem cu procesor 8086, pot exista maxim 256 de întreruperi. Fiecare nivel de întrerupere poate avea asociată o rutină de tratare (procedură de tip far). Adresele complete (4 octeți) ale acestor rutine sunt memorate în tabela vectorilor de întrerupere, pornind de la adresa fizică 0 până la 1KB. Intrarea în tabelă se obține înmulțind codul întreruperii cu 4. Rutina de tratare a întreruperii se termină obligatoriu cu instrucțiunea IRET.

# Redirectarea întreruperii de pe nivelul 0

Împărțirea unui număr foarte mare la un număr mic, poate duce la apariția întreruperii pe nivelul 0. Pentru obținerea rezultatului corect, se redirectează întreruperea de pe nivelul 0 spre o rutină care

realizează împărțirea în situația în care împărțitorul este diferit de 0. Implementați programul de mai jos, și rulați-l pas cu pas.

```
.model small
.stack 100
.data
   demp dd 4444444h
   imp dw 1111h
   cat dd ?
   rest dw ?
; proc. primeste deimpartitul in (DX, AX) si impartitorul in BX
;returneaza catul in (BX, AX) si restul in DX
divc proc
   cmp bx, 0
                    :daca eroare adevarata
   jnz divc1
   int 0
                    ;apel tratare impartire cu 0
divc1:
   push es
                     ;salvare registre modificate de procedura
   push di
   push cx
   mov di, 0
   mov es, di
                     ;adresa pt. intrarea intrerupere nivel 0
   push es:[di]
                    ;salvare adresa oficiala
   push es:[di+2]
   mov word ptr es:[di], offset trat 0 ;incarcare vector
   mov es:[di+2],cs ;intrerupere pt. noua rutina de tratare
   div bx
                     ;incercare executie instr. de impartire
                     ;nu a aparut eroare
    sub bx, bx
                     ;daca impartirea s-a executat corect se
                     ;pune 0 in bx ca sa corespunda modului de
                     ; transmitere al parametrilor
revenire:
   pop es:[di+2]
   pop es:[di]
   рор сх
   pop di
   pop es
   ret
trat 0 proc far
   push bp
                     ;salvare bp
   mov bp, sp
                     ;schimba adresa de revenire din rutina
                     ;trat 0, adresa care se gaseste in stiva
                     ;a fost pusa in stiva la apelarea rutinei
                     ; de intrerupere (IP-ul)
   mov word ptr [bp+2], offset revenire
   push ax
                     ;salvare ax, Y0
   mov ax, dx
                     ;primul deimpartit Y1
    sub dx, dx
                     ; executie impartire Y1 la X
```

```
; rezulta (AX) = Q1, (DX) = R1
   div bx
   pop cx
                    ;Y0
                     ;salvare Q1
   push ax
   mov ax, cx
                    ; executie impartire (R1, AX) la X
                     ;rezulta AX=Q0, DX=R0
   div bx
   pop bx
                    ;Q1
   pop bp
   iret
trat_0 endp
divc endp
start: mov ax, @data
   mov ds, ax
   mov ax, word ptr demp
   mov dx, word ptr demp+2
   mov bx, imp
   call divc
   mov word ptr cat, ax
   mov word ptr cat+2, bx
   mov rest, dx
   mov ah, 4ch
   int 21h
end start
```

## Lucrarea nr. 8

# Transferul parametrilor către proceduri

## Tipuri de transfer (prin valoare sau prin referință)

O primă decizie care trebuie luată în proiectarea unei proceduri este tipul de transfer al parametrilor. Se pot utiliza două tipuri de transfer:

- transfer prin valoare, care implică transmiterea conținutului unei variabile; se utilizează atunci când variabila care trebuie transmisă nu este alocată în memorie, ci într-un registru;
- transfer prin referință, care implică transmiterea adresei de memorie a unei variabile; se utilizează atunci când trebuie transmise structuri de date de volum mare (tablouri, structuri, tablouri de structuri, etc.). Se mai folosește atunci când procedura trebuie să modifice o variabilă parametru formal alocată în memorie.

Să considerăm o procedură aduna [1], de tip near, care adună două numere pe 4 octeți, întorcând rezultatul în perechea de registre DX: AX:

```
.data

n1 dd 12345H

n2 dd 54321H

rez dd ?

.code

aduna proc near

add ax, bx

adc dx, cx

ret

aduna endp

.....

mov ax, word ptr n1

mov dx, word ptr n2

mov cx, word ptr n2

mov cx, word ptr n2+2
```

```
call near ptr aduna
mov word ptr rez, ax
mov word ptr rez+2, dx
```

Să considerăm acum varianta transmiterii prin referință a parametrilor, în care se transmit către procedură adresele de tip near ale variabilelor n1 și n2.

```
aduna proc near

mov ax, [si]
add ax, [di]
mov dx, [si+2]
adc dx, [di+2]
ret
aduna endp
.....
lea si, n1
lea di, n2
call near ptr aduna
mov word ptr rez, ax
mov word ptr rez+2, dx
```

## Transfer prin registre

Avantajul transferului prin registre constă în faptul că, în procedură, parametrii actuali sunt disponibili imediat. Principalul dezavantaj al acestei metode constă în numărul limitat de registre. Pentru conservarea registrelor se foloseste următoarea secvență de apel:

- salvare în stivă a registrelor implicate în transfer;
- încărcare registre cu parametri actuali;
- apel de procedură;
- refacere registre din stivă.

## Transfer prin zonă de date

În această variantă, se pregătește anterior o zonă de date și se transmite către procedură adresa acestei zone de date. În exemplul următor transferul parametrilor către procedura aduna se face printr-o zonă de date:

```
.data
       zona label dword
       n1 dd 12345H
       n2 dd 54321H
       rez dd?
.code
       aduna proc near
              mov ax, [bx]
              add ax, [bx+4]
              mov dx, [bx+2]
              adc dx, [bx+6]
       aduna endp
       lea bx, zona
       call near ptr aduna
       mov word ptr rez, ax
       mov word ptr rez+2, dx
```

## Transfer prin stivă

Transferul parametrilor prin stivă este cea mai utilizată modalitate de transfer. Avantajele acestei metode sunt uniformitatea și compatibilitatea cu limbajele de nivel înalt. Tehnica de acces standard la parametrii procedurii se bazează pe accesarea stivei prin registrul BP, care presupune registrul SS ca registru implicit de segment. Accesul se realizează prin următoarele operații, efectuate la intrarea în procedură:

- se salvează BP în stivă;
- se copiază SP în BP;
- se salvează în stivă registrele utilizate de procedură;
- se accesează parametrii prin adresare indirectă cu BP.

La sfârșitul procedurii se execută următoarele operații:

- se refac registrele salvate;
- se reface BP;
- se revine în programul apelant prin RET.

Calculul explicit al deplasamentelor parametrilor reprezintă o sursă potențială de greșeli, de aceea se utilizează un șablon care conține

imaginea stivei, de la registrul BP în jos. Să considerăm procedura aduna [1], de tip near, care primește parametrii n1 și n2 prin stivă:

```
.data
       n1 dd 12345H
       n2 dd 54321H
       rez dd?
       sablon struc
               _bp dw ?
               ip dw ?
              n2 low dw ?
              n2 high dw ?
              n1 low dw ?
              n1 high dw ?
       sablon ends
.code
       aduna proc near
              push bp
              mov bp, sp
              mov ax, [bp].n1 low
              add ax, [bp].n2 low
              mov dx, [bp].nl high
              adc dx, [bp].n2 high
              pop bp
              ret
       aduna endp
       push word ptr n1+2
       push word ptr n1
       push word ptr n2+2
       push word ptr n2
       call near ptr aduna
       add sp,8
       mov word ptr rez, ax
       mov word ptr rez+2, dx
```

În cazul în care procedura este de tip far, pentru adresa de revenire trebuie rezervate în şablon 4 octeți (adresă completă):

```
sablon struc
_bp dw ?
_cs_ip dd ?
n2_low dw ?
n2_high dw ?
n1_low dw ?
n1_high dw ?
sablon ends
```

```
.code
             aduna proc far
                    push bp
                     mov bp, sp
                    mov ax, [bp].nl low
                    add ax, [bp].n2 low
                     mov dx, [bp].nl high
                     adc dx, [bp].n2 high
                    pop bp
             aduna endp
             push word ptr n1+2
             push word ptr n1
             push word ptr n2+2
             push word ptr n2
             call far ptr aduna
             add sp,8
             mov word ptr rez, ax
             mov word ptr rez+2, dx
```

# Întoarcerea datelor de către proceduri

Există următoarele modalități de a întoarce datele de către proceduri:

- în lista de parametri apar adresele rezultatelor sau adresa zonei de date a rezultatului;
- rezultatele se întorc prin registre;
- rezultatele se întorc în vârful stivei.

Prima tehnică a fost deja descrisă la transmiterea parametrilor prin zonă de date: în interiorul procedurii se depun explicit rezultatele la adresele conținute în parametrii formali respectivi. A doua tehnică, transferul rezultatelor prin registre, se folosește cel mai frecvent. De obicei se folosește registrul acumulator (AL, AX, respectiv DX:AX, după cum rezultatul este pe 1, 2 sau 4 octeți). A treia tehnică, transferul rezultatelor prin stivă, se folosește destul de rar și constă în plasarea rezultatelor în vârful stivei (din momentul revenirii din procedură).

# **Aplicaţii**

- 1. Să se scrie un program care determină numărul biților 1 dintr-un număr pe 32 de biți citit de la tastatură (se vor folosi instrucțiunile SHL și ADC);
- Să se scrie o procedură care realizează adunarea a două valori citite de la tastatură. Numerele sunt formate din maxim 32 de cifre.
- 3. Să se scrie un program care convertește un număr din format BCD împachetat în format BCD despachetat. Numărul este format din 10 cifre. Rezultatul va fi memorat în zona de date. Pentru conversie se va utiliza o procedură care primește ca parametri adresa numărului BCD împachetat și adresa la care va memora numărul BCD despachetat. Cei doi parametri sunt transmiși prin stivă.

## Observații:

- citirea unui caracter de la tastatură se realizează folosind funcția 01H a întreruperii 21H. Se încarcă în registrul AH valoarea 01H, se apelează întreruperea 21H, care va pune codul ASCII al caracterului citit în AL;
- afișarea unui caracter pe ecran se realizează folosind funcția 02H a întreruperii 21H. Se încarcă în registrul AH valoarea 02H. Se încarcă în DL codul ASCII al caracterului care trebuie afișat și apoi se apelează întreruperea 21H, care va afișa caracterul pe ecran:
- afișarea unui șir de caractere pe ecran (șirul se termină cu caracterul \$, care are codul ASCII 24H) se realizează folosind funcția 09H a întreruperii 21H. Se încarcă în registrul AH valoarea 09H. Se încarcă în DS adresa de segment a șirului care trebuie afișat, și în DX adresa efectivă (offsetul). Se apelează întreruperea 21H, care va afișa șirul pe ecran.

• pentru trecerea la linie nouă se afișează șirul de caractere:

unde 13, 10 reprezintă codul ENTER-ului.

## Lucrarea nr. 9

## Proceduri recursive

Numim procedură recursivă o procedură care se autoapelează (direct sau indirect). Forma generală a unei funcții recursive este următoarea:

Recursivitatea poate fi utilizată pentru a rezolva elegant multe probleme, dar procedurile recursive sunt adesea mai lente decât corespondentele lor nerecursive:

- la fiecare apel se depun în stivă valorile parametrilor (dacă există) si adresa de revenire
- complexitatea algoritmilor recursivi este de obicei mai mare decât a celor iterativi

## **Aplicație**

## Enunţ:

Să se realizeze o funcție recursivă ce calculează n!

### Rezolvare:

Plecăm de la formula recursivă de calcul

$$n! = \begin{cases} 1, & n = 0 \\ n \cdot (n-1)!, & n > 0 \end{cases}$$

Rescriind formula într-o variantă mai apropiată de implementare, avem:

$$fact(n) = \begin{cases} 1, & n = 0 \\ n * fact(n-1), & n > 0 \end{cases}$$

Pentru a înțelege mai ușor programul realizat în limbaj de asamblare, să urmărim pentru început programul C, care declară o funcție recursivă fact, citește de la tastatură o valoare, și folosește funcția pentru a returna factorialul acestei valori:

### Analiză:

La orice funcție recursivă trebuie precizată o condiție de ieșire. În problema factorialului, condiția de ieșire este 0! care, prin definiție, este 1. Dacă parametrul primit de fact este 0, atunci funcția returnează 1, altfel returnează rezultatul înmulțirii dintre valoarea parametrului și factorialul apelat cu valoarea parametrului minus 1.

Pentru fact (3) avem următoarea succesiune de operații:

- (1) apelează recursiv fact (2);
- (2) apelează recursiv fact (1);
- (3) apelează recursiv fact (0);

- (4) returnează 1 revenire din fact (0), calculează
   1\*fact (0);
- (5) returnează 1 revenire din fact (1), calculează 2\*fact (1);
- (6) returnează 2 revenire din fact (2), calculează 3\*fact (2);
- (7) returnează 6 revenire din fact (3);

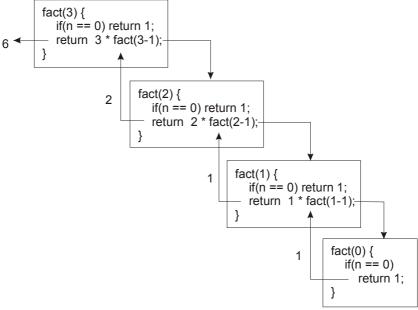


Figura 3. Succesiunea de operații pentru fact (3)

Implementarea programului în limbaj de asamblare este următoarea:

```
.model small
.stack
sablon struc
_bp dw ?
_cs_ip dw ?
_n dw ?
sablon ends
```

```
.data
     n dw 7
     rez dd?
.code
     fact proc near
            push bp
                            ;salvare bp
            mov bp, sp
                            ;initializare cu varful stivei
            pushf
                             ;salvare indicatori
            push bx
            mov bx, word ptr [bp]. n ;preluarea param.
            cmp bx, 0
                                    ; conditia de oprire
            jne rec
            mov ax, 1
                                    ;0!=1
            mov dx, 0
            jmp stop
                          ;termenul urmator
       rec: dec bx
            push bx
                                    ;transferul param.
            call near ptr fact ;apel recursiv, cu
                                    ;rezultat in DX:AX
            add sp, 2
            mul word ptr [bp]. n
      stop: pop bx
                                     ;refacerea req. bx
            popf
                                     ;refacere indicatori
            pop bp
            retn
     fact endp
     afis proc near
            push ax
                                    ;salvarea registrelor
            push bx
            push cx
            push dx
            mov dx, word ptr rez+2 ;preluare din rez
            mov ax, word ptr rez
            mov cx, 0
                                 ;initializarea contorului
            mov bx, 10
      next: div bx
                         ;se obtine pe rand in dx fiecare
                          ;cifra zecimala
            push dx
                          ;salvarea in stiva e necesara pt.
                          ;afisarea in ordinea corecta
            mov dx, 0
            inc cx
            cmp ax, 0
            jne next
            print: pop dx
            mov ah, 02h
            int 21h
                          ;afisare
            loop print
            pop dx
                         ;refacerea registrelor
            pop cx
            pop bx
```

```
pop ax
      retn
afis endp
start:
      mov ax, @data ;initializare reg. segment
      mov ds, ax
      mov ax, n
                 ;transferul param. prin stiva
      push ax
      call near ptr fact ; DX:AX<--rezultatul</pre>
      add sp, 2
      mov word ptr rez+2, dx ; rezultatul se depune
      mov word ptr rez, ax
                              ;in rez
      call near ptr afis
                              ;afisarea rezultatului
      mov ah, 4ch
                              ;revenire DOS
       int 21h
end start
```

Pentru preluarea parametrului din stivă, procedura fact folosește următoarea structură șablon:

```
sablon struc
_bp dw ?
_cs_ip dw ?
_n dw ?
sablon ends
```

Deoarece în problema factorialului, condiția de ieșire este 0! care, prin definiție, este 1, după preluarea parametrului, valoarea acestuia se compară cu 0. În caz de egalitate, în DX: AX se depune valoarea 1 și se face salt la eticheta stop (procedura întoarce valoarea 1). Dacă valoarea parametrului nu este 0, se returnează rezultatul înmulțirii dintre valoarea parametrului și factorialul apelat cu valoarea parametrului minus 1.

Să urmărim din nou succesiunea de operații pentru același exemplu (3!), apelăm deci procedura fact cu valoarea 3 trimisă ca parametru:

- (1) apelează recursiv procedura fact cu valoarea 2;
- (2) apelează recursiv procedura fact cu valoarea 1;
- (3) apelează recursiv procedura fact cu valoarea 0;
- (4) returnează 1 în DX: AX revenire din fact (0);

- (5) returnează 1 în DX: AX revenire din fact (1);
- (6) returnează 2 în DX: AX revenire din fact (2);
- (7) returnează 6 în DX: AX revenire din fact (3);

Procedura afis preia rezultatul din rez (rezultatul se depune în rez înainte de a apela procedura afis), convertește această valoare în zecimal și o afișează.

# **Aplicaţii**

1. Modificați programul prezentat, înlocuind procedura nerecursivă afis cu o procedură recursivă

Să se realizeze funcții care rezolvă recursiv următoarele probleme:

2. Calculați 
$$2^n = \begin{cases} 1, n = 0 \\ 2 \cdot 2^{n-1}, n > 0 \end{cases}$$

3. Calculați cel de-al n-lea număr Fibonacci

$$fibo(n) = \begin{cases} 0, & n = 0 \\ 1, & n = 1 \\ fibo(n-1) + fibo(n-2), & n > 1 \end{cases}$$

4. Calculați 
$$C_n^k = \begin{cases} 1, & n = k \\ 1, & k = 0 \\ C_{n-1}^{k-1} + C_{n-1}^k, & in \, rest \end{cases}$$

## Lucrarea nr. 10

# Aplicaţii mixte C-ASM

## Transferul parametrilor

- compilatorul de Borland C realizează transferul parametrilor spre funcții prin stivă (în ordinea dreapta-stânga), apelul unei funcții C din ASM presupune plasarea parametrilor în stivă și apoi apelarea funcției C;
- deoarece în C descărcarea stivei este făcută de modulul apelant, un program ASM trebuie să descarce stiva după apelarea unei funcții C.

## Întoarcerea rezultatelor

După executarea unei funcții C, rezultatul se va întoarce în funcție de dimensiunea acestuia, în felul următor:

- 1 octet: în registrul AL (char);
- 2 octeți: în registrul AX (int și short);
- 4 octeți: în perechea de registre DX: AX (long și float);
- float (4 octeți), double (8 octeți), long double (10 octeți): într-o zonă specială a bibliotecii de virgulă mobilă sau în vârful stivei coprocesorului matematic. O soluție pentru rezultatele de tip real ar fi ca funcția să întoarcă pointeri la aceste valori

### Numele simbolurilor externe

În C numele simbolurilor externe (nume de variabile, nume de funcții) sunt generate implicit cu caracterul "\_" precedând numele simbolului. Cu alte cuvinte, parametrii din C, utilizați și în modulul scris în limbaj de asamblare, vor fi precedați de caracterul "\_". În modulul în care simbolurile sunt definite, ele se declară PUBLIC, iar în modulele în care ele sunt referite se declară EXTRN. În unul din module (C sau ASM), trebuie să existe funcția main, care în ASM se declară în felul următor:

```
public _main
_main proc
.......
ret
_main endp
```

Următoarea aplicație mixtă calculează recursiv factorialul unui număr citit de la tastatură:

### Modulul C:

```
#include <stdio.h>
#include <conio.h>
```

### Modulul ASM:

```
.model tiny
  extrn _clrscr:near, _scanf:near, _printf:near, _getch:near
  public _main
.stack 1024
  sablon struc
    _bp dw ?
    _ip dw ?    ;_cs_ip dd ? - modificare I
    _n dw ?
    sablon ends
.data
    n dw ?
    MesRd db 'Introduceti un intreg: ',0
    MesWr db 'Factorialul este %d...',0
    scan db '%d',0
```

```
.code
 Factorial proc near ; Factorial proc far - modificare I
   push bp
   mov bp,sp
                         ;+ push ds - modificare II
                         ;+ push es - modificare II
   push dx
   push bx
   mov bx, [bp]. n
   cmp bx,1
   jne et1
   mov ax,1
   jmp et2
et1: dec bx
                          ;parametru salvat in stiva
   push bx
   call near ptr Factorial ; call far ptr Factorial - modif I
   add sp,2
   mul [bp]. n
et2: pop bx
   pop dx
             ;ax contine rezultatul deci nu se restaureaza
                          ;+ pop es - modificare II
                           ;+ pop ds - modificare II
             ;=> ax nu trebuie salvat in stiva la inc. proc
   pop bp
   retn
                          ;retf - modificare I
 Factorial endp
  main proc near
                   ;+ mov ax, seg MesRd - modificare II
                   ;+ push ax - modificare II
   lea ax, MesRd
   push ax
   call near ptr printf ; call far ptr printf - modif. I
   add sp,2
                          ;add sp, 4 - modificare II
                   ;+ mov ax, seg n - modificare II
                   ;+ push ax - modificare II
   lea ax, n
   push ax
                   ;+ mov ax, seg scan - modificare II
                   ;+ push ax - modificare II
   lea ax, scan
   push ax
   call near ptr _scanf = ;call far ptr _scanf = modif. I
                          ;add sp, 8 - modificare II
   add sp, 4
   mov ax, n
   push ax
   call near ptr Factorial ; call far ptr Factorial - modif I
   add sp, 2
   push ax
                   ;+ mov ax, seg MesWr - modificare II
                   ;+ push ax - modificare II
   lea ax, MesWr
   push ax
```

```
call near ptr _printf ; call far ptr _printf - modif. I
  add sp,4 ; add sp, 6 - modificare II
  call near ptr _getch ; call far ptr _getch - modif. I
  retn ; retf - modificare I
  _main endp
end
```

### Observații:

- Modificările trebuie făcute în cazul utilizării modelelor de memorie cu apel de procedură de tip far, iar modificările II trebuie făcute atunci când se folosesc modele de memorie cu adrese fizice (complete). În cel de-al doilea caz, simbolul @data trebuie modificat cu simbolul DGROUP.
- Pentru implementare se generează un proiect C în care se încarcă cele două module, mediul integrat C recunoscând modulul ASM.

# **Aplicaţii**

Să se realizeze funcții care rezolvă recursiv următoarele probleme:

1. Calculați suma cifrelor unui număr

$$sumac(n) = \begin{cases} 0, & n = 0 \\ n\%10 + sumac(n/10), & n > 0 \end{cases}$$

2. Calculați 
$$cmmdc(a,b) = \begin{cases} a, b = 0\\ cmmdc(b,a\%b), b > 0 \end{cases}$$

3. Se dă un şir ordonat crescător. Realizați funcția ce implementează căutarea binară.

$$cauta(s,d,val) = \begin{cases} 0, s > d \\ 1, a[m] = val, unde \ m = (s+d)/2 \\ cauta(s,m-1,val), \ a[m] > val \\ cauta(m+1,d,val), \ a[m] < val \end{cases}$$

4. Suma elementelor unui vector 
$$sumas(i) = \begin{cases} a[0], & i = 0 \\ a[i] + sumas(i-1), & i > 0 \end{cases}$$

5. Verificarea dacă un vector e palindrom

$$pali(s,d) = \begin{cases} 1, & s >= d \\ 0, & a[s]! = a[d] \\ pali(s+1,d-1), & in rest \end{cases}$$

6. Descompunerea unui număr în factori primi

ompunerea unui număr în factori primi
$$desc(n,d) = \begin{cases} 1, n = 1\\ scried, desc(n/d,d), daca d \mid n\\ desc(n,d+1), in rest \end{cases}$$

- Conversia unui număr din baza 10 în baza 2. 7.
- Coeficientul de grad *n* al polinomului Cebîşev de speţa I.

$$T_n(x) = \begin{cases} 1, & n=0 \\ x, & n=1 \\ 2 \cdot T_{n-2}(x) - T_{n-1}(x) \end{cases}$$

Calculați valoarea funcției Ackermann 9.

$$A(m,n) \begin{cases} n+1, m=0 \\ A(m-1,1), n=0 \\ A(m-1,A(m,n-1)), in rest \end{cases}$$

- 10. Căutarea minimului și maximului intr-un sir de *n* valori.
- 11. Determinarea numărului de apariții a unei valori într-un șir.

# **Bibliografie**

- [1] G. Muscă, *Programare în limbaj de asamblare*, Editura Teora, 1998.
- [2] V. Lungu, *Procesoare INTEL Programare în limbaj de asamblare*, Editura Teora, 2001.
- [3] R. Baciu, *Programarea în limbaje de asamblare*, Editura ALMA MATER, Sibiu, 2003.
- [4] A. Florea, L. Vinţan, Simularea şi optimizarea arhitecturilor de calcul în aplicaţii practice, Editura MATRIX ROM, Bucureşti, 2003.
- [5] A. Florea, *Introducere în știința și ingineria calculatoarelor. Interfața Hardware Software*, Editura MATRIX ROM, București, 2007.