

**ESTRUCUTRA DE COMPUTADORES**  
**TEMA 4. OPERACIONES CON LOS DATOS**  
Sesión de Test

1	<p><b>Si queremos dividir por dos una representación binaria habrá que realizar la operación de:</b></p> <p>A) Desplazamiento lógico hacia la derecha      C) Desplazamiento aritmético hacia la derecha</p> <p>B) Desplazamiento lógico hacia la izquierda      D) Desplazamiento aritmético hacia la izquierda</p>	
2	<p><b>En el rango de los números positivos, la extensión de signo se hace rellenando con 1's:</b></p> <p>A) En complemento a dos      C) En exceso Z, manteniendo el mismo Z</p> <p>B) En complemento a uno      D) Ninguna de las afirmaciones anteriores es correcta</p>	
3	<p><b>En una operación de suma en coma flotante, la suma de los exponentes se realiza para:</b></p> <p>A) Conocer la mantisa a desplazar y el número de desplazamientos a realizar      C) Poder hacer la extensión de signo del exponente</p> <p>B) Poder hacer la extensión de signo de la mantisa      D) Ninguna de las afirmaciones anteriores es correcta</p>	
4	<p><b>Sea 0,11101 una representación a la se le aplican las tres técnicas de redondeo estudiadas, eliminando dos bits, se tendrá como resultado:</b></p> <p>A) 0,1110 si aplicamos la técnica del redondeo propiamente dicho      C) 1,0000 si aplicamos la técnica de truncamiento y bit menos significativo</p> <p>B) 0,1111 aplicando cualquiera de las técnicas de redondeo      D) Ninguna de las afirmaciones anteriores es correcta</p>	
5	<p><b>Indica cuál de las siguientes afirmaciones NO es cierta</b></p> <p>A) Los registros del DMAC tienen direcciones asociadas en el mapa de memoria o en el mapa de E/S      C) El procesador principal puede tener una velocidad inferior a la del coprocesador</p> <p>B) El coprocesador se comunica con el procesador mediante una interfaz determinada      D) Tanto coprocesador como procesador de E/S tienen su propio registro contador de programa (PC)</p>	
6	<p><b>De las técnicas de conexión posible de los coprocesadores, la que no necesita ciclos de instrucción adicionales para pasar el contenido de la palabra de instrucción al coprocesador es la de:</b></p> <p>A) Interfaz utilizando un bus de especial de señales e instrucciones      C) Todas las técnicas necesitan ciclos adicionales</p> <p>B) Interfaz utilizando instrucciones especiales      D) Interfaz inteligente de control</p>	
7	<p><b>Respecto a los tipos de operadores:</b></p> <p>A) Un operador combinacional debe ser de tipo paralelo      C) Un operador combinacional debe ser tipo serie</p> <p>B) Un operador secuencial debe ser de tipo paralelo      D) Ninguna de las afirmaciones anteriores es correcta</p>	
8	<p><b>Un procesador de E/S</b></p> <p>A) Opera siempre como coprocesador con las instrucciones de E/S      C) Procesa instrucciones especiales para él</p> <p>B) Procesa informaciones que no son instrucciones      D) Ninguna de las afirmaciones anteriores es correcta</p>	

9	<b>Un coprocesador:</b>	
	<div> <div>A) Es imprescindible en todo sistema</div> <div>C) Comparte el contador de programa con la CPU</div> <div>B) Es siempre de E/S</div> <div>D) Es siempre matemático</div> </div>	
10	<b>Un coprocesador matemático:</b>	
	<div> <div>A) No es un procesador porque no interpreta instrucciones</div> <div>C) Es un procesador porque interpreta instrucciones</div> <div>B) Es un procesador especialista en operaciones de E/S</div> <div>D) Es imprescindible para realizar operaciones matemáticas</div> </div>	