

ESTRUCTURA DE COMPUTADORES
TEMA 4. OPERACIONES CON LOS DATOS
 Sesión de Test

	Si queremos dividir por dos una representación binaria habrá que realizar la operación de:	
1	A) Desplazamiento lógico hacia la derecha B) Desplazamiento lógico hacia la izquierda	C) Desplazamiento aritmético hacia la derecha D) Desplazamiento aritmético hacia la izquierda
2	En el rango de los números positivos, la extensión de signo se hace rellenando con 1's:	
	A) En complemento a dos B) En complemento a uno	C) En exceso Z, manteniendo el mismo Z D) Ninguna de las afirmaciones anteriores es correcta
3	En una operación de suma en coma flotante, la suma de los exponentes se realiza para:	
	A) Conocer la mantisa a desplazar y el número de desplazamientos a realizar B) Poder hacer la extensión de signo de la mantisa	C) Poder hacer la extensión de signo del exponente D) Ninguna de las afirmaciones anteriores es correcta
4	Sea 0,111101 una representación a la se le aplican las tres técnicas de redondeo estudiadas, eliminando dos bits, se tendrá como resultado:	
	A) 0,1110 si aplicamos la técnica del redondeo propiamente dicho B) 0,1111 aplicando cualquiera de las técnicas de redondeo	C) 1,0000 si aplicamos la técnica de truncamiento y bit menos significativo D) Ninguna de las afirmaciones anteriores es correcta
5	Indica cuál de las siguientes afirmaciones NO es cierta	
	A) Los registros del DMAC tienen direcciones asociadas en el mapa de memoria o en el mapa de E/S B) El coprocesador se comunica con el procesador mediante una interfaz determinada	C) El procesador principal puede tener una velocidad inferior a la del coprocesador D) Tanto coprocesador como procesador de E/S tienen su propio registro contador de programa (PC)
6	De las técnicas de conexión posible de los coprocesadores, la que no necesita ciclos de instrucción adicionales para pasar el contenido de la palabra de instrucción al coprocesador es la de:	
	A) Interfaz utilizando un bus de especial de señales e instrucciones B) Interfaz utilizando instrucciones especiales	C) Todas las técnicas necesitan ciclos adicionales D) Interfaz inteligente de control
7	Respecto a los tipos de operadores:	
	A) Un operador combinacional debe ser de tipo paralelo B) Un operador secuencial debe ser de tipo paralelo	C) Un operador combinacional debe ser tipo serie D) Ninguna de las afirmaciones anteriores es correcta
8	Un procesador de E/S	
	A) Opera siempre como coprocesador con las instrucciones de E/S B) Procesa informaciones que no son instrucciones	C) Procesa instrucciones especiales para él D) Ninguna de las afirmaciones anteriores es correcta

9	Un coprocesador: A) Es imprescindible en todo sistema B) Es siempre de E/S	C) Comparte el contador de programa con la CPU D) Es siempre matemático	
	Un coprocesador matemático: A) No es un procesador porque no interpreta instrucciones B) Es un procesador especialista en operaciones de E/S	C) Es un procesador porque interpreta instrucciones D) Es imprescindible para realizar operaciones matemáticas	