

ESTRUCUTRA DE COMPUTADORES

TEMA 5. CONTROL EN EL SISTEMA COMPUTADOR

Sesión de Test

1	<p>Si tenemos dispositivos de memoria con tiempos de acceso de 201 ns, ¿en qué sistema se realizarán correctamente las lecturas y escrituras?:</p> <p>A) En el que emplee 4 ciclos de 49 ns cada ciclo C) En el que emplee 2 ciclos de 100 ns cada ciclo</p> <p>B) En el que emplee 5 ciclos de 100 ns cada ciclo D) En ningún caso expuesto en a), b) y c)</p>	
2	<p>Un repertorio de instrucciones de un computador se dice que es completo si puede realizar cualquier tarea computable:</p> <p>A) Todos los repertorios de instrucciones completos son igual de eficaces (el tiempo que tardan en realizar la misma tarea coincide en todos ellos) C) Puede haber repertorios con tan sólo dos instrucciones que sean completos y otros que con bastantes más no lo sean</p> <p>B) Por lo tanto, cuantas más instrucciones tenga el repertorio más completo será D) Ninguna de las afirmaciones anteriores es correcta</p>	
3	<p>Ejecutar una instrucción de bifurcación condicional:</p> <p>A) Implica una ruptura de secuencia programada C) Implica continuar siempre con la siguiente instrucción</p> <p>B) Implica una ruptura de secuencia no programada D) Ninguna de las afirmaciones anteriores es correcta</p>	
4	<p>El modo de direccionamiento directo absoluto a memoria, aparte de los accesos a memoria para buscar la instrucción:</p> <p>A) Implica siempre un acceso a memoria como mínimo C) No implica accesos a memoria nunca</p> <p>B) Puede no implicar acceso a memoria D) Ninguna de las afirmaciones anteriores es correcta</p>	
5	<p>El campo código de operación de una instrucción:</p> <p>A) Indica la operación a realizar pero nunca el tipo de operando que interviene en la operación C) En la fase de búsqueda de la instrucción, es siempre el primer campo que se obtiene</p> <p>B) Puede indicar o no la operación D) Ninguna de las afirmaciones anteriores es correcta</p>	
6	<p>Del modo de direccionamiento directo absoluto a registro se puede decir que:</p> <p>A) Especifica el registro de propósito general en el que está el operando C) Puede existir para cualquier tipo de instrucción</p> <p>B) No es muy normal que exista en un microprocesador D) No existe en instrucciones aritméticas nunca</p>	
7	<p>Los biestables de estado aritmético (Z, O, C ...), que forman parte del registro de estado:</p> <p>A) Pueden ser imprescindibles o no en los computadores Von Neumann según el nº de direcciones de la instrucción C) Son definidos exclusivamente con la ejecución de la instrucción de comparación</p> <p>B) Son modificados todos siempre con todas las instrucciones D) Se emplean como entradas a la Unidad de Control de la CPU</p>	

8	El modo de direccionamiento indirecto relativo a un registro base, aparte de los accesos a memoria para buscar la instrucción:	
	A) Implica siempre un acceso a memoria como mínimo B) Implica siempre tantos accesos a memoria como posiciones ocupe un dato	C) Puede no implicar accesos a memoria D) Ninguna de las afirmaciones anteriores es correcta
9	La información del Registro Contador de Fases y Periodos:	
	A) Emplea tantos bits como periodos de ejecución necesite la instrucción más rápida B) La emplea la Unidad de Control para saber en qué periodo de ejecución de una instrucción se encuentra	C) No la utiliza la Unidad de Control puesto que es un registro de la Unidad Operativa D) Hay que guardarla en la pila si se atiende una interrupción antes de terminar la instrucción en curso
10	Dadas las instrucciones RET (Retorno de Subrutina) y CALL (Llamada a Subrutina):	
	A) Ambas son instrucciones de bifurcación incondicionales B) Sólo una de ellas es de bifurcación	A) Ambas son instrucciones de bifurcación condicionales B) Ninguna de las dos es de bifurcación