

ESTRUCUTRA DE COMPUTADORES
TEMA 3: ALMACENAMIENTO DE LA INFORMACIÓN
Sesión de Test

1	<p>Respecto a los niveles de jerarquía:</p> <p>A) La información que está en un nivel superior, nunca estará en el nivel inmediatamente inferior</p> <p>B) Una información no puede estar repetida en dos niveles diferentes</p> <p>C) Toda la información de un nivel superior se encuentra también en el nivel inmediatamente inferior</p> <p>D) El nivel de la memoria caché es el más rápido</p>	
2	<p>Indica cuál de las siguientes afirmaciones es cierta:</p> <p>A) El tamaño del mapa de memoria debe coincidir con el de la memoria instalada</p> <p>B) El microprocesador manejará siempre direcciones reales aunque exista memoria virtual</p> <p>C) La memoria virtual ocupa el mismo nivel de jerarquía que la memoria caché</p> <p>D) Si existe memoria caché, los tres primeros niveles de jerarquía formarán la memoria interna del computador</p>	
3	<p>La conexión de la caché más empleada en los sistemas paralelos es:</p> <p>A) La serie</p> <p>B) La paralela</p> <p>C) La serie o paralela indistintamente</p> <p>D) Ninguna de las afirmaciones anteriores es correcta</p>	
4	<p>En un sistema computador sin mecanismo de memoria virtual, las direcciones que maneja la unidad central de proceso pertenecen al espacio de:</p> <p>A) La memoria principal</p> <p>B) La memoria caché</p> <p>C) La memoria virtual</p> <p>D) La memoria asociativa</p>	
5	<p>Las políticas de ubicación y reemplazo (mecanismos de gestión) en la memoria caché se resuelven con mecanismos de tipo:</p> <p>A) Hardware</p> <p>B) Software</p> <p>C) Hardware y software</p> <p>D) Ninguna de las afirmaciones anteriores es correcta</p>	
6	<p>En el diseño del Mapa de Memoria de un computador, la decodificación COMPLETA de las direcciones implica:</p> <p>A) Asociar a cada elemento varias posiciones del Mapa</p> <p>B) Asociar a cada elemento una única posición del Mapa</p> <p>C) Mapa de Memoria No Común forzosamente</p> <p>D) Mapa de Memoria Común forzosamente</p>	
7	<p>En un sistema computador, el mecanismo de memoria virtual se resuelve con:</p> <p>A) Hardware únicamente</p> <p>B) Software únicamente</p> <p>C) Hardware y software</p> <p>D) Ninguna de las afirmaciones anteriores es correcta</p>	
8	<p>Una memoria caché:</p> <p>A) Almacena información diferente a toda la que esté en la Memoria Principal</p> <p>B) Puede ser más grande que la memoria principal</p> <p>C) Aumenta el espacio de trabajo de la CPU</p> <p>D) Ninguna de las afirmaciones anteriores es correcta</p>	
9	<p>Dado un espacio de memoria con organización de 128 Kposiciones y 8 bits en cada posición. Se puede cubrir completamente:</p> <p>A) Con 4 módulos de 32Kx4</p> <p>B) Con 4 módulos de 8Kx8</p> <p>C) Con 8 módulos de 16Kx8</p> <p>D) Ninguna de las afirmaciones anteriores es correcta</p>	
10	<p>Dado un módulo de memoria NOVRAM, además de las líneas de alimentación, las A_i (dirección), las D_i (datos), la OE (habilitación de lectura), WE (habilitación de escritura) y CS (selección de chip), ¿qué líneas necesita?:</p> <p>A) No necesita ninguna línea adicional</p> <p>B) On/Off</p> <p>C) Recall y Store</p> <p>D) Ninguna de las afirmaciones anteriores es correcta</p>	