

ESTRUCTURA DE COMPUTADORES
TEMA 3: ALMACENAMIENTO DE LA INFORMACIÓN

Sesión de Test

	Respecto a los niveles de jerarquía:	
1	A) La información que está en un nivel superior, nunca estará en el nivel inmediatamente inferior B) Una información no puede estar repetida en dos niveles diferentes	C) Toda la información de un nivel superior se encuentra también en el nivel inmediatamente inferior D) El nivel de la memoria caché es el más rápido
	Indica cuál de las siguientes afirmaciones es cierta:	
2	A) El tamaño del mapa de memoria debe coincidir con el de la memoria instalada B) El microprocesador manejará siempre direcciones reales aunque exista memoria virtual	C) La memoria virtual ocupa el mismo nivel de jerarquía que la memoria caché D) Si existe memoria caché, los tres primeros niveles de jerarquía formarán la memoria interna del computador
	La conexión de la caché más empleada en los sistemas paralelos es:	
3	A) La serie B) La paralela	C) La serie o paralela indistintamente D) Ninguna de las afirmaciones anteriores es correcta
	En un sistema computador sin mecanismo de memoria virtual, las direcciones que maneja la unidad central de proceso pertenecen al espacio de:	
4	A) La memoria principal B) La memoria caché	C) La memoria virtual D) La memoria asociativa
	Las políticas de ubicación y reemplazo (mecanismos de gestión) en la memoria caché se resuelven con mecanismos de tipo:	
5	A) Hardware B) Software	C) Hardware y software D) Ninguna de las afirmaciones anteriores es correcta
	En el diseño del Mapa de Memoria de un computador, la decodificación COMPLETA de las direcciones implica:	
6	A) Asociar a cada elemento varias posiciones del Mapa B) Asociar a cada elemento una única posición del Mapa	C) Mapa de Memoria No Común forzosamente D) Mapa de Memoria Común forzosamente
	En un sistema computador, el mecanismo de memoria virtual se resuelve con:	
7	A) Hardware únicamente B) Software únicamente	C) Hardware y software D) Ninguna de las afirmaciones anteriores es correcta
	Una memoria caché:	
8	A) Almacena información diferente a toda la que esté en la Memoria Principal B) Puede ser más grande que la memoria principal	C) Aumenta el espacio de trabajo de la CPU D) Ninguna de las afirmaciones anteriores es correcta
	Dado un espacio de memoria con organización de 128 Kposiciones y 8 bits en cada posición. Se puede cubrir completamente:	
9	A) Con 4 módulos de 32Kx4 B) Con 4 módulos de 8Kx8	C) Con 8 módulos de 16Kx8 D) Ninguna de las afirmaciones anteriores es correcta
	Dado un módulo de memoria NOVRAM, además de las líneas de alimentación, las A_i (dirección), las D_i (datos), la OE (habilitación de lectura), WE (habilitación de escritura) y CS (selección de chip), ¿qué líneas necesita?:	
10	A) No necesita ninguna línea adicional B) On/Off	C) Recall y Store D) Ninguna de las afirmaciones anteriores es correcta