

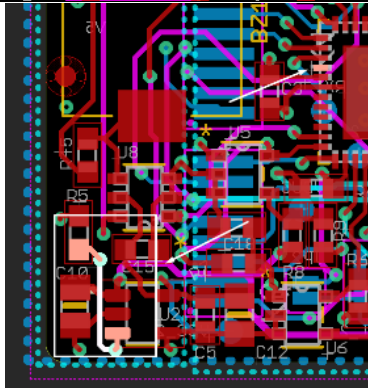
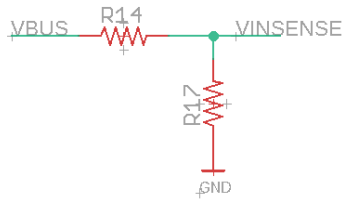
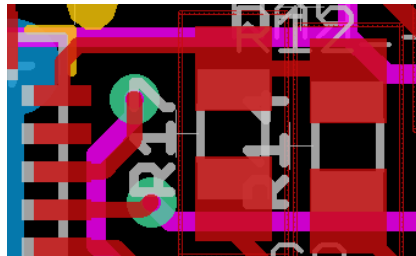


Cambios en la versión X a la versión X del pcb de BATT_CPU.

<p>CAMBIO</p> <p>Cambio de Pin del Sensado de la tensión de entrada (Vin). El pin preasignado no se corresponde con un pin analogico según la definición de la variante de la tarjeta Feather M0 (usada como tarjeta base en la programación del todo el SW). Se reubica al pin correspondiente con el canal A5 del ADC.</p>	<p>IMAGEN</p>  <pre data-bbox="700 492 1417 692"> // 25..26 -- RX/TX LEDs (PB03/PA27) // PORTB, 3, PIO_OUTPUT, PIN_ATTR_DIGITAL, No_ADC_Channel, NOT_ON_PWM, NOT_ON_TIMER, EXTERNAL_INT_NONE // used as output only // PORTA, 27, PIO_OUTPUT, PIN_ATTR_DIGITAL, No_ADC_Channel, NOT_ON_PWM, NOT_ON_TIMER, EXTERNAL_INT_NONE // used as output only // 14..19 -- Analog pins // PORTA, 2, PIO_ANALOG, PIN_ATTR_ANALOG, ADC_Channel0, NOT_ON_PWM, NOT_ON_TIMER, EXTERNAL_INT_2 // ADC/AIN[0] // PORTB, 8, PIO_ANALOG, (PIN_ATTR_PWM PIN_ATTR_TIMER), ADC_Channel2, PWM_CHB, TC4_CHB, EXTERNAL_INT_8 // ADC/AIN[2] // PORTB, 9, PIO_ANALOG, (PIN_ATTR_PWM PIN_ATTR_TIMER), ADC_Channel3, PWM_CHB, TC4_CHB, EXTERNAL_INT_9 // ADC/AIN[3] // PORTA, 4, PIO_ANALOG, (PIN_ATTR_PWM PIN_ATTR_TIMER), ADC_Channel4, PWM_CHB, TC0_CHB, EXTERNAL_INT_4 // ADC/AIN[4] // PORTA, 5, PIO_ANALOG, (PIN_ATTR_PWM PIN_ATTR_TIMER), ADC_Channel5, PWM_CHB, TC0_CHB, EXTERNAL_INT_5 // ADC/AIN[5] // PORTB, 2, PIO_ANALOG, 0, ADC_Channel10, NOT_ON_PWM, NOT_ON_TIMER, EXTERNAL_INT_2 // ADC/AIN[10] </pre> 
<p>Enable del LDO de Vcc_2 esta aislado y no conectado con el micro.</p> <p>Se propone la unión con el Pin D0.</p>	
<p>Valores del divisor resistivo del sensado de Vin.</p> <p>Rango de valores de Vin: 0→5v</p> <p>Rango del ADC: 0→Vcc(3v)</p> <p>R17 = 150k</p> <p>R14 = 100k</p>	 

Recolocación del Puerto serie. Cambio en la decisión de realizar BitBang, a utilizar un puerto serie nativo (Serial5).

