# README – Projet HIL STM32 & Simulink

 $Moussa\ TRAORE\ /mtraor@insa-toulouse.fr, moussare otra 021@gmail.com$ 

August 18, 2025

# Objectif

Plateforme Hardware-in-the-Loop (HIL) avec deux cartes STM32 et Simulink:

- Interface (STM32L476): lien principal avec Simulink (UART2), lien avec le Contrôleur (UART3), miroir de la consigne sur DAC, lecture de la PWM filtrée via ADC synchro sur front montant de la PWM (Input Capture), renvoi de la commande vers Simulink.
- Contrôleur (STM32F103) : reçoit la consigne (UART3 et/ou mesure analogique du DAC Interface), calcule le PID, génère la PWM vers l'Interface.

### Arborescence livrée

```
/Interface&Controleur.zip  # Projets STM32CubeIDE : Interface (L476) + Contrôleur (F103)
/Matlab stage.zip  # stage1.m (script) + controleur.slx (modèle Simulink)
/README.tex  # Ce fichier LaTeX (compiler en PDF si besoin)
```

# Versions utilisées (à compléter)

- STM32CubeIDE : version (1.19.0)
- MATLAB/Simulink: R2020a
- Cartes: NUCLEO-L476RG (Interface) & NUCLEO-F103RB (Contrôleur)
- UART: 115200 bauds, 8N1

# Flux de données (résumé)

- 1. Simulink → Interface (UART2): envoie consigne et mesure plant (float32).
- 2. Interface:
  - Sort la mesure sur DAC (PA4)  $\Rightarrow$  ADC du Contrôleur (référence analogique/validation HIL).
  - Transmet aussi la consigne en numérique au Contrôleur (UART3).
- 3. Contrôleur : calcule PID(consigne, mesure) et génère la PWM (TIM2\_CH1).
- 4. Retour Contrôleur  $\rightarrow$  Interface :
  - PWM brute  $\rightarrow$  PA6 (TIM3\_CH1) pour synchro front montant (Input Capture).
  - PWM filtrée (RC)  $\rightarrow$  PC1 (ADC1\_IN2) pour mesure analogique moyenne.
- 5. Interface  $\to$  Simulink (UART2) : renvoie la commande (float32) issue de l'ADC synchronisé.

# Branchements & broches (conformes aux schémas)

#### Interface - STM32L476RG

Fonction	Broche	Détails
UART2 (Simulink)	PA2 (TX), PA3 (RX)	Lien PC/Simulink
UART3 (vers Contrôleur)	PC4 (TX), PC5 (RX)	TX->RX(controleur),
		Rx->Tx(vcontroleur)
DAC1_OUT1 (consigne	PA4	Vers ADC du Contrôleur (consigne
miroir)		analogique)
TIM3_CH1 (Input	PA6	Entrée <b>PWM brute</b> du
Capture)		Contrôleur (front montant)
ADC1_IN2 (mesure	PC1	Après filtre RC de la PWM
PWM filtrée)		
LED utilisateur	PA5	Debug (toggle)

#### Contrôleur - STM32F103RB

Fonction	Broche	Détails
UART3 (avec Interface)	PB10 (TX), PB11	D'après pinout F103 fourni
	(RX)	
PWM sortie	PA15(TIM2_CH1)	Va vers PA6 (brut) & vers filtre
		$RC \Rightarrow PC1$
Entrée ADC (consigne	PA0 (ADC1_IN0)	PA0 connecter à <b>PA4 Interface</b> .
venant du DAC Interface)	,	

Attention \*Il faudra lier 3.3V du controleur et l'interface et leur masse.

# Filtre analogique (PWM $\rightarrow$ tension moyenne)

Filtre passe-bas RC entre la PWM (PA0 Contrôleur) et l'entrée PC1 (ADC Interface) :

$$f_c = \frac{1}{2\pi RC}$$
, avec  $f_c \ll f_{\text{PWM}}$  (ex.  $f_{\text{PWM}} \in [1, 5]$  kHz)

Exemple:  $R = 10 \,\mathrm{k}\Omega, \, C = 10 \,\mathrm{nF} \Rightarrow f_c \approx 1.6 \,\mathrm{kHz}.$ 

# Configuration logicielle (extraits)

Interface (L476)

- ADC1 sur PC1/IN2, déclenché logiciel dans le callback TIM3 (Input Capture).
- TIM3\_CH1 (PA6) en Input Capture front montant, horloge interne, NVIC TIM3 activée.
- DAC1\_OUT1 (PA4) actif pour miroiter la consigne vers le Contrôleur.
- UART2 = Simulink, UART3 = Contrôleur.

### Contrôleur (F103)

- TIM2 CH1 (PA0) en PWM (ex. 1 kHz: PSC=79, ARR=999).
- ADC1 sur PA4/IN4 (recommandé) pour lire la consigne analogique issue du DAC de l'Interface (si utilisée).

- UART3 = lien numérique consigne avec l'Interface.
- PID discret avec anti-windup (éviter l'intégrale lorsque la sortie sature).

### Protocole d'échange

- Simulink → Interface (UART2): 8 octets = [consigne(float32), mesure\_plant(float32)]
- Interface  $\rightarrow$  Contrôleur (UART3): 4 octets = consigne(float32)
- Interface  $\rightarrow$  Contrôleur (analogique) : consigne miroir via DAC PA4  $\rightarrow$  ADC Contrôleur (PA4/IN4 recommandé)
- Contrôleur  $\rightarrow$  Interface (analogique) : PWM PA0  $\rightarrow$  RC  $\rightarrow$  PC1 (ADC Interface) ; PA6 reçoit la PWM brute pour la synchro front montant.
- Interface → Simulink (UART2): 4 octets = commande(float32) lue par ADC synchronisé.

Encodage binaire float32 little-endian (Pack/Unpack Simulink).

### Mise en route

### **STM32**:

- 1. Décompresser Interface&Controleur.zip, ouvrir les deux projets dans STM32CubeIDE.
- 2. Flasher d'abord Interface, puis Contrôleur(STAGELASS).
- 3. Vérifier les broches dans les fichiers .ioc (UART2, UART3, ADC, TIM).

### MATLAB/Simulink:

- 1. Décompresser Matlab stage.zip.
- 2. Lancer stage1.m puis ouvrir controleur.slx et démarrer la simu.