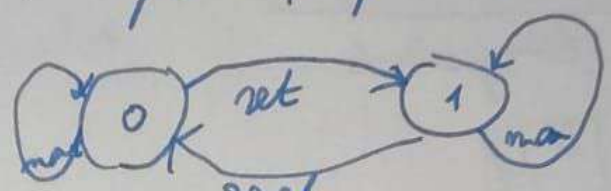


Bistabili

(Bit - unitatea de măsură de informație)
Stocarea informației

Bistabilul are 2 stări. El pot fi privit ca o mașină pe stări finite



Stările sunt reprezentate prin celuli.

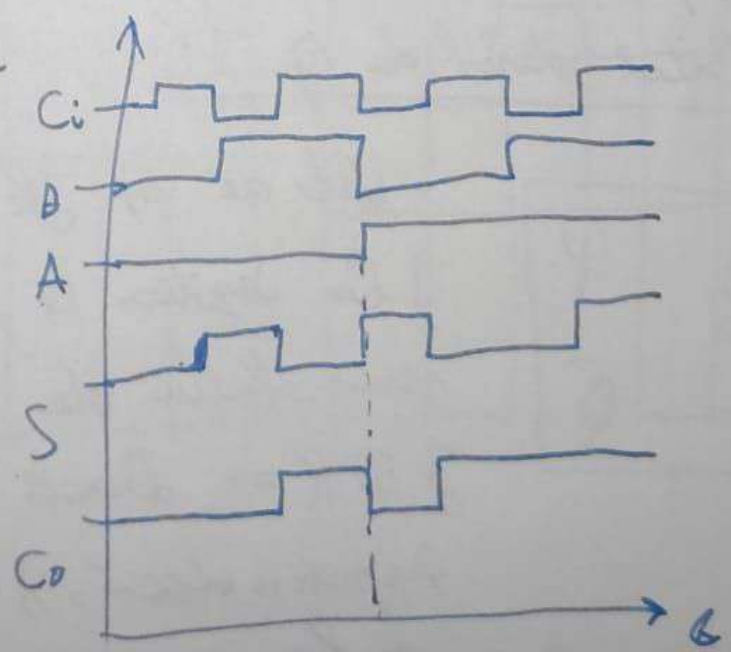
Tranzițiile sunt reprezentate prin săgeți și sunt tip operate de semnale de intrare

Într-un sistem logic secvențial este întotdeauna existent un semnal de sincronizare (semnalul de ceas).

De regulă, în analiza circuitelor se folosește diagrama temporală.

FA:

A	B	C _i	S	C _o
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	1	1
1	1	1	1	1



$$S = \sum (1, 2, 4)$$

$$C_0 = \sum (3, 5, 6, 7)$$

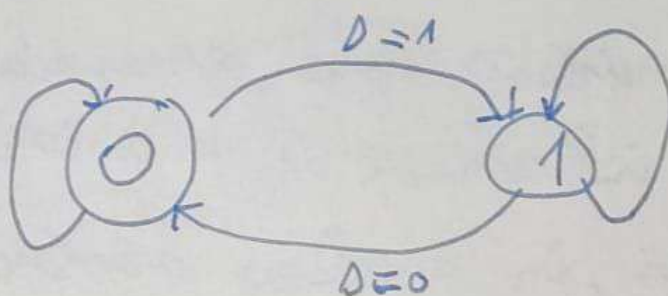
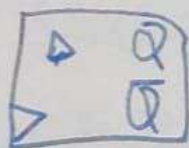
L.S.B se modifică cel mai des

① Bistabilul de tip D
bistabil



Copiază valoarea semnalului de intrare D la ieșirea Q cât timp intrarea de reset este 1

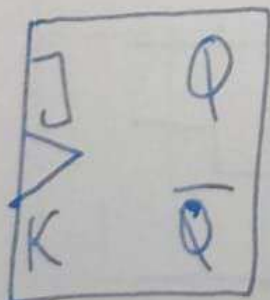
② Metastabil



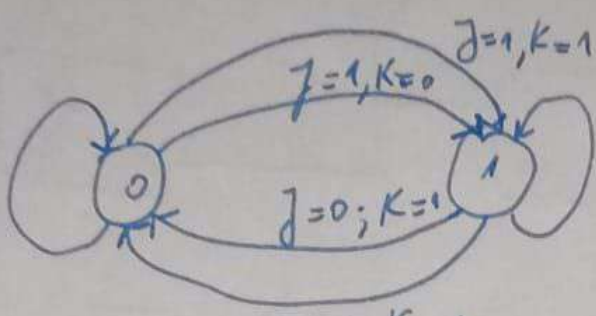
Copiază ———— || ————

Q ~~se~~ pe frontul ascendent al semnalului de reset.

③ Bitul stabil de tip JK



Bit de tip JK copiază valoarea la J la ieșirea Q, pe frontul ore al semnalului de reset atunci când $J \oplus K = 1$. Dacă $J = K = 0$, face reset respectiv dacă, $J = K = 1$ face toggle, orbi pe f.a. r. e.



Regimul de toggle pt BB

