

杨济源

13901592555 | 2209597200@qq.com
yangjy3333|找日常实习/暑期实习，周内到岗，可实习5个月
男

教育经历

匹兹堡大学	2023年01月 - 2025年01月
计算机科学与技术 硕士	
相关课程：数据库原理，计算机结构，算法，机器学习，nlp，HCI，计算机网络	
郑州大学	2018年09月 - 2022年09月
计算机科学与技术 本科 信息工程学院	郑州
• 奖项	
• 国家励志奖学金（2018-2019）校三等奖学金（2019-2022）	
• RoboCup机器人世界杯中国公开赛仿真2D组二等奖（2020）	
• 蓝桥杯省一等奖，国家三等奖（2020）	
• 校三好学生（2018-2019）社会服务先进个人（2018-2019）	
• 相关课程：C语言程序设计、算法设计与分析、数据结构、计算机网络、数据库系统原理、操作系统、面向对象语言与原理（Java）、C++/面向对象程序设计、计算机组成原理、离散数学、编译原理、计算机图形学。	

专业技能

- 熟悉C++/C、多线程等相关知识。了解STL库。
- 熟悉Linux下开发，熟悉git相关操作。
- 熟悉Mysql数据库操作和编程，了解Redis

项目经历

模拟数据库	2023年03月 - 2023年04月
个人开发	匹兹堡
项目描述：该项目主要是模拟数据库的主要流程，包括三个模块，TransactionManager，SchedulerManager, DataManger。	
项目描述：	
TransactionManager：模拟事务的管理，通过不同方式从文件中读取事务，并追踪事务。	
SchedulerManager：对事务的进行规划，模拟严格的两端锁协议，保证事务的原子性，同时，进行死锁检测和死锁的排除。	
DataManager：模拟持久化存储（磁盘文件），通过模拟磁盘中的块和内存中的页按照事务的要求对数据进行操作并记录日志。	
模拟数据库为读已提交和串行化级别。	
实现乱序CPU	2023年01月 - 2023年05月
个人开发	匹兹堡
项目描述：设计和实现了一个模拟器，用于模拟乱序、多发射、推测执行的CPU架构，评估不同体系结构参数对CPU设计的影响。	
1. 实现了一个基于32位架构的乱序CPU模拟器，支持RISC V ISA的子集指令集。	
2. 设计并实现了模拟器的功能+时序正确性，包括指令的乱序执行、分支预测、指令发射、数据相关性检测、重命名寄存器等功能。使用Tomasulo算法达到cpu的乱序执行。	
3.进行了不同参数设置下的实验和分析，包括改变发射和提交宽度、获取/解码宽度、重排序缓冲区条目数等，并提供了结果和比较分析。	
4. 保持了模拟器的功能和时序正确性，对模拟器进行了全面的测试，包括复杂程序和各种指令组合。	
高性能多线程WEB服务器	2022年10月 - 2022年11月
个人开发	匹兹堡
项目描述：基于Linux的轻量级、高性能、多线程的WEB服务器	
项目内容：	
1. 利用IO复用技术epoll与线程池实现多线程的Reactor高并发模型；	
2. 利用正则匹配与状态机解析HTTP请求报文，实现处理静态资源的请求；	
3. 实现定时器，关闭超时非活动链接，降低处理器消耗；	
4. 利用RALL机制实现数据库连接池，减少数据库连接建立与关闭的开销，实现用户注册登陆系统。	

社团和组织经历

仿真实验室	2019年05月 - 2021年05月
Robocup2d项目负责人，总负责人	
• 2019年加入仿真实验室2d项目组。2020年成为仿真实验室负责人，带领团队参加RoboCup机器人世界杯中国公开赛。2020-2021负责实验室招新，教导19届学生。	