

#### Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

# «Московский государственный технический университет имени Н.Э. Баумана (национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

Факультет «Информатика и системы управления» Кафедра «Программное обеспечение ЭВМ и информационные технологии»

## ОТЧЁТ ПО ЛАБОРАТОРНОЙ РАБОТЕ №5 «ИССЛЕДОВАНИЕ ВАХ БИПОЛЯРНОГО ТРАНЗИСТОРА И КАСКАДА УСИЛЕНИЯ В MICROCAP»

по курсу «Основы электроники»

Студент: Дубов Андрей Игоревич		
Группа: ИУ7-33Б		
Correspond		Песбар А. И
Студент	подпись, дата	_ Дубов А. И.
Преподаватель	подпись, дата	_ Оглоблин Д. И.
Оценка		

### Оглавление

Параметры диода	. 3
Снятие вольтамперных характеристик (ВАХ) биполярного транзистора	. 3
Установка рабочей точки каскада усиления с общим эмиттером дополнительными элементами схемы	. 6
Исследование влияния температуры на положение рабочей точки каскада с общим эмиттером биполярного транзистора	. 9

#### Параметры диода

В работе используется вариант транзистора №55.

```
.model KT503b NPN(Is=10.07f Xti=3 Eg=1.11 Vaf=60 Bf=166.4 Ise=100.2f
+ Ne=1.452 Ikf=.6117 Nk=.4667 Xtb=1.5 Br=1.7 Isc=47.49f Nc=1.715
+ Ikr=.7018 Rb=6 Rc=1.208 Cjc=23.66p Mjc=.33 Vjc=.75 Fc=.5
+ Cje=30.84p Mje=.33 Vje=.75 Tr=390.4n Tf=10.09n Itf=1 Xtf=2 Vtf=40)
```

Рисунок 1 Параметры транзистора на вкладке Техт программы Місгосар

#### Снятие вольтамперных характеристик (ВАХ) биполярного транзистора

В данной работе применяется схема включения транзистора с общим эмиттером. Входной характеристикой транзистора, включенного по схеме с ОЭ, является зависимость входного тока Іб от напряжения Ибэ при заданном напряжении Икэ. Выходной характеристикой транзистора по схеме с ОЭ считается зависимость Ік=Икэ при заданном токе Іб. Для получения входных и выходных ВАХ используем схему, показанную на рис. 2.

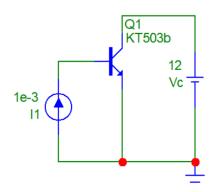


Рисунок 2 Схема

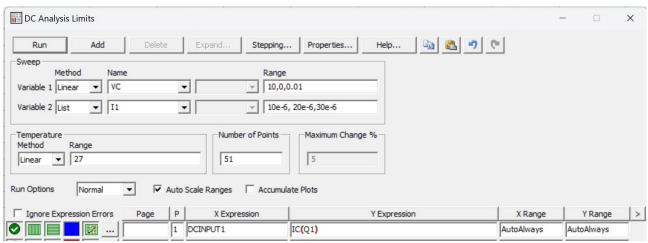


Рисунок 3 Параметры DC анализа

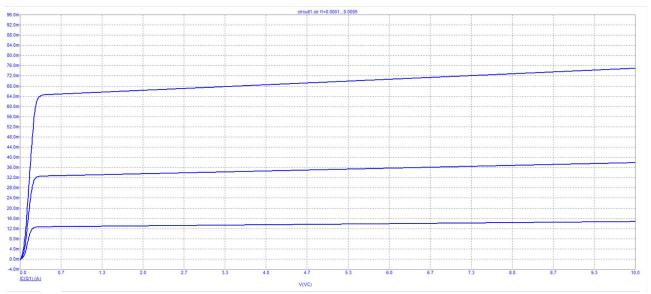


Рисунок 4 Результаты измерений выходных

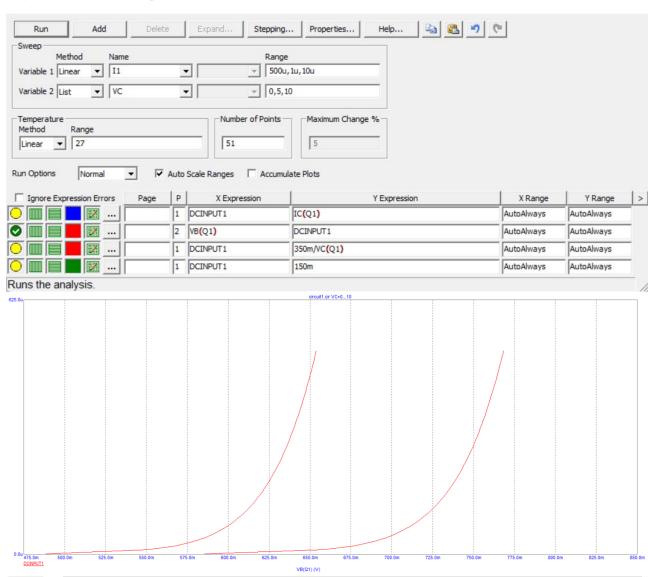


Рисунок 5 Результаты измерений входных

### В интернете находим даташит транзистора

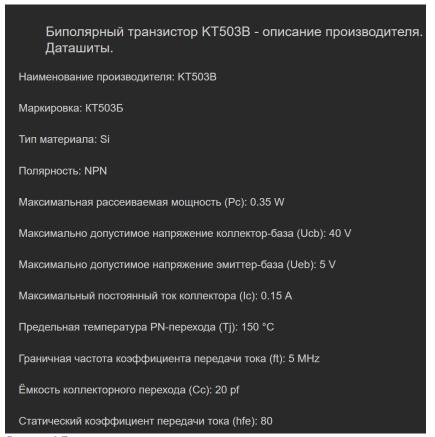
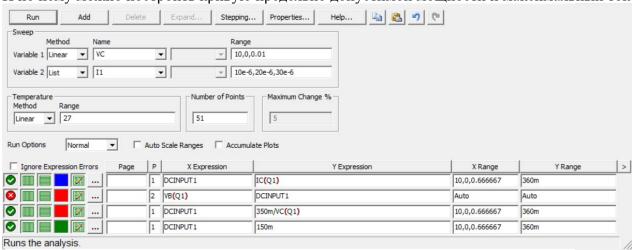


Рисунок 6 Даташит транзистора

И по нему можно построить кривую предельно допустимой мощности и максимальный ток



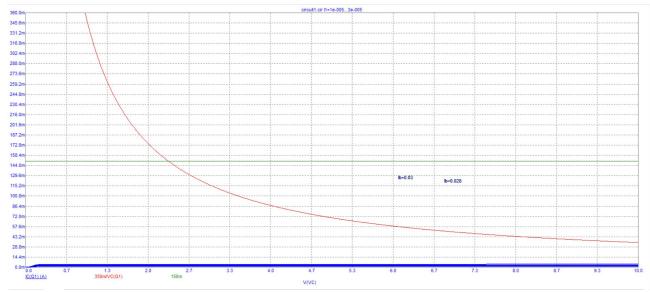
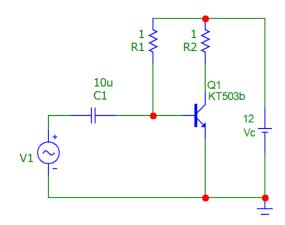


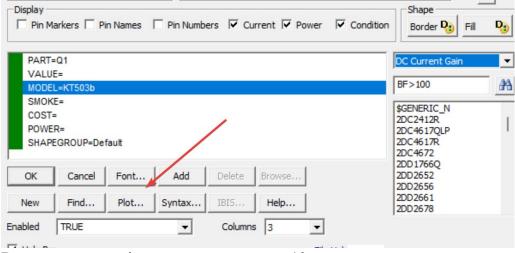
Рисунок 7 Кривая предельно допустимой мощности

# Установка рабочей точки каскада усиления с общим эмиттером дополнительными элементами схемы

Делаем схему



Изменяем параметр транзистора для вычисления BF и нажимаем на plot



В полученном графике находим занчение 10m

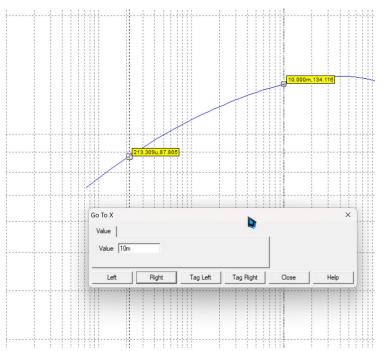


Рисунок 8 Определение значения ВҒ для конкретного значения Ік

Для расчета Rк и Rb необходимо определить значения Iб и Uб. Iб = Ik/BF = 10 мA / 134.116= 74.5 мкA, Uб определяем так же, как в предыдущем задании: по графику входной BAX (ниже). Uб = 713.4 мB.

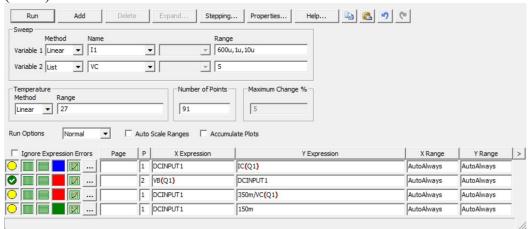


Рисунок 9 Параметры измерения входной вах

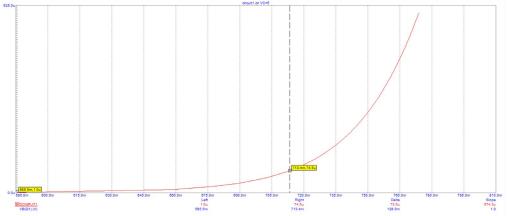


Рисунок 10 Полученное значение Ub

Определяем значения сопротивлений  $R\kappa = (E\kappa - U\kappa)/I\kappa = (12 B - 6 B) / 10 MA = 600 O M и Rb = (E\kappa - Uб)/Iб = (12 B - 0.7134B)/74.5 M kA <math>\sim = 151 \text{ kOM}$ .

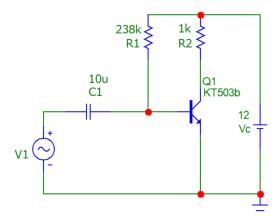


Рисунок 11 Схема с рассчитанным сопротивлением

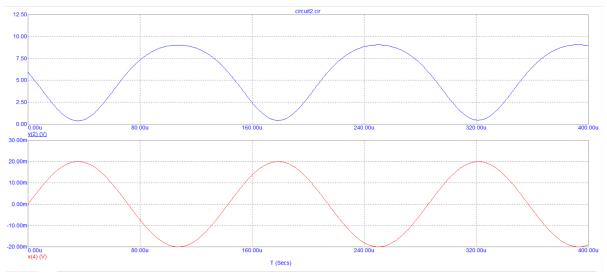
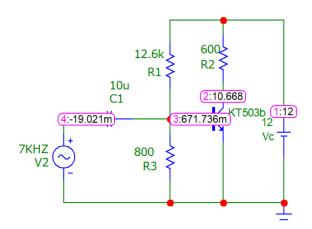


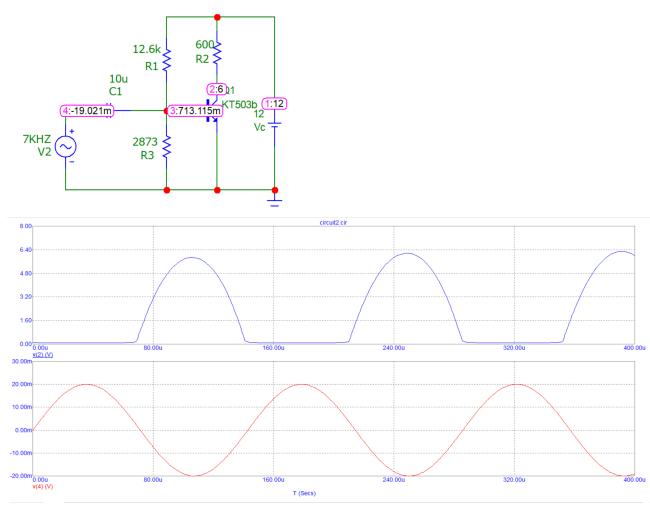
Рисунок 12 Результаты временного анализа

На полученном графике видим, что синусоиды противофазны и что усиление по напряжению происходит приблизительно в  $12~\mathrm{B}$  /  $0.2~\mathrm{B}$  =  $60~\mathrm{pas}$ . Это подтверждает правильность расчета сопротивлений Rk и Rб.

Рассчитаем сопротивления делителя. В рабочей точке Ік и Іб не меняются. Выберем ток делителя Ід = 745 мкА. Тогда R1 + R3 =  $\rm E\kappa/Iд = 13.422\kappaOm$ , а R1/R3 =  $\rm (E\kappa-U6)/U6 = (12B-0.7134~B)/0.7134B = 15.8$ . Из полученных соотношений R1  $\sim$ = 12.6 $\rm \kappaOm$ , R3  $\sim$ = 800Om.

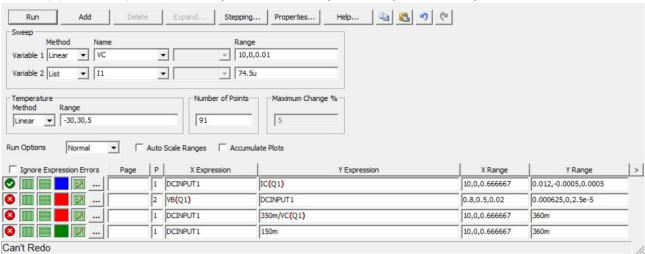


Напряжение на коллекторе велико поэтому подгоняем



На полученном графике видим, что синусоиды противофазны, как и в предыдущей схеме.

# Исследование влияния температуры на положение рабочей точки каскада с общим эмиттером биполярного транзистора



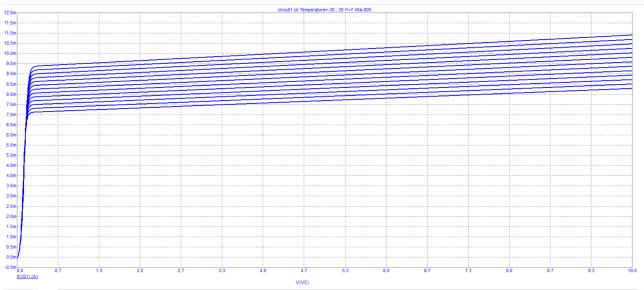


Рисунок 13 Анализ влияния температуры на выходную ВАХ

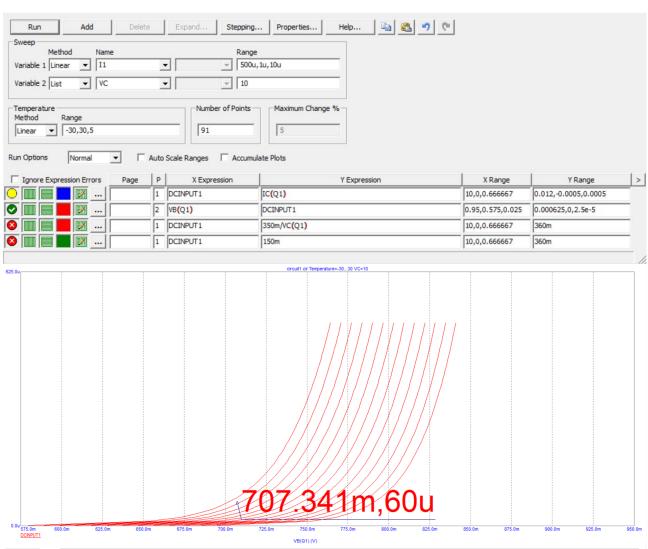


Рисунок 14 Анализ влияния температуры на входную ВАХ

По представленным выше графикам видим, что с ростом температуры скорость роста тока базы и тока коллектора увеличивается, то есть при прочих равных ток базы (на входной ВАХ) и ток коллектора (на выходной ВАХ) будет выше, если выше температура.

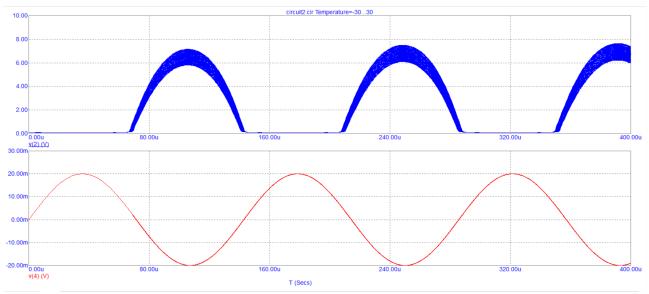


Рисунок 15 Анализ влияния температуры на усиление входного сигнала при изменении на 1 градус

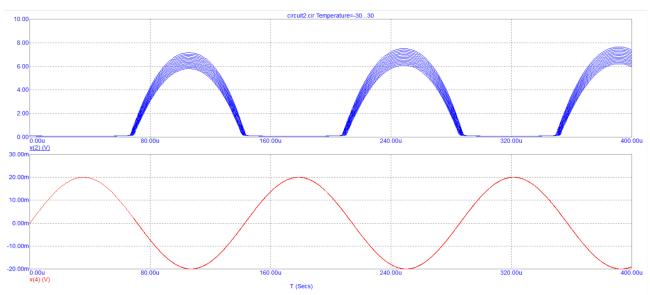


Рисунок 16 Анализ влияния температуры на усиление входного сигнала при изменении на 5 градусов

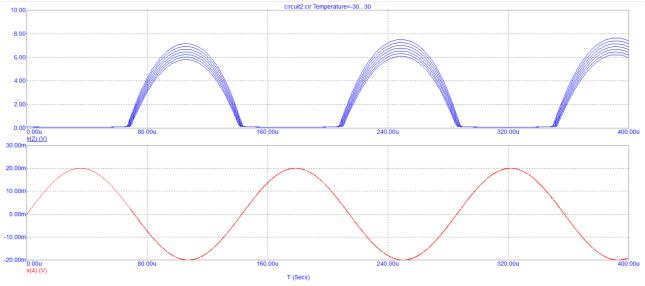
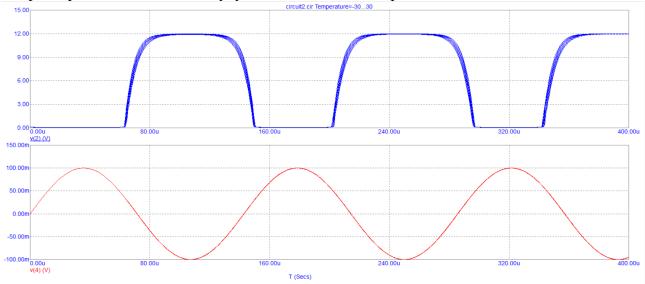


Рисунок 17 Анализ влияния температуры на усиление входного сигнала при изменении на 10 градусов

Зрительно также возможно определить искажения синусоиды выходного сигнала: с ростом температуры синусоида становится более крутой на участках выпуклости вниз и более пологой на участках выпуклости вверх.

При изменении амплитуды входного сигнала выходной сигнал также изменяется. Установим в параметрах источника амплитуду в 100 мВ, то есть в 5 раз выше исходной



По представленным графикам видим, что выходной сигнал ограничен снизу отметкой в 0 В, а сверху — напряжением питания  $E_K = 12$  В. Из-за этого входной сигнал при больших значениях амплитуды деформируется. Это происходит потому, что при заданном напряжении питания невозможно получить напряжение, большее, чем напряжение питания. На нагрузочной прямой просто нет точек, напряжение в которых больше напряжения питания.