

Computo Paralelo y Distribuido

Curso 2023

Fermin Alberto Armenta Cano



Asignatura: Computo Paralelo y Distribuido		Clave: ICC123	
Área de Formación: Profesional Extendida		Semestre: 7mo	
Número total de horas por semana:	8	Número de horas docentes semanales:	4
		Número de horas independientes:	4

Competencia general

Diseñar soluciones a problemas en cualquier empresa u organización que haga uso de las tecnologías de información, para agilizar sus procesos, mejorar la comunicación, hacer mejor uso de recursos, esto aplicando sus conocimientos adquiridos dando como resultado sistemas vanguardistas desarrollados con tecnologías de punta.

Evidencias de desempeño

- Desarrollará múltiples ejercicios durante el curso, cada ejercicio deberá ser explicado.
- Identificará en cada uno de sus ejercicios los componentes involucrados.
- Planteará situaciones de problemas actuales y propondrá soluciones al respecto.
- Realizará un proyecto global del curso en el cual se cubran al menos un 70% de los puntos expuestos en clase.
- Presentará una exposición final del proyecto desarrollado donde explicará el problema planteado y la solución propuesta.
- Participaciones durante el curso.

DETALLES COMPLEMENTARIOS

Requisitos de calificación

Elementos	Peso asignado
Formación: actitudes y valores	
<ul style="list-style-type: none"> ■ Disposición al trabajo en equipo. ■ Actitud proactiva hacia el propio aprendizaje. ■ Apertura a la diversidad. ■ Disposición a la autocritica y la mejora continua. ■ Compromiso con los acuerdos, tiempos y forma de entrega establecidos para el curso. 	5
Conocimientos y habilidades o destrezas	
■ Pruebas objetivas.	30
■ Tareas de investigación/Cuestionarios/Ejercicios.	20
■ Prácticas y/o Reportes de Laboratorio	15
■ Proyecto Final	30
Total:	100%

OBJETIVOS DEL CURSO

Presentar los fundamentos del Computo Paralelo y Distribuido y su aplicación para la resolución eficiente de problemas con grandes requisitos de cómputo y en escenarios realistas.

Introducir los conceptos básicos de la computación paralela y distribuida.

Presentar conceptos, técnicas y herramientas de desarrollo de aplicación inmediata en la practica.

Capacitar al estudiante para la resolución de problemas complejos aplicando técnicas de Computo Paralelo y Distribuido .

TEMARIO DEL CURSO

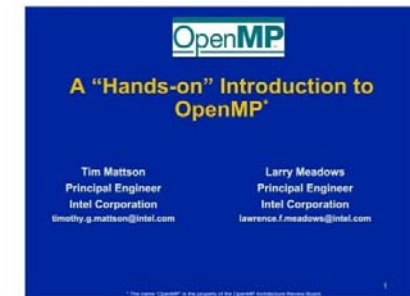
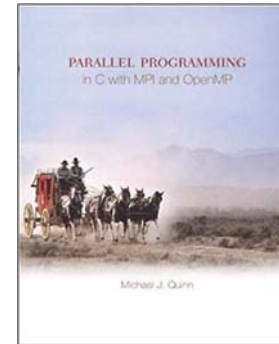
- Temario:
 - Introducción
 - Descripción de arquitecturas paralelas
 - Modelos de programación paralela
 - Medidas de performance
 - Estudio de lenguajes, bibliotecas y entornos de desarrollo de aplicaciones paralelas y distribuidas

5

INTRODUCCIÓN

BIBLIOGRAFÍA

- <https://www.openmp.org/>
- <https://www.openmp.org/resources/>

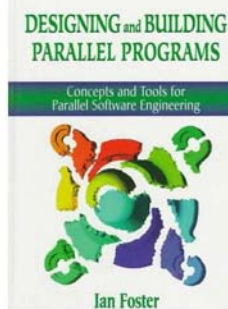


6

INTRODUCCIÓN

BIBLIOGRAFÍA

- Designing and Building Parallel Programs: Concepts and Tools for Parallel Software Engineering, Ian Foster, Addison-Wesley, 1995.
- Disponible en <http://www-unix.mcs.anl.gov/dbpp/>



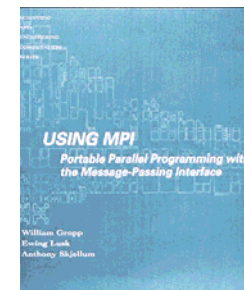
- El sitio forma parte de un proyecto que incluye:
 - El contenido del libro Designing and Building Parallel Programs.
 - Una colección de herramientas públicas para programación paralela.
 - Un conjunto de enlaces web para acceder a información sobre computación paralela.
 - Otros recursos educativos.

7

INTRODUCCIÓN

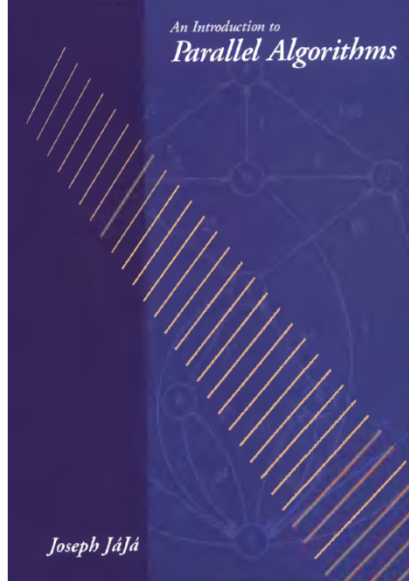
BIBLIOGRAFÍA

- Using MPI. Portable Parallel Programming with the Message Passing Interface, W. Gropp, E. Lusk, A. Skjellum, MIT Press, 1994 y 1999.



8

INTRODUCCIÓN



Basado en el libro:
 “An introduction to Parallel Algorithms”
 Joseph Jája

Y en las notas de la clase:
 “Algoritmos Paralelos”
 Dr. José Alberto Fernández
 (CICESE)

TEMA 1

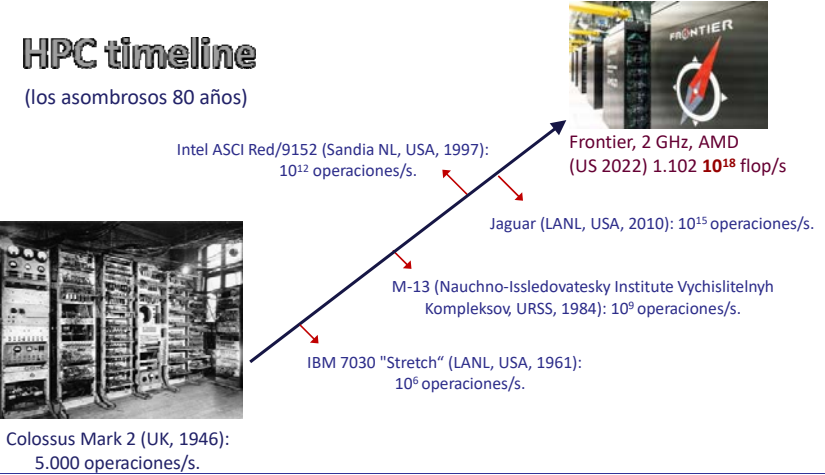
INTRODUCCIÓN a COMPUTACIÓN de ALTO DESEMPEÑO

10 INTRODUCCIÓN

COMPUTACIÓN DE ALTO DESEMPEÑO

HPC timeline

(los asombrosos 80 años)



Colossus Mark 2 (UK, 1946): 5.000 operaciones/s.

IBM 7030 "Stretch" (LANL, USA, 1961): 10^6 operaciones/s.

M-13 (Nauchno-Issledovatesky Institute Vychislitelnyh Kompleksov, URSS, 1984): 10^9 operaciones/s.

Intel ASCI Red/9152 (Sandia NL, USA, 1997): 10^{12} operaciones/s.

Jaguar (LANL, USA, 2010): 10^{15} operaciones/s.

Frontier, 2 GHz, AMD (US 2022) $1.102 \cdot 10^{18}$ flop/s

11 INTRODUCCIÓN



CONCEPTOS PRELIMINARES

12 INTRODUCCIÓN

PARADIGMAS de COMPUTACIÓN

- Paradigmas:
 - Computación centralizada
 - Computación paralela
 - Computación distribuida
- Categorías NO estrictamente disjuntas entre sí
- Conceptualmente, tomando en cuenta la utilización de infraestructura y mecanismos de diseño, implementación y ejecución, los enfoques opuestos son los de **computación centralizada** y **computación distribuida**
- El campo de la computación paralela se superpone con el de computación distribuida.
- Los recientes paradigmas de **computación en cloud** son un tipo particular de computación distribuida.

13

INTRODUCCIÓN

COMPUTACIÓN CENTRALIZADA

- Caracterizada por poseer **todos los recursos centralizados** en un único sistema físico. Cómputo, memoria y almacenamiento están compartidos y se encuentran fuertemente acoplados con un único sistema operativo.
- El procesamiento de datos se realiza en una ubicación central, con acceso a la infraestructura mediante terminales conectadas al computador central.
- El manejo de los periféricos es directo desde el computador central (puede existir cierta independencia para manejarlos por un *servidor de terminales*), centralizado o distribuido en una red de área local.



14

INTRODUCCIÓN

COMPUTACIÓN CENTRALIZADA

- Principales ventajas:
 - **Gran seguridad**: provee un mecanismo de control del procesamiento y acceso a los datos centralizado en una ubicación física
 - Las terminales de acceso proveen un nivel básico de **tolerancia a fallos** (datos y procesamiento pueden estar disponibles desde terminales alternativas)
 - Son sistemas **sobredimensionados** para tolerar picos de utilización: usuarios cuentan con prestaciones superiores a las que necesitan sus aplicaciones
- Principales desventajas:
 - **Disponibilidad y fiabilidad** del computador central (controla procesamiento y acceso a los datos). El sistema completo resulta inaccesible e inutilizable ante una falla de control de la unidad central
 - El paradigma depende fuertemente de la administración y de los recursos provistos a los usuarios. Al alcanzar los límites de utilización (por limitaciones físicas o por exceder las capacidad de procesamiento multiusuario) **no es sencillo escalar** las capacidades computacionales y/o de almacenamiento
 - **Costo** elevado (millones USD)

15

INTRODUCCIÓN

COMPUTACIÓN CENTRALIZADA: HISTORIA

- Dominó el mundo de la computación hasta la aparición de las computadoras personales a inicio de la década de 1980
- Provee una solución muy útil para implementar sistemas multiusuario, mediante múltiples accesos simultáneos al recurso de cómputo centralizado
- Estuvo descartada como modelo de computación durante 15 años, y se comenzó a aplicar nuevamente para manejo transaccional de comercio electrónico
- A partir del 2000 el desarrollo de Linux permitió implementar soluciones de cómputo basadas en la utilización de (cientos de) máquinas virtuales en un único mainframe ... y las infraestructuras de computación centralizada volvieron a la vida ...

16

INTRODUCCIÓN

COMPUTACIÓN CENTRALIZADA: HISTORIA

- Resurgió desde 2007 como alternativa para el acceso eficiente a recursos de cómputo mediante *clientes livianos* que no requieren instalación de software pesado por parte del usuario
 - Permite acceder a cómputos realizados en un servidor central y provee amplia usabilidad de las aplicaciones desde múltiples dispositivos
- La evolución tecnológica ha seguido oscilando: los desarrolladores incluyen más lógica en los clientes para aprovechar el poder de cómputo disponible en los dispositivos, implementando clientes ricos que reducen el cómputo remoto en los servidores
- Los mainframes son aún utilizados para cierto tipo de aplicaciones críticas (transacciones financieras, aplicaciones de seguridad y defensa). El acceso ya no es mediante dispositivos de tipo terminal sino usando emuladores por software, a través de interfaces de aplicación web, o mediante protocolos web específicos.

17

INTRODUCCIÓN

COMPUTACIÓN CENTRALIZADA: HISTORIA

- **Modelos híbridos:** la computación centralizada sigue utilizándose hoy en día en datacenters que emplean modelos híbridos
- En un modelo híbrido, ciertas aplicaciones (e.g., navegadores web) ejecutan localmente [distribuidas], accediendo a servicios proporcionados por otras aplicaciones (en general, sistemas informáticos más complejos) que ejecutan de forma centralizada en el datacenter
- El modelo de *hosted computing* aplica computación centralizada para alojar cómputo y almacenamiento en poderosos servidores de hardware, evitando a usuarios y organizaciones las responsabilidades de acceso, mantenimiento y seguridad de la información
 - Estos servicios se proveen bajo demanda y suscripción por parte de un proveedor de servicios de aplicación (ASP)

18

INTRODUCCIÓN

COMPUTACIÓN PARALELA y DISTRIBUIDA

COMPUTACIÓN PARALELA y DISTRIBUIDA

- En lugar de emplear el modelo estándar de computación utilizando un único recurso de procesamiento, aplican técnicas de **computación concurrente y paralelismo** para abordar problemas complejos utilizando **múltiples recursos de cómputo** simultáneamente
- Complejidad de problemas: gran escala y/o que manejan grandes volúmenes de datos
- Se trabaja sobre un conjunto de recursos de cómputo interconectados por una red de área local (LAN) o de área global (Internet)
- Los sistemas de computación paralela y distribuida están enfocados en la resolución de problemas con requisitos intensivos de cómputo (*CPU-intensive*) o con manejo de datos intensivo (*data-intensive*) y son sistemas basados en comunicación en redes (*network centric*)

20

INTRODUCCIÓN

COMPUTACIÓN PARALELA

- Aplica un modelo de **procesos concurrentes** en ejecución simultánea, sobre una infraestructura computacional altamente acoplada que se encuentra en una única ubicación física.
- La cooperación entre los procesos en ejecución, con el objetivo de resolver un problema global, se realiza mediante **comunicaciones** y **sincronizaciones**, utilizando algún recurso compartido (*mecanismos de IPC, memoria compartida*) o memoria distribuida (utilizando pasaje de mensajes explícitos).
- Un sistema computacional capaz de proveer el soporte para computación paralela se denomina **computador paralelo**. Los programas que ejecutan en un computador paralelo utilizando múltiples procesos simultáneos se denominan programas paralelos, por oposición a la computación secuencial tradicional. El proceso de desarrollar e implementar programas paralelos se denomina programación paralela.

21

INTRODUCCIÓN

COMPUTACIÓN PARALELA: MOTIVACIÓN

- Importancia de poder satisfacer los requisitos crecientes de poder de cómputo
 - Problemas inherentemente complicados
 - Modelos complejos
 - Grandes volúmenes de datos
 - Capacidad de respuesta en tiempo limitado (sistemas de tiempo real)
- Procesamiento paralelo
 - Varios procesos cooperan para resolver problema común
 - Aplicación de técnicas de **división de tareas** o de **datos** para reducir el tiempo de ejecución de un proceso o una aplicación, mediante la resolución simultánea de algunos de los subproblemas generados

20

INTRODUCCIÓN

COMPUTACIÓN PARALELA: INTRODUCCIÓN

- Computador paralelo
 - Conjunto de procesadores capaces de trabajar cooperativamente en la resolución de problemas computacionales
 - La definición incluye un amplio espectro: supercomputadoras, procesadores masivamente paralelos (MPP), clusters, etc.
 - Característica fundamental: disponibilidad de **múltiples** recursos de cómputo
- Computación de alto desempeño
 - Ha dejado de ser exótica para ser ubicua
 - Posibilitada por avances en diferentes tecnologías:
 - Poder de procesamiento (microprocesadores)
 - Redes (comunicación de datos)
 - Desarrollo de bibliotecas e interfaces para programación

23

INTRODUCCIÓN

COMPUTACIÓN PARALELA: INTRODUCCIÓN

- El tipo de problemas complejos para los cuales es apropiado aplicar el paradigma de computación paralela y distribuida incluye, entre otros:
 - simulaciones que involucran modelos complejos y de gran escala;
 - problemas cuya resolución demanda grandes requisitos de CPU y/o memoria;
 - problemas y aplicaciones que manejan y procesan grandes (inclusive enormes) volúmenes de datos;
 - aplicaciones que manejan y/o deben dar soporte a un gran número de usuarios;
 - aplicaciones y sistemas ubicuos y concurrentes basados en agentes.

24

INTRODUCCIÓN

COMPUTACIÓN PARALELA y DISTRIBUIDA

- La clave consiste en la utilización de **múltiples recursos de cómputo** por parte de múltiples procesos que ejecutan **concurrentemente**, de modo **cooperativo** para resolver un problema complejo común
- La cooperación se logra a través de **comunicaciones y sincronizaciones**
- Los recursos de cómputo pueden organizarse en sistemas interconectados por redes de área local o de área global, orientándose a dos modelos específicos de computación paralela/distribuida:
 1. Sistemas de computación de alta performance (HPC)
 2. Sistemas de computación de alto rendimiento (HTC)

25

INTRODUCCIÓN

SISTEMAS PARALELOS y DISTRIBUIDOS

- **Sistemas de computación de alto desempeño/alta performance (HPC):**
 - utilizados para computación científica
 - enfatizan la importancia de la eficiencia (performance), considerando el número de operaciones realizadas por unidad de tiempo
- Han incrementado sus velocidades de procesamiento:
 - 1990: GFLOPS (10^9 operaciones de punto flotante por segundo); 2010: TFLOPS (10^{12}); 2015: PFLOPS (10^{15}); 2023: EFLOPS (10^{18}); bajo la demanda de poder de cómputo para aplicaciones científicas, ingeniería y manufactura.
- En la actualidad, el número de usuarios de sistemas de HPC es bajo, pero con gran uso de recursos computacionales.
- Por otra parte, un mayor número de usuarios utiliza algún tipo de computación distribuida en Internet para ejecutar aplicaciones simples: búsqueda en la web, transacciones comerciales, redes sociales, etc.

26

INTRODUCCIÓN

SISTEMAS PARALELOS y DISTRIBUIDOS

- **Sistemas de computación de alto rendimiento**
(*High Throughput Computing – HTC*)
- Utilizados para aplicaciones de procesamiento transaccional masivo y aplicaciones comerciales a gran escala
- En la actualidad, el desarrollo de sistemas de computación orientadas a aplicaciones de mercado y de altas prestaciones está más asociado con el paradigma de HTC que con el de HPC

27

INTRODUCCIÓN



COMPUTACIÓN DE ALTO DESEMPEÑO

28

INTRODUCCIÓN

COMPUTACIÓN de ALTO DESEMPEÑO

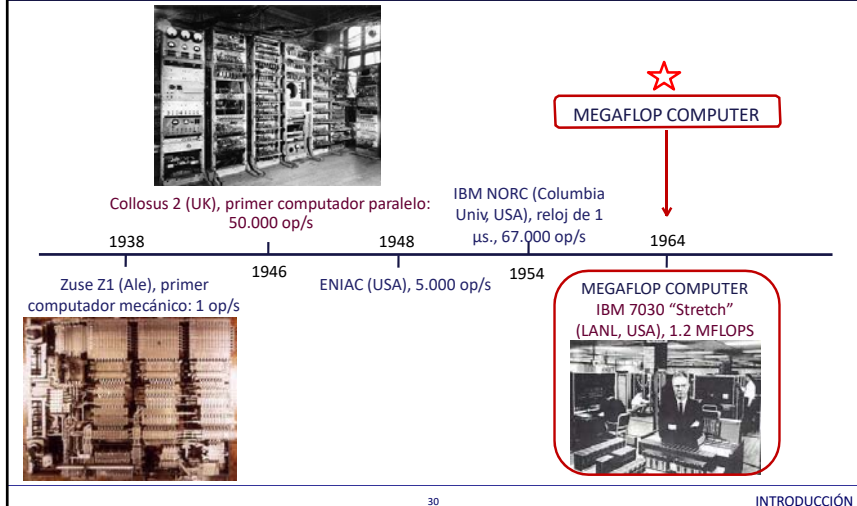
- Sistemas de computación de alto desempeño/alta performance (HPC):
 - utilizados para computación científica
 - enfatan la importancia de la eficiencia (performance), considerando el número de operaciones realizadas por unidad de tiempo
- Propulsados por las mejoras e innovaciones tecnológicas, han incrementado sus velocidades de procesamiento:
 - 1990: GFLOPS (10^9 operaciones de punto flotante por segundo)
 - 2010: TFLOPS (10^{12})
 - 2015: PFLOPS (10^{15})
 - 2023: EFLOPS (10^{18})



29

INTRODUCCIÓN

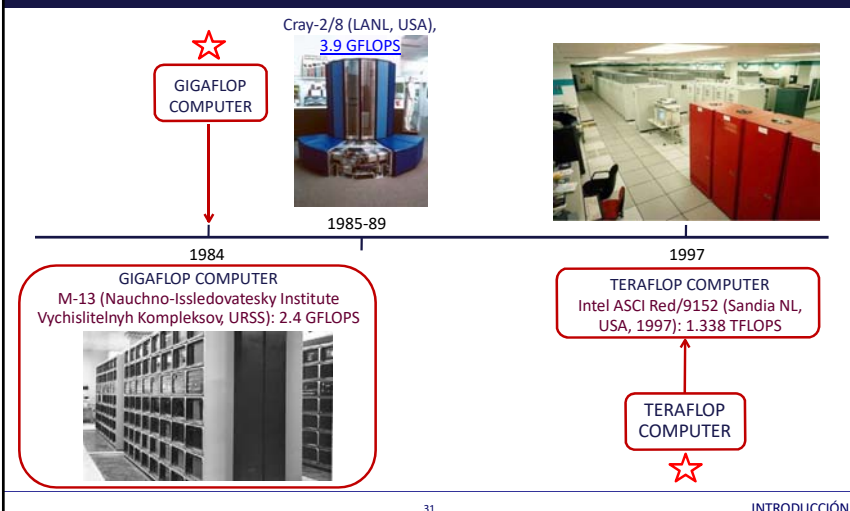
EVOLUCIÓN TECNOLÓGICA



30

INTRODUCCIÓN

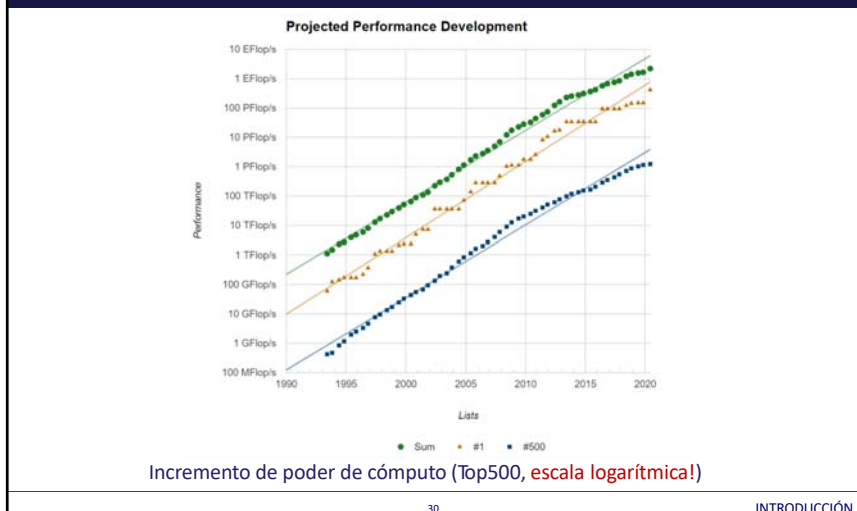
EVOLUCIÓN TECNOLÓGICA



31

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA



30

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA

- Similar comportamiento para otros indicadores
 - Frecuencia de relojes
 - Densidad de circuitos en chips de procesadores
 - Capacidad de almacenamiento secundario
 - Capacidad de transmisión por bus/red
- Siguen el mismo comportamiento **exponencial**, con diferentes pendientes



33

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA

- Junio de 2008: Petaflop supercomputer (Peta = 10^{15} = 1000000000000000)
 - **Roadrunner** (LANL, USA), 1.026 petaflop/s
 - BladeCenter QS22 Cluster, con PowerXCell 8i 3.2 Ghz / Opteron DC 1.8 GHz
 - Híbrido: 6,562 dual-core AMD Opteron® y 12,240 Cell chips
 - 98 terabytes de memoria, 278 IBM BladeCenter® racks (560 m²)
 - 10,000 conexiones (Infiniband y Gigabit Ethernet), 90 km de fibra óptica



34

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA

- Julio de 2015: Tihanhe-2 (National University of Defense Technology, China)
 - Pico de desempeño real LINPACK: 33.86 petaflops
 - Intel cluster, pico teórico: 54.9 petaflops
 - 16.000 nodos, con dos procesadores Intel Xeon IvyBridge y tres Xeon Phi
 - 3.120.000 núcleos y 1.024 terabytes de memoria
 - Red propietaria TH Express-2, sistema operativo Kylin Linux



35

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA

- Julio de 2016: Sunway TaihuLight (National Supercomputing Center, China)
 - Pico de desempeño real LINPACK: **93 petaflops**
 - Pico teórico de desempeño: 125 petaflops
 - **40.960 nodos**, procesadores SW26010 manycore (260 núcleos), arquitectura ShenWei (RISC de 64-bits).
 - **10.649.600 núcleos** y 1.310 terabytes de memoria



36

INTRODUCCIÓN

Sunway TaihuLight

- 40.960 nodos, procesadores SW26010 1.45GHz manycore (256 núcleos de cómputo, 4 de administración), arquitectura ShenWei (RISC de 64-bits)
 - 10.649.600 núcleos, cada núcleo tiene 64 KB de memoria scratchpad (NUMA) para datos y 12 KB para instrucciones.
 - Los núcleos se comunican por red en chip, y no por caché jerárquica tradicional
- Red propietaria, Sunway Network: tecnología PCIe 3.0
 - 16 GB/s de pico de ancho de banda nodo a nodo, latencia de 1 μ s
 - Comunicaciones MPI a 12 GB/s (similar a InfiniBand EDR o 100G Ethernet)
- Sistema operativo Raise OS 2.0.5, basado en Linux.
- Incluye versión personalizada de OpenACC 2.0 para paralelización de código



37

INTRODUCCIÓN

Sunway TaihuLight

- Consumo energético: con carga máxima, 15.37 MW (6 GFLOPS/Watt)
 - Primeros lugares en Green500 en términos de performance/energía
- Totalmente construida en China, no usa procesadores Intel
- Aplicaciones: prospección de petróleo, ciencias de la vida, estudios climáticos, diseño industrial, investigación de fármacos
 - Tres aplicaciones científicas en TaihuLight han sido seleccionadas como finalistas del Gordon Bell Prize (mejor desempeño o escalabilidad, aplicada a problemas científicos y de ingeniería), alcanzando un desempeño de entre 30 y 40 petaflops
- 2016 marcó la primera vez que un país tiene más supercomputadores en Top500 que USA
 - China: 167, USA: 165



38

INTRODUCCIÓN

Summit

- Julio de 2018: Summit (Oak Ridge National Laboratory, USA)
 - Pico de desempeño real LINPACK: 143.5 petaflops.
 - Pico teórico de desempeño: 200,8 petaflops.
 - 4.608 nodos, procesadores IBM POWER9 (22 núcleos), 27.648 GPUs NVIDIA Volta V100s. Red InfiniBand 100G Mellanox.
 - 2.397.824 núcleos y >2PB de memoria RAM.

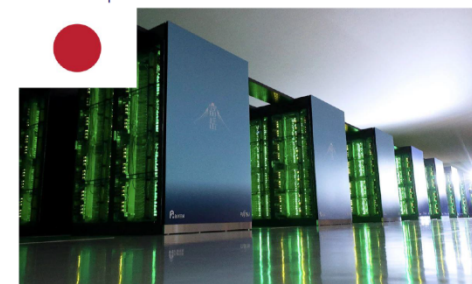


39

INTRODUCCIÓN

Fugaku

- Julio de 2020: Fugaku (RIKEN Center for Computational Science, Japón)
 - Pico de desempeño real LINPACK: 442 petaflops.
 - Pico teórico de desempeño: 537 petaflops.
 - 158.976 CPUs con procesadores Fujitsu A64FX (48 núcleos) arquitectura ARM,
 - 7.630.848 núcleos y >5PB de memoria RAM.
 - Desempeño de 1.42 exaflops en el benchmark HPL-AI



40

INTRODUCCIÓN

FRONTIER - JUNIO 2023

Linpack Performance (Rmax) 1,194.00 PFlop/s

Power: 22703 kW (Submitted)

Cores: 8,699,904

Processor: AMD Optimized 3rd Generation

Frontier Overview Extraordinary Engineering

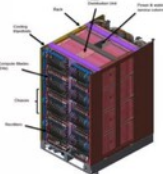


- System**
- 2 EF Peak DP FLOPS
 - 74 compute racks
 - 29 MW Power Consumption
 - 9,408 nodes
 - 9.2 PB memory (4.6 PB HBM, 4.6 PB DDR4)
 - Cray Slingshot network with dragonfly topology
 - 37 PB Node Local Storage
 - 716 PB Center-wide storage
 - 4000 R²-foot print

© Oak Ridge National Laboratory

Built by HPE

- Olympus rack**
- 128 AMD nodes
 - 8,000 lbs
 - Supports 400 kW



Powered by AMD

- AMD node**
- 1 AMD "Trento" CPU
 - 4 AMD MI250X GPUs
 - 512 GiB DDR4 memory on CPU
 - 512 GiB HBM2e total per node (128 GiB HBM per GPU)
 - Coherent memory across the node
 - 4 TB NVM
 - GPUs & CPU fully connected with AMD Infinity Fabric
 - 4 Cassini NICs, 100 GB/s network BW

Compute blade

- 2 AMD nodes



All water cooled, even DIMMS and NICs

<https://www.top500.org/system/180047/>

41

INTRODUCCIÓN

TOP 5 - junio 2019

Rank	System	Cores	Rmax (TFlop/s)	Rpeak (TFlop/s)	Power (kW)
1	Summit - IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM DOE/SC/Oak Ridge National Laboratory United States	2,282,544	122,300.0	187,659.3	8,806
2	Sunway TaihuLight - Sunway MPP, Sunway SW26010 260C 1.45GHz, Sunway, NRCPC National Supercomputing Center in Wuxi China	10,649,600	93,014.6	125,435.9	15,371
3	Sierra - IBM Power System 5922LC, IBM POWER9 22C 3.1GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM DOE/NNSA/LLNL United States	1,572,480	71,610.0	119,193.6	
4	Tianhe-2A - TH-IVB-FEP Cluster, Intel Xeon E5-2692v2 12C 2.2GHz, TH Express-2, Matrix-2000, NUDT National Super Computer Center in Guangzhou China	4,981,760	61,444.5	100,678.7	18,482
5	AI Bridging Cloud Infrastructure (ABCI) - PRIMERY CX2550 M4, Xeon Gold 6148 20C 2.4GHz, NVIDIA Tesla V100 SXM2, Infiniband EDR, Fujitsu National Institute of Advanced Industrial Science and Technology (AIST) Japan	391,680	19,880.0	32,576.6	1,649

42

INTRODUCCIÓN

TOP 5 - junio 2020

Rank	System	Cores	Rmax (TFlop/s)	Rpeak (TFlop/s)	Power (kW)
1	Supercomputer Fugaku - Supercomputer Fugaku, A64FX 48C 2.2GHz, Tofu interconnect D, Fujitsu RIKEN Center for Computational Science Japan	7,299,072	415,530.0	513,854.7	28,335
2	Summit - IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM DOE/SC/Oak Ridge National Laboratory United States	2,414,592	148,600.0	200,794.9	10,096
3	Sierra - IBM Power System AC922, IBM POWER9 22C 3.1GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM / NVIDIA / Mellanox DOE/NNSA/LLNL United States	1,572,480	94,640.0	125,712.0	7,438
4	Sunway TaihuLight - Sunway MPP, Sunway SW26010 260C 1.45GHz, Sunway, NRCPC National Supercomputing Center in Wuxi China	10,649,600	93,014.6	125,435.9	15,371
5	Tianhe-2A - TH-IVB-FEP Cluster, Intel Xeon E5-2692v2 12C 2.2GHz, TH Express-2, Matrix-2000, NUDT National Super Computer Center in Guangzhou China	4,981,760	61,444.5	100,678.7	18,482

43

INTRODUCCIÓN

TOP 5 - junio 2021

Rank	System	Cores	Rmax (TFlop/s)	Rpeak (TFlop/s)	Power (kW)
1	Supercomputer Fugaku - Supercomputer Fugaku, A64FX 48C 2.2GHz, Tofu interconnect D, Fujitsu RIKEN Center for Computational Science Japan	7,630,848	442,010.0	537,212.0	29,899
2	Summit - IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM DOE/SC/Oak Ridge National Laboratory United States	2,414,592	148,600.0	200,794.9	10,096
3	Sierra - IBM Power System AC922, IBM POWER9 22C 3.1GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM / NVIDIA / Mellanox DOE/NNSA/LLNL United States	1,572,480	94,640.0	125,712.0	7,438
4	Sunway TaihuLight - Sunway MPP, Sunway SW26010 260C 1.45GHz, Sunway, NRCPC National Supercomputing Center in Wuxi China	10,649,600	93,014.6	125,435.9	15,371
5	Perlmutter - HPE Cray EX235n, AMD EPYC 7763 44C 2.45GHz, NVIDIA A100 SXM4 40 GB, Slingshot-10, HPE DOE/SC/BNL/NERSC United States	706,304	64,590.0	89,794.5	2,528

44

INTRODUCCIÓN

TOP 5 - junio 2022

Rank	System	Cores	Rmax (PFlop/s)	Rpeak (PFlop/s)	Power (kW)
1	Frontier - HPE Cray EX235a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct M250X, Slingshot-11, HPE, DOE/SC/Oak Ridge National Laboratory, United States	8,730,112	1,102.00	1,685.65	21,100
2	Supercomputer Fugaku - Supercomputer Fugaku, A64FX 48C 2.2GHz, Tofu interconnect D, Fujitsu, RIKEN Center for Computational Science, Japan	7,630,848	442.01	537.21	29,899
3	LUMI - HPE Cray EX235a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct M250X, Slingshot-11, HPE, EuroHPC/CSC, Finland	1,110,144	151.90	214.35	2,942
4	Summit - IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM, DOE/SC/Oak Ridge National Laboratory, United States	2,414,592	148.60	200.79	10,096
5	Sierra - IBM Power System AC922, IBM POWER9 22C 3.1GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM / NVIDIA / Mellanox, DOE/NNSA/LNL, United States	1,572,480	94.64	125.71	7,438

45

INTRODUCCIÓN

TOP 5 - junio 2023

Rank	System	Cores	Rmax (PFlop/s)	Rpeak (PFlop/s)	Power (kW)
1	Frontier - HPE Cray EX235a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct M250X, Slingshot-11, HPE, DOE/SC/Oak Ridge National Laboratory, United States	8,699,904	1,194.00	1,679.82	22,703
2	Supercomputer Fugaku - Supercomputer Fugaku, A64FX 48C 2.2GHz, Tofu interconnect D, Fujitsu, RIKEN Center for Computational Science, Japan	7,630,848	442.01	537.21	29,899
3	LUMI - HPE Cray EX235a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct M250X, Slingshot-11, HPE, EuroHPC/CSC, Finland	2,220,288	309.10	428.70	6,016
4	Leonardo - BullSequana XG2000, Xeon Platinum 8358 32C 2.6GHz, NVIDIA A100 SXM4 64 GB, Quad-rail NVIDIA HDR100 Infiniband, Atos, EuroHPC/CINECA, Italy	1,824,768	238.70	304.47	7,404
5	Summit - IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM, DOE/SC/Oak Ridge National Laboratory, United States	2,414,592	148.60	200.79	10,096

<https://www.top500.org/lists/top500/2023/06/> 46

INTRODUCCIÓN

Green

TOP 5 - junio 2019

Rank	TOP500 Rank	System	Cores	Rmax (TFlop/s)	Power (kW)	Power Efficiency (GFlop/s/watt)
1	449	OGX SaturnV Volta - NVIDIA DGX-1 Volta3x, Xeon E5-2698v4 20C 2.2GHz, Infiniband EDR, NVIDIA Tesla V100, Nvidia, NVIDIA Corporation, United States	22,440	1,070.0	97	15,113
2	1	Summit - IBM Power System AC922, IBM POWER9 22C 3.07GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM, DOE/SC/Oak Ridge National Laboratory, United States	2,414,592	148,800.0	10,096	14,719
3	8	AI Bridging Cloud Infrastructure (ABCI) - PROMETHEUS C420S M4, Xeon Gold 6148 20C 2.4GHz, NVIDIA Tesla V100 SXM2, Infiniband EDR, Fujitsu, National Institute of Advanced Industrial Science and Technology (AIST), Japan	391,480	19,880.0	1,649	14,423
4	293	MareNostrum PP CTE - IBM Power System AC922, IBM POWER9 22C 3.1GHz, Dual-rail Mellanox EDR Infiniband, NVIDIA Tesla V100, IBM, Barcelona Supercomputing Center, Spain	18,340	1,145.0	81	14,131
5	25	TSUBAME3.0 - SGI ICE XA, SP10- SXM2, Xeon E5-2698v4 14C 2.4GHz, Intel Omni-Path, NVIDIA Tesla P100 SXM2, HPE, QSC Center, Tokyo Institute of Technology, Japan	135,828	8,125.0	792	13,704

48

INTRODUCCIÓN

TOP 5 - junio 2020

Rank	TOP500 Rank	System	Cores	Rmax (TFlop/s)	Power (kW)	Power Efficiency (GFlops/watt)
1	393	MN-3 - MN-Core Server, Xeon E340M 24C 2.40GHz, MN-Core, RUCV-2/MN-Core DirectConnect, Preferred Networks Preferred Networks Japan	2,080	1,621.1	77	21.108
2	7	Selene - DGX A100 SuperPOD, AMD EPYC 7742 64C 2.25GHz, NVIDIA A100, Mellanox HDR Infiniband, Nvidia NVIDIA Corporation United States	272,800	27,580.0	1,344	20.518
3	468	NA-1 - ZettaScaler 2.2, Xeon D-1571 16C 1.35GHz, Infiniband EDR, PEZY-SC2 768Mbit/s, PEZY Computing / Exascale Inc. PEZY Computing K.K. Japan	1,271,040	1,203.2	80	18.433
4	204	A64FX prototype - Fujitsu A64FX, Fujitsu A64FX 48C 2.6Hz, Tofu interconnect D, Fujitsu Fujitsu Numazu Plant Japan	36,864	1,999.5	118	16.876
5	26	AIMOS - IBM Power System AC922, IBM POWER9 20C 3.45GHz, NVIDIA Volta GV100, Dual-rail Mellanox EDR Infiniband, IBM Rennes-laer Polytechnic Institute Center for Computational Innovations (CCI) United States	130,000	8,339.0	512	16.285

49

INTRODUCCIÓN

TOP 5 - junio 2021

Rank	TOP500 Rank	System	Cores	Rmax (TFlop/s)	Power (kW)	Power Efficiency (GFlops/watt)
1	338	MN-3 - MN-Core Server, Xeon Platinum 8348M 24C 2.40GHz, Preferred Networks MN-Core, MN-Core DirectConnect, Preferred Networks Preferred Networks Japan	1,664	1,822.4	61	29.700
2	22	HiPerBator AI - NVIDIA DGX A100, AMD EPYC 7742 64C 2.25GHz, NVIDIA A100, Infiniband HDR, Nvidia University of Florida United States	138,880	17,200.0	583	29.521
3	108	Wilkes-3 - PowerEdge XE3845, AMD EPYC 7743 64C 2.45GHz, NVIDIA A100 80GB, Infiniband HDR200 dual rail, Dell EMC University of Cambridge United Kingdom	44,800	4,124.0	147	28.144
4	36	MaluXina - Accelerator Module - BullSequana R4000, AMD EPYC 7452 32C 2.35GHz, NVIDIA A100 40GB, Mellanox HDR Infiniband/PurVis ParaStation Cluster/Suite, Azis LusProvide Luxembourg	99,200	10,520.0	390	26.957
5	214	NVIDIA DGX SuperPOD - NVIDIA DGX A100, AMD EPYC 7742 64C 2.25GHz, NVIDIA A100, Mellanox HDR Infiniband, Nvidia NVIDIA Corporation United States	19,840	2,356.0	90	26.195

50

INTRODUCCIÓN

TOP 5 - junio 2022

Rank	TOP500 Rank	System	Cores	Rmax (PFlop/s)	Power (kW)	Energy Efficiency (EFlops/watt)
1	29	Frontier TDS - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE DOE/SC/Task Ridge National Laboratory United States	120,832	19.20	309	62.684
2	1	Frontier - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE DOE/SC/Task Ridge National Laboratory United States	8,738,312	1,102.80	21,100	52.227
3	3	LSMR - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE EuroPC/SCG Finland	1,110,144	131.90	2,942	37.629
4	10	Adalene - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE Grand Equipement National de Calcul Intensif - Centre Informatique National de l'Enseignement Supérieur (GENCI-CINES) France	319,072	44.10	921	50.026
5	326	MN-3 - MN-Core Server, Xeon Platinum 8348M 24C 2.40GHz, Preferred Networks MN-Core, MN-Core DirectConnect, Preferred Networks Preferred Networks Japan	1,664	2.18	53	40.901

51

INTRODUCCIÓN

TOP 5 - junio 2023

Rank	TOP500 Rank	System	Cores	Rmax (PFlop/s)	Power (kW)	Energy Efficiency (EFlops/watt)
1	233	Harvi - ThinkSystem S870 V2, Intel Xeon Platinum 8562 32C 2.80Hz, NVIDIA H100 80GB PCIe, Infiniband HDR, Lamore Flatiron Institute United States	8,288	2.88	44	65.394
2	34	Frontier TDS - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE DOE/SC/Task Ridge National Laboratory United States	120,832	19.20	309	62.684
3	12	Adalene - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE Grand Equipement National de Calcul Intensif - Centre Informatique National de l'Enseignement Supérieur (GENCI-CINES) France	319,072	44.10	921	50.026
4	17	Selenia - GPU - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE Pawsey Supercomputing Centre, Kensington, Western Australia Australia	181,248	27.16	477	54.983
5	77	Dandel GPU - HPE Cray EX225a, AMD Optimized 3rd Generation EPYC 64C 20Hz, AMD Instinct MI250X, Singoh-11, HPE KTH - Royal Institute of Technology Sweden	52,864	8.26	146	54.491

INTRODUCCIÓN

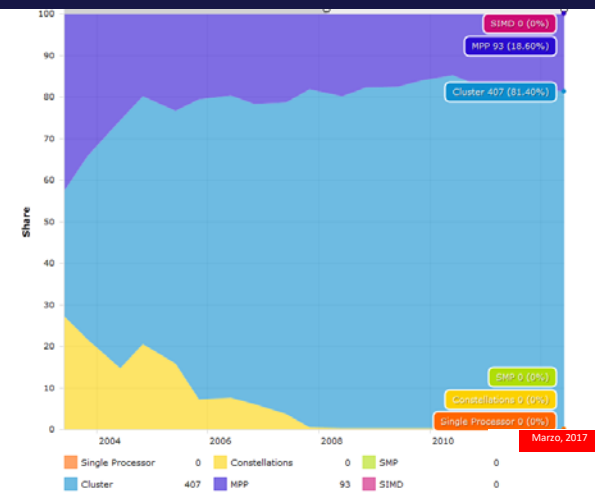
LIST STATISTICS

<https://www.top500.org/statistics/list/>

53

INTRODUCCIÓN

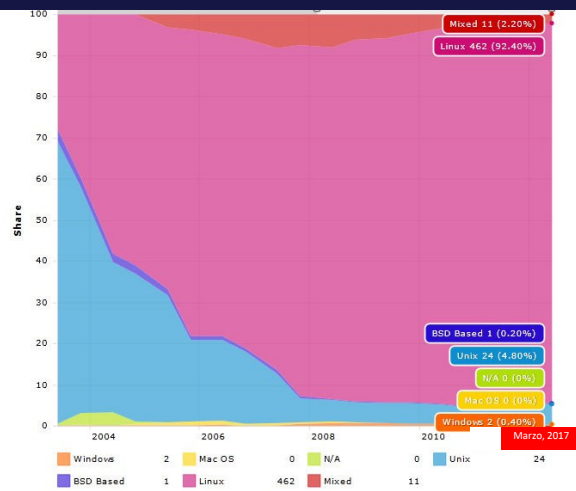
EVOLUCIÓN TECNOLÓGICA: ARQUITECTURAS



54

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA: SISTEMAS OPERATIVOS



55

INTRODUCCIÓN

INFRAESTRUCTURA

- La tecnología ha avanzado, permitiendo disponer de máquinas paralelas "caseras"
 - Clusters de computadores de bajo costo
- Internet surge como una fuente potencial de recursos de computación ilimitados
 - Internet 2 amplía la banda y la potencia de comunicación entre equipos
- Se ha desarrollando la tecnología **grid** (y recientemente **cloud**):
 - Permiten compartir recursos informáticos (locales o remotos) como si fueran parte de un único computador
 - Brinda capacidad de gestionar y distribuir la potencia de cálculo disponible en la mediana empresa
 - Empresas de renombre e investigadores trabajan en diseño de soluciones tecnológicas en este sentido

56

INTRODUCCIÓN

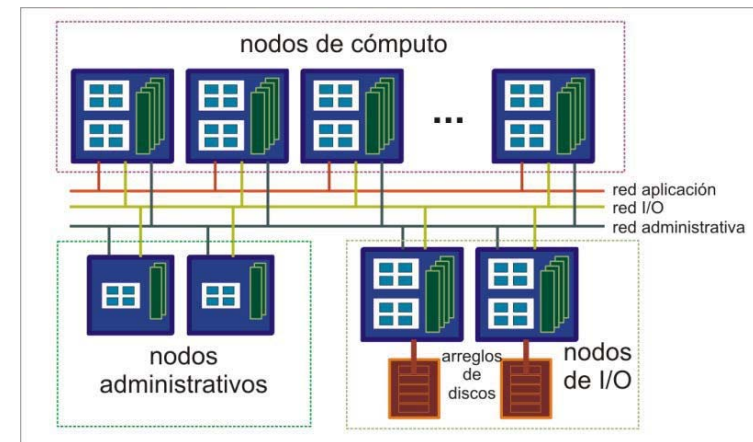
INFRAESTRUCTURA

- Las alternativas mencionadas constituyen opciones realistas para tratar de lograr capacidad de cómputo competitivo
 - Obviamente, sin llegar a los límites de los mejores supercomputadores del Top500
- Sin embargo, permiten resolver problemas interesantes en los entornos **académicos**, **industriales** y **empresariales**, con una infraestructura de bajo costo

40

INTRODUCCIÓN

CLUSTERS



58

INTRODUCCIÓN



COMPUTACIÓN DE ALTO RENDIMIENTO

- Presta mayor atención al manejo de **grandes flujos de datos** (búsquedas en Internet y uso de servicios web), realizados en forma masiva por **muchos usuarios simultáneamente**
- A diferencia de HPC, el objetivo deja de ser lograr un alto desempeño en **número de operaciones y tiempo de ejecución**
- Busca proporcionar el mejor **rendimiento**, evaluado por el número de **tareas que el sistema puede completar por unidad de tiempo**, permitiendo la atención de un mayor número de usuarios
- HTC busca mejorar en términos de procesamiento neto de tareas ejecutadas fuera de línea (procesamiento batch), y también se enfoca en proveer buenas soluciones en línea considerando los problemas y restricciones de costo monetario, ahorro energético, seguridad y confiabilidad, en especial para infraestructuras de múltiples centros de cómputo y repositorios de datos distribuidos

59

INTRODUCCIÓN

60

INTRODUCCIÓN

COMPUTACIÓN DE ALTO RENDIMIENTO

- Sistemas de computación de alto rendimiento:
 - Redes peer-to-peer (P2P)
 - Datacenters distribuidos
 - Sistemas de computación cloud
- Redes P2P: creadas para compartir y distribuir contenidos, fueron punto de inflexión en el desarrollo de sistemas distribuidos escalables
 - Integran múltiples clientes (*peers*) distribuidos, de modo eficiente y escalable, para compartir datos bajo los conceptos de HTC
 - Constituyeron el paso inicial para crear redes computacionales globales como los sistemas *cloud* actuales

61

INTRODUCCIÓN

COMPUTACIÓN DE ALTO RENDIMIENTO

- Actualmente: Computación en Internet (millones de usuarios cotidianamente). Los centros de supercomputación y datacenters deben proveer servicios de HPC y HTC para contemplar requisitos de un gran número de usuarios concurrentes
- Los centros de cómputo han evolucionado, utilizando metodologías de computación paralela y distribuida para incluir servicios de cómputo, almacenamiento y redes de comunicación de datos al servicio de los usuarios y las aplicaciones transaccionales que realizan
- Objetivo actual: aprovechar redes avanzadas para diseñar sistemas ubicuos que puedan utilizarse desde nuevos dispositivos y usando nuevas tecnologías

62

INTRODUCCIÓN

COMPUTACIÓN DISTRIBUIDA

- Estudia el desarrollo de aplicaciones sobre **sistemas distribuidos**
- Un sistema distribuido consiste en la agrupación de **múltiples elementos de procesamiento autónomos**, cada uno conteniendo su propia memoria (por lo que la memoria global del sistema se encuentra distribuida).
- Los elementos de procesamiento están conectados a través de una **red de interconexión** y el intercambio de información (comunicaciones y sincronizaciones) se realiza mediante **pasaje de mensajes** o **invocaciones remotas** a procesos o servicios
- Los programas desarrollados bajo este paradigma se denominan **programas distribuidos**. El proceso de desarrollar e implementar programas distribuidos se denomina programación distribuida

63

INTRODUCCIÓN

COMPUTACIÓN DISTRIBUIDA

- Los sistemas distribuidos se popularizaron en la década de 1990. Comenzando con redes de workstations, clusters, y redes P2P, han avanzado hasta consolidar infraestructuras computacionales de amplia aplicabilidad y uniendo recursos de diversas ubicaciones geográficas
- Los sistemas globales fueron originalmente concebidos como **grids computacionales** o **grids de datos**
- El siguiente paso en la evolución de los sistemas distribuidos consistió en alcanzar la ubicuidad, independencia y transparencia al usuario al instrumentar infraestructuras **cloud**, principalmente enfocadas en el procesamiento de grandes volúmenes de información
- Sobre los sistemas cloud se implementa una abstracción del modelo de computación en redes de workstations, que se ha extendido y ha evolucionado para contemplar el desarrollo de la computación orientada a servicios y manejo de grandes volúmenes de datos en datacenters

64

INTRODUCCIÓN

COMPUTACIÓN DISTRIBUIDA

- Computación en la nube (*cloud computing*)
 - Un cloud de recursos computacionales aplica estrategias de computación paralela o distribuida según el caso, o una mezcla de ambos paradigmas
 - Las infraestructuras cloud pueden ser construidas utilizando dispositivos físicos o máquinas virtuales, implementando grandes datacenters centralizados o distribuidos
 - Se considera como un tipo especial del modelo de computación utilitaria o **computación basada en servicios**, donde los recursos computacionales (procesamiento y almacenamiento) es suministrado a demanda
 - El desarrollo del paradigma de computación cloud ha estado impulsado por:
 - la creación del paradigma de Arquitectura orientada a Servicios (SOA) para diseñar y desarrollar aplicaciones distribuidas
 - el desarrollo de la Web 2.0, focalizada en los conceptos de compartir información, interoperabilidad, diseño centrado en el usuario y la colaboración
 - los avances en la tecnologías de virtualización

65

INTRODUCCIÓN

COMPUTACIÓN DISTRIBUIDA

- Terminologías alternativas
 - **Computación concurrente**: unión de computación paralela y distribuida, ambos modelos basados en explotar la concurrencia para mejorar el rendimiento y aumentar la escalabilidad de las aplicaciones
 - **Computación ubicua o pervasiva**: modelos de computación distribuida que utilizan dispositivos en diversas ubicaciones geográficas simultáneamente, conectándose entre sí mediante redes cableadas o inalámbricas
 - **Internet de las cosas** (Internet of Things–IoT): interconexión digital de objetos cotidianos (computadores, sensores, dispositivos electrónicos, e inclusive humanos!). Utiliza Internet para implementar la computación ubicua con cualquier objeto conectado, en cualquier momento y en cualquier lugar. Se basa en los avances en la identificación por radiofrecuencia (radio-frequency identification–RFID), en los sistemas de posicionamiento satelital (Global Positioning System–GPS) y en el desarrollo de las redes de sensores.
 - **Computación en Internet** (Internet computing–IC): término genérico utilizado para designar todos los paradigmas de computación que hacen uso de Internet como mecanismo de interconexión

66

INTRODUCCIÓN

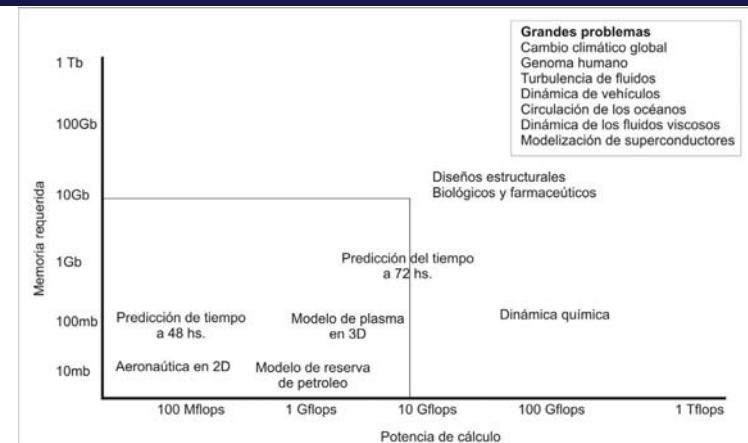


COMPUTACIÓN PARALELA Y DISTRIBUIDA: PRINCIPIOS

60

INTRODUCCIÓN

LOS PROBLEMAS TAMBIÉN CRECEN



Requerimientos computacionales de problemas complejos

68

INTRODUCCIÓN

COMPUTACIÓN PARALELA y DISTRIBUIDA

- Los sistemas de HPC y de HTC se enfocan en aspectos relevantes del **rendimiento** y **disponibilidad**, y deben ser capaces de satisfacer las crecientes demandas de poder de procesamiento
- Para lograr estos objetivos, deben contemplarse los siguientes principios de diseño:
 - La **eficiencia**, que en sistemas de **HPC** evalúa **tiempos de ejecución y uso de recursos** al explotar el paralelismo masivo, mientras que en sistemas de **HTC** se relaciona con el **número de transacciones, servicios y/o usuarios que se pueden atender por unidad de tiempo (throughput)**, el acceso eficiente a los datos, las estrategias de almacenamiento y la eficiencia energética
 - La **confiabilidad**, que evalúa la robustez y capacidad de auto-administración, desde bajo nivel (chip) hasta el más abstracto (aplicaciones). El **objetivo** es proveer sistemas de alto rendimiento que permitan asegurar altos niveles de calidad de servicio (**QoS**), aún bajo escenarios de alta demanda o situaciones de falla. Para lograrlo se aplican técnicas de **tolerancia a fallos**

69

INTRODUCCIÓN

COMPUTACIÓN PARALELA y DISTRIBUIDA

- Para lograr estos objetivos, deben contemplarse los siguientes principios de diseño (continuación):
 - La **adaptación de los modelos de programación**, que determina la capacidad de soportar requerimientos de millones de tareas, potencialmente trabajando sobre repositorios masivos de datos y sistemas distribuidos virtualizados, utilizando diferente tipo de recursos físicos y modelos de servicio
 - La **flexibilidad en el desarrollo de aplicaciones**, que evalúa la capacidad de los sistemas de trabajar tanto en el modelo de alto desempeño (orientado a aplicaciones científicas, de ingeniería, industriales) como en el modelo de alto rendimiento (orientado a aplicaciones comerciales y procesamiento transaccional)

70

INTRODUCCIÓN

PROCESAMIENTO PARALELO

- En este contexto se ha desarrollado activamente el procesamiento paralelo
 - Basado en el estudio en Universidades e Institutos.
 - Aplicado directamente en la industria, organismos científicos y las empresas.
- La evolución de la aplicación del paralelismo puede resumirse en:
 - Paralelismo a nivel de **bits** (4, 8, 16 bits).
 - Se reduce a partir de 32 bits (hoy 64 bits).
 - Paralelismo a nivel de **instrucciones**.
 - Pipelining, superescalar, ejecución fuera de orden, ejecución especulativa, predicción de saltos.



71

INTRODUCCIÓN

PROCESAMIENTO PARALELO

- Evolución de la aplicación del paralelismo
 - Paralelismo a través de hilos (*multithreading*)
 - Programación paralela
 - Sobre supercomputadores
 - Sobre máquinas paralelas de bajo costo
- A partir de 1990, el desarrollo de las redes de computadoras permitió otro avance importante:
 - Procesamiento distribuido
 - Grid computing y cloud computing



72

INTRODUCCIÓN

PROCESAMIENTO PARALELO

- Ventajas:
 - Mayor capacidad de proceso
 - Permite ampliar objetivos y campo de trabajo
 - Permite abordar problemas de mayor complejidad
 - Permite mejorar calidad y fiabilidad de los resultados
 - Aumento directo de competitividad
 - Menor tiempo de proceso
 - Proporciona más tiempo para otras etapas de desarrollo del producto
 - Permite hacer frente a sistemas críticos
 - Reducción de costos
 - Aprovechar la escalabilidad de recursos en el entorno local

73

INTRODUCCIÓN

PROCESAMIENTO DISTRIBUIDO

- Principales conceptos
 - Procesadores independientes
 - Autonomía de procesamiento
 - Interconexión
 - Habitualmente mediante redes
 - Cooperación
 - Para lograr un objetivo global
 - Datos compartidos
 - Varios “repositorios” de datos
 - Sincronización
 - Frecuentemente a través del **pasaje explícito de mensajes**



74

INTRODUCCIÓN

PROCESAMIENTO DISTRIBUIDO

- Grados de distribución
 - Hardware y procesamiento
 - Datos o Estado
 - Control
- La distribución puede ser compleja de manejar, frecuentemente se necesitan herramientas especializadas:
 - Sistemas Operativos de Red
 - Sistemas Operativos Distribuidos
 - Bibliotecas de desarrollo



MPI

75

INTRODUCCIÓN

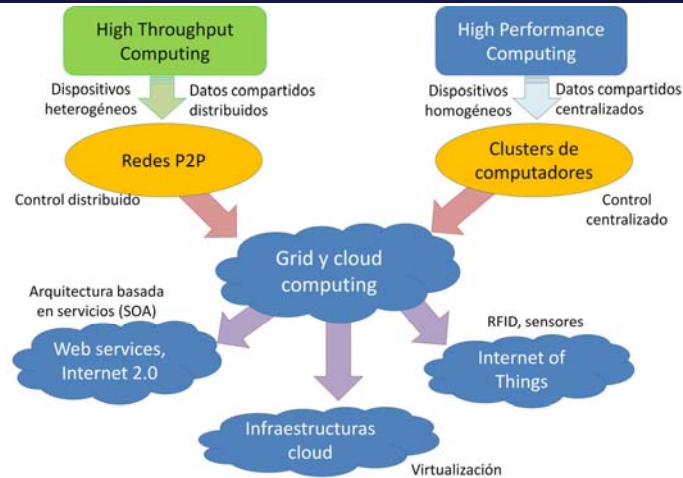
PROCESAMIENTO DISTRIBUIDO

- Ventajas:
 - Mejora en desempeño:
 - Al disponer de mayor cantidad de procesadores
 - Robustez
 - Dada por la mayor disponibilidad de recursos
 - Seguridad no centralizada
 - Deben manejarse cuidadosamente las políticas
 - Una situación caótica evidentemente es una desventaja
 - Permite el acceso transparente a los datos no locales
 - Mecanismos y protocolos para compartir y acceder a la información
 - Escalabilidad
 - Potencialmente **ilimitada** en la red

76

INTRODUCCIÓN

EVOLUCIÓN TECNOLÓGICA

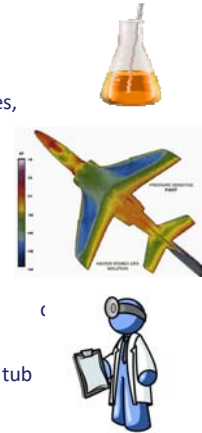


70

INTRODUCCIÓN

APLICACIONES

- Amplia aplicabilidad en problemas científicos
- Industriales
 - Química y bioingeniería
 - Estudio de estructuras moleculares, simulación de reacciones, espectroscopía
 - Fluidodinámica
 - Análisis de flujos, turbulencias y simulaciones
 - Mecánica Industrial
 - Diseño asistido. Modelos de elementos finitos
 - Medicina
 - Estudio del genoma, medicina farmacéutica, radioterapia
 - Electromagnetismo
 - Diseño de dispositivos de grabación, instrumentos médicos, tub de rayos X, pantallas planas



78

INTRODUCCIÓN

APLICACIONES

- Comerciales
 - Telecomunicaciones
 - Análisis de tráfico, desempeño y calidad de servicio
 - Redes de control inteligentes
 - Comercio electrónico
 - Manejo transaccional en línea
 - Servicios web
 - Buscadores paralelos (metabuscadors)
 - Sistemas de tiempo real
 - Bases de datos paralelas
 - Análisis de datos
 - Data mining
 - Análisis de mercado, series temporales, etc

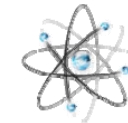


79

INTRODUCCIÓN

APLICACIONES

- Investigación
 - Simulaciones espaciales
 - Estudios atómicos
 - SETI
 - Inteligencia artificial
- Recreación
 - Simulaciones tridimensionales y realidad virtual
 - Cine: "actores virtuales"
 - Multimedia: procesamiento de voz e imágenes
 - Computación gráfica y videojuegos

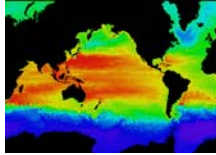


80

INTRODUCCIÓN

CASO DE ESTUDIO 1 PREDICCIÓN CLIMÁTICA

- Modelos climáticos globales
 - Dividir el mundo en una rejilla (por ej., de 10 km de paso)
 - Resolver las ecuaciones de fluidodinámica para cada punto y tiempo
- Requiere un mínimo de 100 Flops por punto por minuto
- Predicción del tiempo (7 días, cada 24 horas): 56 GFLOPS
- Predicción climática (50 años, cada 30 días): 4.8 TFLOPS
- Perspectiva:
 - En un computador tradicional con procesador de 3GHz (≈ 10 GFLOPS) la predicción climática demandaría del orden de 100 años de tiempo de cómputo.



Es necesario disponer de estrategias más potentes para el análisis

81

INTRODUCCIÓN

CASO DE ESTUDIO 2 ANÁLISIS DE DATOS

- Hallar información “oculta” en grandes cantidades de datos
- ¿Qué motivos existen para “husmear” en grandes cantidades de datos?
 - ¿Existen enfermedades inusuales en los habitantes de una ciudad?
 - ¿Qué clientes son más propensos a tratar de hacer fraude al seguro de salud?
 - ¿Cuándo conviene poner en oferta la cerveza?
 - ¿Qué tipo de publicidad enviar a un cliente?
- Recolección de datos:
 - Sensores remotos en un satélite
 - Telescopios
 - Microarrays generando data de genes
 - Simulaciones generando terabytes de datos
 - Espionaje

82

INTRODUCCIÓN

CASO DE ESTUDIO 2 ANÁLISIS DE DATOS

- La información se “descubre” mediante un proceso sistemático
- Análisis estadístico de los datos, comparaciones y relaciones para detectar tendencias, identificar situaciones o hechos inusuales
- El tiempo de procesamiento es creciente con respecto al volumen de datos
- Ciertos problemas pueden ser inabordables con los algoritmos de la computación secuencial tradicional

Es necesario disponer de métodos más potentes para el análisis

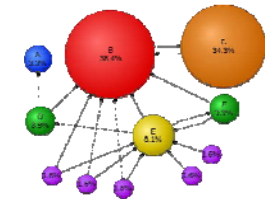
83

INTRODUCCIÓN

CASO DE ESTUDIO 3 ANÁLISIS DE DATOS: PAGERANK DE GOOGLE

- PageRank**: familia de algoritmos utilizados para asignar numéricamente la relevancia de los documentos (o páginas web) indexados por un motor de búsqueda.
- Se basa en la “naturaleza democrática de la web”
 - Un enlace de una página A a una página B se interpreta como un voto, de la página A, para la página B.
- También se analiza la página que emite el voto
 - Los votos emitidos por las páginas “importantes” [con PageRank elevado], valen más, y ayudan a hacer a otras páginas “importantes”.

$$PR(A) = (1 - d) + d * \sum_{i=1}^n \frac{PR(i)}{C(i)}$$



<https://es.semrush.com/blog/pagerank-de-google/>

84

INTRODUCCIÓN

CASO DE ESTUDIO 3

ANÁLISIS DE DATOS: PAGERANK DE GOOGLE

$$PR(A) = (1 - d) + d * \sum_{i=1}^n \frac{PR(i)}{C(i)}$$

factor de amortiguación ≈ 0.85 ,
probabilidad de que un navegante
continúe pulsando links

valores de PageRank que tienen las
páginas que enlazan a A
número de enlaces salientes de la
página i (sean o no hacia A)

- El PageRank no se actualiza instantáneamente, ni siquiera diariamente, [tarda varios días en completarse]. Las últimas actualizaciones del Pagerank fueron en 4/2 y 5/12 de 2013 [oficial] y julio de 2014 [extraoficial].
- Datos:
 - 1.000 millones de páginas en 1999 (estimado)
 - 30.000 millones en 2005 (Yahoo)
 - 90.000 millones en 2007 (estimado Google)
 - Google dejó de reportar luego de indicar que indexaba 8.000 millones
 - +50.000 millones de páginas indexadas (estimado 2014)

<https://es.semrush.com/blog/pagerank-de-google/> 85

INTRODUCCIÓN

CASO DE ESTUDIO 3

History of Google PageRank

A quick overview of Google PageRank history: Google's founders Lawrence Page (Larry Page) and Sergey Brin developed PageRank at Stanford University.

- April 1, 1998:** Larry Page and Sergey Brin publish "The Anatomy of a Large-Scale Hypertextual Web Search Engine"
- September 1, 1998:** Larry Page and Sergey Brin file the first PageRank patent
- September 4, 1998:** Google is incorporated
- December 11, 2000:** Google launches the Google Toolbar
- June 17, 2004:** Google files the reasonable surfer patent
- October 12, 2006:** Google files its "seed sets" patent
- March 8, 2016:** Google announces Google Toolbar's retirement

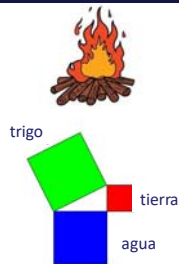
<https://es.semrush.com/blog/pagerank-de-google/> 86

INTRODUCCIÓN

CASO DE ESTUDIO 4

SETI @HOME

- Giordano Bruno (1548-2000): "hay vida en otros mundos".
Resultado: la hoguera !!
- Carl Gauss (1777-1855): "comunicación con la luna".
Resultado: sin financiación.
- Joseph Von Litron (1840): "círculo de fuego"
Resultado: sin financiación.
- Charles Cros (1869): "espejo gigante".
Resultado: sin financiación.
- Voyager (1977): placa de oro



87

INTRODUCCIÓN

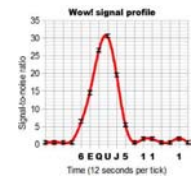
CASO DE ESTUDIO 4

SETI @HOME

- Nikola Tesla (1899) anunció "señales coherentes desde Marte"
- Guglielmo Marconi (1920) detectó "señales extrañas desde el espacio"
- Frank Drake (1960): Proyecto Ozma, buscó en el canal de 1420-1420.4 MHz
- SETI (Search for ExtraTerrestrial Intelligence)**
 - Universidad de California (desde 1971)
 - Utiliza métodos científicos para la búsqueda de emisiones electromagnéticas por parte de civilizaciones en planetas lejanos



Wow!



88

INTRODUCCIÓN

CASO DE ESTUDIO 4 SETI @HOME

- Avances en SETI
 - Corrección del efecto Doppler coherente
 - Ancho de canal más fino, incrementa la sensibilidad
 - Resolución variable de ancho de banda y tiempo
 - Búsqueda de múltiples tipos de señales
 - Análisis de distribución Gaussiana
 - Búsqueda de pulsos repetidos
- **Problema:** requiere TFLOPs de procesamiento
- **Solución:** computación paralela/distribuida
- SETI@HOME: usa tiempo de cómputo donado voluntariamente por usuarios en todo el mundo para ayudar a analizar los datos recabados por los radiotelescopios

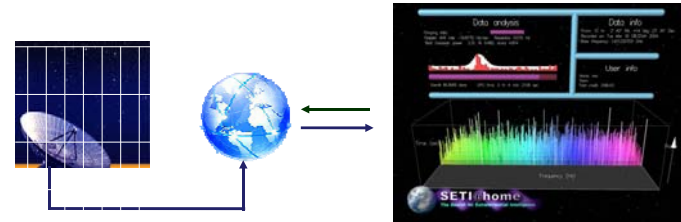


89

INTRODUCCIÓN

CASO DE ESTUDIO 4 SETI @HOME

- División del dominio de cómputo
- Distribución de datos
- Análisis distribuido
- Reporte de resultados



90

INTRODUCCIÓN

CASO DE ESTUDIO 4 SETI @HOME

- Estadísticas Viejas (2010)
 - > 5 millones de usuarios (mayor número para un proyecto de computación distribuida)
 - > 3 millones de computadores en 253 países
 - > medio millón de personas participan diariamente
 - En 2001, SETI@home sobrepasó el número de 10^{21} operaciones de punto flotante (el cómputo más largo de la historia según Guinness World Records).
 - En 2009, SETI@home tenía una capacidad de cómputo mayor a 800 TFLOPS
 - 1000 años de tiempo de cómputo por día
 - Más de dos millones de años de tiempo de cómputo agregado
 - Se procesan señales 10 veces más débiles que las de 1980-1990
- Ha sido el punto de partida para muchos proyectos similares
 - Folding@home, Einstein@home, MilkyWay@home, Rosetta@home, etc.

91

INTRODUCCIÓN

APLICACIONES

- Sectores de aplicación (Top500)

Segments	Count	Share %	Rmax Sum (GF)	Rpeak Sum (GF)	Processor Sum
Academic	79	15.80 %	10258602	15254518	1205160
Classified	8	1.60 %	752813	974331	100464
Government	16	3.20 %	1060789	1686243	154460
Industry	285	57.00 %	15222240	25767492	2450854
Research	105	21.00 %	31113640	40809541	3813010
Vendor	7	1.40 %	521941	687823	55976
Totals	500	100%	58930025.59	85179949.00	7779924



92

INTRODUCCIÓN

APLICACIONES

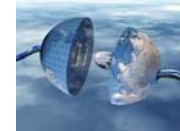
- Utilizar herramientas de desarrollo, simulación y optimización que utilicen paralelismo permite:
 - Reducir el tiempo necesario para desarrollar, analizar y optimizar diversas alternativas de diseño
 - Obtener resultados más precisos
 - Abordar casos realistas y escenarios extremos
 - Analizar alternativas de diseño que en otro caso resultarían intratables
- En definitiva, las técnicas de procesamiento posibilitan obtener resultados más precisos de un modo eficiente en la resolución de instancias difíciles de problemas complejos

93

INTRODUCCIÓN

APLICACIONES

- RESUMEN
 - Procesamiento paralelo de gran porte
 - Aplicaciones científicas
 - Manejo de enormes volúmenes de datos
 - Procesamiento paralelo de mediano porte
 - Aplicaciones comerciales
 - Procesamiento transaccional financiero
 - Bases de datos distribuidas
 - Programas multithreading
 - Aplicaciones de escritorio
 - Procesamiento distribuido
 - Internet, grid y cloud, web services



94

INTRODUCCIÓN

CONSIDERACIONES IMPORTANTES

- DISEÑO del HARDWARE
 - Tecnología, poder y cantidad de los elementos de procesamiento
 - Conectividad entre elementos
- TÉCNICAS de PROGRAMACIÓN
 - Abstracciones y primitivas para cooperación
 - Mecanismos de comunicación

La clave es la integración de estos aspectos
para obtener un mejor desempeño computacional
en la resolución de aplicaciones

95

INTRODUCCIÓN

COMPUTACIÓN PARALELA Y DISTRIBUIDA

- Aspectos relevantes:
 - Arquitecturas de computadores paralelos
 - Modelos de programación
 - Diseño de algoritmos eficientes
 - Medidas para evaluar los algoritmos paralelos
 - Lenguajes y bibliotecas para programación paralela y distribuida
 - Tendencias tecnológicas actuales de diseño y programación

96

INTRODUCCIÓN