

[Página Principal](#) / [Mis cursos](#) / [2021139262013](#) / [Módulo I](#) / [Microexamen módulo 1 turno de tarde](#)

**Pregunta 1**

Sin responder aún

Puntúa como 1,00

El registro Puntero de Pila (Stack Pointer)

- ☐ a. Tiene la anchura del bus de datos
- ☒ b. Tiene la anchura del bus de direcciones
- ☐ c. Su anchura depende de la anchura del elemento contenido en la pila

[Quitar mi selección](#)

**Pregunta 2**

Sin responder aún

Puntúa como 1,00

El salto relativo puede mejorar el rendimiento respecto al uso del absoluto porque

- ☐ a. Modifica el PC más rápidamente
- ☒ b. La instrucción podría ser más corta
- ☐ c. Permite hacer programas más complejos

[Quitar mi selección](#)

**Pregunta 3**

Sin responder aún

Puntúa como 1,00

El direccionamiento directo de memoria

- ☐ a. Normalmente no permite acceder a todo el espacio direccionable de la memoria
- ☒ b. Las otras opciones son incorrectas
- ☐ c. Requiere dos accesos a memoria para acceder al dato

[Quitar mi selección](#)**Pregunta 4**

Sin responder aún

Puntúa como 1,00

En un bus con fase de transacción asíncrona

- ☐ a. Todos los dispositivos pueden comunicarse a la velocidad del más rápido
- ☐ b. Todos los dispositivos pueden comunicarse a su máxima velocidad
- ☒ c. Todos los dispositivos deben comunicarse a la velocidad del más lento

[Quitar mi selección](#)**Pregunta 5**

Sin responder aún

Puntúa como 1,00

Los modos de direccionamiento

- ☐ a. Simplifican el trabajo del programador al restringir a 5 las formas posibles de definir los operandos
- ☐ b. Hacen que el acceso a memoria sea más ineficiente
- ☒ c. Permiten disponer de instrucciones más flexibles en su acceso a los operandos

[Quitar mi selección](#)

**Pregunta 6**

Sin responder aún

Puntúa como 1,00

Un bus serie es

- ☒ a. Más lento que un bus paralelo a igualdad de frecuencia de transmisión
- ☐ b. Más rápido siempre que un bus paralelo
- ☐ c. Más lento siempre que un bus paralelo

[Quitar mi selección](#)**Pregunta 7**

Sin responder aún

Puntúa como 1,00

Una máquina de Von Neumann clásica tiene como problema

- ☐ a. Que no se puede modificar un programa almacenado en su memoria
- ☐ b. Que su memoria es muy lenta
- ☒ c. Que la memoria es considerablemente más lenta que la CPU

[Quitar mi selección](#)**Pregunta 8**

Sin responder aún

Puntúa como 1,00

Los bits indicadores o flags

- ☒ a. Son importantes para programar estructuras de control de flujo de ejecución
- ☐ b. Solo indican que ha habido errores en el programa
- ☐ c. Contienen todo el estado de la máquina

[Quitar mi selección](#)

**Pregunta 9**

Sin responder aún

Puntúa como 1,00

¿Es más rápido un bus paralelo que un bus serie?

- ☐ a. Sí
- ☐ b. Sí, pero solo a igual velocidad de transferencia
- ☒ c. Sí, pero solo a igual frecuencia de transmisión

[Quitar mi selección](#)**Pregunta 10**

Sin responder aún

Puntúa como 1,00

La codificación de Huffman

- ☐ a. Pretende obtener programas que ocupen menos en memoria
- ☐ b. Pretende obtener instrucciones que ocupen menos en memoria
- ☒ c. Pretende obtener opcodes que ocupen menos en memoria

[Quitar mi selección](#)**Pregunta 11**

Sin responder aún

Puntúa como 1,00

La microarquitectura (estructura) de un computador

- ☐ a. Debe ser conocida en detalle por el programador de bajo nivel
- ☐ b. No tiene ninguna influencia en el rendimiento de ejecución de los programas
- ☒ c. No necesita ser conocida por el programador de bajo nivel

[Quitar mi selección](#)

**Pregunta 12**

Sin responder aún

Puntúa como 1,00

En un bus con fase de transacción síncrona

- ☒ a. La velocidad de la comunicación depende de la velocidad promedio de los dispositivos
- ☐ b. La velocidad de la comunicación depende del dispositivo más rápido
- ☐ c. La velocidad de la comunicación depende del dispositivo más lento

[Quitar mi selección](#)**Pregunta 13**

Sin responder aún

Puntúa como 1,00

Los niveles de abstracción de Tanenbaum son útiles en la descripción del ordenador porque

- ☐ a. Separan básicamente el software del hardware
- ☒ b. Permiten estructurar la complejidad del ordenador en una jerarquía de capas o niveles.
- ☐ c. Se basan en máquinas virtuales, intérpretes y lenguaje máquina

[Quitar mi selección](#)**Pregunta 14**

Sin responder aún

Puntúa como 1,00

Una máquina Von Neumann clásica se caracteriza por

- ☒ a. Ejecutar las instrucciones de forma secuencial
- ☐ b. Tener una memoria lenta
- ☐ c. Tener dos memorias independientes: para datos e instrucciones

[Quitar mi selección](#)

**Pregunta 15**

Sin responder aún

Puntúa como 1,00

Un computador dispone de

- ☒ a. Una jerarquía de buses, cada uno con características y finalidades diferentes
- ☐ b. Una jerarquía de buses, de características muy similares para permitir la comunicación entre ellos
- ☐ c. Un único bus dividido en datos, direcciones y control

[Quitar mi selección](#)[◀ Actividad de diseño de repertorio de instrucciones: evaluación del diseño](#)[Transparencias Tema 4 Turno Tarde ►](#)**Universidad de La Laguna**

Pabellón de Gobierno, C/ Padre Herrera s/n. | 38200 | Apartado Postal 456 | San Cristóbal de La Laguna | España | (+34) 922 31 90 00

