پیش گزارش آزمایش ۶ آز مدار منطقی

علی دهقانی ، ماهان بیهقی دانشگاه صنعتی شریف

نام آزمایش

تايمر ماشين لباسشويي

اهداف آزمایش

پیادہ سازی یک یک تایمر برای ماشین لباسشویی

شرح آزمایش

لیست تراشه ها و قطعات مورد نیاز

- COUNTER UP/DOWN F-BIT SYNCHRONOUS YF197
 - MULTIPLEXER YF1∆1 •
 - DECODER/DEMULTIPLEXER YFITA
 - DECODER SEVEN-SEGMENT ΥΥΥΛ •

شرح آزمایش

این ماشین لباسشویی دو برنامه شستشو با آب گرم و آب سرد دارد که با تغییر وضعیت کلید مشخص

در برنامه شستشو با آب سرد به ترتیب مراحل آبگیری ، شستشو ، تخلیه و سپس خشک کردن در

مدت زمان ۲ و ۳ و ۲ و ۲ پالس ساعت انجام میشود. در برنامه شستشو با آب گرم به ترتیب مراحل آبگیری ، گرم کردن آب ، شستشو ، تخلیه و خشک کردن در مدت زمان ۲ و ۳ و ۳ و ۲ پالس ساعت انجام میشود.

با زدن کلید کار ماشین لباس شویی شروع میشود ، به شرط آنکه شیر آب باز و در ماشین لباس شویی بسته باشد و برنامه مورد نظر انتخاب شده باشد.

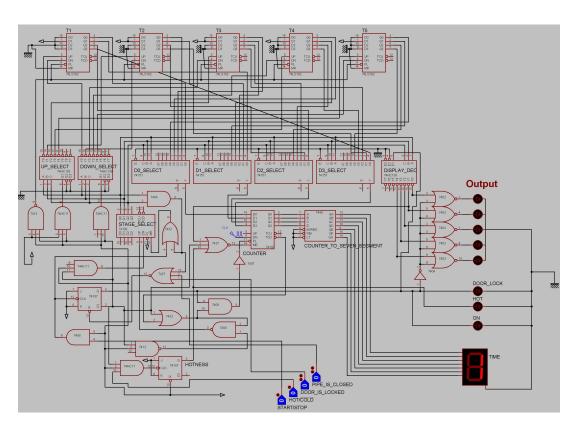
سیگنال های ورودی مدار: کلید شروع ، باز و بسته بودن شیر آب ، باز و بسته بودن در ماشین ، انتخاب عملیات آب سرد یا گرم

سیگنال های خروجی مدار: شستشو ، گرم کردن آب ، عملیات آبگیری ، تخلیه و خشک کردن

مراحل آزمایش و مدارات

از تراشه ۷۴۱۹۲ برای تغییر کلاک به ۲ یا ۳ پالس ساعت استفاده میکنیم. طبق دیتاشیت این تراشه ، پایه های D تا D را به اندازه کلاک مورد نظر اندازه دهی میکنیم و خروجی های آن ها را به مالتی پلکسر ها وصل میکنیم. این ۴ مالتی پلکسر به عنوان ورودی کانتر معکوس استفاده میشوند که تعیین ميكند عمليات چند پالس طول بكشد. با ٥ شدن اين كانتر عمليات بعدى آغاز ميشود.

البته مدار انتخابگر عملیات در مدار پیشنهادی کامل نیست.



شکل ۱: جدول عملکردی تراشه ۷۴۹۵