



به نام خدا

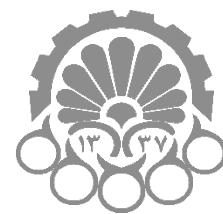
تمرین VHDL اول

معماری کامپیوتر

دکتر شعبانی

نیمسال اول 1402-1403

مهلت تحویل 1402/08/20 :



دانشگاه صنعتی امیر کبیر

با سلام

در زیر توضیحاتی در خصوص تمرینات VHDL آورده شده است:

- تمرینات VHDL به صورت **تک نفری** انجام می شوند.
- مهلت تحویل **یک هفته** می باشد.
- از هر دو تمرین پشت سر هم VHDL می توانید در صورت رضایت بالای **۷۰ درصد افراد**، یک تمرین را به مدت یک هفته تمدید کنید ولی به ازای هر روز **۳ درصد** از نمره تمرین کسر می گردد که در نهایت بعد از یک هفته **۲۱ درصد** نمره آن از دست می رود و پس از آن دیگر تحویل گرفته نمی شود.
- استفاده از کد های موجود در اینترنت تنها در صورتی مجاز است که از آنها **ایده** گرفته شود.
- در صورت **کپی برداری** از کد ها(چه کد های موجود در اینترنت چه دیگر دانشجویان)، نمره تمرین **-صفر-** لحاظ می گردد.
- فایل فشرده قرار گرفته بر روی سایت باید شامل **کد و شماتیک و تست بنچ** باشد و از ساختار **{student number}-CA-VHDL-HW{HW number}** پیروی کند. به عنوان مثال برای این تمرین: **CA-VHDL-HW1-1234567** که بجای 1234567 شماره دانشجویی شما قرار می گیرد.

با توجه به ویدیو قرار گرفته در گروه و مطالبی که در درس مدار های منطقی آموخته اید .

جمع کننده carry look ahead برای دو عدد باینری ۳ بیتی به زبان VHDL طراحی کنید.