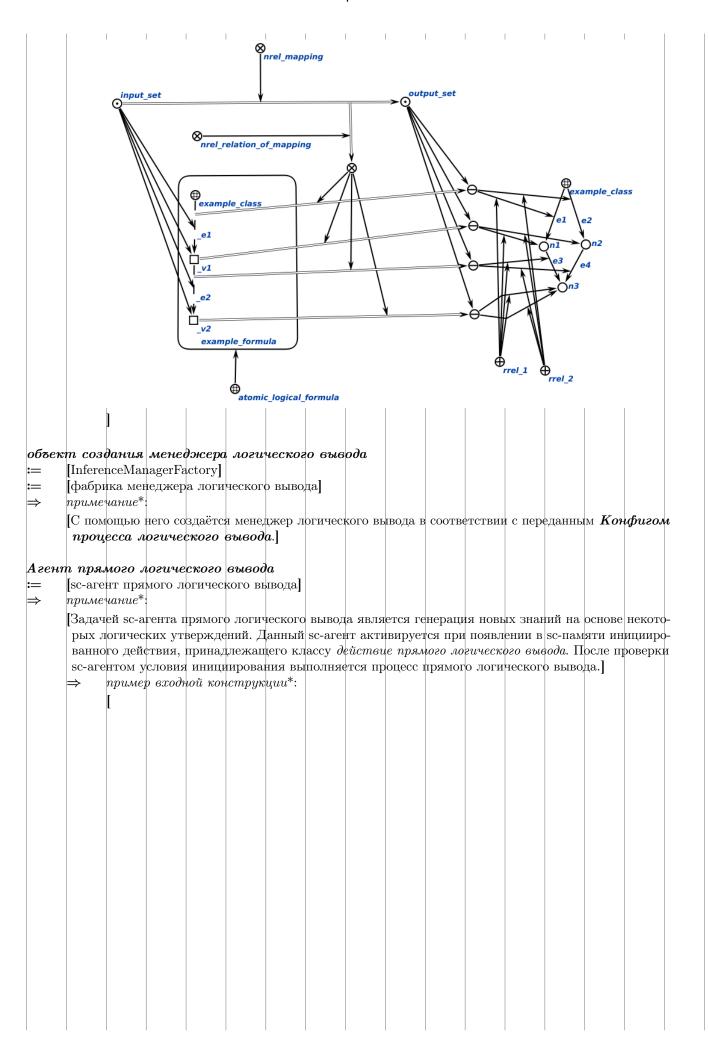
Документация scl-machine

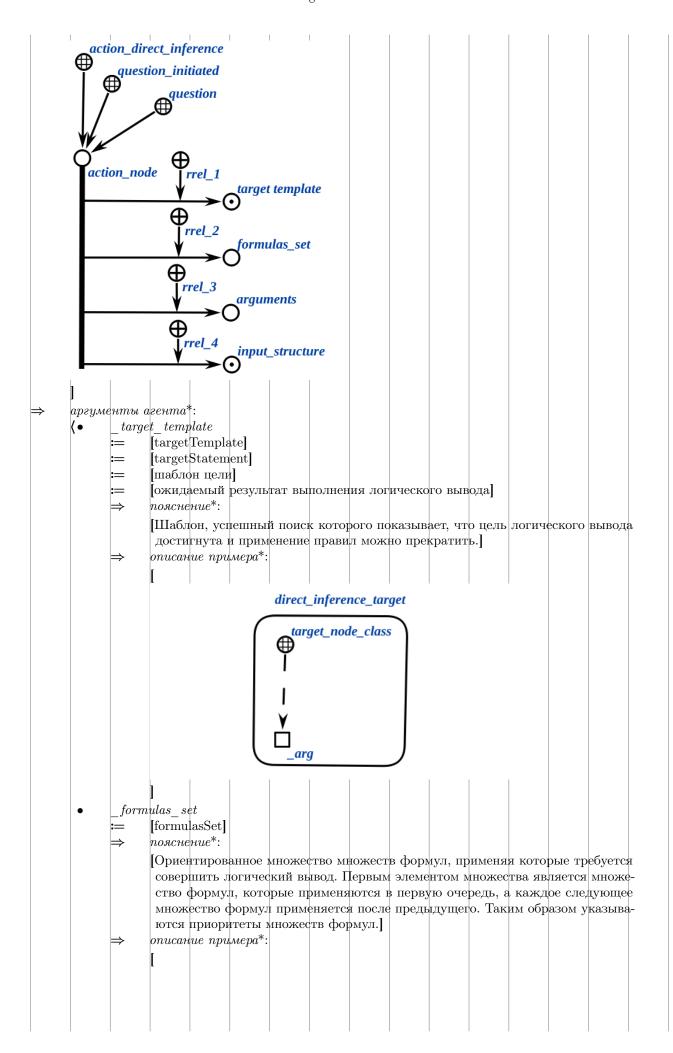
еал		,	
		я scl-машины	
=		раммный вариант реализации машины логического вывода scl]	
=		ина логического вывода scl]	
=		ашина]	
=		achine]	
=	ostis-	inference]	
Ē		ина обработки знаний	
=	програ	аммная модель*:	
		рактная scl-машина	
⇒		ренний язык*:	
	Язык		
٠,		позиция программной системы*:	
7	{•	База знаний scl-machine	
	١٠	Pewameль задач scl-machine	
	3	Интерфейс scl-machine	
	,		
'ew		3adau scl-machine	
\Rightarrow	обобщ	цённая декомпозиция*:	
	{•	Aгент $nрямого$ логического вывода	
	•	Агент обратного логического вывода	
		$\Rightarrow npume \forall anue^*$:	
		[Не реализовано.]	
		Агент применения правил вывода	
		ا باد	
		[Не реализовано.]	
	•	Агент эквивалентных преобразований логической формулы	
		$\Rightarrow npume uanue^*$:	
		[Не реализовано.]	
	•	Агент удаления дерева решения	
	\Rightarrow	реализованные логические связки*:	
		<i>{• импликация*</i>	
		 дизъюнкция* 	
		 конъюнкция* 	
		• ompuцание*	
)	
	\Rightarrow	не реализованные логические связки*:	
		{• ¬жвиваленция*	
		• строгая дизтюнкция*	
		 	
	}		
	_	логического вывода	
=	Infere	enceManagerAbstract]	
=	[Infere	enceManagerAbstract] e-uanue*:	
=	[Inferent npuме]	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче	> -
=	[Inferent npuме]	enceManagerAbstract] e-uanue*:	> -
=	[Inferent npume] [менед ских	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче)-
=	Inferent приме [менед ских прогре	enceManagerAbstract] e-uanue*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.]) -
=	[Inferеприме приме [менед ских прогре	enceManagerAbstract] ечание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: оаммный интерфейс менеджера логического вывода) -
=	[Infere приме [менед ских прогре Прогр	enceManagerAbstract] ечание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: раммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*:	}-
=	[Inferеприме приме [менед ских прогре	enceManagerAbstract] ечание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: раммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул	}-
=	[Infere приме [менед ских прогре Прогр	enceManagerAbstract] ечание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: раммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract]	} -
=	[Infere приме [менед ских прогре Прогр	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: раммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менеджер обработки атомарных логических формул	}-
=	[Infere приме [менед ских прогре Прогр	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: даммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менеджер обработки атомарных логических формул := [TemplateManagerAbstract]	-
=	[Infere приме [менед ских прогре Прогр	enceManagerAbstract] ечание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: аммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менеджер обработки атомарных логических формул := [TemplateManagerAbstract] менеджер дерева решений) -
=	[Infere приме [менед ских прогре Прогр	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: даммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менеджер обработки атомарных логических формул := [TemplateManagerAbstract]	-
=	[Infere приме [менед ских прогр обязат {•	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: раммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менеджер обработки атомарных логических формул := [TemplateManagerAbstract] менеджер дерева решений := [SolutionTreeManagerAbstract]	-
лене = ⇒ > >	[Infere приме [менед ских прогр обязат {•	enceManagerAbstract] e-чание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: аммный интерфейс менедэсера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менедэсер обработки атомарных логических формул := [TemplateManagerAbstract] менедэсер дерева решений := [SolutionTreeManagerAbstract] мозиция*:	,
=	[Infere приме [менед ских прогр обязат {•	enceManagerAbstract] eчание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: раммный интерфейс менеджера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менеджер обработки атомарных логических формул := [TemplateManagerAbstract] менеджер дерева решений := [SolutionTreeManagerAbstract]	-
=	[Infere приме [менед ских прогро обязат {•	enceManagerAbstract] e-чание*: джер логического вывода определяет, каким образом производится обход и применение логиче формул.] аммный интерфейс*: аммный интерфейс менедэсера логического вывода тельные понятия для спецификации заданной сущности*: искатель атомарных логических формул := [TemplateSearcherAbstract] менедэсер обработки атомарных логических формул := [TemplateManagerAbstract] менедэсер дерева решений := [SolutionTreeManagerAbstract] мозиция*:	-

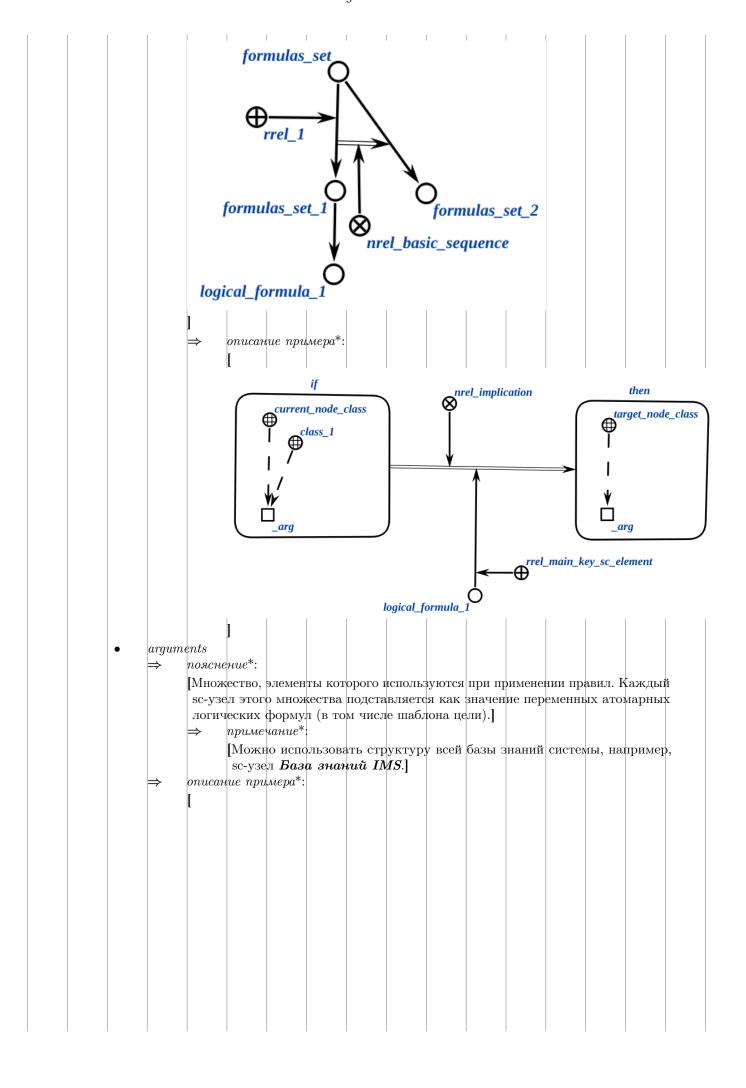
	}	≔ [DirectInferenceManagerAll]
กดล	::::::::::::::::::::::::::::::::::::::	ный интерфейс менеджера логического вывода
poo		д применения логического вывода
	\Rightarrow	заголовок метода $*$:
		[virtual bool applyInference(InferenceParamsConfig const & inferenceParamsConfig) = 0;]
	\Rightarrow	примечание*:
		[Главный метод менеджера логического вывода, который определяет порядок обхода и фор-
	3.6	Мул.]
		д применения логической формулы заголовок метода*:
	\Rightarrow	[LogicFormulaResult useFormula(\$cAddr const & formula, \$cAddr const & outputStructure);]
	\Rightarrow	$npume varue^*$:
		Метод менеджера логического вывода, который анализирует логическую формулу и генери-
		рует атомарные логические формулы по импликации.]
ска		атомарных логических формул
>		иммный интерфейс*:
	Hposp	аммный интерфейс искателя атомарных логических формул
		$\{ ullet \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \$
		[virtual void searchTemplate(ScAddr const & templateAddr, ScTemplateParams
		const & templateParams, ScAddrHashSet const & variables, Replacements & result)
		= 0;
		\Rightarrow примечание * :
		[Метод ищет конструкции в базе знаний по графу-образцу (логической ато-
		марной формулы) с учётом переданных параметров графа-образца и создаёт
		соответствие между sc-переменными формулы и соответствующими ей кон-
		стантными sc-элементами.] • метод поиска атомарных логических формул по множеству параметров
		\Rightarrow заголовок метода*:
		[virtual void search Template(ScAddr const & templateAddr, vector < ScTemplateParams
		const & scTemplateParamsVector, ScAddrHashSet const & variables, Replacements
		& result);]
		\Rightarrow $npume uanue*:$
		[Метод вызывает метод поиска атомарных логических формул по па-
		раметрам в цикле для переданного множества параметров поиска.]
	deren	nosuyuя*:
	(•	искатель атомарных логических формул по всей базе знаний
	(≔ [TemplateSearcherGeneral]
		\Rightarrow $npuмe$ чание $*$:
		[Поиск конструкций осуществляется по всей базе знаний.]
	•	искатель атомарных логических формул в структурах
		[TemplateSearcherInStructures]
		⇒ примечание*:
		Все найденные конструкции должны принадлежать любой структуре из множества
		входных структур.
		принадлежности
		≔ [TemplateSearcherOnlyAccessEdgesInStructures]
		⇒ примечание*:
		Все дуги принадлежности у найденных конструкций должны принадлежать любой
		структуре из множества входных структур.]
	}	

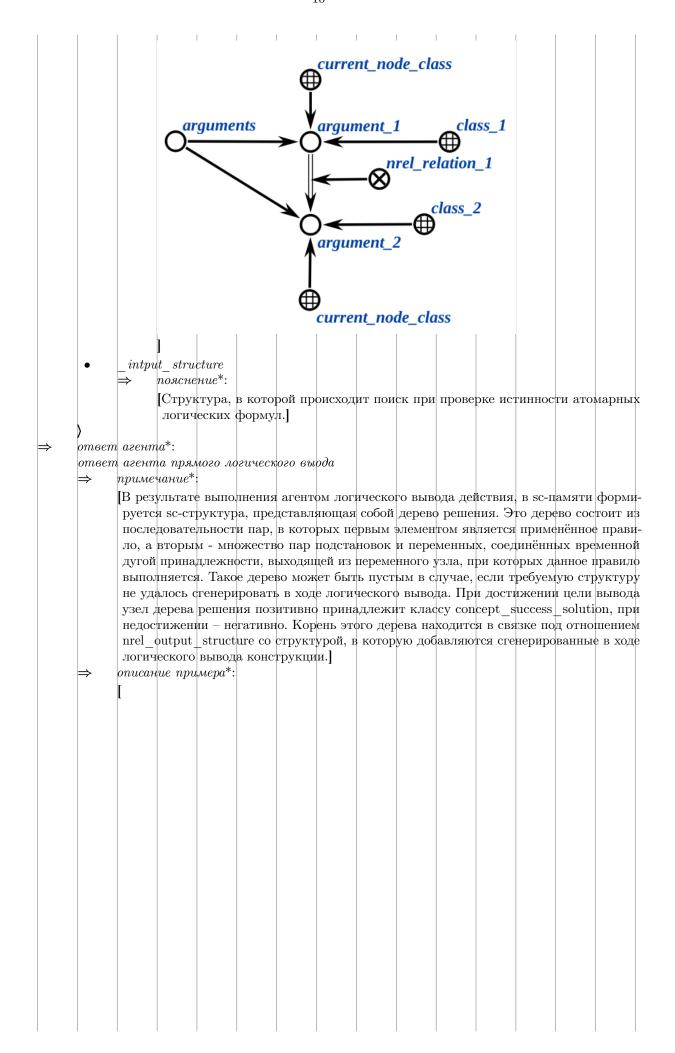
\Rightarrow		
		ммный интерфейс*:
	Програ	ммный интерфейс менеджера обработки атомарных логических формул
	=	{● метод создания параметров поиска атомарной логической формулы
		\Rightarrow заголовок метода * :
		[virtual std::vector ScTemplateParams createTemplateParams(ScAddr const &
		scTemplate = 0;
		\Rightarrow примечание $*$:
		[Метод формирует множество параметров атомарной логической формулы.]
		The root popularly and are the map and the same for the root popularity.
	1	
>		озиция*:
	{●	менеджер обработки атомарных логических формул
		≔ [TemplateManager]
		\Rightarrow примечание $*$:
		[Формирование параметров осуществляется по всей базе знаний. Происходит поиск
		переменных вс-узлов в атомарной логической формулы с их классами и формируется
		соответствие их с константными вс-узлами с такими же классами в базе знаний.]
	•	менеджер обработки атомарных логических формул с фиксированными аргументами
		≔ [TemplateManagerFixedArguments]
		\Rightarrow примечание * :
		[Формирование параметров осуществляется по переданным аргументами и специфи-
		кации формулы. Переменная, формуле под первой ролью, соответствует первому
		аргументу из множества аргументов догического вывода.
	1	aprysicity is smozacetha aprysicition for recacio bilioga.
	}	
енес		дерева решений
>	програ	ммный интерфейс*:
		ммный интерфейс менеджера дерева решений
		метод создания узла дерева решения
		\Rightarrow заголовок ме $moda^*$:
		[virtual bool addNode(ScAddr const & formula, Replacements const & replacements]
		[=0;]
		$\Rightarrow npumeuanue^*$:
		[Данный метод определяет структуру и создание узлов дерева решения.]
		}
>	декомп	.osuuu.a*:
	{•	менеджер дерева решений с подстановками
	(*	
		≔ [SolutionTreeManager]
		\Rightarrow примечание * :
		Узел такого дерева решения состоит из применённой логической формулы и соот-
		ветствий sc-переменных sc-константам, которые были использованы в атомарных
		beterping to hepenginian to nonetanitan, nortopaic oblita nenoriasobana a atomapital
		donaguray 1
		формулах.]
	•	пустой менеджер дерева решений
	•	
	•	nycmoй менеджер дерева решений ≔ [SolutionTreeManagerEmpty]
	•	nycmoй менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ $npuмe$ чание*:
	•	nycmoй менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация
	•	nycmoй менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ $npuмe$ чание*:
	• }	nycmoй менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация
	}	nycmoй менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация
онф	}	nycmoй менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация
он ф г =	} иг мен	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.]
=	} uг мен [Infere	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig]
=	иг мен [Inferen	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] неджера логического вывода псеFlowConfig] нание*:
=	иг мен [Inferen	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig]
= >	иг мен [Inferent npument] [Такой	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] иание*: конфиг используется при создании менеджера логического вывода.]
= >	} uг мен [Inferent приме [Такой general	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.]
онф⁄ = >>	} uг мен [Inferent приме [Такой general	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.] лейопТуре примечание*:
= >	} uг мен [Inferent приме [Такой general	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.] люпТуре примечание*: [Определяет, нужно ли генерировать уже существующие конструкции в базе знаний. От этого
= >	} uг мен [Inferent приме [Такой general	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.] лейопТуре примечание*:
= >	} uг мен [Inferent приме [Такой general	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] пание*: конфит используется при создании менеджера логического вывода.] лют Туре примечание*: [Определяет, нужно ли генерировать уже существующие конструкции в базе знаний. От этого зависит, нужно ли перед генерацией атомарной логической формулы искать её в базе знаний.
= →	} ue мен [Inferen npuмe [Такой general ⇒	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.] лют Туре примечание*: [Определяет, нужно ли генерировать уже существующие конструкции в базе знаний. От этого зависит, нужно ли перед генерацией атомарной логической формулы искать её в базе знаний. Если не искать, это даёт большой прирост в производительности логического вывода.]
= >	} uz мен [Inferen npuме [Такой general ⇒	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.] лютТуре примечание*: [Определяет, нужно ли генерировать уже существующие конструкции в базе знаний. От этого зависит, нужно ли перед генерацией атомарной логической формулы искать её в базе знаний. Если не искать, это даёт большой прирост в производительности логического вывода.] ments Using Type
= >	} uz мен [Inferen npuме [Такой general ⇒	пустой менеджер дерева решений := [SolutionTreeManagerEmpty] ⇒ примечание*: [В такой реализации менеджера дерева решений узлы не создаются. Такая реализация сделана из соображений оптимизации.] леджера логического вывода псеFlowConfig] нание*: конфиг используется при создании менеджера логического вывода.] лют Туре примечание*: [Определяет, нужно ли генерировать уже существующие конструкции в базе знаний. От этого зависит, нужно ли перед генерацией атомарной логической формулы искать её в базе знаний. Если не искать, это даёт большой прирост в производительности логического вывода.]

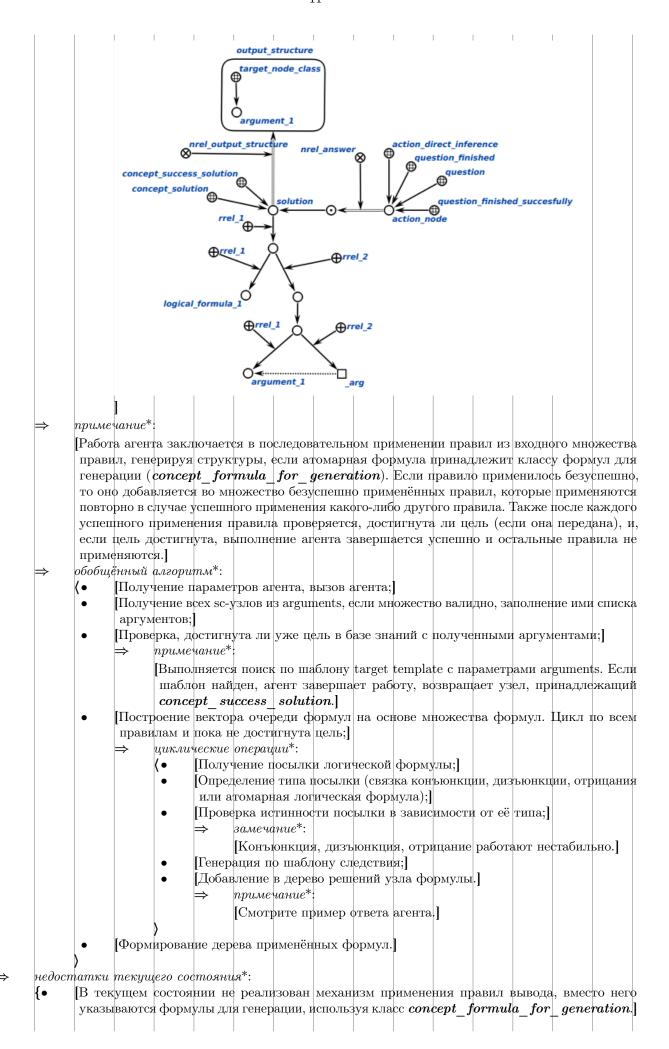
solution	Определяет, нужно ли прерывать генерацию атомарной логической формулы по множеству
	аргументов после первой успешной генерации.]
	nTreeType
\Rightarrow	примечание*:
	[Определяет, нужно ли создавать узлы в дереве решений. Если не нужно, то в процессе
	логического вывода используется пустой менеджер дерева решений.]
search 1	
	примечание*:
	[Определяет, какой <i>искатель атомарных логических формул</i> нужно использовать для
	поиска подстановок, на которых атомарная логическая формула истина.]
	Structure Filling Type ig ig
\Rightarrow	примечание*:
	Определяет, какие конструкции добавляются в выходную структуру(только сгенерированные
	или найденные и сгенерированные).
atomic	Logical Formula Search Before Generation Type
	примечание*:
,	Определяет, нужно ли перед всеми генерациями атомарной логической формулы делать
	только один поиск по базе знаний на пустых подстановках, или перед каждой генерацией
	делать поиск, используя ScTemplateParams. Влияет только на производительность, например
	в базе знаний нашлось 100,000 посылок импликации и вместо того, чтоб использовать поиск
	по шаблону 100,000 раз для проверки существования каждого заключения, выполняется
	только один поиск по шаблону для нахождения всех существующих заключений, и, используя
	полученные результаты, генерация вызывается только для тех подстановок посылки, для
	которых не нашлись соответствующие заключения. Предварительный поиск на пустых
	подстановках имеет смысл использовать тогда, когда генерация атомарной логической
	формулы не прерывается после первой успешной генерации, перед генерацией проверяется
	существование генерируемой атомарной логической формулы в базе знаний и в базе знаний
	находится много конструкций, удовлетворяющих шаблону генерируемой атомарни логической
	формулы.]
подста	ановки 🖢 📗 📗 📗
примеч	<i>iaние</i> *:
[Являє	тся взаимно однозначным соответствием между множеством sc-переменных и множеством
корте	жей sc-констант. Областью отправления соответствия является множество всех sc-переменных
атома	рной логической формулы, а соответствующим определённой зс-переменной элементом из
	ги прибытия соответствия является кортеж, элементы которого при подстановке их в атомар-
HVIO J	огическую формулу на место этой вс-переменнной делают формулу истинной. Корректно
	югическую формулу на место этой sc-переменнной делают формулу истинной. Корректно вленные подстановки имеют равномошные множества в области прибытия. Таким образом,
соста	зленные подстановки имеют равномощные множества в области прибытия. Таким образом,
состан	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по
состал элеме колон	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на
состан элеме колон котор	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по
состан элеме колон котор <i>mun</i> *:	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.
состан элеме колон котор <i>mun</i> *:	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на
состал элеме колон котор <i>mun</i> *: [std::ur	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered _map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;]</scaddr,>
состал элеме колон котор <i>mun</i> *: [std::ur	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered _map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;]</scaddr,>
состал элеме колон котор <i>mun</i> *: [std::ur	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered _map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;]</scaddr,>
состал элеме колон котор <i>mun</i> *: [std::ur	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered _map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;]</scaddr,>
состал элеме колон котор mun*: [std::ur _ e1 _ v1 _ e2 _ v2	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered _map < ScAddr, ScAddr Vector, ScAddr Hash Func < uint 32_t >>;] $(40, 10) = 10$ $(40, 10) $
состал элеме колон котор mun*: [std::ur _ e1 _ v1 _ e2 _ v2	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.
состан элеме колон котор mun^* : [std::un _ $e1$ _ $v1$ _ $e2$ _ $v2$ \Rightarrow	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered _map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">>;] ,< e1 , e2 >>, ,< n1 , n2 >>, ,< e3 , e4 >>, ,< n3 , n3 >>} комментарий*:</scaddr,>
состал элеме колон котор mun^* : [std::uu $-e1$ $-v1$ $-e2$ $-v2$ \rightarrow	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered map $<$ ScAddr, ScAddr $<$ Vector, ScAddr $<$ Hash Func $<$ uint $<$ 12 $>$ 32 $>$ 32 $>$ 33 $>$ 34 $>$ 35 $>$ 36 $>$ 36 $>$ 36 $>$ 37 $>$ 38 $>$ 39 $>$ 39 $>$ 30 $>$
состан элеме колон котор mun*: [std::un _ e1 _ v1 _ e2 _ v2 _ v2	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] поrdered _map < ScAddr, ScAddr Vector, ScAddr Hash Func < uint 32_t >>;] $(0.5, 0.5)$ >>; $(0.5, 0.5)$
состал элеме колон котор mun^* : [std::un $-e1$ $-v1$ $-e2$ $-v2$	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой яс-переменной на ую атомарная логическая формула становится истинной.] поrdered _map < ScAddr, ScAddrVector, ScAddrHashFunc < uint32_t >>;] ,< e1 , e2 >>, ,< e3 , e4 >>, ,< n3 , n3 >>} комментарий*: Если в формулу example _formula на место переменных _ e1, _ v1, _ e2, _ v2 подставить первую колонку области прибытия подстановок e1, n1, e3, n3 соответственно, то атомарная логическая формула example _formula станет истинной. То же самое можно
состал элеме колон котор mun*: [std::ur _ e1 _ v1 _ e2 _ v2 _ v2 ⇒	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered_map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;] ,< e1 , e2 >>, ,< n1 , n2 >>, ,< e3 , e4 >>, ,< n3 , n3 >>} комментарий*: Если в формулу example_formula на место переменных _e1, _v1, _e2, _v2 подставить первую колонку области прибытия подстановок e1, n1, e3, n3 соответственно, то атомарная логическая формула example_formula станет истинной. То же самое можно сказать и со значениями второй колонки.</scaddr,>
состал элеме колон котор mun*: [std::ur _ e1 _ v1 _ e2 _ v2 _ v2 ⇒	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой яс-переменной на ую атомарная логическая формула становится истинной.] поrdered _map < ScAddr, ScAddrVector, ScAddrHashFunc < uint32_t >>;] ,< e1 , e2 >>, ,< e3 , e4 >>, ,< n3 , n3 >>} комментарий*: Если в формулу example _formula на место переменных _ e1, _ v1, _ e2, _ v2 подставить первую колонку области прибытия подстановок e1, n1, e3, n3 соответственно, то атомарная логическая формула example _formula станет истинной. То же самое можно
состал элеме колон котор mun*: [std::ur _ e1 _ v1 _ e2 _ v2 _ v2 ⇒	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered_map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;] ,< e1 , e2 >>, ,< n1 , n2 >>, ,< e3 , e4 >>, ,< n3 , n3 >>} комментарий*: Если в формулу example_formula на место переменных _e1, _v1, _e2, _v2 подставить первую колонку области прибытия подстановок e1, n1, e3, n3 соответственно, то атомарная логическая формула example_formula станет истинной. То же самое можно сказать и со значениями второй колонки.</scaddr,>
состал элеме колон котор mun*: [std::ur _ e1 _ v1 _ e2 _ v2 _ v2 ⇒	вленные подстановки имеют равномощные множества в области прибытия. Таким образом, нты области прибытия могут образовывать прямоугольную матрицу. В этой матрице по кам для каждой переменной хранятся подстановки, при замене каждой sc-переменной на ую атомарная логическая формула становится истинной.] nordered_map <scaddr, scaddrhashfunc<uint32_t="" scaddrvector,="">;] ,< e1 , e2 >>, ,< n1 , n2 >>, ,< e3 , e4 >>, ,< n3 , n3 >>} комментарий*: Если в формулу example_formula на место переменных _e1, _v1, _e2, _v2 подставить первую колонку области прибытия подстановок e1, n1, e3, n3 соответственно, то атомарная логическая формула example_formula станет истинной. То же самое можно сказать и со значениями второй колонки.</scaddr,>
	eemcm eeccmec [Replac [подста примеч [Являе корте











•	[Логич [В стру												ешения	.]	
}									,		10			•	
преим	іущестє	ва тек	ущего	состоя	<i>иния</i> *:										
{∙	[Агент			ректно	при пе	редаче	парам	етров	в соотв	етстви	и с пре	дыдуп	цим вар	иантом	1
	его ре														
•	Провед множе			параме	тров н	е толы	ко по н	евалид	ности я	sc-узла	, но и	провер	ка на н	епусто	е
}	MHOXE	ество.]													
,															