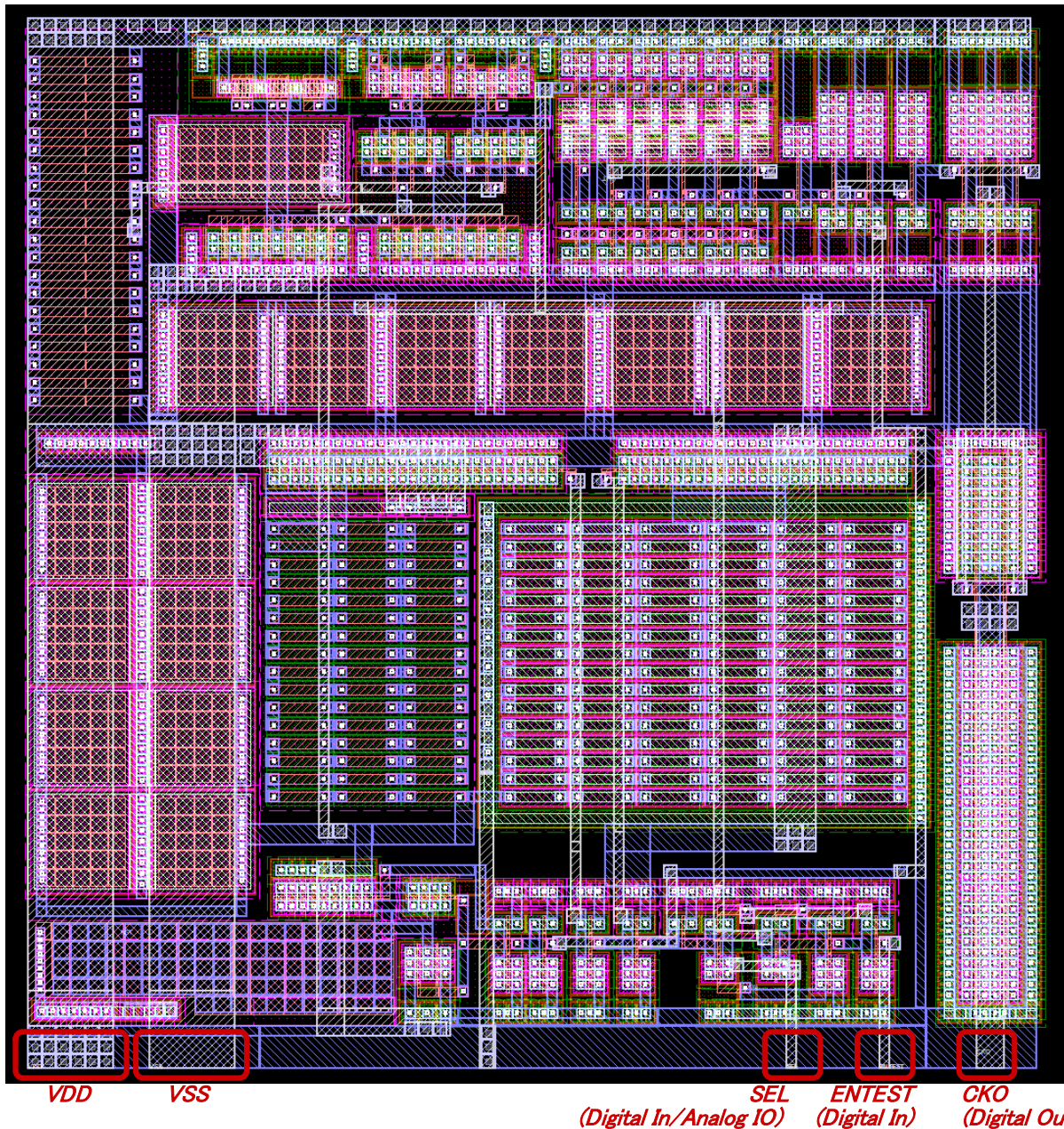


TMP_TOPのマクロ概要



マクロファイル名
TMP_TOP.gex

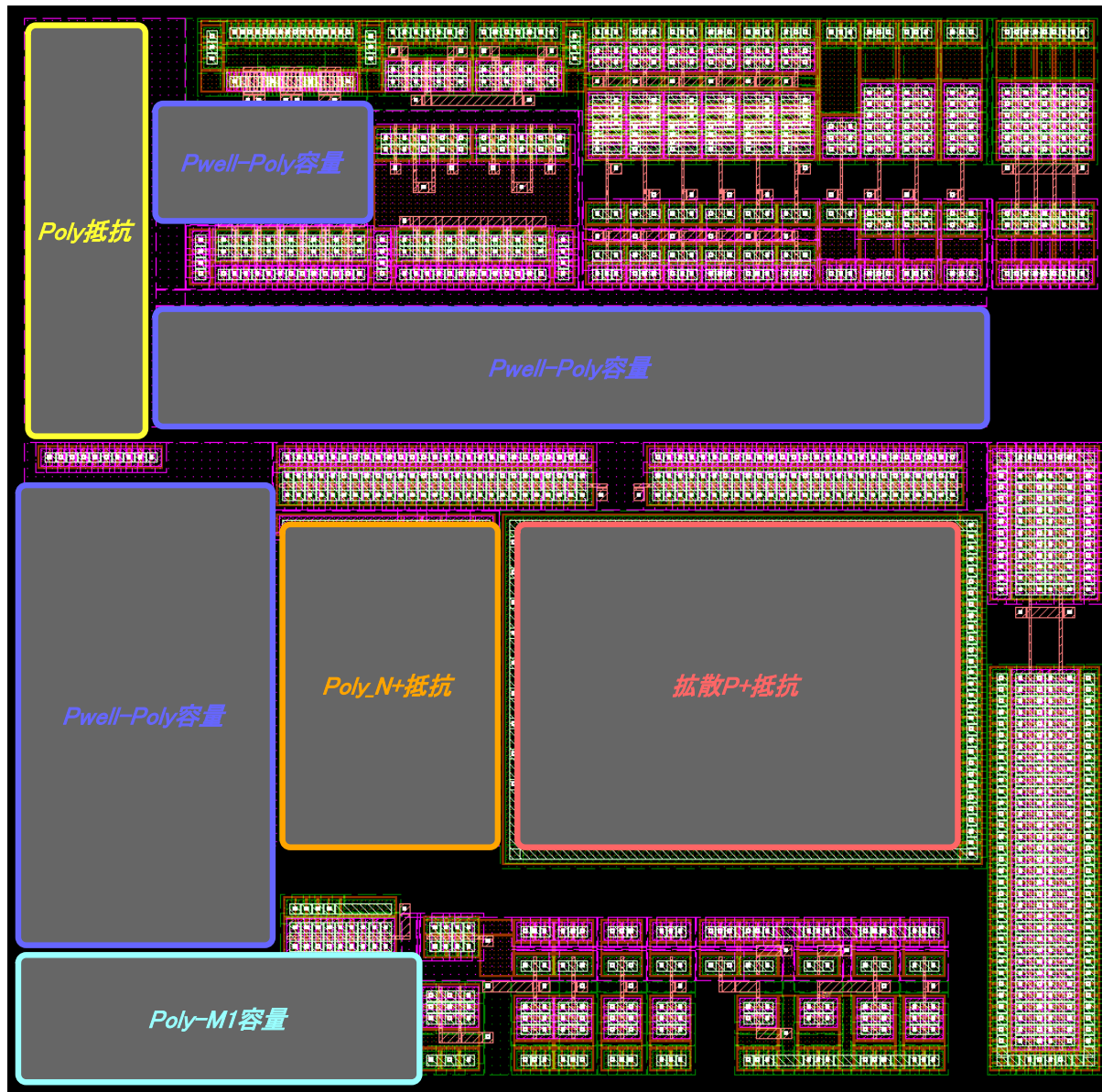
マクロ外形
X=567um, Y=588um

IOと接続するピンはMetal2で作成しています。

ピンは計5つです。
VDD(5V電源)
VSS(グランド)
SEL(デジタル入力/アナログ入出力)
ENTEST(デジタル入力)
CKO(デジタル出力)

CKOがつながるIOのESD保護素子は外してください。

TMP_TOPのPassive素子



ひびきのプロセス仕様を参考に作成。
レイヤー構成が正しいか不安あり。