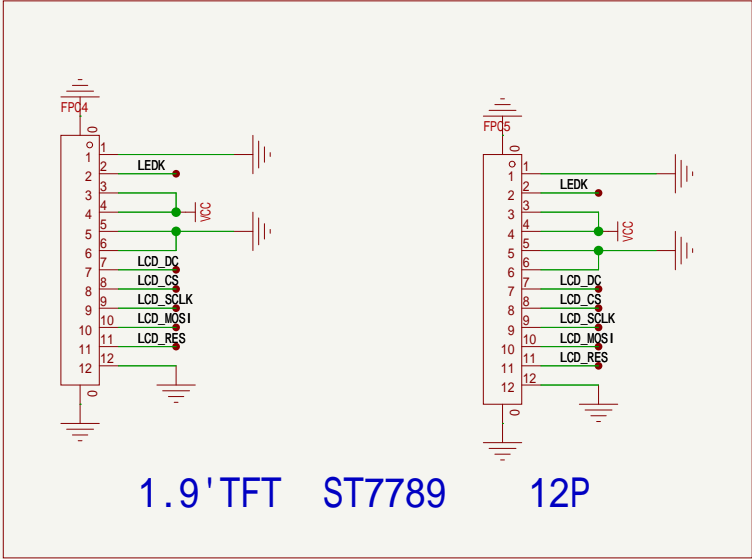
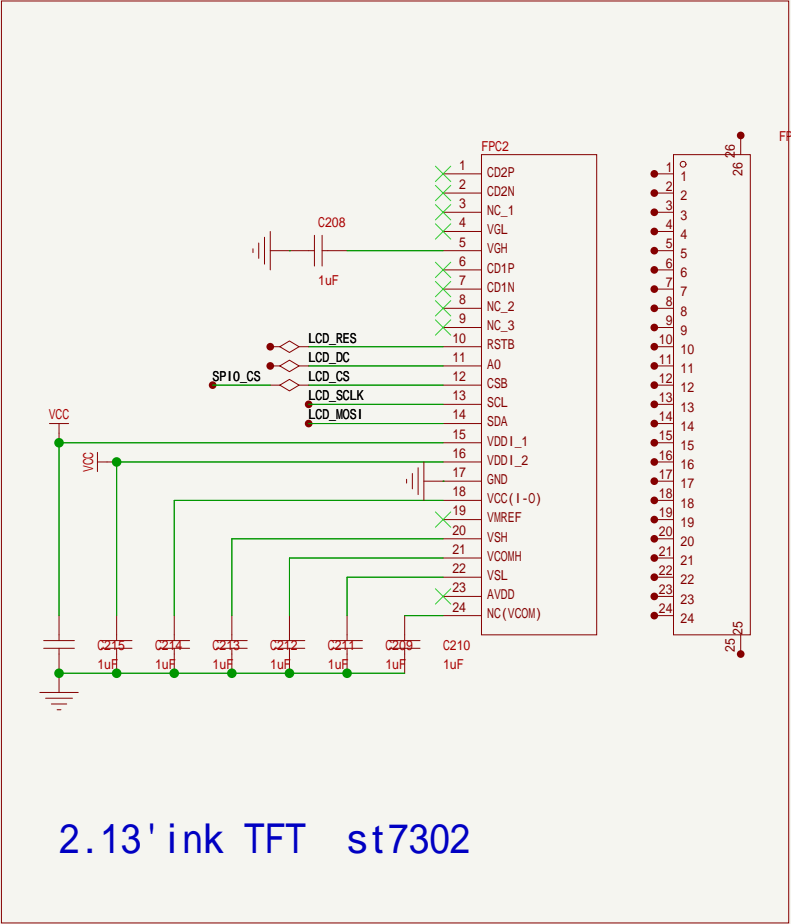
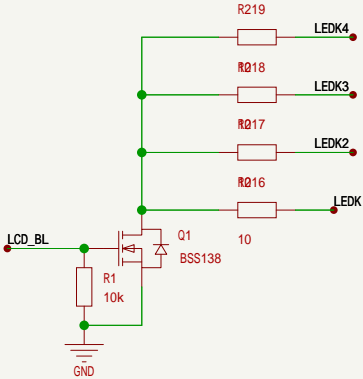


1.9'TFT ST7789 30P

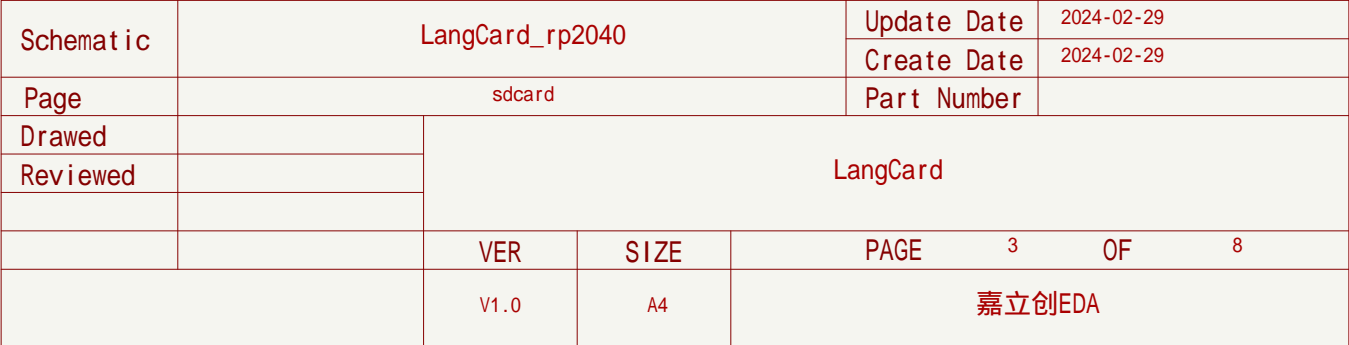


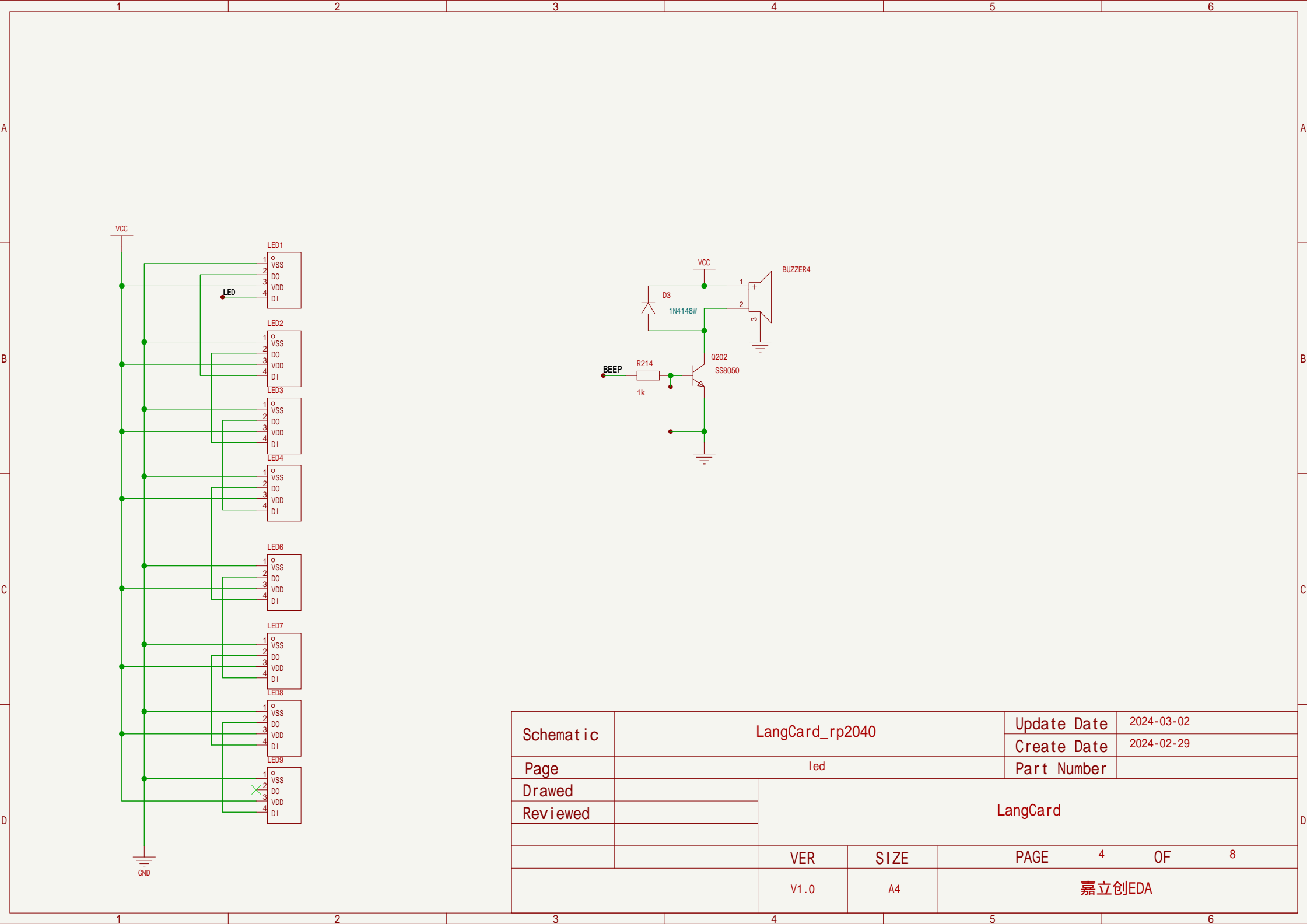
1.9'TFT ST7789 12P



2.13'ink TFT st7302

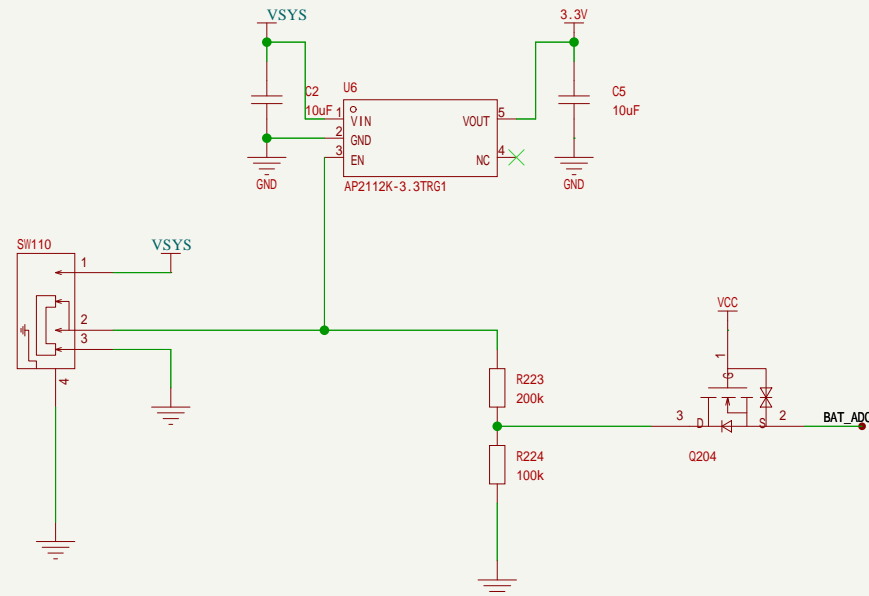
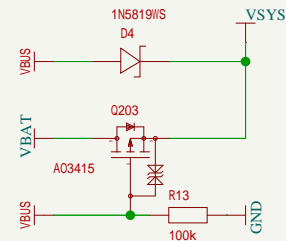
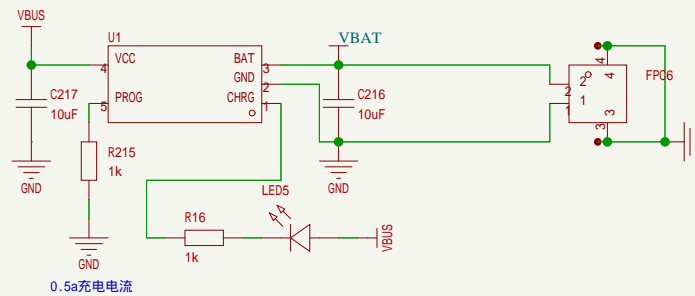
Schematic	LangCard_rp2040			Update Date	2024-03-17
				Create Date	2024-02-29
Page	tft			Part Number	
Drawn	MakerMO	LangCard			
Reviewed					
		VER	SIZE	PAGE 2	OF 8
		1.2	A4		



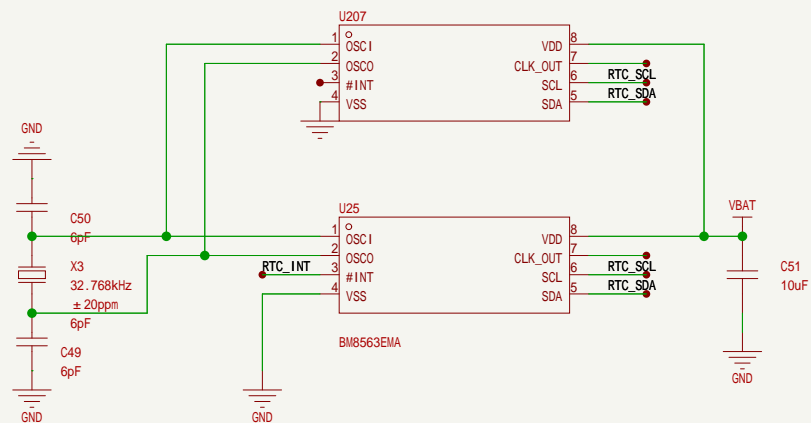


Schematic	LangCard_rp2040			Update Date	2024-03-02
				Create Date	2024-02-29
Page	Ied			Part Number	
Drawn		LangCard			
Reviewed					
		VER	SIZE	PAGE 4	OF 8
		V1.0	A4	嘉立创EDA	





原理图	LangCard_rp2040			更新日期	2024-02-29
				创建日期	2024-02-29
图页	power			物料编码	
绘制		LangCard			
审阅					
		版本	尺寸	页 6 共 8	
嘉立创EDA		V1.0	A4	嘉立创EDA	



注：1. 如使用负载电容为6pF的32.768kHz晶振，则需在OSC1、OSC0脚连接约6pF匹配电容用以调节初始精度。  
2. 如使用负载电容为12.5pF的32.768kHz晶振，则需在OSC1、OSC0脚连接约19pF匹配电容用以调节初始精度。  
3. 如果VCC电源线上有噪声或干扰信号发生，建议在电源线上增加电阻、电容进行过滤。

原理图	LangCard_rp2040			更新日期	2024-02-29
				创建日期	2024-02-29
图页	RTC			物料编码	
绘制	LangCard				
审阅					
		版本	尺寸	页 7 共 8	
嘉立创EDA		V1.0	A4	嘉立创EDA	

