
電気電子情報第一（前期）実験

P3. 回路シミュレーションとフィルタ設計

総合レポート

03-160441 土屋潤一郎（工学部 電子情報工学科）

共同実験者: 井上友貴、田中大幹、坂口達彦（第 28 班）

2016 年 4 月 19 日

1. 実験の目的

素子のパラメータや入力信号の条件を容易に変更可能で、数値計算によって回路の応答特性を求めるツールである回路シミュレータの使い方を学ぶ。また、これを用いてパッシブフィルタを設計し、その応答特性を実際にシミュレートして学ぶ。

2. 実験の原理

2.1 LTSpiceIV

2.2 Butterworth フィルタ

2.3 Chebyshev フィルタ

3. 実験方法

4. 使用器具

5. 実験結果

6. 実験結果

図 1 hoge hoge

7. 付録資料

Listing 1 参考コード 1

8. 参考資料

1

2

3

4