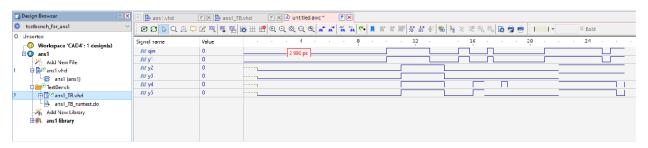
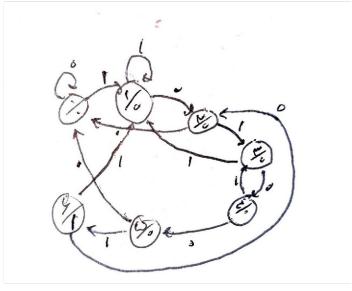
۲۱ کاملا مشابه با qin است و فقط 1ns تاخیر دارد.

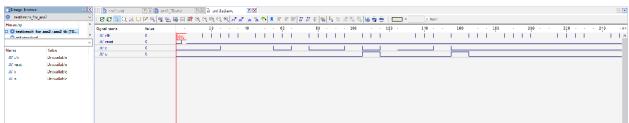
Y2 و Y3 همان qin است با 1ns تاخیر ولی اگر طول پالسی کمتر از 1ns باشد آن پالس حذف میشود.

44 همان qin است با 1ns تاخیر.

Y5 مانند Y2 یا Y3 با این تفاوت که اگر طول پالسی کمتر از 500ps باشد حذف میشود.







.3

Design Growser © X	■ 🔁 ans3.vhd	₹ ans _TR	whole TX is untilled away.	IX.						<b>P</b>
testhench_for_ans3 v	@ @ N Q 2	o 🗸 🖫 🖫 🗜	∉⊞ଅପ୍ର୍ଷ୍ର୍ଷ୍ <del>୷</del> ୷ 🏖	7 C   1 P   17   17   17   17   17   17   1	# # #   독   % 28 명 및	4 16 6 6 LL.	II Bold			
0. Unsorted  Workspace "CAD4.3": 1 design(s)  sign ans3  Add New hite	Signal name .mr elle .mr a	Value 0 0	- 89 · · 150 · · · 246 · · ·		- 550 · · · 546 · · · 726		9 · · 1940 · · 1126 · · · 124		1,10- · 1520- · 1696 ·	1689 1769 m
1 to the answer of the second	Ar enterpol Ar existrat	0 0 0	206			Л	602		0//2	
R- ans) TD nuntest do  Add New Library Little ans S library	E. All in_counter  E. All out_counter	000	506	,	001	690	902	*	963	χ 061

.4

Dosign Rowser	E	X 1 RAMuhd	[8] X Di prot	4.vnd	ntitled.ewc			FV
🌼 testbench_lorg			□ // □   □ □	勝日 HP Q Q Q Q Q   e* a* 第 % 🦠		% 20 의 의 <b>교 등 등 등</b> [	- Bulu	
Hierarchy		Signal name	Value	49 00	120 . 166		246 229 220 366 499	446
	r_prob4 : prob4_tb (	v Jr uk	valle					
		J Treed	1	0fs				
Name	Value	JII push	o o			1		
		JIII pep	G					
ar elk	Unavailable	III .rur dato_in	00	90	X 01 X 62 X 93 X 04 X 65 X		96	
JII reset	Unavailable	JTJ stack full	0					
JII' push	Unavailable	JII' stack empty	0	_				
JL pop	Unavailable	E JU date out	00	DE		X 08 X 04 X 04 X 03 X 02 X	01	
Al' dalajin	Unavailable							
All stack_full	Unavailable							
All stack_empty	Unavailable							
JV data_out	Unavailable							
# clk_period	Unavailable							