

# - Représentation de l'info. en binaire -

short int / H IN 46

## 4/ Nombre entier:

$$N_{10} = (a_{n-1} a_{n-2} \dots a_0)_2; a_i: 0 \text{ ou } 1.$$

Bits fort  
(MSB): Most  
significant Bit

Bits faible  
(LSB): least significant  
Bit

• Valeur décimale:  $N_{10} = a_{n-1} \cdot 2^{n-1} + a_{n-2} \cdot 2^{n-2} + \dots + a_0$   
 $= \sum_{i=0}^{n-1} a_i \cdot 2^i$

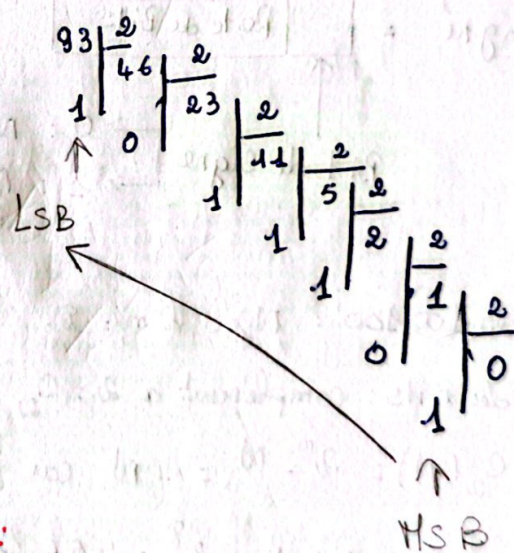
exp:  $(1011101)_2 = 2^6 + 2^5 + 2^4 + 2^3 + 2^2 + 2^0$   
 $= (95)_{10}$

## • Conversion Décimal → Binaire:

$(N)_{10} = (?)_2$ : division par 2 et on prend le  
reste comme Bit.

exp 1:  $(93)_{10} = (?)_2 = (1011101)_2$

exp 2:  $(147)_{10} = (?)_2$   
 $= 128 + 16 + 2 + 1$   
 $= 2^7 + 2^4 + 2^1 + 2^0$   
 $= (10010011)_2$



## • Valeur max d'un mbr binaire à m bits:

$$(N_{\max})_{10} = 2^m - 1$$

exp:  $m = 4 \text{ bits} \rightarrow (N_{\max})_{10} = 2^4 - 1 = (15)_{10}$



## Base 8 : Octale

$$0 \mapsto 7$$

$$7 = 2^3 \mapsto 3 \text{ bits par chiffre.}$$

$$\text{ex: } (1101 \ 0011 \ 1001 \ 1001)_2 = (D \ 3 \ 9 \ 9)_{16}$$

$$(1100 \ 1110 \ 10)_2 = (14 \ 72)_8$$

Représentation des nombres signés en Binaire:

$$N \text{ signé} \leftrightarrow N \geq 0 \text{ ou } N < 0.$$

$$N \text{ signé} = \boxed{\text{Bit de Signe}} \mid \boxed{\text{Reste des Bits}}$$

$$\begin{aligned} \text{Bit de Signe} & \begin{cases} 0 : N \geq 0 \\ 1 : N < 0 \end{cases} \end{aligned}$$

$$N = 00100100 : N \geq 0 \text{ si } m = 8.$$

Reste des Bits: complément à 2:  $C_2$

$$C_2(N) = 2^m - N = -N \text{ car } 2^m = 0 \text{ sur } m \text{ bits.}$$

$$\text{Ex: sur 8 bits: } 2^8 = 256 = (1 \ 0000 \ 0000)_2$$

0 sur 8 bits

calcul du  $C_2(N)$ :  $C_2(N) = C_1(N) + 1$  avec  $C_1(N)$ : complément à 1 de  $N$   
calculée en prenant l'inverse de chaque bits ( $0 \mapsto 1, 1 \mapsto 0$ )

exp: sur 5 bits calculer  $(-12)_{10} = (?)_2$

$$(12)_{10} = (?)_2 = (01100)_2$$

## Base 16 : hexadécimal

$$0 \mapsto 15: \begin{aligned} 10: A; 13: D \\ 11: B; 14: E \\ 12: C; 15: F \end{aligned}$$

$$16 = 2^4 \mapsto 4 \text{ bits par chiffre.}$$

Remarque:  $(AB3)_{16} = (?)_8$

$$= (10101011001)_2$$
$$= (5 \ 2 \ 6 \ 3)_8$$

$$\begin{aligned} (517)_8 &= (?)_{10} = 5 \times 8^2 + 1 \times 8 + 7 \\ &= 320 + 15 = (335)_{10} \end{aligned}$$

$$\begin{aligned} (1C5)_{16} &= (?)_{10} = 1 \times 16^2 + 12 \times 16 + 5 \times 16^0 \\ &= 256 + 192 + 5 \\ &= (453)_{10} \end{aligned}$$

Base 16: (maison)

0	0	0	0	1
0	0	0	1	0
0	0	0	1	1
0	1	0	1	0
0	1	0	1	1
1	1	1	1	1



## Base 8 : Octale

$$0 \mapsto 7$$

$$8 = 2^3 \mapsto \text{3 bits par chiffre.}$$

$$\text{ex: } (1101 \ 0011 \ 1001 \ 1001)_2 = (D \ 3 \ 9 \ 9)_{16}$$

$$(01100111010)_2 = (1472)_8$$

2/ Représentation des nombres signés en Binaire:

$$N \text{ signé} \leftrightarrow N > 0 \text{ ou } N < 0.$$

$$N \text{ signé} = \boxed{\text{Bit de Signe}} \mid \boxed{\text{Reste des Bits}}$$

$$\begin{aligned} \text{Bit de Signe} & \begin{cases} 0 : N > 0 \\ 1 : N < 0 \end{cases} \end{aligned}$$

$$N = 00100100 : N > 0 \text{ si } m = 8.$$

Reste des Bits: complément à 2:  $C_2$

$$C_2(N) = 2^m - N = -N \text{ car } 2^m = 0 \text{ sur } m \text{ bits.}$$

$$\text{Ex: sur 8 bits: } 2^8 = 256 = (100000000)_2$$

0 sur 8 bits

calcul du  $C_2(N)$ :  $C_2(N) = C_1(N) + 1$  avec  $C_1(N)$ : complément à 1 de  $N$   
calculée en prenant l'inverse de chaque bits ( $0 \mapsto 1, 1 \mapsto 0$ )

exp: sur 5 bits calculer  $(-12)_{10} = (?)_2$

$$(12)_{10} = (?)_2 = (01100)_2$$

8.570

## Base 16 : hexadécimal

$$0 \mapsto 15: \begin{aligned} 10: A; 11: B; 12: C; 13: D; 14: E; 15: F \end{aligned}$$

$$16 = 2^4 \mapsto \text{4 bits par chiffre.}$$

Remarque:  $(AB3)_{16} = (?)_8$

$$= (10101011001)_2$$
$$= (5 \ 2 \ 6 \ 3)_8$$

$$(517)_8 = (?)_{10} = 5 \times 8^2 + 1 \times 8 + 7 = 320 + 15 = (335)_{10}$$

$$(1C5)_{16} = (?)_{10} = 1 \times 16^2 + 12 \times 16 + 5 \times 16^0 = 256 + 192 + 5 = (453)_{10}$$

Base 16: (minou)

$$\begin{array}{cccc} 0 & 0 & 0 & 0 \\ 0 & 0 & 0 & 1 \\ 0 & 0 & 1 & 0 \\ 0 & 0 & 1 & 1 \\ 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 1 \\ 0 & 1 & 1 & 0 \\ 0 & 1 & 1 & 1 \end{array}$$



## • Nombres spéciaux:

- $(0)_{10} \Rightarrow E=0$  et  $H=0$
- Infini  $(N/O) \Rightarrow E=255$  (Simple) et  $E=2047$  (Double) et  $H=0$
- NaN (not a number)  $0/0$ ;  $E=255$  ou  $E=2047$  et  $H \neq 0$

## 2/ Arithmétique Binaire:

### a/ Addition Binaire:

- Additionneur bit/bit en tenant compte de la retenue
- Cas général: addition de 2 nrs à n bits chaque  $\rightarrow$  résultat sur  $(n+1)$  bits au maximum.

Ex:

$$\begin{array}{r} 10011 \\ + 0101 \\ \hline 1000 \end{array}$$

$$\begin{array}{r} 11111 \\ + 10101 \\ \hline 110100 \end{array}$$

Carry

### b/ Soustraction:

- Soustraction bit par bit:

$$\begin{array}{r} 0 \\ - 0 \\ \hline = 0 \end{array}$$

$$\begin{array}{r} 1 \\ - 0 \\ \hline = 1 \end{array}$$

$$\begin{array}{r} 1 \\ - 1 \\ \hline = 0 \end{array}$$

$$\begin{array}{r} 0 \\ - 1 \\ \hline = 11 \end{array}$$

Ex:

$$\begin{array}{r} 1010 \\ - 101 \\ \hline 0101 \end{array}$$

$$\begin{array}{r} 1101 \\ - 1111 \\ \hline 0110 \end{array}$$

- Soustraction par  $C_2$ :

$$a - b = a + C_2(b) = a + C_1(b) + 1$$

Ex: sur 4 bits

$$9 - 5 = 01001 - 0101 = 00100$$

$$\begin{array}{r} 11010 \\ + 1 \\ \hline 11011 \end{array}$$

$$\begin{array}{r} 11011 \\ + 01001 \\ \hline 100100 \end{array}$$

bits signe  $\rightarrow$  B.S

$$(5)_{10} - (9)_{10} = (11100)_2 = (-4)_2$$

$$(-9) + (-9) = (01110)_2$$

Résultat incorrecte  
on a un dépassement  
de capacité (overflow)

$$(9)_{10} + (9)_{10} = 10010 \leftarrow$$

### c/ Addition en hexa/soustraction:

- Addition chiffre par chiffre
- Retenue si le résultat  $> (F)_{16} \Rightarrow$  Ajouter au chiffre suivant
- Soustraction: Emprunte si  $b > a$  lorsque 'on fait  $a - b$ .

$$\begin{array}{r} A39 \\ + 1AB \\ \hline (BE4)_{16} \end{array}$$

$$\begin{array}{r} F53C \\ + A2C4 \\ \hline (19800)_{16} \end{array}$$

$$(20)_{10} = (14)_{16}$$

$$\begin{array}{r} F53C \\ - A24B \\ \hline = 52F1 \end{array}$$



Ex:  $(0,75)_{10} = (?)_{float}$

$$(0,75)_{10} = (0,11)_2 = (-1)^0 \times 1,1 \times 2^{-1}$$

$$\rightarrow S=0, H=1, e=-1$$

$$\text{avec } E = -1 + 127 = 126 = (01111110)_2$$

$$(0,75)_{10} = (0 \ 01111110 \ 10...0)_{float}$$

$$= (3F \ 400000)_{16} : float$$

$(-2345,125)_{10} = (?)_{float}$

$$= -(100100101001,001)_2 = (-1)^1 \times 1,001001001001001_2$$

$$e=11 \rightarrow E = 11 + 127 = 138 = (10001010)_2$$

$$(-2345,125)_{10} = (1 \ 10001010 \ 0010010010010010010...0)_{float}$$

$$= (C5 \ 129200)_{16} : float$$

### IEEE 754: Double précision (Double)

S: 1 bit	E: 11 bits	M: 52 bits
----------	------------	------------

avec  $E = e + 1023$  : Exposant avec offset

$$|P_{min}| \approx 2,23 \times 10^{-308}$$

$$|P_{max}| \approx 1,8 \times 10^{308}$$

Ex:  $(0,75)_{10} = (?)_{double}$

$$(0,75)_{10} = (0,11)_2 = (-1)^0 \times 1,1 \times 2^{-1}$$

$$\rightarrow S=0, H=1 \text{ et } e=-1$$

$$\rightarrow E = e + 1023 = 1022 = (0111111110)_2$$

$$(0,75)_{10} = (0 \ 0111111110 \ 10...0)_{double}$$

$$= 3FE \ 8000000000000000_{16} : double$$



## 1) Addition avec virgule flottante

$$A = (-1)^{s_a} \times 1, H_a \times 2^{E_a}$$

$$B = (-1)^{s_b} \times 1, H_b \times 2^{E_b}$$

$$\rightarrow A + B = (-1)^{s_a} \times 1, H_a \times 2^{E_a} + (-1)^{s_b} \times 1, H_b \times 2^{E_b}$$

opération effectuée par FPU (floating point Processor)

### Étape de Calcul :

- 1) Aligner les mantisses (rendre le même exposant)
- 2) Additionner des mantisses alignées (bit par bit)
- 3) Normaliser le résultat selon  $(-1)^s \times 1, H \times 2^e$ .

$$\begin{aligned} &*) 1,1 \times 2^2 + 1,001 \times 2^3 \\ &\Rightarrow 0,11 \times 2^3 + 1,001 \times 2^3 \\ &= (0,11 + 1,001) \times 2^3 \end{aligned}$$

$$= 1,111 \times 2^3$$

### Multiplication avec virgule flottante :

$$A \times B = (-1)^{s_a} \times 1, H_a \times 2^{E_a} \times (-1)^{s_b} \times 1, H_b \times 2^{E_b} = (-1)^{s_a + s_b} \times 1, H_a \times 1, H_b \times 2^{E_a + E_b}$$

opération effectuée par FPU.

### Étape de Calcul

- 1) Calculer le signe de résultat (selon  $s_a$  et  $s_b$ )
- 2) Calculer  $1, H_a \times 1, H_b$
- 3) Calculer  $E_a + E_b$
- 4) Normaliser le résultat

Ex :

$$1) A = 1,1 \times 2^2 ; B = 1,001 \times 2^3$$

$$2) 1, H_a \times 1, H_b = 1,1 \times 1,001$$

$$3) E_a + E_b = 2 + 3 \Rightarrow 1010$$

$$\begin{array}{r} 1010 \\ 011 \\ \hline 101 \end{array} = 5$$

$$\begin{array}{r} 1,1 \\ \times 1,001 \\ \hline 11 \\ 000 \\ 000 \\ 1001 \\ \hline 11011 \end{array}$$

$$4) A \cdot B = 1,1011 \times 2^5$$



## 5] Unité en binaire pour le stockage de l'info :

1 bit  $\rightarrow$  0 ou 1

8 bit  $\rightarrow$  1 octet = 1 byte

$2^{10}$  octets  $\rightarrow$  1024 octet = 1 ko = 1 KB

1 ko  $\times$  1 ko =  $2^{10}$  octets  $\times$   $2^{10}$  octets = 1 Mo = 1 MB

1 ko  $\times$  1 ko  $\times$  1 ko =  $(2^{10} \times 2^{10} \times 2^{10})$  octets =  $2^{30}$  octets = 1 Go = 1 GB

1 ko  $\times$  1 ko  $\times$  1 ko  $\times$  1 ko =  $2^{40}$  octets = 1 To = 1 TB

↳ Téra

ex:

$$1 \text{ kBits} = \frac{1}{8} \text{ koctets}$$

exp: liaison série de 9600 bits =  $\frac{9600}{8}$  octets = 1200 octet/s.

## 6] Codage binaire:

a) codage BCD:

BCD = Binary code Decimal : chaque chiffre est codé sur 4 bits.

exp:

$$(0)_{10} = (0000)_{\text{BCD}}$$

$$(10)_{10} = (0001\ 0000)_{\text{BCD}}$$

$$(3729)_{10}$$

$$(9)_{10} = (1001)_{\text{BCD}}$$

$$(15)_{10} = (0001\ 0101)_{\text{BCD}}$$

$$(0011\ 0111\ 0010\ 1001)_{\text{BCD}}$$

b) codage ASCII:

ASCII = American standard code for information Interchange.

utilise 8 bits et contient des codes pour représenter :

- commande (surtout pour imprimante).

exp:

$$(\text{Form Feed; line feed} \dots) = (12)_{10}, (10)_{10}$$

• chiffres

$$A = 65; B = 66; a = 97; b = 98.$$

• lettres

$$'1' = 49$$

• symboles

$$'$' = 123$$