

## Analisi di reti sequenziali

Prof. Daniele Gorla

### Analisi di circuiti sequenziali

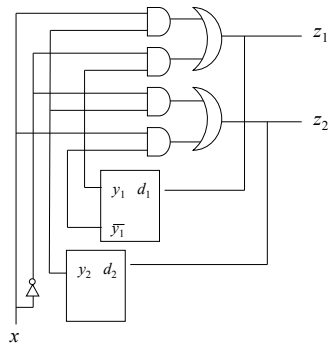
Dato un circuito sequenziale, descriverne il funzionamento in termini di un automa

- Dato lo schema circuitale, dapprima dobbiamo identificare gli elementi di memoria che vi sono inclusi.
- In ogni istante, la memoria del sistema (ovvero il valore binario memorizzato nei FF) indica lo stato in cui il sistema si trova.
- Per ogni possibile stato e possibile combinazione degli input, possiamo determinare i valori delle uscite e il successivo stato in cui il sistema transiterà esaminando la parte combinatoria del circuito.

2

### Procedura di Analisi (1)

Si analizza la parte combinatoria del circuito e si ricavano le EB per ciascun ingresso di ciascun FF contenuto nel circuito e per ciascuna uscita in termini degli ingressi al circuito e dei valori memorizzati nei FF.



$$d_1 = z_1 = xy_2 + \bar{x}y_1$$

$$d_2 = z_2 = \bar{x}y_2 + x\bar{y}_1$$

3

### Procedura di Analisi (2)

Scrivi la TV corrispondente alle EB trovate al passo 1.

$$d_1 = z_1 = xy_2 + \bar{x}y_1$$

$$d_2 = z_2 = \bar{x}y_2 + x\bar{y}_1$$

$x$	$y_2$	$y_1$	$z_2$	$z_1$	$d_2$	$d_1$
0	0	0	0	0	0	0
0	0	1	0	1	0	1
0	1	0	1	0	1	0
0	1	1	1	1	1	1
1	0	0	1	0	1	0
1	0	1	0	0	0	0
1	1	0	1	1	1	1
1	1	1	0	1	0	1

4

### Procedura di Analisi (3)



In base al funzionamento dei FF in questione, determina lo stato futuro, considerando lo stato corrente e gli ingressi dei FF.

$x$	$y_2$	$y_1$	$z_2$	$z_1$	$d_2$	$d_1$	$Y_2$	$Y_1$
0	0	0	0	0	0	0	0	0
0	0	1	0	1	0	1	0	1
0	1	0	1	0	1	0	1	0
0	1	1	1	1	1	1	1	1
1	0	0	1	0	1	0	1	0
1	0	1	0	0	0	0	0	0
1	1	0	1	1	1	1	1	1
1	1	1	0	1	0	1	0	1

5

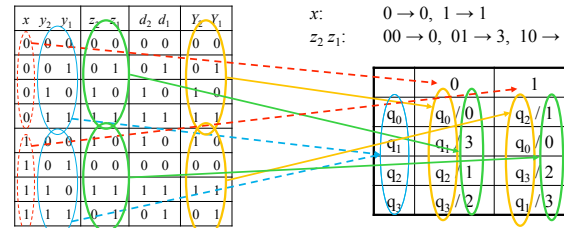
### Procedura di Analisi (4)



Assegna un simbolo ad ogni combinazione di bit memorizzati nei FF, ad ogni possibile sequenza di input e ad ogni possibile sequenza di output. Ricava quindi la funzione di transizione e di output dell'automata.

N.B.: in realtà, non è strettamente necessario dare simboli a stati e sequenze di bit: tutto potrebbe essere lasciato in binario, ma questo renderebbe l'automata meno leggibile.

Es.:  $y_2 y_1$ :  $00 \rightarrow q_0, 01 \rightarrow q_1, 10 \rightarrow q_2, 11 \rightarrow q_3$   
 $x$ :  $0 \rightarrow 0, 1 \rightarrow 1$   
 $z_2 z_1$ :  $00 \rightarrow 0, 01 \rightarrow 3, 10 \rightarrow 1, 11 \rightarrow 2$



6

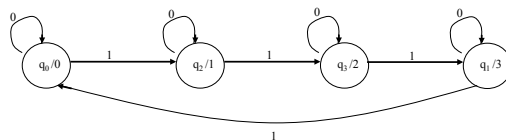
### Procedura di Analisi (5)



Minimizzare l'automata così ottenuto, disegnarlo e darne una descrizione verbale del comportamento (se possibile).

N.B.: lo stato iniziale è arbitrario, a meno che non venga esplicitamente detto nella specifica a quali valori sono inizializzati i FF (tipicamente a 0).

Nel nostro esempio, l'automata è già minimo: possiamo considerarlo di Moore (visto che si produce lo stesso output ogni volta che si entra in un dato stato, per ogni stato) e ogni stato ha output diverso.



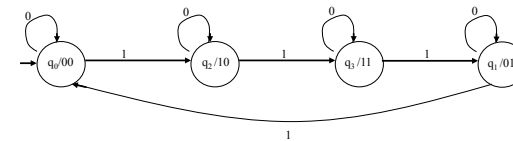
Prendendo  $q_0$  come stato iniziale, questo automa rappresenta un contatore di "1" modulo 4

7

### Osservazione



Senza la codifica dell'output che abbiamo fatto, il comportamento dell'automata ottenuto sarebbe stato molto più difficile da interpretare:

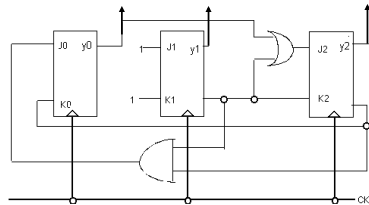


Questo automa restituisce ciclicamente  $00, \dots, 00, 10, \dots, 10, 11, \dots, 11, 01, \dots, 01$  dove il passaggio da una sequenza di output all'altra avviene ad ogni "1" letto in input e le ripetizioni di ognuna di queste sequenze corrisponde al numero di "0" letti.

→ con un po' di esperienza, anche così (ovviamente) si riconosce il contatore di "1" modulo 4, ma è più difficile da vedere!

8

## Un secondo esempio (1)



$$\begin{aligned}j_0 &= \bar{y}_2 \bar{y}_1 \\k_0 &= \bar{y}_2 \\j_1 &= k_1 = 1 \\j_2 &= y_0 + \bar{y}_1 \\k_2 &= \bar{y}_1\end{aligned}$$

Circuito sequenziale senza input: transizioni di stato e output in corrispondenza di colpi del clock (fronti d'onda discendenti)

$y_2$	$y_1$	$y_0$	$j_2$	$k_2$	$j_1$	$k_1$	$j_0$	$k_0$	$Y_2$	$Y_1$	$Y_0$
0	0	0	1	1	1	1	1	1	1	1	1
0	0	1	1	1	1	1	1	1	1	1	0
0	1	0	0	0	1	1	0	1	0	0	0
0	1	1	1	0	1	1	0	1	1	0	0
1	0	0	1	1	1	1	0	0	0	1	0
1	0	1	1	1	1	1	0	0	0	1	1
1	1	0	0	0	1	1	0	0	1	0	0
1	1	1	1	0	1	1	0	0	1	0	1

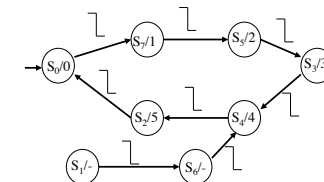
## Un secondo esempio (2)



Assegnamento:  $S_0 \rightarrow 000$ ,  $S_1 \rightarrow 001$ ,  $S_2 \rightarrow 010$ ,  $S_3 \rightarrow 011$ ,  
 $S_4 \rightarrow 100$ ,  $S_5 \rightarrow 101$ ,  $S_6 \rightarrow 110$ ,  $S_7 \rightarrow 111$

$y_2$	$y_1$	$y_0$	$Y_2$	$Y_1$	$Y_0$
0	0	0	1	1	1
0	0	1	1	1	0
0	1	0	0	0	0
0	1	1	1	0	0
1	0	0	0	1	0
1	0	1	0	1	1
1	1	0	1	0	0
1	1	1	1	0	1

Stato(t)	Stato(t+1)
$S_0$	$S_7$
$S_1$	$S_6$
$S_2$	$S_0$
$S_3$	$S_4$
$S_4$	$S_2$
$S_5$	$S_3$
$S_6$	$S_4$
$S_7$	$S_5$



Contatore di impulsi di clock modulo 6

Gli output sono i bit memorizzati nei FF.

Assumiamo la seguente codifica degli output:

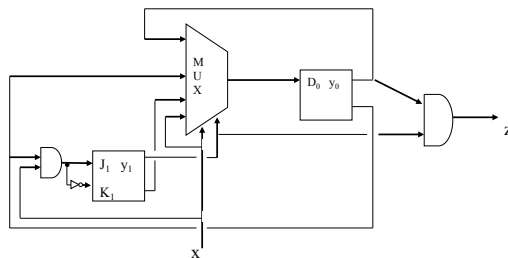
$000 = 0$ ,  $111 = 1$ ,  $101 = 2$ ,  $011 = 3$ ,  $100 = 4$ ,  $010 = 5$ ,  $001 = -$ ,  $110 = -$

Inoltre assumiamo che all'inizio i FF contengano tutti il valore 0

## Un terzo esempio (1)



Si analizzi il seguente circuito sequenziale con FF inizialmente a 0.



$$J_1 = x\bar{y}_0 \quad K_1 = \bar{x} + y_0 \quad z = y_1 y_0$$

$$\begin{aligned}D_0 &= \bar{x} \bar{y}_1 y_0 + \bar{x} y_1 \bar{y}_0 + \bar{x} y_1 y_1 + x y_1 x = \bar{x} \bar{y}_1 y_0 + \bar{x} y_1 \bar{y}_0 + \bar{x} y_1 + x y_1 \\&= \bar{x}(\bar{y}_1 y_0 + y_1 \bar{y}_0) + x(\bar{y}_1 + y_1) = \bar{x}(y_0 \oplus y_1) + x\end{aligned}$$

## Un terzo esempio (2)

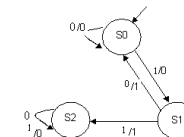


$y_1$	$y_0$	$x$	$J_1$	$K_1$	$D_1$	$Y_1$	$Y_0$	$Z$
0	0	0	0	1	0	0	0	0
0	0	1	1	0	1	1	1	0
0	1	0	0	1	1	0	1	0
0	1	1	0	1	1	0	1	0
1	0	0	0	1	1	0	1	0
1	0	1	1	0	1	1	1	0
1	1	0	0	1	0	0	0	1
1	1	1	0	1	1	0	1	1

$$\begin{aligned}J_1 &= x\bar{y}_0 \\K_1 &= \bar{x} + y_0 \\D_0 &= \bar{x}(y_0 \oplus y_1) + x \\z &= y_1 y_0\end{aligned}$$

$00 \rightarrow S_0$ ,  $11 \rightarrow S_1$ ,  $01 \rightarrow S_2$

	0	1
$S_0$	$S_0/0$	$S_1/0$
$S_1$	$S_0/1$	$S_2/1$
$S_2$	$S_2/0$	$S_2/0$



Dà "1" ogni volta che legge una sequenza "10" non preceduta da "11"; appena legge "11", dà "1" e va in uno stato "pozzo".