

Estructura de Instrucciones RISC-V

Instrucciones del set RV32I

Estructura de las instrucciones en RISC-V para las operaciones: ADDI, ADD, BEQ y JAL.

ADDI – Add Immediate

Código en ensamblador: ADDI rd, rs1, imm

31:20	19:15	14:12	11:7	6:0
imm[11:0]	rs1	funct3=000	rd	opcode=0010011

ADD – Add

Código en ensamblador: ADD rd, rs1, rs2

31:25	24:20	19:15	14:12	11:7	6:0
funct7=0000000	rs2	rs1	funct3=000	rd	opcode=0110011

BEQ – Branch if Equal

Código en ensamblador: BEQ rs1, rs2, imm

31	30:25	24:20	19:15	14:12	11:7 / 6:0
imm[12]	imm[10:5]	rs2	rs1	funct3=000	imm[4:1—11] / opcode=1100011

JAL – Jump and Link

Código en ensamblador: JAL rd, imm

31	30:21	20	19:12	11:7 / 6:0
imm[20]	imm[10:1]	imm[11]	imm[19:12]	rd / opcode=1101111