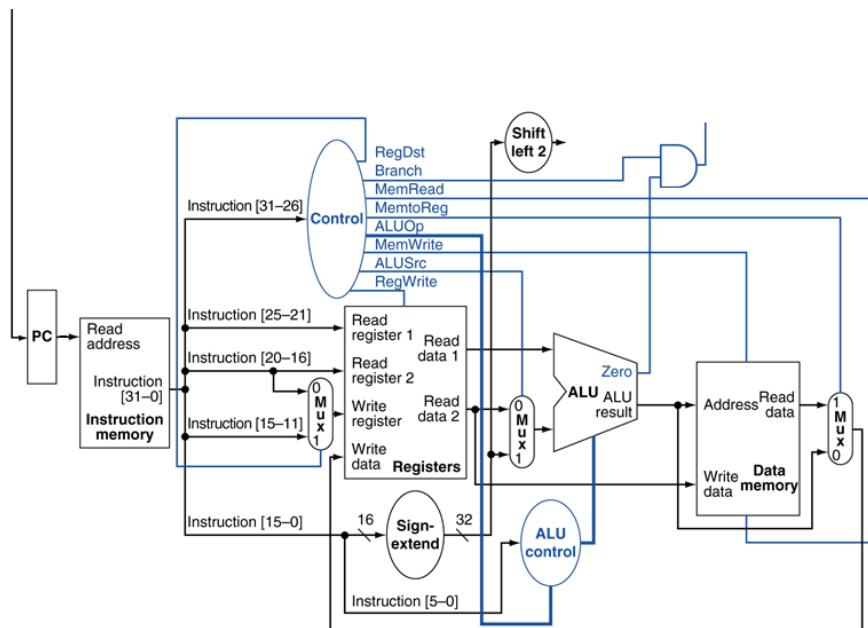


1. 请画出单周期数据通路中的地址更新电路



2. 在第 1 题给出的单周期数据通路上执行 `add $t0, $t1, $s2` 时，假设 `t0/t1/s2` 寄存器值分别为 10/15/20，请问寄存器输入端口 Read register1 和 Read register2 的数值是什么？输出端口 Read data2 输出的数值多少？

3. 对于第 2 题给出的在单周期数据通路，请完成控制部件的真值表：

输入/输出	信号名称	R-Format	lw	sw	beq
Input	Op5				
	Op4				
	Op3				
	Op2				
	Op1				
	Op0				
Output	RegDst				
	ALUSrc				
	MemtoReg				
	RegWrite				
	MemRead				
	MemWrite				
	Branch				
	ALUOp1				
	ALUOp0				