

	imm	weReg	ramOp	weRamOp	jzOp	jnzOp	branchOp	addOp	subOp	compOp	ltOp	eqOp	negOp	shiftOp	lrOp	movOp	orOp	xorOp	andOp	mulOp	Ø	Ø	Ø	Ø	Ø	Ø	Ø	R1	R2								
Bits	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	Signification				Code hexadécimal
add	0	1	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	+	R2	0x41000000				
sub	0	1	0	0	0	0	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	-	R2	0x41800000				
sll	0	1	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	lsl	R2	0x40040000				
srl	0	1	0	0	0	0	0	0	0	0	0	0	0	1	1	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	lsr	R2	0x40060000				
and	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	R1	R2	R1 «	R1	&	R2	0x40002000				
or	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1		R2	0x40008000				
xor	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	^	R2	0x40004000				
slt	0	1	0	0	0	0	0	1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	<	R2	0x41E00000				
sle	0	1	0	0	0	0	0	1	1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	≤	R2	0x41F00000				
seq	0	1	0	0	0	0	0	1	1	1	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	=	R2	0x41D00000				
sne	0	1	0	0	0	0	0	1	1	1	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R1	≠	R2	0x41D80000				
mul	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	R1	R2	R1 «	R1	*	R2	0x40001000				
move	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	R2			0x40010000				
sw	0	0	1	1	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	R1	R2	RAM[R2] «	R1			0x30010000				
lw	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	R1	R2	R1 «	RAM[R2]			0x60010000				
swi	1	0	1	1	0	0	0	0	0	IMMEDIATE																	R1	Ø	RAM[IMM] «	R1			0xB0000000				
lwi	1	1	1	0	0	0	0	0	0	IMMEDIATE																	R1	Ø	R1 «	RAM[IMM]			0xE0000000				
li	1	1	0	0	0	0	0	0	0	IMMEDIATE																	R1	Ø	R1 «	IMM			0xC0000000				
j	0	0	0	0	1	1	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	R1	Ø	PC «	R1			0x0C010000				
jz	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	R1	Ø	PC «	R1	si ZF = 1		0x08010000				
jnz	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	R1	Ø	PC «	R1	si ZF = 0		0x04010000				
ji	1	0	0	0	1	1	0	0	0	IMMEDIATE																	Ø	Ø	PC «	IMM			0x8C000000				
jzi	1	0	0	0	1	0	0	0	0	IMMEDIATE																	Ø	Ø	PC «	IMM	si ZF = 1		0x88000000				
jnzi	1	0	0	0	0	1	0	0	0	IMMEDIATE																	Ø	Ø	PC «	IMM	si ZF = 1		0x84000000				
beqi	1	0	0	0	1	0	1	1	1	IMMEDIATE																	R1	R2	PC «	IMM	si R1 = R2		0x8B800000				
bnei	1	0	0	0	0	1	1	1	1	IMMEDIATE																	R1	R2	PC «	IMM	si R1 ≠ R2		0x87800000				