

bramka	wejście	wyjście
NOT	0	1
	1	0

bramka	wejście		wyjście
AND	0	0	0
	0	1	0
	1	0	0
	1	1	1

bramka	wejście		wyjście
NAND	0	0	1
	0	1	1
	1	0	1
	1	1	0

bramka	wejście		wyjście
OR	0	0	0
	0	1	1
	1	0	1
	1	1	1

bramka	wejście		wyjście
NOR	0	0	1
	0	1	0
	1	0	0
	1	1	0

bramka	wejście		wyjście
XOR	0	0	0
	0	1	1
	1	0	1
	1	1	0