

Report Progetto

SciddicaT

Sommario

1.	Abstract	3
2.	Introduction	3
3.	Parallel Implementations	5
•	Straightforward parallelization	5
•	Tiled parallelization with Halo Cells	6
•	Tiled parallelization without Halo Cells	6
•	MPI Parallelization	6
4.	Computational Performance	7
•	Monolithic	7
	SpeedUp	7
	Plot	7
	Profiling	8
•	Grid-Stride	8
	SpeedUp	9
	Plot	9
	Profiling	9
•	Tiles without halo	10
	SpeedUp	10
	Plot	11
	Profiling	11
•	Tiles with halo	12
	SpeedUp	12
	Plot	12
	Profiling	13
5.	Roofline Assessment	14
	Specifiche JPDM2	15
	Calcolo Intensità aritmetica e applicazione del modello	15
•	Monolithic	15
•	Grid-Stride	16
•	Tiles without halo	17
•	Tiles with halo	18
6.	Conclusions	19

1. Abstract

Obiettivo principale di questo report è lo sviluppo di diverse versioni parallelizzate di SciddicaT con la libreria CUDA.

2. Introduction

SciddicaT è un modello ad uso scientifico per la simulazione di flussi di fluidi non inerziali. Si basa sul *Cellular Automata Computational Paradigm* e sul *Minimization Algorithm of the Differences* (per il calcolo dei flussi tra celle adiacenti). Nonostante la sua semplicità, il modello è in grado di simulare frane non inerziali su superfici topografiche reali, come quella del Tessina in Italia avvenuta nel 1982, la cui configurazione iniziale viene anch'essa fornita insieme al codice sorgente dell'applicativo.

SciddicaT è definito come:

SciddicaT =
$$\langle R, X, S, P, \sigma \rangle$$

R: è il dominio computazionale bidimensionale, suddiviso in celle di uguale dimensione;

X: è l'intorno di von Neumann (un pattern geometrico che identifica la cella centrale e un insieme di quattro celle poste nelle direzioni nord, ovest, est e sud, adiacenti a quella centrale). Le celle appartenenti all'intorno vengono etichettate con i seguenti valori: 0, 1, 2, 3, 4 mentre i flussi dalla cella centrale verso le quattro adiacenti sono identificate attraverso i seguenti indici: 0, 1, 2, 3.

Il diagramma sottostante mostra gli indici e le etichette di una cella e dei suoi dintorni:

S: è l'insieme degli stati della cella. È suddiviso nei seguenti sottostati:

- S_z : è l'insieme dei valori che rappresentano l'altitudine topografica (es. quota s.l.m.);
- S_h : è l'insieme dei valori che rappresentano lo spessore del fluido;
- S_0^4 : sono gli insiemi dei valori che rappresentano i deflussi dalla cella centrale alle quattro celle vicine adiacenti.

 $\mathbf{P} = \{p_{\in}, p_r\}$: è l'insieme dei parametri che regolano la dinamica del modello. In particolare, p_{\in} specifica lo spessore minimo al di sotto del quale il fluido non può defluire dalla cellula per effetto dell'aderenza, mentre p_r è il parametro del tasso di rilassamento, un fattore di smorzamento del deflusso.

 $\sigma: S^5 \to S$ è la funzione di transizione cellulare deterministica. È composto da tre processi elementari, elencati di seguito nell'ordine in cui vengono applicati:

• $\sigma_0: S_0^4 \to S_0^4$, imposta i deflussi dalla cella centrale alle celle adiacenti a zero.

- σ_1 : $(S_z \times S_h)^5 \times p_{\epsilon} \times p_r \to S_0^4$, calcola i flussi in uscita dalla cella centrale alle quattro celle adiacenti (nord, sud, ovest, est) applicando l'algoritmo di minimizzazione delle differenze
- σ_2 : $S_h x (S_0^4)^5 \rightarrow S_h$, determina il valore dello spessore dei detriti all'interno della cella considerando lo scambio di massa nelle vicinanze della cella.

Oltre ai valori da assegnare ai parametri, che sono definiti nel codice sorgente (con $p_{\epsilon} = 0.001$ e $p_r = 0.5$), l'input al modello è rappresentato da tre file di testo in formato Ascii. Il primo (l'intestazione) definisce le dimensioni del dominio (numero di righe e colonne), le coordinate geografiche (della cella in basso a sinistra della griglia), la dimensione della cella e un valore no-data (usato per etichettare le celle con mancanza di informazioni). In realtà, vengono prese in considerazione solo le dimensioni del dominio e i valori no-data. I restanti file (mappe a griglia) rappresentano le informazioni riguardanti l'altitudine topografica e lo spessore del flusso per ogni dominio cellula.

La configurazione iniziale del sistema è definita come segue:

- Una mappa topografica viene letta da un file per inizializzare il sottostato S_z .
- Viene letta una mappa dello spessore di massa da un file per inizializzare il sottostato S_h ;
- I livelli del sottostato di deflusso sono inizializzati a zero ovunque.

Ad ogni iterazione, sono calcolati tre sottopassi di base, corrispondenti ai processi della funzione di transizione sopra descritti.

- o II kernel *sciddicaTResetFlows* corrisponde al processo elementare σ_0 ;
- 0 Il kernel *sciddicaTFlowsComputation* corrisponde al processo elementare σ_1 ;
- Il kernel *sciddicaTWidthUpdate* corrisponde al processo elementare σ_2 .

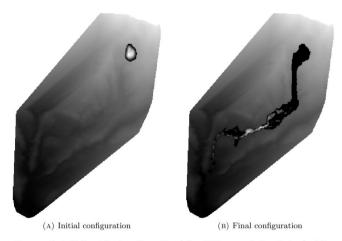


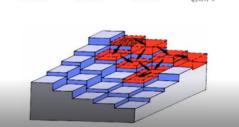
Figure 2: Initial and final configuration (after 4000 computational steps) of the system.

The minimization algorithm

- Convenzioni
 - 0=cella centrale; 1=Nord; 2=Est; 3=Ovest; 4=Sud

 - u(0) = parte inamovibile (strato roccioso) della cella centrale; m = parte mobile (detrito) della cella centrale; m = parte mobile (detrito) della cella centrale $q_a(0,i)$ flusso della cella centrale verso l'i-esima vicina u(i) = quantità (inamovibili) delle celle vicine (quota + detrito)
- Passi dell'algoritmo
 - 1. si calcola la media
 - $a = (m + \sum_{i \in A} u(i)) / \#A$ sull'insieme A delle celle non
 - se $u(i) \ge a$, la cella i è eliminata
 - i punti 1. e 2. sono iterati fino a quando nessuna cella è eliminata; il flusso dalla cella centrale verso l'iesima vicina non eliminata è:

 $q_o(0,i) = a - u(i)$



3. Parallel Implementations

- Straightforward parallelization
 - Monolithic: il kernel non ha modo di gestire il caso in cui il numero di elementi è maggiore del nemero di thread disponibili.
 - Grid-Stride: risolve il problema del kernel monolithic con i cicli. In particolare, vengono eseguiti più cicli sui dati. Il passo di un ciclo è blockDim.x*gridDim.x che è il numero totale di thread nella griglia. Quindi, se ci sono 1280 thread nella griglia, il thread-0 calcolerà gli elementi 0, 1280, 2560, ecc. Questo è il motivo per cui si chiama Grid-Stride. Usando un ciclo con stride (passo) uguale alla dimensione della griglia, ci assicuriamo la massima coalescenza della memoria, proprio come nella versione monolitica.

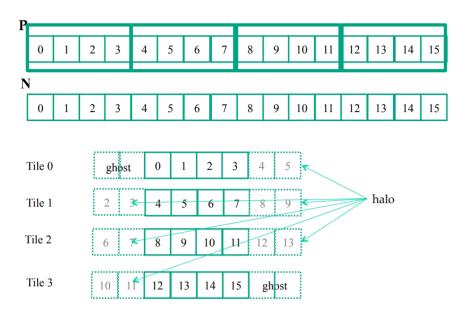
Vantaggi:

- Scalabilità e riutilizzo dei thread. Utilizzando un loop, è possibile supportare qualsiasi dimensione del problema anche se supera la dimensione massima della griglia supportata dal dispositivo CUDA. Inoltre, è possibile limitare il numero di blocchi utilizzati per ottimizzare le prestazioni.
- ✓ **Debugging**. Usando un loop invece di un kernel monolitico, è possibile passare all'elaborazione seriale avviando un blocco con un thread.
- Portabilità e leggibilità. Il codice del Grid-Stride loop è più simile al codice del ciclo sequenziale originale che al codice del kernel monolitico, rendendolo più chiaro per gli altri utenti. In effetti, è possibile scrivere facilmente una versione del kernel che si compila e viene eseguita come kernel CUDA parallelo sulla GPU o come loop sequenziale sulla CPU.

Tiled parallelization with Halo Cells

Viene fatto uso della tecnica di Tiling, che consiste nel copiare pezzi (o meglio "piastrelle" quadrate) della matrice principale (memoria dichiarata __global__) su mini-matrici condivise (memoria dichiarata __shared__). In generale, la tecnica Tiling permette di ridurre gli accessi alla memoria globale (più lenta rispetto alla memoria condivisa) e di velocizzare le operazioni. Tutti i valori della matrice che "escono fuori" dalla "piastrella" (tile) vengono poste a 0 e sono chiamate celle Halo. Solo i thread che hanno entrambi gli indici più piccoli della larghezza della tile sono elaborati.

Di seguito, un esempio di Tiled 1D Convolution con Halo cells:



Tiled parallelization without Halo Cells
 Situazione simile alla precedente, ma questa volta non vengono considerate le celle Halo.

MPI Parallelization

Con la funzione *updateHalo* vengono aggiornate le celle Halo. Nello specifico si sfruttano le funzioni base della libreria MPI, mpi_Isend e mpi_Irecv, per consentire la comunicazione NON bloccante tra thread e quindi l'aggiornamento.

Le funzioni *compute_process* ricevono l'input dal processo server data, computano l'algoritmo ed eventualmente inviano indietro i chunk aggiornati al processo server data.

Prima di tutto, viene allocata sia sull'host che sulla GPU la memoria necessaria per memorizzare il chunk, incluse le halo. Ricevuto il chunk dal server data viene copiato nella GPU. In seguito viene allocata anche la memoria per i dati di output.

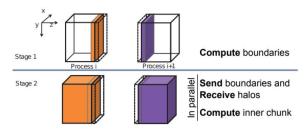
Le attività di calcolo sono suddivise in due fasi:

Fase 1.

o Tutti i processi di calcolo aggiornano le loro celle di confine (sia a sinistra che a destra).

Fase 2.

- o Copia delle celle di confine aggiornate nell'host.
- Invio delle celle di confine ai processi adiacenti/ricezione delle celle di confine da processi adiacenti e memorizzazione nelle halo corrispondenti.
- Calcolo della parte interna del blocco.



4. Computational Performance

In questa sezione gli algoritmi sono analizzati dal punto di vista delle performance computazionali.

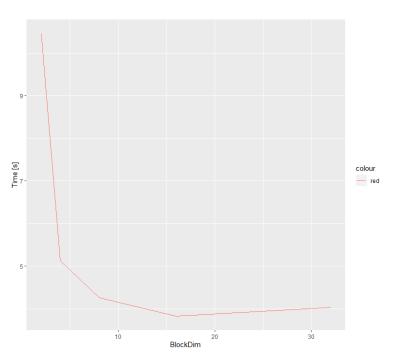
Monolithic

	dimBlock(2,2,1)	dimBlock(4,4,1)	dimBlock(8,8,1)	dimBlock(16,16,1)	dimBlock(32,32,1)
	dimGrid(305,248,1)	dimGrid(153,124,1)	dimGrid(76,62,1)	dimGrid(38,31,1)	dimGrid(19,16,1)
Time [s]	10.45	5.13	3.65	3.94	4.27

SpeedUp

67.5/10.45 = 6.46 67.5/5.13 = 13.16 67.5/3.65 = 18.49 67.5/3.94 = 17.13 67.5/4.27 = 15.81 Tempo di esecuzione seriale = 67.5 s

Plot



Profiling

dimBlock(8,8,1) dimGrid(76,62,1)

dimBlock(16,16,1) dimGrid(38,31,1)

dimBlock(32,32,1) dimGrid(19,16,1)

```
=-$25065= MVPROF is profiling process 525065, command: ./esl ../data/tessina_header.txt ../data/tessina_dem.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Elapsed time: 4.273000 [s]

Releasing memory.
=-$25065= Profiling application: ./esl ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000
=-$25065= Profiling application: ./esl ../data/tessina_header.txt ../data/tessina_source.txt ./data/tessina_source.txt ./da
```

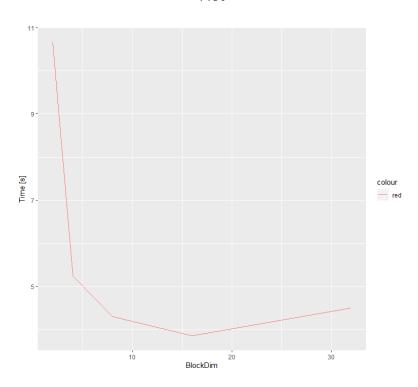
• Grid-Stride

	dimBlock(2,2,1)	dimBlock(4,4,1)	dimBlock(8,8,1)	dimBlock(16,16,1)	dimBlock(32,32,1)
	dimGrid(305,248,1)	dimGrid(153,124,1)	dimGrid(76,62,1)	dimGrid(38,31,1)	dimGrid(19,16,1)
Time [s]	10.66	5.24	3.25	3.53	4.18

SpeedUp

67.5/10.66 = 6.46 67.5/5.24 = 13.16 67.5/3.25 = 20.77 67.5/3.53 = 19.1267.5/4.18 = 16.15

Plot



Profiling

dimBlock(8,8,1) dimGrid(76,62,1)

```
==583701== NVPROF is profiling process 503701, command: ./es2 ../data/tessina_beader.txt ../data/tessina_dem.txt ../data/tessina_output_serial 4000

Elapsed time: 3.254000 [s]
Releasing memory...
==503701= Profiling application: ./es2 ../data/tessina_beader.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Formal Profiling application: ./es2 ../data/tessina_beader.txt ../data/tessina_source.txt ./tata/tessina_source.txt ./tata/tessina_source.txt ./tata/tessina_source.txt
```

dimBlock(16,16,1) dimGrid(38,31,1)

```
==525183== MVPROF is profiling process 525183, command: ./es2 ../data/tessina_header.txt ../data/tessina_dem.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
==525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
==525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
==525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
==525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
==525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
=525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
=525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
=525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
=525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing memory ...
=525183== Profiling application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing application: ./es2 ../data/tessina_header.txt ../data/tessina_source.txt ./tessina_output_serial 4000

Releasing application: ...
Releasing applic
```

dimBlock(32,32,1) dimGrid(19,16,1)

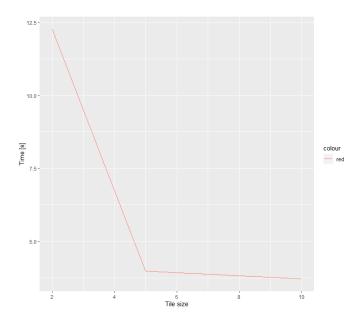
Tiles without halo

	tile_size = 2	tile_size = 5	tile_size = 10
Time [s]	12.26	3.99	3.79

SpeedUp

67.5/12.26 = 5.51 67.5/3.99 = 16.9267.5/3.79 = 17.81

Plot



Profiling

$Tiles_size = 2$

```
Min
1.8797ms
731.97us
136.16us
153.34us
10.370us
60.417us
23.323us
27.396us
213ns
177.90us
177.90us
177.90us
32.884us
1.6840us
238ns
277ns
316ns
                                                                                                                            Name
sciddicaTFlowsComputation_Kernel(int, int, double, int*, int*, double*, double*, double, double, double, int, int, int, int)
sciddicaTWidthUpdate_Kernel(int, int, double, int*, int*, double*, double*, double*, int, int, int, int, int, int, sciddicaTResetFlows_Kernel(int, int, double*, double*, int, int, int, int)
sciddicaTResetFlows_Kernel(int, int, double*, double*, int, int, int)
sciddicaTResetFlows_Kernel(int, int, double*, double*, int, int, int)
sciddicaTResetFlows_Couble*
scudda LanchKernel
scudda LanchKernel
scudda LanchKernel
scudda Free
scubeviceGotaTRese
scubeviceGotaTRese
scubeviceGotTReset
scubeviceGotClusud
scubeviceGotTout
scubeviceGotTout
scubeviceGotTout
scubeviceGotTout
```

$Tiles_size = 5$

```
Max Name

315.04us sciddicaTFlowsComputation_Kernel(int, int, double, int*, int*, double*, int, int, int)

824.82us cudaBeviceSynchronize

257.38ms cudaBeviceSynchronize

876.69us cudaleaunchKernel

173.75us cubeviceGetattribute

188.62us cubeviceGetattribute

188.62us cubeviceGetattribute

188.62us cubeviceGettBusId

878ns cubeviceGettBusId

878ns cubeviceGettBusId

878ns cubeviceGettClbusId

878ns cubeviceGettClbusId

878ns cubeviceGettOute

605ns cubeviceGettOute
                                                Unified Memory profiling result:
Force GTX 980 (8)*

May Size Min Size Max Size Total Size Total Time Name
947.2008 8.0000KB 1.5580MB 4.625000MB 1.743744ms Host To Device
102.23KB 4.0000KB 568.00KB 6.988281MB 2.810208ms Device To Host
Page Faults: 35
```

Tiles_size = 10

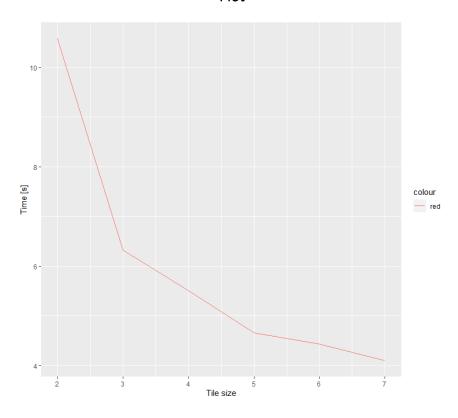
Tiles with halo

	tile_size = 7	tile_size = 6	tile_size = 5	tile_size = 4	tile_size = 3	tile_size = 2
	(block_width=9)	(block_width=8)	(block_width=7)	(block_width=6)	(block_width=5)	(block_width=4)
Time [s]	4.10	4.44	4.66	5.51	6.32	10.58

SpeedUp

67.5/4.10 = 16.46 67.5/4.44 = 15.20 67.5/4.66 = 14.48 67.5/5.51 = 12.25 67.5/6.32 = 10.68 67.5/10.58 = 6.38

Plot



Profiling

mask_size = 3 tile_size = 7 block_width = 9

mask_size = 3 tile_size = 6 block_width = 8

mask_size = 3 tile_size = 5 block width = 7

5. Roofline Assessment

Il modello Roofline è un modello di performance visuale che consente in maniera intuitiva di stimare le performance di un dato kernel computazionale o di una applicazione che esegue su architetture di calcolo di tipo multi-core mostrando graficamente le limitazioni inerenti all'hardware usato e le potenziali ottimizzazioni da poter applicare, nonché la priorità con cui esse necessitano di essere applicate.

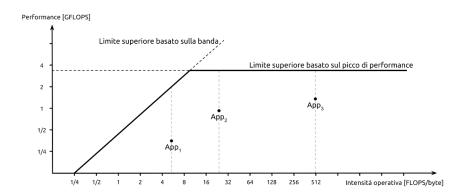
Parametri modello:

- Un parametro tenuto in considerazione dal modello è l'intensità delle comunicazioni, ciò che viene valutato qui è la larghezza di banda della memoria, misurata in Gigabyte per secondo (miliardi di byte trasferiti al secondo). Il motivo per cui viene valutato questo aspetto è dovuto al fatto che la memoria ha una grande incidenza sul tempo di risoluzione di un algoritmo poiché le unità aritmetiche devono operare su dati scritti in memoria. Per cui si ricorre a meccanismi di caching per rendere la fase di lettura e scrittura dei dati da e per la memoria più rapidi. Inoltre, anche le ottimizzazioni dal punto di vista software possono aiutare ad evitare dei cache miss quindi a minimizzare le comunicazioni inutili da e verso le memorie.
- Altro aspetto è la locazione della memoria: in caso di memoria distribuite più esse saranno numerose, maggiore è la probabilità di un aumento delle comunicazioni; per questo è necessario applicare le tecniche per favorire la località dei dati.

Il modello Roofline consiste in un grafico/tabella che considera le caratteristiche descritte precedentemente, e il fulcro di questo modello è quello di mettere in relazione i GFLOPs con i GByte/s con una quantità chiamata intensità aritmetica (in letteratura anche definita col nome di Computational Intensity). L'intensità aritmetica è la stima del numero di richieste che un software effettua alla memoria, o meglio è il numero di operazioni in virgola mobile per byte di memoria a cui è richiesto l'accesso alla memoria.

Arithemtic Intensity, Algorithm dependent
$$FLOPS = \frac{\#FLOP}{\text{time }(Sec)} = \frac{\#FLOP}{Byte} \times \frac{Byte}{Sec}$$

$$FLOPS = AI \times BW$$



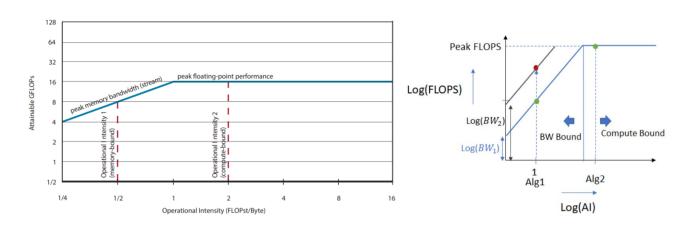
Se un kernel è **memory-bound**, ovvero quando il tempo affinché ci sia un output dal software è pregiudicato principalmente dalla velocità e dalla capacità della memoria, si ha:

$$AI <_{B_{peak}}^{P_{peak}}$$

dove P_{peak} è il valore che indica la performance di picco, mentre B_{peak} è il valore che indica il picco del badwidth di memoria.

Mentre un kernel è compute-bound si ha che:

$$AI \ge \frac{P_{peak}}{B_{peak}}$$



Specifiche JPDM2

Theoretical performance: 4612 GFLOP/s (device specs)

Theoretical Global Memory bandwidth: 224.32 GB/s (device specs)

Calcolo Intensità aritmetica e applicazione del modello

Per calcolare l'Intensità aritmetica (AI) è possibile usare la seguente formula:

AI = FP / (TR + TW) * tempo kernel (dal precedente passo)

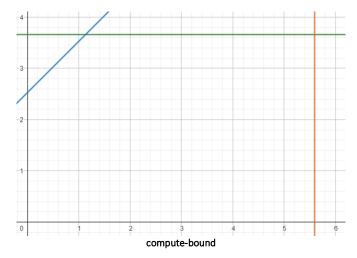
FP = floating point operations

TR/TW= dram read/write throughput

Monolithic

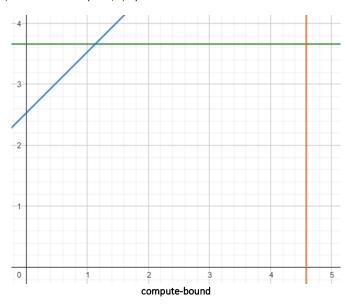
==529589== Metric re	sult:				
[nvocations	Metric Name	Metric Description	Min	Max	Avg
Device "GeForce GTX !	980 (0)"				
Kernel: sciddica	TResetFlows_Kernel(int, int, double, double	*, int, int, int)			
1665	flop_count_dp Floatin	g Point Operations(Double Precision)	0	0	0
1665	dram_read_throughput	Device Memory Read Throughput	33.193MB/s	295.56MB/s	77.445MB/s
1665	dram_write_throughput	Device Memory Write Throughput	55.935GB/s	57.721GB/s	56.718GB/s
1665	dram_read_transactions	Device Memory Read Transactions	187	1660	435
1665	dram write transactions	Device Memory Write Transactions	323059	331039	326675

==529722== Metric resu Invocations Device "GeForce GTX 98	Metric Name	Metric Description	Min	Max	Avg
	lowsComputation_Kernel(int, int,	<pre>double, int*, int*, double*, double*, Floating Point Operations(Double Precision)</pre>			nt, int, int) 11472791
1498	dram_read_throughput	Device Memory Read Throughput			13.824GB/s
1498	dram_write_throughput	Device Memory Write Throughput	24.264GB/s	25.450GB/s	24.840GB/s
1498	dram_read_transactions	Device Memory Read Transactions	164764	168921	166744
1498	dram_write_transactions	Device Memory Write Transactions	294087	304326	299616



==529890== Metric result: Invocations Device "GeForce GTX 980 (0)"	Metric Name	Metric Description	Min	Max	Avg
		t*, int*, double*, double*, double*, in ting Point Operations(Double Precision)			2402816
1665	dram_read_throughput	Device Memory Read Throughput	46.881GB/s	52.040GB/s	49.422GB/s
1665 1665	dram_write_throughput dram_read_transactions	Device Memory Write Throughput Device Memory Read Transactions		11.154GB/s 412453	10.591GB/s 399941
1665	dram_write_transactions	Device Memory Write Transactions	80345	89197	85708

955,52 ms = 0,95552 s AI = 2.402.816/(49,42 + 10,59) * 0.956 = 38.278 [FLOP/byte]

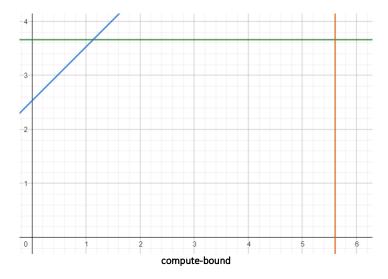


• Grid-Stride

==529394== Metric result Invocations Device "GeForce GTX 980	Metric Name	Metric Description	Min	Max	Avg
Kernel: sciddicaTRes	setFlows_Kernel(int, int, double	, double*, int, int, int)			
1665	flop_count_dp	Floating Point Operations(Double Precision)	0	0	0
1665	dram_read_throughput	Device Memory Read Throughput	33.676MB/s	303.64MB/s	77.837MB/s
1665	dram_write_throughput	Device Memory Write Throughput	49.915GB/s	52.732GB/s	52.071GB/s
1665	dram_read_transactions	Device Memory Read Transactions	191	1719	440
1665	dram_write_transactions	Device Memory Write Transactions	288413	304456	301978

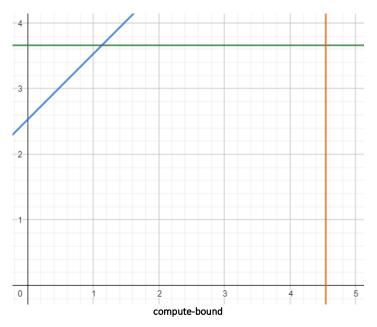
==530181== Metric resul [:] Invocations Device "GeForce GTX 980	Metric Name	Metric Description	Min	Max	Avg
Kernel: sciddicaTFlo	owsComputation_Kernel(int, int,	double, int*, int*, double*, double*, double*	, double, dou	uble, int, i	nt, int, int)
1498	flop_count_dp	Floating Point Operations(Double Precision)	11458065	11479930	11472791
1498	dram_read_throughput	Device Memory Read Throughput	13.390GB/s	13.860GB/s	13.624GB/s
1498	dram_write_throughput	Device Memory Write Throughput	23.876GB/s	24.893GB/s	24.401GB/s
1498	dram_read_transactions	Device Memory Read Transactions	166169	171066	168493
1498	dram_write_transactions	Device Memory Write Transactions	296060	306219	301790

AI = 11.472.791/(13,62 + 24,40) * 1,34 = 404.354 [FLOP/byte]



==53026 Invocat	2== Metric resul ions	lt: Metric Name	Metric Descrip	tion Min	Max	Avg
Device	"GeForce GTX 980	9 (0)"				_
Ker	nel: sciddicaTWi	dthUpdate_Kernel(int, int, double, in	nt*, int*, double*, double*, double*	, int, int, int,	int)	
	1498	flop_count_dp Floa	ting Point Operations(Double Precis	ion) 2402816	2402816	2402816
	1498	dram_read_throughput	Device Memory Read Throug	hput 49.309GB/s	54.519GB/s	51.803GB/s
	1498	dram_write_throughput	Device Memory Write Throug	hput 10.421GB/s	11.619GB/s	11.032GB/s
	1498	dram_read_transactions	Device Memory Read Transact	ions 390361	415721	401415
	1498	dram_write_transactions	Device Memory Write Transact	ions 80884	88486	85482

914,73 ms = 0,91473 s AI = 2.402.816/(51,80 + 11,03) * 0,915 = 34.992 [FLOP/byte]

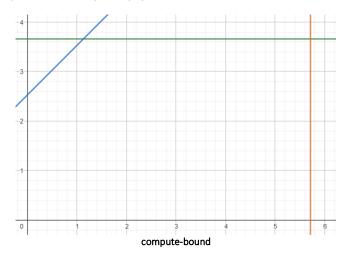


Tiles without halo

==530414== Metric result:					
Invocations	Metric Name	Metric Description	Min	Max	Avg
Device "GeForce GTX 980 (6					
Kernel: sciddicaTReset	tFlows_Kernel(int, int, double, do				
1665	flop_count_dp Flo	ating Point Operations(Double Precision)	0	0	0
1665	dram_read_throughput	Device Memory Read Throughput	32.568MB/s	291.27MB/s	76.009MB/s
1665	dram_write_throughput	Device Memory Write Throughput	56.703GB/s	58.123GB/s	57.358GB/s
1665	dram_read_transactions	Device Memory Read Transactions	185	1652	431
1665	dram_write_transactions	Device Memory Write Transactions	329769	338072	333482

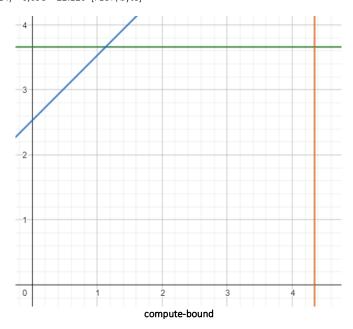
==530443==	Metric result:				
Invocations	Metric Name	Metric Description	Min	Max	Avg
Device "GeF	orce GTX 980 (0)"				
Kernel:	sciddicaTFlowsComputation_Kernel(int, int	, double, int*, int*, double*, double*	, double, d	ouble, int, i	nt, int, int)
1498	flop_count_dp	Floating Point Operations(Double Precision)	13193885	13219010	13210859
1498	dram_read_throughput	Device Memory Read Throughput	12.501GB/s	12.870GB/s	12.661GB/s
1498	dram_write_throughput	Device Memory Write Throughput	23.251GB/s	24.443GB/s	23.859GB/s
1498	dram_read_transactions	Device Memory Read Transactions	165033	168542	166615
1498	dram_write_transactions	Device Memory Write Transactions	307811	319697	313976

AI = 13.210.859/(12,66 + 23,86) * 1,43 = 517.293 [FLOP/byte]





697,92 ms = 0,69792 s AI = 2.402.816/(62,68 + 13,14) * 0,698 = 22.120 [FLOP/byte]

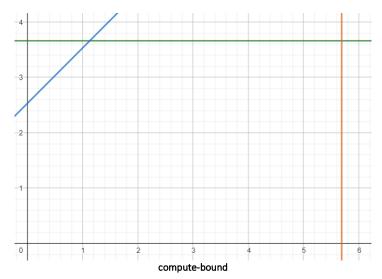


• Tiles with halo

==530579== Metric result	Metric Name	Metric Description	Min	Max	Avg
Device "GeForce GTX 980					
	setFlows_Kernel(int, int, double, doub				
1665	flop_count_dp Float	ing Point Operations(Double Precision)	0	0	0
1665	dram_read_throughput	Device Memory Read Throughput	33.402MB/s	292.37MB/s	75.623MB/s
1665	dram_write_throughput	Device Memory Write Throughput	58.486GB/s	61.715GB/s	60.637GB/s
1665	dram_read_transactions	Device Memory Read Transactions	191	1674	432
1665	dram_write_transactions	Device Memory Write Transactions	341835	360819	355064

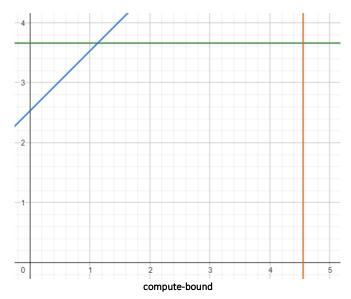


AI = 13.355.597/(20,39 + 32,03) * 1,92 = 489.179 [FLOP/byte]





884,10 ms = 0,8841 s AI = 2.394.008/(48,05 + 10,92) * 0,884 = 35.888 [FLOP/byte]



6. Conclusions

In questo report sono stati analizzati differenti algoritmi di parallelizzazione di SciddicaT in CUDA. Per raggiungere tale obiettivo ci si è serviti di: strumenti di profilazione di programmi CUDA (come *nvprof*),

modelli di performance visuali (come il Roofline Model) e varie misure di performance. La profilazione ha prodotto come output le rispettive statistiche (tempi di esecuzione CPU/GPU, tempi massimi, minimi, ecc.) degli algoritmi e con le opportune opzioni del comando nvprof ha fornito alcune metriche utili alla costruzione del modello Roofline mentre i plot hanno permesso l'analisi anche dal punto di vista grafico. Il Roofline ha fornito informazioni riguardanti la natura dei kernel, e quindi l'appartenenza alla famiglia dei "compute-bound" o dei "memory-bound".